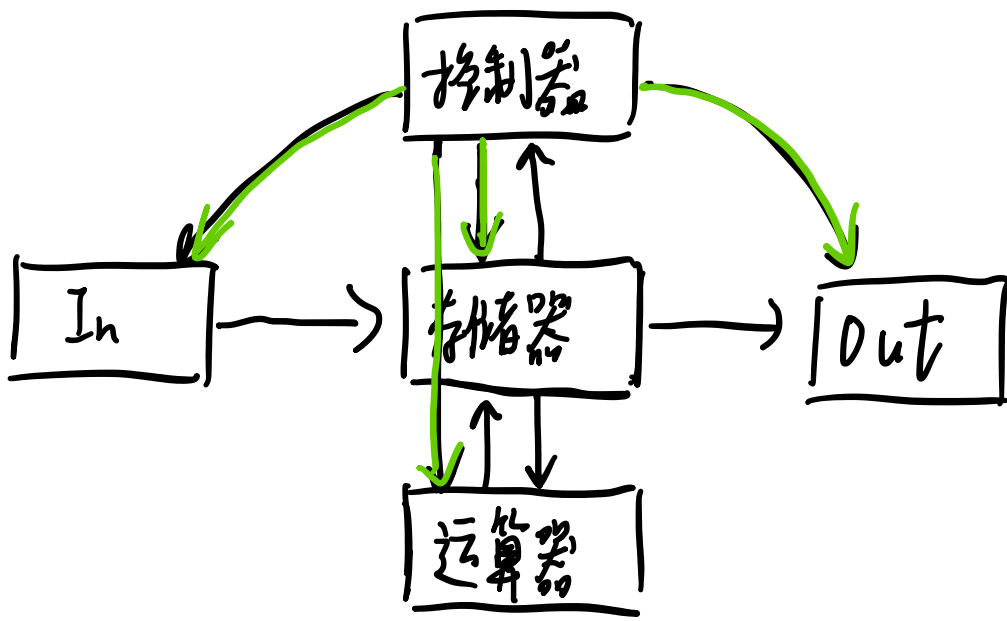


硬件专项

①. 冯·诺伊曼结构

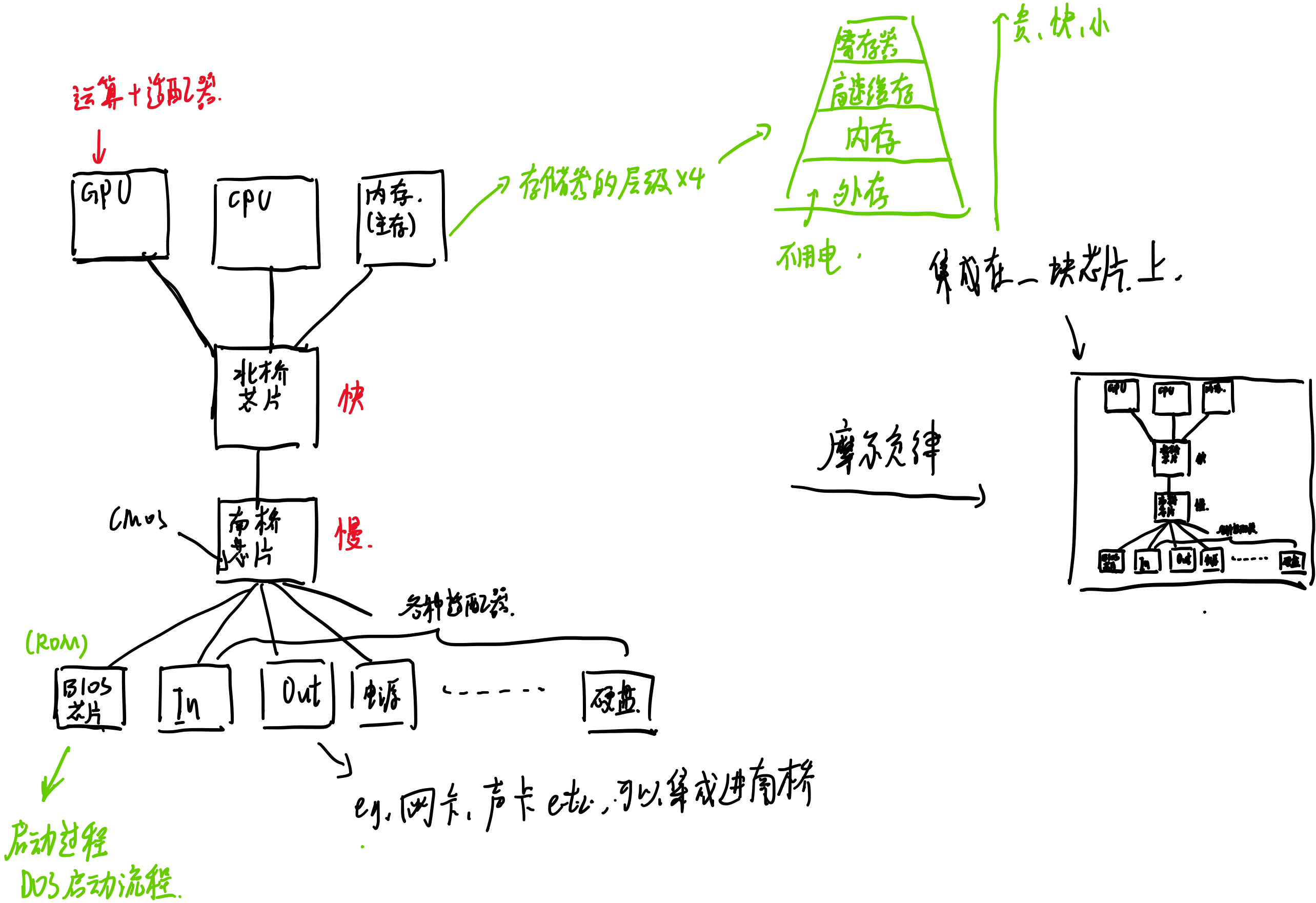
存储程序  
二进制

(一张图)

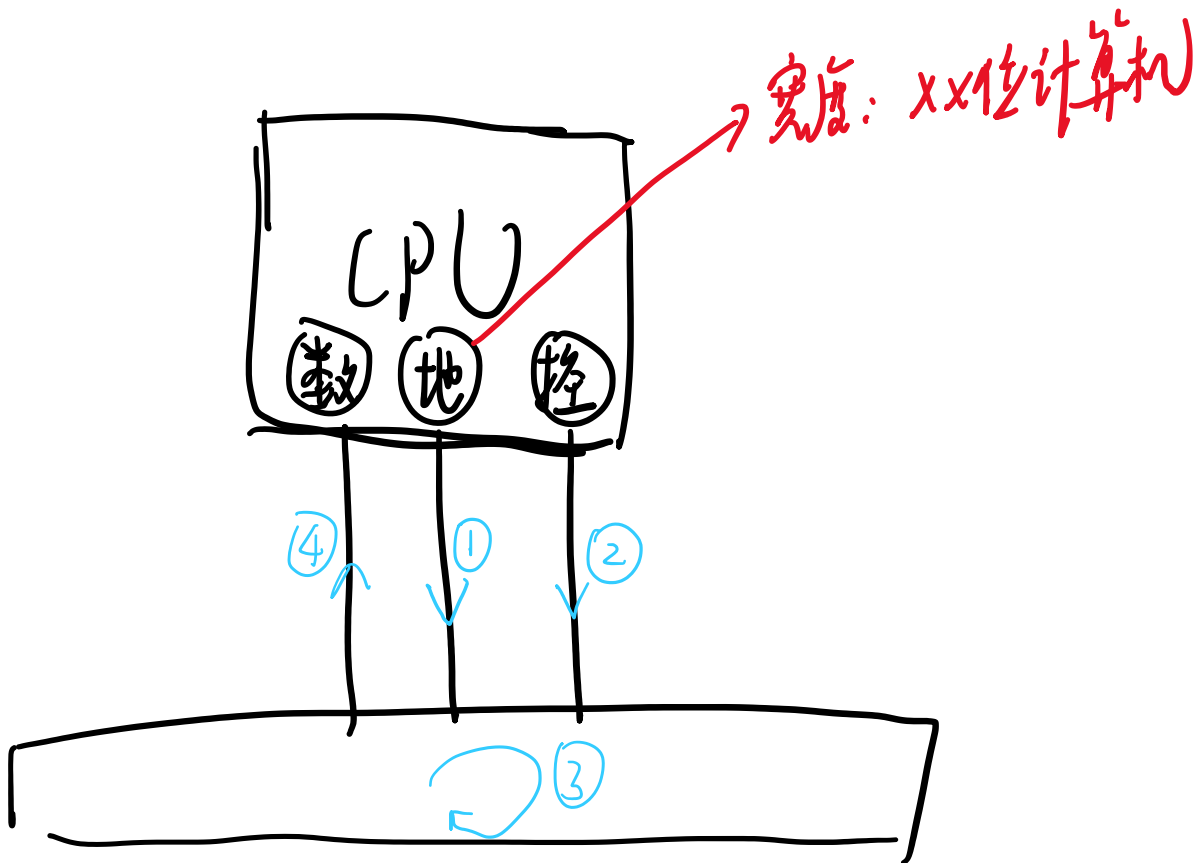
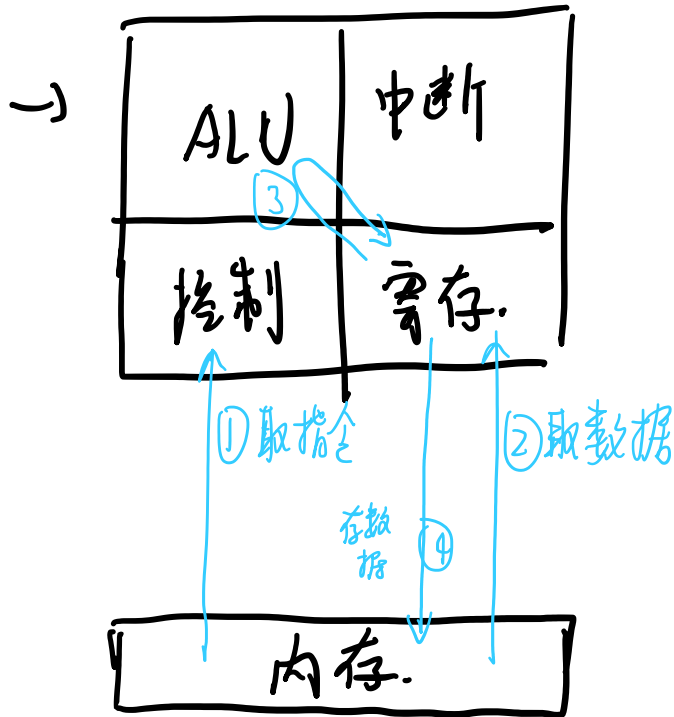


②. 硬件组成

(对照 von Neumann 结构)



③. CPU



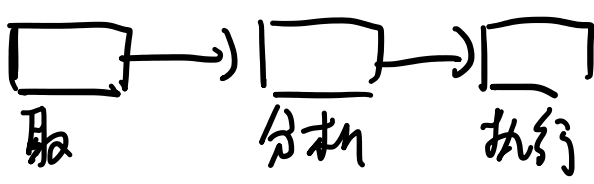
CPU从内存读数据

CPU把数据写入内存

- ① 给地址
- ② 给“读”的命令
- ③ 读...
- ④ 传回数据

类似...

顺序执行



一个指令周期 (可能花好几个时钟周期)

概念  
“主频”  
“MIPS”

M Instructions Per Second

并行执行:

(n级流水线)

