FUNDAMENTOS DEL HARDWARE

UT 1 – Conceptos básicos. Representación de la información.

Índice de contenido

1.	Introducción	4
2.	Historia de los ordenadores	5
	2.1 Primera generación: 1940 – 1960	
	2.2 Segunda generación: 1960 – 1965	6
	2.3 Tercera generación: 1965 – 1975	7
	2.4 Cuarta generación: 1975 – 1990	7
	2.5 Quinta generación: 1990 – hoy	8
3.	Sistemas y códigos de numeración.	9
	3.1 Sistema binario	9
	3.1.1 Conversión binario – decimal.	10
	3.1.2 Conversión decimal – binario	10
	3.2 Sistema Octal	
	3.2.1 Conversión octal – decimal.	10
	3.2.2 Conversión decimal – octal.	
	3.2.3 Conversión binario – octal	10
	3.2.4 Conversión octal – binario	
	3.3 Sistema Hexadecimal	
	3.3.1 Conversión hexadecimal – decimal	
	3.3.2 Conversión decimal – hexadecimal	
	3.3.3 Conversión binario – hexadecimal	
	3.3.4 Conversión hexadecimal – binario	
	3.4 Resumen de conversiones numéricas.	
	3.5 Operaciones aritméticas con sistema binario.	
	3.5.1 Suma	
	3.5.2 Resta	
	3.5.3 Multiplicación.	
4.	Códigos alfanuméricos.	
	4.1 El código ASCII	
	4.2 El código UNICODE	
5	Componentes hésicos de un computador	1 Q

Fundamentos del Hardware UT1 – Conceptos básicos. Representación de la información.

1. Introducción.

En esta unidad trataremos una serie de conceptos básicos relacionados con los elementos hardware de un ordenador. Para ello, comenzaremos estudiando la historia y evolución de los ordenadores y posteriormente su estructura básica, los elementos que lo forman y como se representa y almacena la información dentro de ellos.

2. Historia de los ordenadores.

Los computadores actuales no han surgido de la noche a la mañana. De hecho, podemos decir que se ha recorrido un largo camino hasta diseñar las máquinas actuales. En concreto, se diferencian cinco generaciones de ordenadores a lo largo del tiempo, cada una de ellas marcada por una serie de avances tecnológicos que permitían crear computadores más rápidos y potentes que sus antecesores.

Dichas generaciones son las siguientes:

2.1 Primera generación: 1940 - 1960.

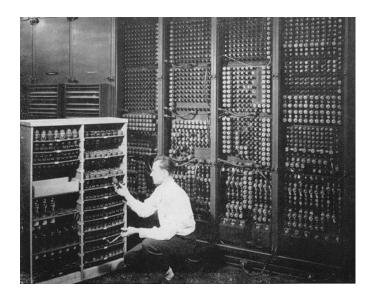
Fueron los primeros ordenadores que se construyeron, su principal característica era que usaban válvulas de vacío.



Válvula de vacío

Los principales ordenadores de este tipo fueron:

•ENIAC (Electronic Numerical Integrator and Computer). Este computador usaba tarjetas perforadas y pesaba más de 30 toneladas.



•UNIVAC (UNIVersAL Computer). Era un computador que disponía de 1000 palabras de memoria central (cada palabra era un carácter o letra) y podía leer cintas magnéticas.



2.2 Segunda generación: 1960 – 1965.

•Comienzan a construirse ordenadores sustituyendo las válvulas de vacío por transistores. Un transistor es un componente electrónico que en función de si se le aplica o no una corriente, puede actuar como



conductor o como aislante, permitiendo de esta forma que un circuito pueda estar en dos posibles estados (presencia de tensión o ausencia de tensión).

- •En este periodo se crearon también los discos magnéticos y lenguajes de programación denominados de alto nivel.
- No obstante, en esos momentos el precio de los ordenadores era todavía muy elevado.

2.3 Tercera generación: 1965 – 1975.

- •Aparecen los circuitos integrados, formados por un circuito impreso que acumulaba millones de transistores.
- •IBM crea su primer computador basado en circuitos impresos, llamado serie 360. Este modelo incorporaba un sistema operativo llamado OS, que incluía técnicas para el manejo de la memoria y el procesador.
- Estos computadores se vendían a precios asequibles para el usuario corriente.



IBM 360

2.4 Cuarta generación: 1975 – 1990.

- •Se extiende la fabricación y venta de ordenadores PC de bajo coste.
- •Aparecen los primeros microprocesadores, el primero de los cuales fue el INTEL 4004. Posteriormente surgirían los procesadores INTEL 8086, 286, 386 ...
- •Se emplean también memorias de semiconductores eliminando de esta forma las antiguas memorias de ferritas.



2.5 Quinta generación: 1990 – hoy.

- •Surge una gran competencia entre fabricantes como INTEL, AMD o Apple, lo cual acelera la aparición de nuevos microprocesadores más potentes, desde la gama Pentium o AMD K7 hasta los modernos INTEL i5, INTEL i7 o AMD AM3+ y AMD FM1
- •Actualmente las líneas de mejora pasan por buscar una mayor integración y velocidad del hardware y también el concepto de procesamiento paralelo.

3. Sistemas y códigos de numeración.

Un sistema de numeración es el conjunto de símbolos utilizados para la representación de cantidades, así como las reglas que rigen esta representación.

Los sistemas de numeración actuales cumplen las siguientes condiciones:

- Todo número esta formado por un conjunto de símbolos llamados dígitos.
- El número de símbolos que podemos usar en un sistema de numeración, se corresponde con la "base" de este.
- El valor de un número dependerá de la posición de cada dígito y la base de numeración, pudiendo expresarse como una suma de productos, en la que el exponente asociado a la base aumenta de derecha a izquierda, empezando por 0.

En la vida cotidiana todos nosotros usamos el sistema de numeración decimal, no obstante, en el entorno de los ordenadores se emplean los sistemas binario, octal y hexadecimal.

3.1 Sistema binario.

Es un sistema de numeración polinomial de base 2, con lo que solo usa dos símbolos el 0 y el 1.

Su rango de representación con n dígitos es de 2 Exp n números.

Este sistema se usa a nivel hardware en los computadores debido a la dificultad de crear circuitos integrados con componentes capaces de representar más de dos estados físicos.

A estos valores 0 y 1 se les denomina bit (binary digit) y son la menor cantidad de información que podemos representar en un computador. A su vez existen diversas unidades formadas por conjuntos de bits:

- 1 Byte = 8 bits
- 1 KByte (kilobyte) = 1024 Bytes
- 1 MByte (megabyte) = 1024 KBytes
- 1 GByte (gigabyte) = 1024 MBytes
- 1 TByte (terabyte) = 1024 GBytes

3.1.1 Conversión binario – decimal.

Por medio del teorema fundamental de numeración.

3.1.2 Conversión decimal - binario.

Por medio del método de las divisiones sucesivas.

Se divide el número decimal entre 2, sucesivamente hasta que se obtenga un cociente inferior a 2. El número binario resultante será este cociente seguido de los restos obtenidos en las divisiones.

Si hubiese parte fraccionaria, se multiplica esta por 2 cogiendo la parte entera de cada multiplicación y repitiendo después la operación con la siguiente parte fraccionaria.

3.2 Sistema Octal.

Utiliza 8 símbolos que van del 0 al 7.

Se usa a nivel software para representar números de una forma más cómoda que con el sistema binario. Esto es

Su rango de representación con n dígitos es de 8 Exp n.

3.2.1 Conversión octal – decimal.

Por medio del teorema fundamental de numeración.

3.2.2 Conversión decimal – octal.

Por medio del método de las divisiones sucesivas.

Se divide el número decimal entre 8, sucesivamente hasta que se obtenga un cociente inferior a 8. El número binario resultante será este cociente seguido de los restos obtenidos en las divisiones.

UT1 – Conceptos básicos. Representación de la información.

3.2.3 Conversión binario – octal.

Cogemos los bits de derecha a izquierda en grupos de 3 y los convertimos a decimal. El resultado de cada conversión será un dígito octal válido.

3.2.4 Conversión octal – binario.

Seleccionamos cada dígito octal y lo convertimos a un conjunto de 3 bits binarios como si se tratara de un número decimal corriente.

3.3 Sistema Hexadecimal.

Utiliza 16 símbolos: 0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, C, D, E,F

Se usa a nivel software para representar números de una forma más cómoda que con el sistema binario. Principalmente para indicar direcciones de memoria.

Su rango de representación con n dígitos es de 16 Exp n.

3.3.1 Conversión hexadecimal – decimal.

Por medio del teorema fundamental de numeración.

3.3.2 Conversión decimal – hexadecimal.

Por medio del método de las divisiones sucesivas.

Se divide el número decimal entre 16, sucesivamente hasta que se obtenga un cociente inferior a 16. El número binario resultante será este cociente seguido de los restos obtenidos en las divisiones.

Si hubiese parte fraccionaria, se multiplica esta por 16 cogiendo la parte entera de cada multiplicación y repitiendo después la operación con la siguiente parte fraccionaria.

3.3.3 Conversión binario – hexadecimal.

Cogemos los bits de derecha a izquierda en grupos de 4 y los convertimos a decimal. El resultado de cada conversión será un dígito octal válido.

UT1 – Conceptos básicos. Representación de la información.

3.3.4 Conversión hexadecimal – binario.

Seleccionamos cada dígito octal y lo convertimos a un conjunto de 4 bits binarios como si se tratara de un número decimal corriente.

3.4 Resumen de conversiones numéricas.

Seguidamente se añade a modo de resumen, una tabla con las reglas de conversiones numéricas tratadas anteriormente.

DE	A			
Cualquier base	Decimal			

Utilizamos el sistema de las potencias.

Ejemplos:

El número binario 110 en decimal seria: $0*2^0+1*2^1+1*2^2$ El número octal 763 en decimal seria: $3*8^0+6*8^1+7*8^2$

Decimal Cualquier base

Utilizamos el sistema de las divisiones sucesivas. El divisor será igual a la base a la que queremos convertir. Por ejemplo, si queremos convertir a binario la base será 2 y a octal será 8.

Binario Octal

Cogemos los bits de derecha a izquierda en grupos de 3 y los convertimos a decimal. El resultado de cada conversión será un dígito octal válido.

Ejemplo: 111 101 001 -> 7 5 1

Octal Binario

Seleccionamos cada dígito octal y lo convertimos a un conjunto de 3 bits binarios como si se tratara de un número decimal corriente.

Ejemplo: 431 -> 100 011 001

Binario Hexadecimal

Cogemos los bits de derecha a izquierda en grupos de 4 y los convertimos a decimal. El resultado de cada conversión será un dígito hexadecimal válido.

Ejemplo: 1111 0001 1010 -> F 1 A

Hexadecimal Binario

Seleccionamos cada dígito octal y lo convertimos a un conjunto de 4 bits binarios como si se tratara de un número decimal corriente.

Fundamentos del Hardware

UTI – Conceptos básicos. Representación de la información.

Ejemplo: 3CE -> 0011 1100 1110

UT1 – Conceptos básicos. Representación de la información.

3.5 Operaciones aritméticas con sistema binario.

Una vez conocemos el funcionamiento de los principales sistemas de numeración, es conveniente tratar la forma en la que se realizan algunas de las operaciones aritméticas fundamentales.

En concreto estudiaremos la suma, resta y multiplicación binaria.

3.5.1 Suma.

Para sumar en números binarios, tendremos en cuanta la siguiente tabla:

	Resultado	Acarreo
0 + 0	0	0
0 + 1	1	0
1 + 0	1	0
1+1	0	1

Ejemplos:

Página 13 de 23

3.5.2 Resta.

Para sumar en números binarios, tendremos en cuanta la siguiente tabla:

	Resultado	Acarreo
0 - 0	0	0
0 - 1	1	1
1 - 0	1	0
1 - 1	0	0

Ejemplos:

UTI – Conceptos básicos. Representación de la información.

3.5.3 Multiplicación.

Tendremos en cuanta la siguiente tabla.

	Resultado
0 * 0	0
0 * 1	0
1 * 0	0
1 * 1	1

Ejemplos:

1100010	10110100
x 1010	x 101100 1011010 00000000 00000000 10110100 101101
0000000	10110100
1100010	00000000
0000000	00000000
1100010	10110100
1111010100	10110100
	00000000
	10110100
	11111010010100

4. Códigos alfanuméricos.

Son aquellos que sirven para representar caracteres alfanuméricos: números, letras, caracteres especiales y caracteres de control.

Todos los códigos alfanuméricos han de cumplir dos condiciones:

- •Deben ser capaces de representar todos los números, letras del alfabeto y signos de puntuación.
- •Deben de asignar códigos numéricos ordenados para representar cada carácter.

Entre los principales códigos de representación alfanumérica tenemos los códigos ASCII y UNICODE.

4.1 El código ASCII

Es uno de los más extendidos y sus siglas significan Standar Code for Information Interchange.

Actualmente se usa el ASCII extendido, que codifica cada carácter con un byte. Seguidamente se incluye una tabla ASCII:

Fundamentos del Hardware UT1 – Conceptos básicos. Representación de la información.

```
Dec Hx Oct Char
                                    Dec Hx Oct Html Chr
                                                         Dec Hx Oct Html Chr Dec Hx Oct Html Chr
                                                          64 40 100 @ 0
 0 0 000 NUL (null)
                                     32 20 040   Space
                                                                             96 60 140 @#96;
                                     33 21 041 @#33; !
   1 001 SOH (start of heading)
                                                          65 41 101 A A
                                                                             97 61 141 @#97;
                                     34 22 042 @#34;"
                                                          66 42 102 @#66; B
                                                                             98 62 142 4#98;
   2 002 STX (start of text)
    3 003 ETX
             (end of text)
                                     35 23 043 4#35; #
                                                          67 43 103 C C
                                                                             99 63 143 @#99;
                                                                            100 64 144 d d
   4 004 EOT (end of transmission)
                                     36 24 044 $ $
                                                          68 44 104 D D
    5 005 ENQ (enquiry)
                                     37 25 045 4#37; %
                                                          69 45 105 E E
                                                                            101 65 145 @#101;
    6 006 ACK (acknowledge)
                                     38 26 046 4#38; 4
                                                          70 46 106 F F
                                                                            102 66 146 f f
                                                          71 47 107 G G
                                     39 27 047 4#39;
                                                                            |103 67 147 g g
   7 007 BEL (bell)
    8 010 BS
              (backspace)
                                     40 28 050 4#40; (
                                                          72 48 110 H H
                                                                            104 68 150 h h
                                     41 29 051 @#41; )
                                                          73 49 111 4#73;
   9 011 TAB (horizontal tab)
                                                                            105 69 151 @#105;
                                                          74 4A 112 J J
             (NL line feed, new line) 42 2A 052 * *
                                                                            106 6A 152 @#106;
10 A 012 LF
11
   B 013 VT
              (vertical tab)
                                     43 2B 053 + +
                                                          75 4B 113 K K
                                                                            107 6B 153 @#107;
   C 014 FF
             (NP form feed, new page)
                                     44 20 054 4#44; ,
                                                          76 4C 114 L L
                                                                            108 6C 154 @#108; 1
                                     45 2D 055 @#45; -
                                                          77 4D 115 @#77; M
                                                                            109 6D 155 m 10
   D 015 CR
             (carriage return)
13
                                                          78 4E 116 N N
                                                                            110 6E 156 n n
   E 016 SO
             (shift out)
                                     46 2E 056 . .
15 F 017 SI
             (shift in)
                                     47 2F 057 / /
                                                          79 4F 117 O 0
                                                                            111 6F 157 o 0
                                                          80 50 120 P P
16 10 020 DLE (data link escape)
                                     48 30 060 4#48; 0
                                                                            112 70 160 @#112;
                                     49 31 061 4#49; 1
                                                          81 51 121 4#81; 0
                                                                            113 71 161 q q
17 11 021 DC1 (device control 1)
                                     50 32 062 4#50; 2
18 12 022 DC2 (device control 2)
                                                          82 52 122 R R
                                                                            114 72 162 r Ľ
                                                          83 53 123 4#83; 5
19 13 023 DC3 (device control 3)
                                     51 33 063 4#51; 3
                                                                            115 73 163 4#115;
20 14 024 DC4 (device control 4)
                                                                            116 74 164 t
                                     52 34 064 4#52; 4
                                                          84 54 124 @#84;
                                                          85 55 125 U <mark>U</mark>
                                     53 35 065 5 <mark>5</mark>
                                                                            117 75 165 4#117;
21 15 025 NAK (negative acknowledge)
                                                          86 56 126 V <mark>V</mark>
22 16 026 SYN (synchronous idle)
                                     54 36 066 4#54; 6
                                                                            118 76 166 v V
                                     55 37 067 4#55; 7
                                                          87 57 127 W W
                                                                            119 77 167 w ₩
23 17 027 ETB (end of trans. block)
                                     56 38 070 8 8
24 18 030 CAN (cancel)
                                                          88 58 130 X X
                                                                            120 78 170 x X
                                                          89 59 131 Y <mark>Y</mark>
                                                                            121 79 171 @#121; Y
                                     57 39 071 4#57; 9
25 19 031 EM
              (end of medium)
26 1A 032 SUB (substitute)
                                     58 3A 072 @#58;:
                                                          90 5A 132 Z Z
                                                                            122 7A 172 @#122;
27 1B 033 ESC (escape)
                                     59 3B 073 4#59;;
                                                          91 5B 133 [
                                                                            123 7B 173 @#123;
                                                          92 5C 134 @#92;
                                                                            124 70 174 @#124;
                                     60 3C 074 < <
28 1C 034 FS
             (file separator)
29 1D 035 GS
             (group separator)
                                     61 3D 075 = =
                                                          93 5D 135 4#93;
                                                                            125 7D 175 }
                                     62 3E 076 >>
                                                          94 5E 136 @#94;
30 1E 036 RS
             (record separator)
                                                                            126 7E 176 @#126;
31 1F 037 US
                                    63 3F 077 ? ?
                                                          95 5F 137 @#95; _
                                                                           127 7F 177 @#127; DEL
             (unit separator)
```

Estos son los códigos básicos, el resto pueden verse en la tabla que sigue

Dec	Hex	Char	Dec	Hex	Char	Dec	Hex	Char	Dec	Hex	Char
128	80	Ç	160	A0	á	192	CO	L	224	EO	α
129	81	ü	161	A1	í	193	C1	上	225	E1	ß
130	82	é	162	A2	ó	194	C2	т	226	E2	Г
131	83	â	163	A3	ú	195	СЗ	F	227	E3	п
132	84	ä	164	A4	ñ	196	C4	_	228	E4	Σ
133	85	à	165	A5	Ñ	197	C5	+	229	E5	σ
134	86	å	166	A6	2	198	C6	F	230	E6	μ
135	87	Ç	167	A7	۰	199	C7	⊩	231	E7	τ
136	88	ê	168	A8	ć	200	C8	L	232	E8	Φ
137	89	ë	169	A9	_	201	C9	F	233	E9	•
138	8A	è	170	AA	¬	202	CA	T	234	EA	Ω
139	8B	ï	171	AB	1-2	203	CB	T	235	EB	δ
140	8C	î	172	AC	^ي وز	204	cc	ŀ	236	EC	∞
141	8 D	ì	173	AD	i	205	CD	=	237	ED	Ø
142	8 E	Ä	174	AE	«	206	CE	뷰	238	EE	ε
143	8 F	Å	175	AF	»	207	CF	┷	239	EF	Π
144	90	É	176	во		208	DO	Ш	240	FO	=
145	91	æ	177	B1	******	209	D1	〒	241	F1	±
146	92	Æ	178	B2	***	210	D2	π	242	F2	≥
147	93	ô	179	ВЗ	l	211	DЗ	L	243	FЗ	≤
148	94	Ö	180	В4	4	212	D4	L	244	F4	ſ
149	95	ò	181	B5	4	213	D5	F	245	F5	J
150	96	û	182	В6	1	214	D6	Г	246	F6	÷
151	97	ù	183	В7	П	215	D7	#	247	F7	*
152	98	ÿ	184	В8	٦	216	D8	+	248	F8	•
153	99	Ö	185	В9	4	217	D9	٦	249	F9	-
154	9A	Ü	186	BA		218	DA	Г	250	FA	
155	9B	¢	187	вв	า	219	DB		251	FB	Ą
156	9C	£	188	ВC	ī	220	DC	-	252	FC	P.
157	9D	¥	189	BD	П	221	DD	ı	253	FD	£
158	9E	R.	190	BE	亅	222	DE	I	254	FE	-
159	9F	f	191	BF	٦	223	DF		255	FF	

4.2 El código UNICODE

Sus siglas significan Universal Code y es el estándar más extendido en Internet. Se caracteriza porque codifica cada carácter con 2 bytes.

Se creó por tanto para solucionar los límites de representación de los códigos anteriores, permitiendo entre otras cosas la creación de aplicaciones multilingües. Por último hay que indicar que existen versiones de UNICODE como UTF8 que usa grupos de 8 bits para representar un subconjunto de símbolos de UNICODE.

5. Componentes básicos de un computador.

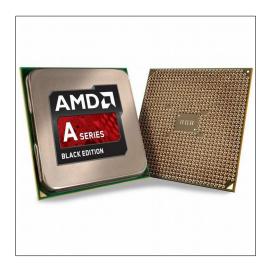
En este punto, se realizará una breve introducción a los principales elementos hardware de un computador, cada uno de los cuales será explicado en mayor profundidad durante las siguientes unidades de trabajo.

En concreto, los principales elementos hardware que forman un ordenador son los siguientes:

 El microprocesador. Encargado de coordinar el funcionamiento del resto de elementos del sistema, para ejecutar las instrucciones de los programas que se procesan en un computador.

Actualmente hay dos empresas que acapara el mercado de procesadores INTEL y AMD.





 La placa base. Es el dispositivo que permite la comunicación entre los componentes del PC, como por ejemplo, e microprocesador, la memoria, la tarjeta gráfica, etc. De hecho, todos estos elementos van soldados o conectados a la placa mediante zócalos de diferentes tipos.

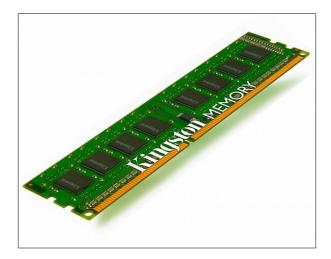


• La memoria. Este componente, permite almacenar los programas que se ejecutan en el computador, los datos que se procesan y los resultados de estos.

Memoria SO-DIM para portátiles



Memorias DDR3 y DDR4 para PC estandard.





• Los dispositivos de almacenamiento. Permiten almacenar grandes cantidades de información de forma permanente, manteniéndolos incluso al apagar el ordenador.





- Los dispositivos periféricos de entrada/salida. Permiten introducir o extraer información del computador. Pueden dividirse en tres grupos:
 - Periféricos de salida. Ejemplos de ellos son el monitor, la impresora, etc.
 - Periféricos de entrada. Como el teclado o el ratón.
 - Periféricos de entrada y salida. Por ejemplo una tarjeta de audio.



