

Ejercicio 5 Guia 1

Tabla de Entradas-Salidas Proceso XOR

Expresion	Tabla de la verdad	Procedimiento	Resultado esperado	Test Superado
(FALSE XOR FALSE) = FALSE	0 XOR 0 = 0	input_1="F" y input_2="F"	FALSO	✓
(TRUE XOR FALSE) = TRUE	1 XOR 0 = 1	input_1="V" y input_2="F"	VERDADERO	✓
(FALSE XOR TRUE) = TRUE	0 XOR 1 = 1	input_1="F" y input_2="V"	VERDADERO	✓
(TRUE XOR TRUE) = FALSE	1 XOR 1 = 0	input_1="V" y input_2 = "V"	FALSO	✓

Tabla de Entradas-Salidas Proceso NAND

Expresion	Tabla de la verdad	Procedimiento	Resultado esperado	Test Superado
(FALSE NAND FALSE) = TRUE	0 NAND 0 = 1	input_1="F" y input_2="F"	VERDADERO	✓
(TRUE NAND FALSE) = TRUE	1 NAND 0 = 1	input_1="V" y input_2="F"	VERDADERO	✓
(FALSE NAND TRUE) = TRUE	0 NAND 1 = 1	input_1="F" y input_2="V"	VERDADERO	✓
(TRUE NAND TRUE) = FALSE	1 NAND 1 = 0	input_1="V" y input_2 = "V"	FALSO	✓