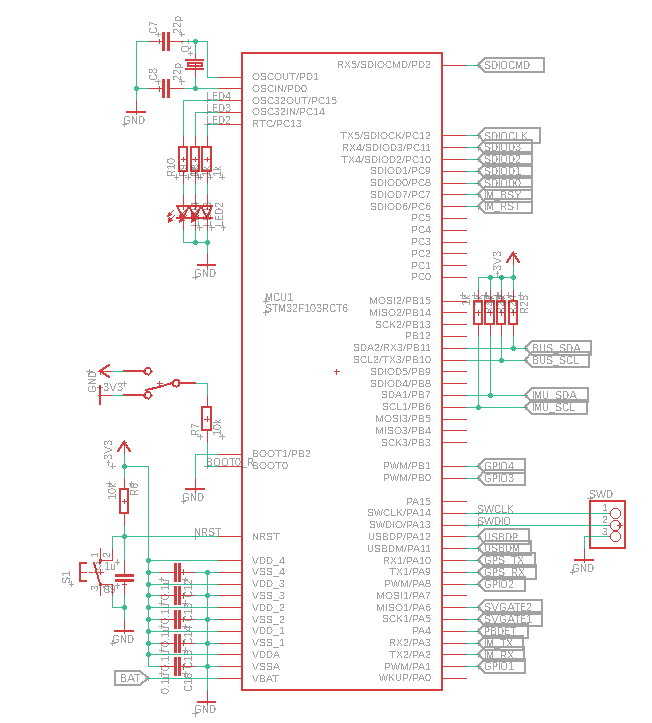
EAGLEの手引

10 期代電子班 電装担当

奥 檀

2020



目次

[1. はじめに 2](#_Toc59620705)

[2. ライブラリの作成 2](#_Toc59620706)

[使用する部品のうち、ライブラリが無いものについてライブラリを作成する。また標準でEAGLEに含まれている部品でも入手できる部品と仕様が異なる部品がないか確認する。例えばmicroSDカードスロットやUSBポートは各メーカから形状の異なる製品が販売されているので注意する。詳しくは別文書「EAGLEライブラリ製作の手引」を参照して欲しい。 2](#_Toc59620707)

[3. Schematic・Boardファイルの作成 2](#_Toc59620708)

[4. 回路図の作成 3](#_Toc59620709)

[4.1 電源系 3](#_Toc59620710)

[以下に電源系の例を示す。 3](#_Toc59620711)

[4.2 マイコンとその周辺回路 4](#_Toc59620712)

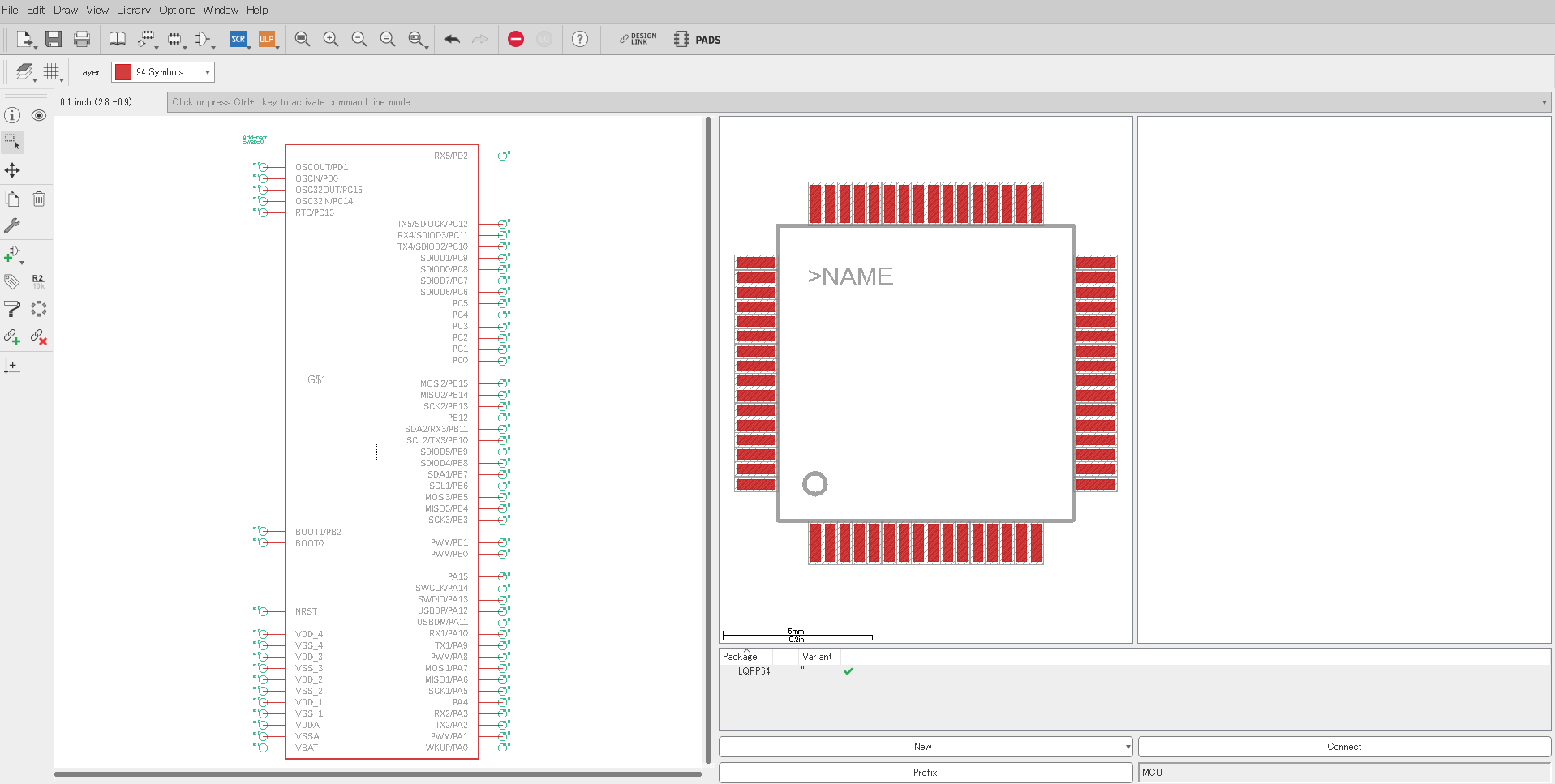
1. はじめに

この文書ではEAGLEを用いた電装の製作について回路図の作成から、基板の作成、配線、ガーバーデータの出力という流れで解説する。ソフトの操作や回路のテクニックより全体の流れに重点を置いたものとなっているので、操作法などは各自で調べながら進めて欲しい。また別文書「電装製作の手引」の手順を前提としているため、使用する部品や通信方法、回路構成などは決定済みであるとする。

実例としてSTM32F103RCT6マイコンを用いた電装基板の作成を行う。

1. ライブラリの作成

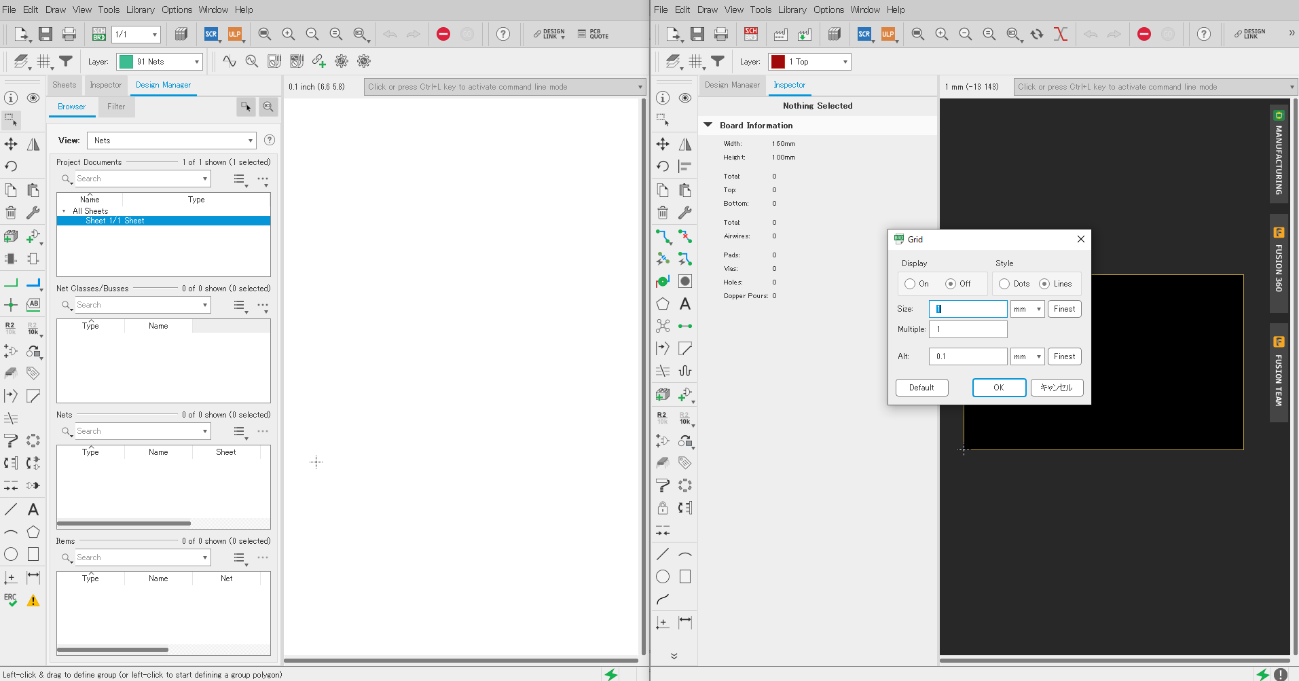
使用する部品のうち、ライブラリが無いものについてライブラリを作成する。また標準でEAGLEに含まれている部品でも入手できる部品と仕様が異なる部品がないか確認する。例えばmicroSDカードスロットやUSBポートは各メーカーから形状の異なる製品が販売されているので注意する。詳しくは別文書「EAGLEライブラリ製作の手引」を参照して欲しい。



例 1：今回はSTM32F103RCT6マイコンのライブラリを作成した

1. Schematic・Boardファイルの作成

EAGLEでSchematicファイルを新しく作成して左上の緑のボタンから対応するBoardファイルを作成する。続いてBoard画面からGridをmil単位からmm単位に変更する。これは部品を配置する際の間隔で、座標や長さがそれに対応して表示される。AltはAltキーを押しながら動かす際の移動単位である。この設定を最初にしないと部品が1.27mm(=0.05inch=50mil)単位で配置されてしまい手間が増える。



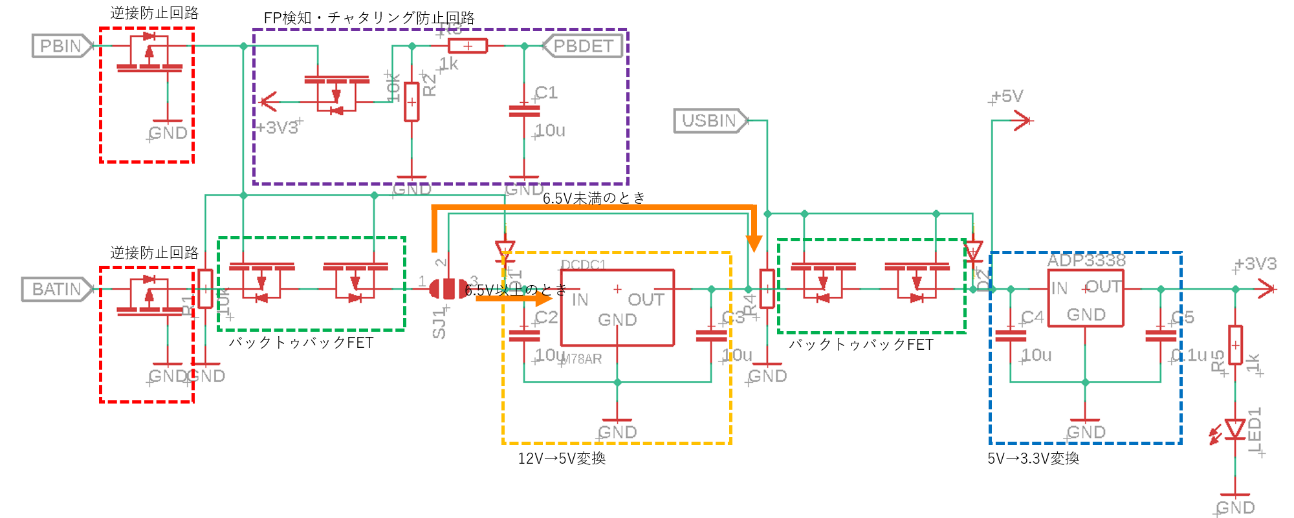
例 2：Gridをmm単位に変更する

1. 回路図の作成

Schematicで回路図を作成する。Schematicで部品を配置すると自動的にBoardに反映されていく。片方のウィンドウを閉じたままもう一方を変更すると同期が切れて作り直しになるので両方開いたまま作業を行う。回路図上では同じシンボルでも部品形状が複数ある部品もあるので実際に使用する形状の部品と照らし合わせながら配置していく。EAGLEでは同じ名前をつけた配線はSchematic上で切れていてもBoardでは繋がっているものとして認識される。これを利用してブロックごとに整理して描くとよい。配線（Net）の名前がデフォルトのままだとBoardを見たときに分かりづらいので全てのNetには名前をつけておく。

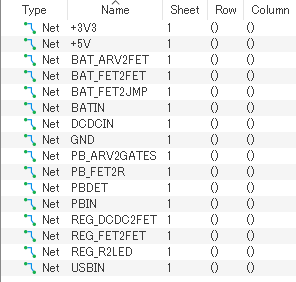
* 1. 電源系

　以下に電源系の例を示す。



例 3：3種類の電源を2つの電圧に変換する回路

入力はフライトピン（FP）の12V、内蔵電池の6V、USBの5Vの3種類。出力はアクチュエータの5V、マイコンの3.3Vの2種類である。チャタリング防止回路と表記した部分はCR回路でローパスフィルターになっており、ピンが擦れたときなどの瞬断を誤検知しないようにするためのものである。途中にジャンパが存在するのは内蔵バッテリーが6.5Vより高いときはDC-DCコンバータへ、低いときは迂回して直接レギュレータへの選択ができるようにである。これは使うバッテリーの種類によってパターンをブリッジさせて選択する。

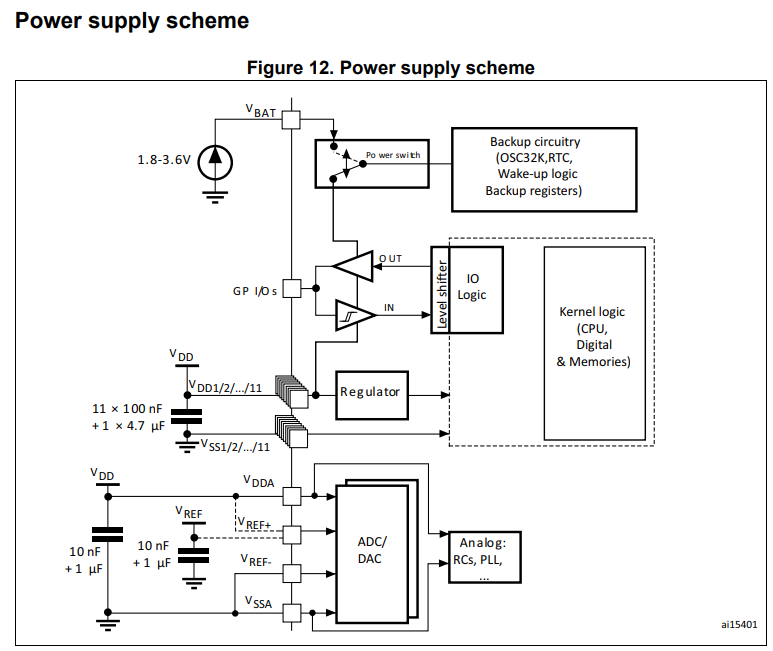


例 4：例3のNetリスト

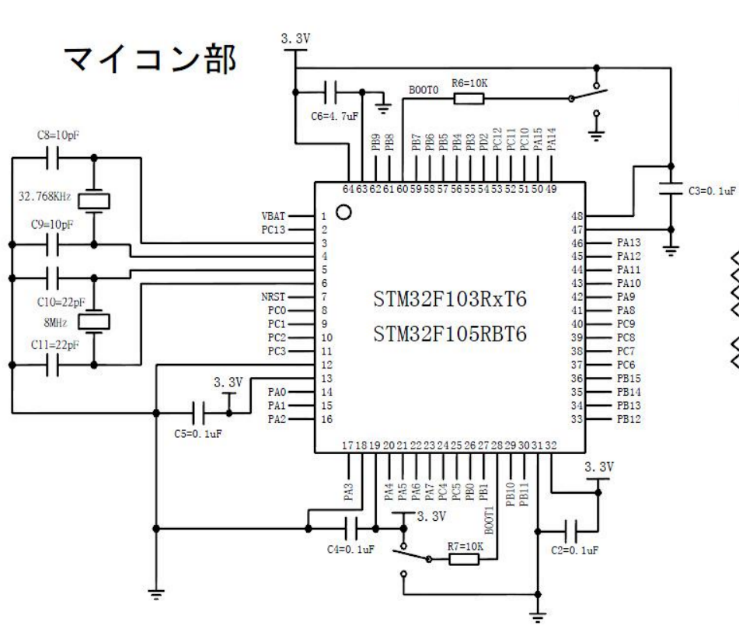
Netにつける名前の例を示す。PBはフライトピンの鉛蓄電池、ARVはAnti ReVerse（逆接防止）、DETはDetect（検知）、JMPはJumper、RはResistor（抵抗）の意味である。このへんは設計者が覚えられる範囲で略して良い。また2はtoの略でソフトウェア開発ではしばしば用いられる略語である（似たものにfor→4がある）。REG\_R2LEDなら3端子レギュレータ周辺にある抵抗からLEDへ向かう配線を表す。

* 1. マイコンとその周辺回路

続いてマイコンとその周辺回路を配置する。周辺回路とはマイコンを動作させるために必要な水晶発振回路やリセット回路などである。本来であればデータシートのPowerSupplyの項目を参考にして設計すべきだが、面倒だしパーツの入手などで非効率になるかもしれないので開発ボードなどの回路図を参考にすると良い。たとえばATmega328PならArduino、STM32ならNucleoなどである。ただしどこまでが動作させるのに必要な部品なのかを見極める必要はある。

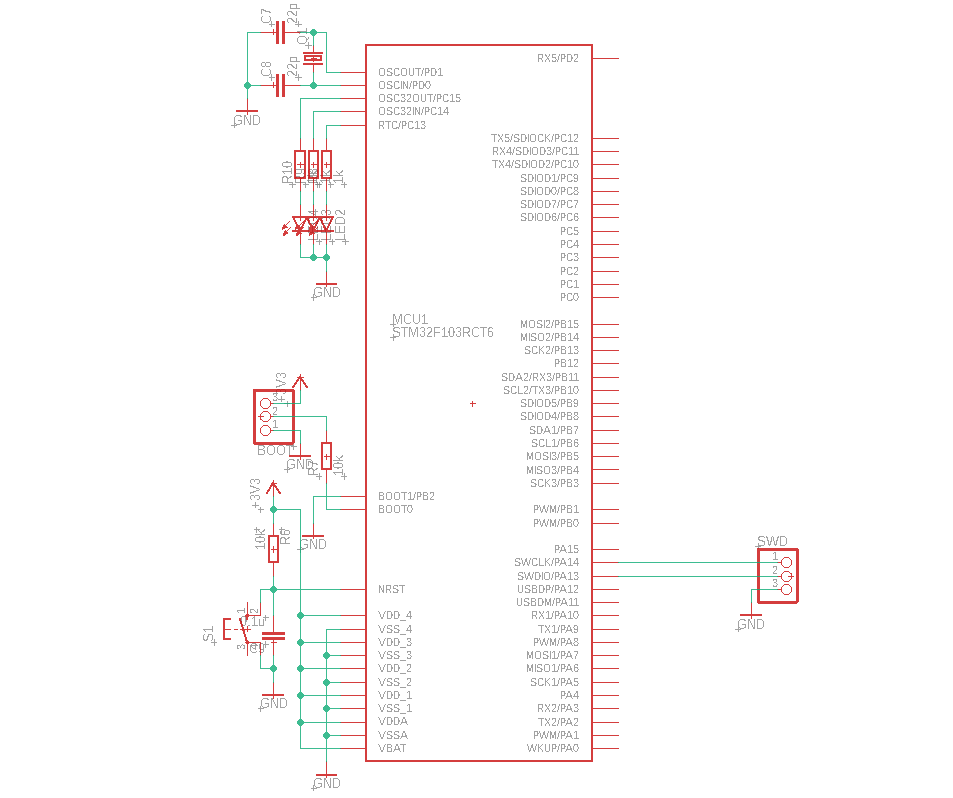


例 5：STM32のデータシートの電源系統図の一部



例 6：秋月の開発ボードのマイコン周辺回路

たとえばSTM32で必要となるのは、電源を安定させるためのコンデンサ、書き込みモードを切り替える端子、書き込みの端子、リセット回路、水晶発振回路である。

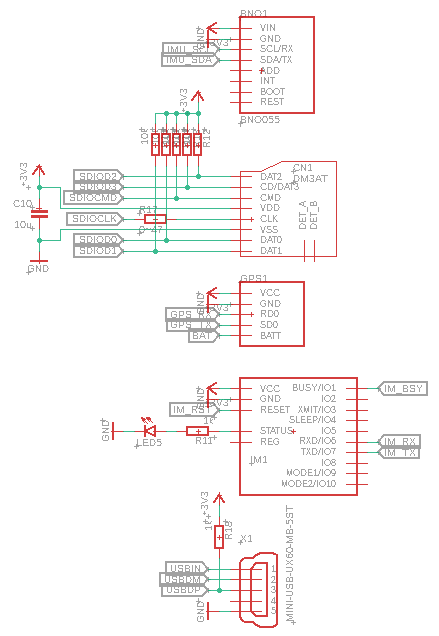


例 7：マイコンと周辺回路

左上から水晶発振回路、LED、ブートモード選択、リセット回路、電源、右側は書き込み端子

* 1. 基板上モジュールの配置

　基板上に実装する部品を配置していく。ここでも各部品のデータシートや実装例を参考に周辺回路を構成する。USBをどちらに入れるか迷ったが打ち上げ時は接続しないので内部扱いとした。

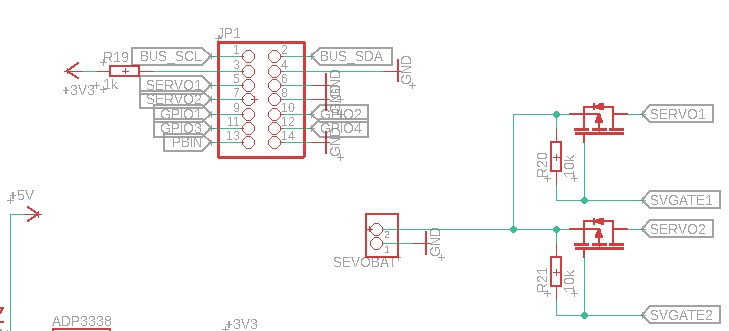


例 8：基板上のモジュールと周辺回路、配線名称

例えばUSB端子のDPは子機側を指定の抵抗値でプルアップする。またSDカードのように数MHz以上の信号が走る回路ではインピーダンスによるノイズが発生しやすいので、調整用の抵抗や場合によってはインダクタンスを取り付けられるようにしておく。といってもノイズに関しては配線パターン等にも起因し、発生するかもしれないししないかもしれない、極稀に発生する、といった不安定なもので問題の解決にはアナログ回路の知識とかなりの経験を要する（少なくとも私は無理）。問題が発生したら通信速度を落とすか、基板を別のパターンで作り直したほうがいいかもしれない。

* 1. 外部端子の配置

外部と接続する部品を配置していく。ここで注意するのはどういった端子を使うのかということである。ピンヘッダやピンソケット、XHコネクタ、ターミナル、DC-DCジャックなどからサイズや流れる電流の大きさ、抜けにくさなどを考慮して選ぶ。また基板を電装に組み込んだときにどうなるかも考えて端子を選ぶ。例えば上方向に余裕がない部分には垂直方向の端子ではなく水平方向の端子を選ぶ。外部に出す端子は場所を取るし防水も難しくなるので基本的には必要最小限にする。

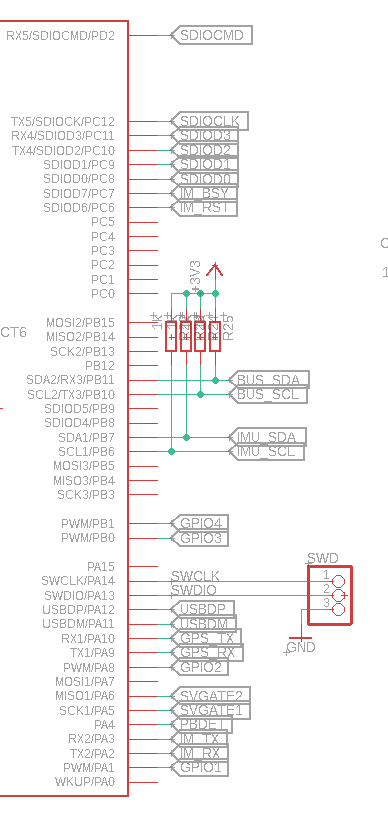


例 9：外部端子とショート対策回路

外部に出す端子は（特に海打ち機体で）ショートしたときの対策をしておく必要がある。またモータなどのアクチュエータに接続する端子はサージやノイズが乗るので適切に対策する。ここではSVGATE1,2をオープンドレインにしてハイサイドスイッチを駆動することで駆動時のみ電源と外部端子が接続されるようにした。またノイズ対策として電源を分離した。このあたりに関しては実験不足であり今回の電装の試験結果によってはフォトカプラによるGND分離などより強力な対策を要するかもしれない。外部3.3V端子は気圧センサ用であり直列に1kΩが入っているのは浸水時に電流を制限するためである。センサ類は消費電流が少ないので、BMP180等についてはこの方法で正常に動作することを確認している。

* 1. マイコンと部品を接続

4.3と4.4で配置した部品とマイコンを接続していく。マイコンのピンは複数の機能を持っているピンがあるので、数が少ない機能から繋いでいく。例えばあるピンがI2CのSDAとUSBのDPの機能を持っていて、マイコンがI2Cを3チャンネル、USBを1チャンネル持っている場合、当然USBはそこにしか繋げないのでUSBを優先する。



例 10：接続した端子

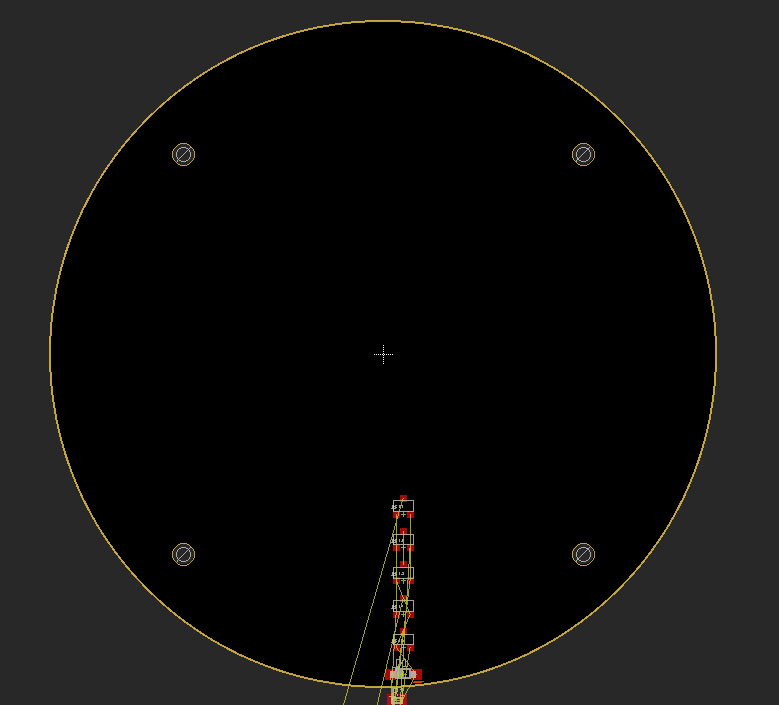
名前をつける機能を使わずに回路図を描くと煩雑になって理解しづらくなる。例のように名前をラベル表示すると良い。注意点として仮想的繋がった配線でも、名称を変更する際Change Name Ofで全てのセグメントを選択しないと一箇所だけ名称が変更されて接続が切れてしまう。

1. 基板の作成

　回路図ができたら基板の作成に移る。Schematicを閉じずに画面をBoardにすると回路図に配置した部品が置かれていて黄色い線で繋がっているのを確認する。

* 1. 基板外形の設定

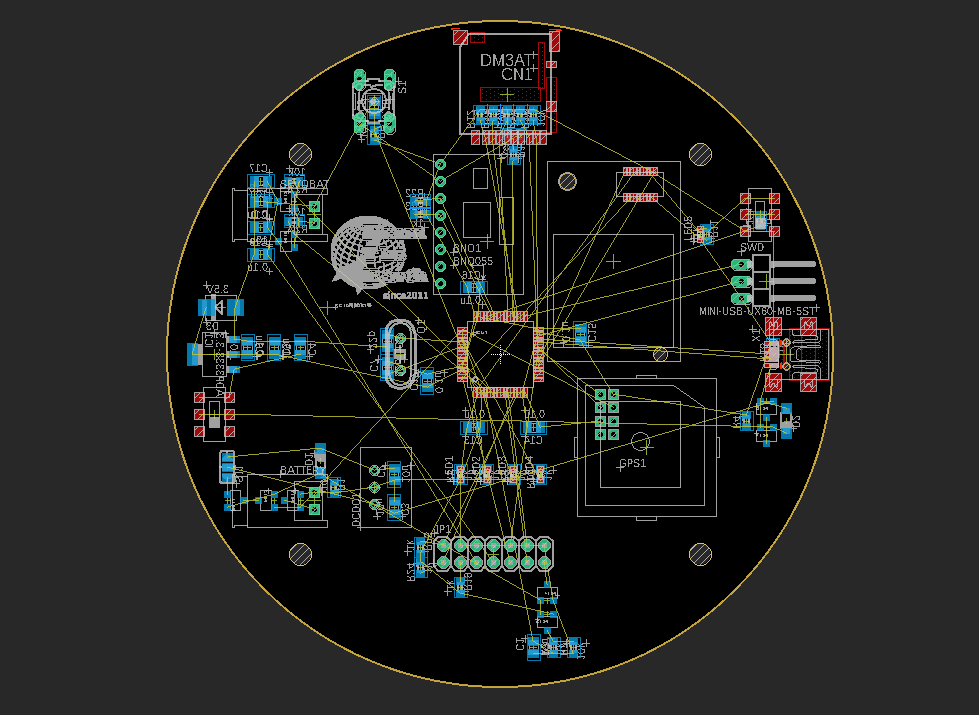
まず基板の外形を設定する。LayerをDimensionに切り替えてDeleteを選択し、もとからある線をクリックして削除する。続いてLine、Circleなどから描くのに使うツールを選択して基板外形を描く。左上にマウスの座標が表示されるので参考にする。このときにネジ穴なども開けておく。大きい穴ならCircleで描けるが、小さい穴はHoleで指定した方がいいかもしれない。



例 11：円形を指定　四隅にHoleでネジ穴

* 1. 部品配置

基板に収まるように部品を配置していく。両面基板の場合裏面に配置する部品はMirrorで裏返して配置する。当たり前だが裏面においた部品は表面の部品とは干渉しない。microSDカードソケットやUSBコネクタなどはきちんと差し込める位置に配置する。microSDカードソケットはカードの分の寸法を忘れがちなので、基板を入れる容器と干渉しないよう注意する。基板が複数層ある場合、ボタンなどは作業者が操作しやすいように考えて配置する。不安な場合は基板と部品のCADを作成して確認しても良い。またあまり部品を近づけすぎると配線するスペースがなくなってしまう。回路が複雑になると余裕がなくなっていって配置を工夫しないと配線できなくなっていくが、パズルだと思って試行錯誤してみてほしい。

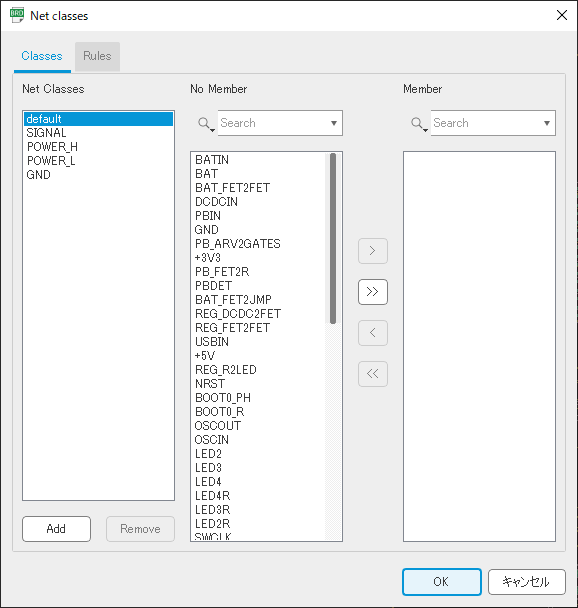


例 12：部品を配置（赤が表、青が裏）

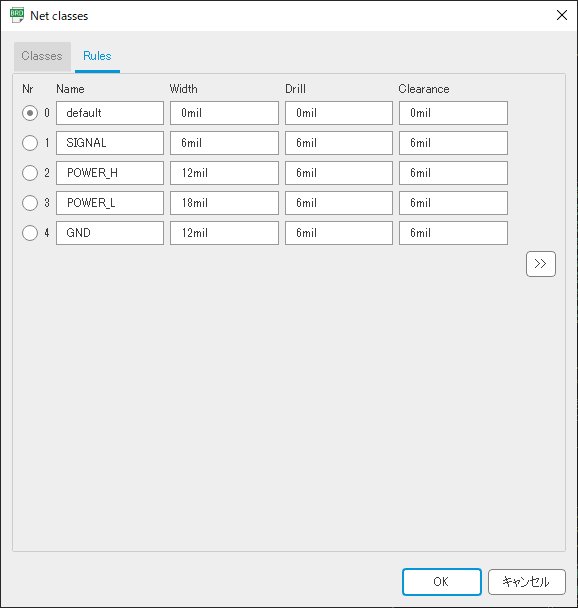
* 1. Net Classの設定

続いてNet Classの設定を行う。導線は太さによって流せる電流量が決まっているので大電流が流れる導線は太く、小さな信号しか流れない導線は細くしたい。そこで配線を数種類に分けてそれぞれの太さを設定する。さらに基板の裏面と表面を繋ぐ縦穴（ビア：Via）の大きさは電流量だけでなく寄生容量などにも影響する。また電流を流すと周囲に磁界が発生して周囲の導線に誘導電圧が生ずる。そのため大電流が流れる導線からは間隔（クリアランス：Clearance）を長くとる。

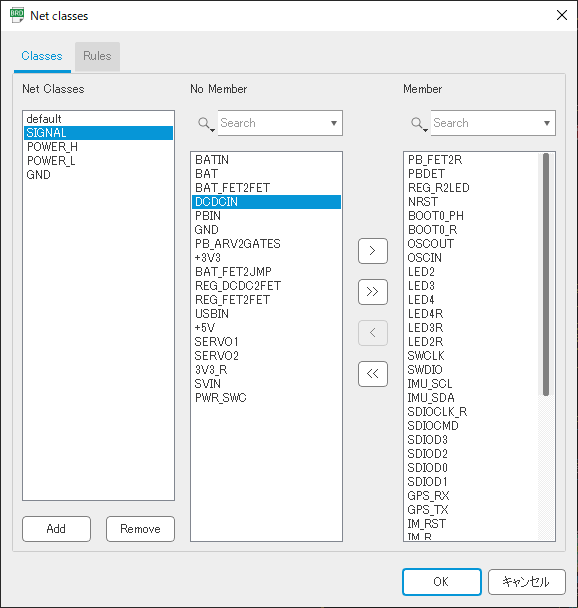
PCB基板の場合、1Aで1mmが幅の目安と言われている。信号が流れる配線はPCBを発注する業者の最細幅（多くは6mil）として良い。電装で最も大きい電流が流れるのはアクチュエータ用の回路だが、500mA程度で1秒以内が多いので数十milとする。ビア径とクリアランスは今の所6milで問題は出ていない。



例 13：信号線SIGNAL、大小電源線POWER\_H,L、GNDを追加



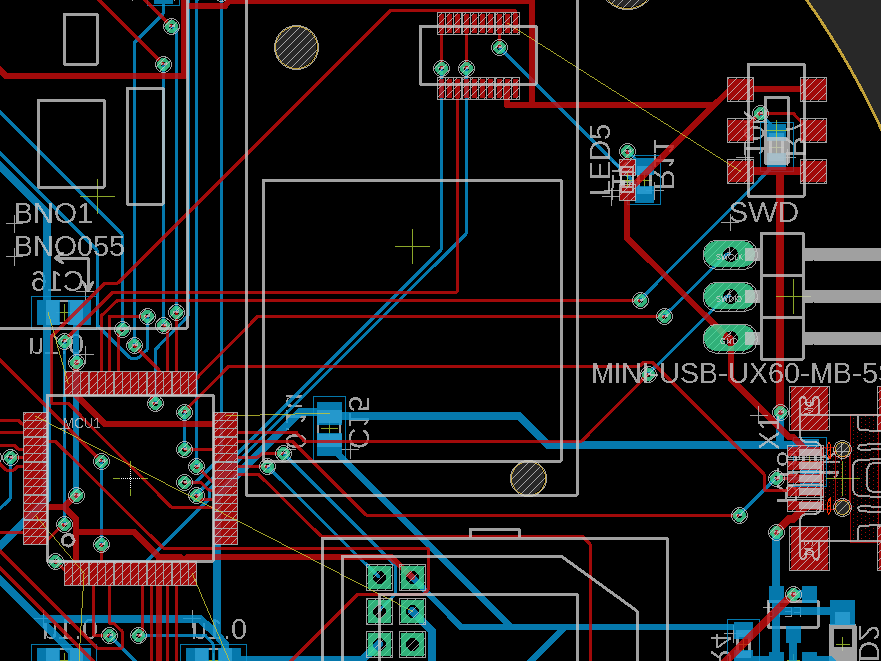
例 14：幅、ドリル（ビア）径、クリアランスを設定



例 15：各配線をNet Classに分類する

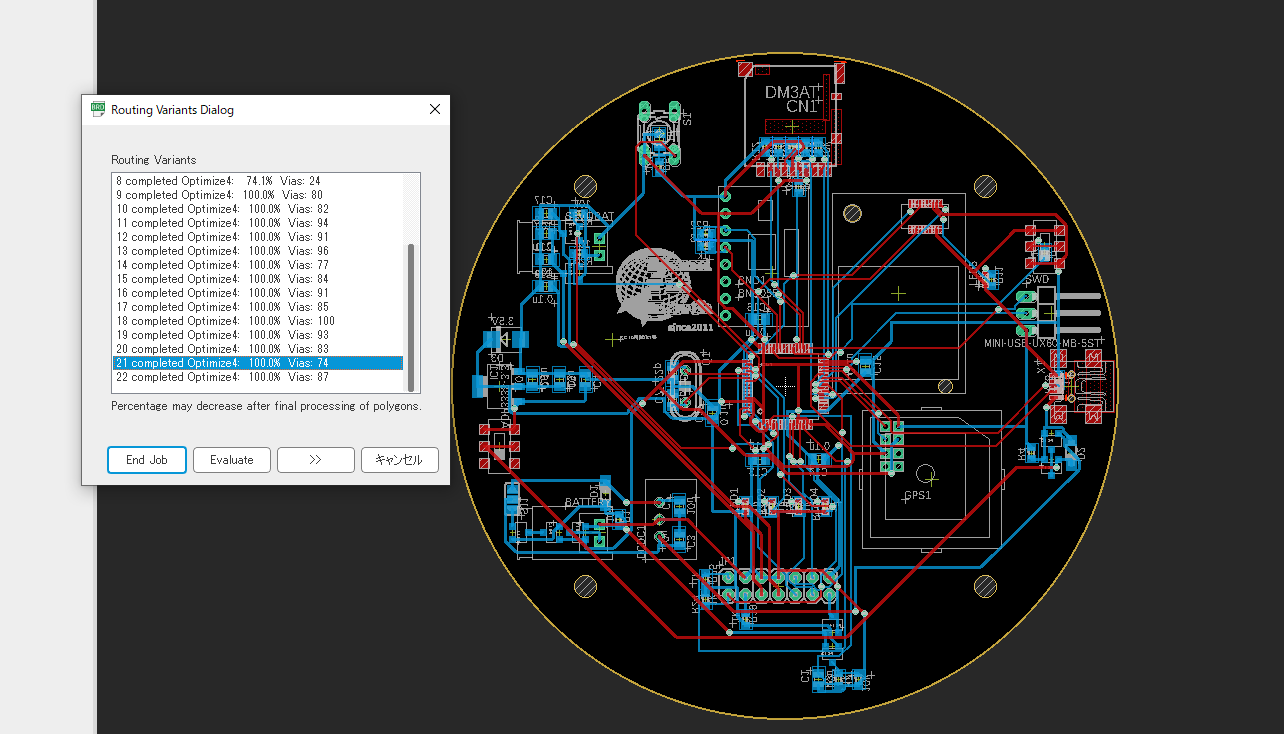
* 1. 自動配線

EAGLEの目玉機能、自動配線を行う。Autorouterを選択してEffortをHighに切り替える。Continue、Startを押すと自動配線が始まる。パーセンテージは進行状況で全ての配線がつながると100%になる。Viasの数字はビアの数であり配線の長さとおおよそ相関するので、あまりに多いときは部品配置を見直したほうがいいかもしれない。密度の高い基板では1度で100％に届かないことが多い。どこかにたどり着けていない配線があるので、Evaluateを押して黄色い線のままのところに無理な配置がないか見直す



例 16：配線に失敗して黄色いままの線

この例だと左下のBAT線と右上の3.3V線が失敗している。3.3V線はLED5の位置を下に下げて対処してみる。BAT線はPOWER\_Hの幅を15milまで下げてみる。再度自動配線を実行するにはRipupからAll Signalsを選択して全ての配線を消去する。Autorouterを選択すると前回の結果を利用する設定になっているのでContinue existing jobのチェックを外して実行する。

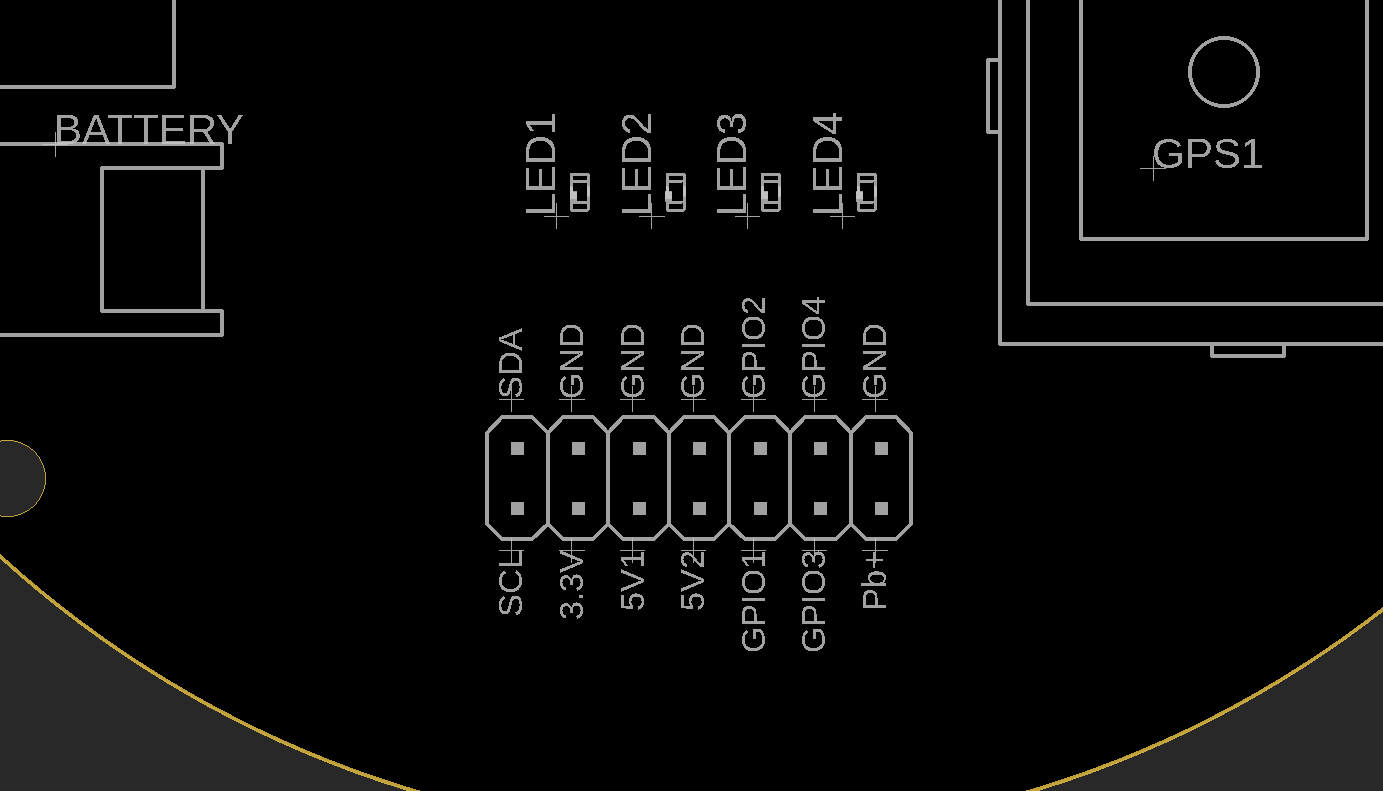


例 17：変更したら100％になった

配線が長くなると自己インダクタンスが増えてノイズが強くなるので、ビアが少なめの結果から選ぶ。番号ごとに水平の配線が多い、斜めの配線が多いなど特性があるので、いい結果が出るまで繰り返しても良い。

* 1. シルクの書き込み

シルクとは基板表面に印字される文字や線のことである。スイッチ付近にどちらがONなのか、外部端子のピン配置などを書き込む。LayerをtDocuに切り替えてTextを選択して書き込む。裏面はbDocuレイヤーに書き込む。



例 18：ピン配置を書き込んだ（レイヤーtDocu、tPlace、tNamesのみ表示）

* 1. デザインルールのチェック

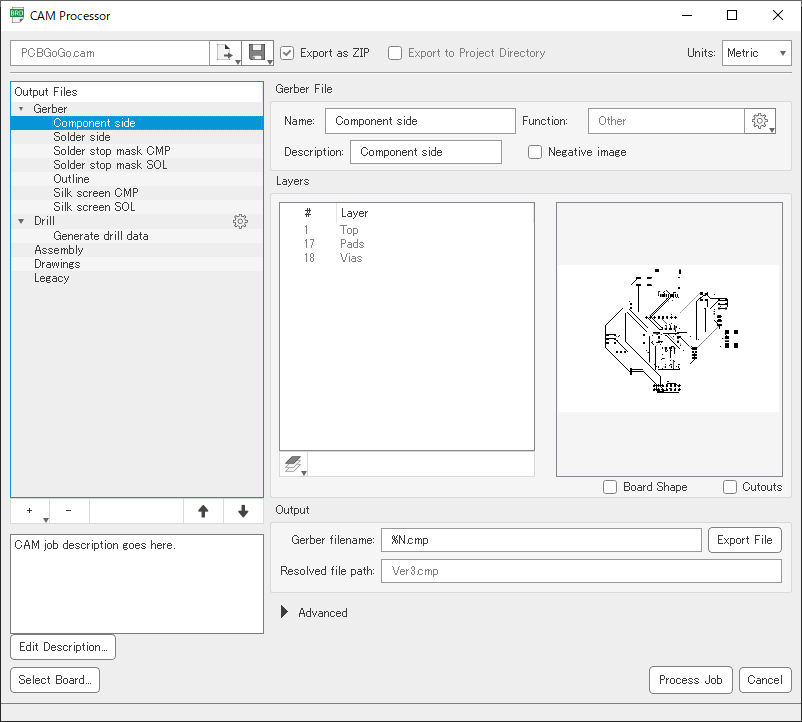
出来上がった配線がPCB基板業者の規格に従っているかをチェックする。この規格はデザインルールと呼ばれ.druという形式で業者が配布している場合もある。DRCからLoadでデザインルールを読み込んでCheckを押す。Errorsが出たら対処する。

* 1. 最終チェック

データ出力前の最終チェックを行う。正しく配線が繋がっているか、間違っている回路はないかなど基板を拡大して確認する。ここまで2次元で設計を進めてきたので、部品を実装したときにケーブルは想定通り通せるか、電装に組み込んだとき干渉する部分がないかなど三次元的にイメージしてチェックする。

* 1. ガーバーデータ出力

CAMProcessorでガーバーデータを出力する。ガーバーデータの形式は業者によって異なるので配布されている.camファイルなどを利用する。まずCAMProcessorを開いて左上のメニューからOpen CAM Fileを選択して.camファイルを読み込む。細かい設定は.camファイルによって異なるが、だいたいは表側の配線、裏側の配線、表側のランド、裏側のランド、外形、表側のシルク、裏側のシルク、穴あけ位置の8項目の場合が多い。確認したらProcess Jobでデータを出力する。



例 19：PCBGogoのCAMファイルを読み込んだ場合

1. 発注

PCB基板業者のWEBサイトの指示に従って発注を行う。多くのメーカーでは100×100mmまでは500円程度に設定してある場合が多く、その範囲に収めるとかなり安く作ることができる。逆にオーバーしたりオプションをつけたりすると値段がどんどん上がるので注意して欲しい。