

南开大学

# 网络空间安全学院 操作系统实验报告

# Lab1 print stackframe

2014074 费泽锟

年级: 2020 级

专业:信息安全

指导教师:宫晓利

### 摘要

Lab1 主要包括 5 个练习,练习 1 为对实验环境,实验工具以及实验内容的熟悉。练习 2 到练习 4 主要是阅读代码的练习,要理解从 BIOS 到 bootloader 的逻辑,了解从 8086 到 80386 中间的转换,实模式到保护模式以及 A20 的启用等,练习 5 则是主要编程内容,需要手动实现打印函数调用栈的具体 ebp,eip 和 args 信息等。

关键字: makefile, BIOS, bootloader, stack\_frame

## 景目

1
1
1
3
4
5
7

## 一、 实验内容

#### (一) 练习一

练习一的主要内容是探究操作系统镜像文件 ucore.img 的生成过程,了解 Makefile 中每一条相关命令和命令参数的含义。并探究被系统认为是符合规范的硬盘主引导扇区的特征是什么。

在本个练习中遇到的最大的问题就是首次使用 qemu 和 gdb 的各种环境和操作问题。在 Ubuntu22.04 上如果只使用 apt-get 下载 qemu 的话,在 bash 中输入 qemu 会显示"无该指令"的 error,在/usr/bin 中查看后,发现 apt-get 会下载适配各个不同硬件的版本,这时我们需要将 qemu 与 qemu-system-i386 建立软连接,再使用 qemu 命令即可。

指令建立软连接: ln -s /usr/bin/gemu-system-i386 /usr/bin/gemu

makefile 的编译指令如下图:

图 1: makefile 中的指令对照

在观察练习 1 的实验结果的时候,也遇到了一些问题,那就是为什么使用 make "V=" 的命令之后显示只有一条 qemu 指令呢,后来把 ucore.img 删掉之后,又多了些链接文件的命令,但是和 makefile 的内容还是大相径庭。

经过研究,发现原来是因为我再 clone 库之后运行了 make qemu 命令,导致原来的.c 文件已经被编译成.o 文件了,ucore.img 镜像也生成好了,所以我们只需要把库重新 clone 一遍,在第一次运行时直接使用 make "V="命令就可以看到完整 makefile 中的内容了,包含了前一部分的对.c 文件编译的命令过程。

主引导扇区大小为 512 字节; 多余的空间填 0, 与初始化有关; 第 510 个(倒数第二个)字节是 0x55; 第 511 个(倒数第一个)字节是 0xAA。

#### (二) 练习二

练习 2 的主要内容是为了熟悉 qemu 和 gdb 的使用,以及 BIOS 的部分内容,需要对 BIOS 的内容以及 bootloader 的部分使用 gdb 进行单步调试。

经过对实验手册的认真研读,我们可以发现如果在/Lab1 的目录下使用 make debug 命令应该就能够进入 gdb 并且能停止在第一条指令处即 0xfff0 处(只包含了偏移),但是在实验的过程中使用 make debug 命令,gdb 竟然直接停止在了 0x10000 处。

经过深刻的研究,发现竟然是因为 tools 目录下的 gdbinit 文件导致的,在文件中竟然提前设置好了一个断点设置在 kernel init 处,所以单纯的使用 make debug 命令是看不到第一条指令的结果的,我们只需要按照实验指导书上描述的,将反汇编的功能打开设置成 x/ni (n 取决于想要查看多少条指令),将原来的断点设置删除即可,就能看到成功的结果如下:

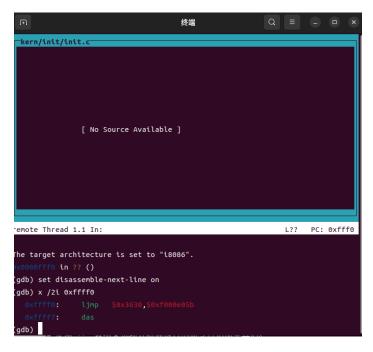


图 2: 第一条指令

需要注意的是, 如果想要查看第一条指令的汇编代码, 一定要展示的是 0xffff0 处的代码, 而不是 0xfff0 处的代码, 因为有个原始的偏移量是 0xf0000, 这样才能看到希望看到的 ljmp 长跳转指令。

当解决这些问题之后,这个练习也就迎刃而解了,实验结果如下:



图 3: 0x7c00

在加载完 BIOS 的部分之后,bootloader 的第一条指令即位于 0x7c00 的位置,我们可以看到 cli 和紧邻的 cld 指令, cli 指令禁止中断发生, cld 指令将方向标志位清零。为接下来的初始 化描述符和堆栈作准备。

实验结果与 bootasm.S 和 bootblock.asm 进行比较发现其汇编指令是相同的。

#### (三) 练习三

BIOS 将通过读取硬盘主引导扇区到内存,并转跳到对应内存中的位置执行 bootloader。练习 3 主要分析 bootloader 是如何完成从实模式进入保护模式的。

在练习三中并没有出现什么大问题,那就削微分析一下 bootloader 中的第一部分内容。先展示一下 lab1/boot/bootasm.S 中的部分源码:

```
bootasm.S
~/os_kernel_lab/labcodes/lab1/boot
   打开(0) ~
                                                                                                                    保存(S) ≡ _ □ ×
18
          # Set up the important data segment registers (DS, ES, SS).
xorw %ax, %ax  # Segment number zero
movw %ax, %ds  # -> Data Segment
20
21
22
                                                                                       # -> Extra Segment
          movw %ax. %es
23
24
25
          # Enable A20:
          # For backwards compatibility with the earliest PCs, physical address line 20 is tied low, so that addresses higher than # 1MB wrap around to zero by default. This code undoes this.
28
29 seta20.1:
30 inb $
          inb $0x64, %al
                                                                                      # Wait for not busy(8042 input buffer
    empty).
31
32
33
           testb $0x2, %al
          jnz seta20.1
34
35
36
          movb $0xd1, %al
outb %al, $0x64
                                                                                      # 0xd1 -> port 0x64
# 0xd1 means: write data to 8042's P2 port
37 seta20.2:
38 inb $
                                                                                      # Wait for not busy(8042 input buffer
    empty).
testb $0x2, %al
39
          jnz seta20.2
                                                                                      # 0xdf -> port 0x60
          movb $0xdf, %al
42
43
    outb %al, $0x60
bit(the 1 bit) to 1
                                                                                      # 0xdf = 110111111, means set P2's A20
44
          # Switch from real to protected mode, using a bootstrap GDT
# and segment translation that makes virtual addresses
# identical to physical addresses, so that the
45
46
47
48
          # effective memory map does not change during the switch.
          lgdt gdtdesc
movl %cr0, %eax
orl $CR0_PE_ON, %eax
```

图 4: Enable A20

上图虽然主要展示了启用 A20 的部分(即通过 0x64 和 0x60 端口等待输入信号启动 A20) 但是也能够看到 bootasm.S 中包含了从实模式到保护模式的三个操作,第一个操作就是为 了向下兼容到 8086 实模式的"回卷",而开启 A20 功能,使得能够使用 32 位地址。

第二个操作就是将 CR0 寄存器的第 0 位置 1 表示处于保护模式。

第三个操作则是设置段寄存器,初始 GDT 表并且建立初始化堆栈。如下图所示:

```
bootasm.S
            打开(0) ~ 用
                                                                                                                                                                                                                                                                                                            保存(S)
                                                                                                                                                                                                                                                                                                                                               movl %cr0, %eax
orl $CR0_PE_ON, %eax
movl %eax, %cr0
  50
51
52
53
54
55
                            # Jump to next instruction, but in 32-bit code segment.
# Switches processor into 32-bit mode.
ljmp $PROT_MODE_CSEG, $protcseg
  56 ljm
57
58 .code32
                                                                                                                                                                                                                                # Assemble for 32-bit mode
 59 Protoseg:
60  # Set up the protected-mode data segment register:
61  movw $PROT_MODE_DSEG, %ax #
61 movw SpROT_M
62 movw %ax, %c
63 movw %ax, %c
64 movw %ax, %c
65 movw %ax, %c
66 movw %ax, %c
67 movw $sax, %g
68 # Set up the
69 movl $ox0, %
70 movl $start,
71 call bootmai
72
73 # If bootmai
74 spin:
75 jmp spin
76
77 # Bootstrap GDT
78 .p2align 2
79 gdt:
80 SEG_ASM(STA_
81 SEG_ASM(STA_
82 SEG_ASM(STA_
82 SEG_ASM(STA_
83 SEG_ASM(STA_
84 SEG_ASM(STA_
85 SEG_ASM(STA_
                                                                                                                                                                                                                                 # Our data segment selector
                            movw %ax, %ds
movw %ax, %es
movw %ax, %fs
                                                                                                                                                                                                                                 # -> DS: Data Segment
                                                                                                                                                                                                                                      -> ES: Extra Segment
-> FS
                            movw %ax, %gs
movw %ax, %ss
                                                                                                                                                                                                                                # -> GS
# -> SS: Stack Segment
                             # Set up the stack pointer and call into C. The stack region is from 0--start(0x7c00)
                            movl $0x0, %ebp
movl $start, %esp
call bootmain
                              # If bootmain returns (it shouldn't), loop.
                                                                                                                                                                                                                                # force 4 byte alignment
                                                                                                                                                                                                                                # null seg
                             SEG_ASM(STA_X|STA_R, 0x0, 0xffffffff)
SEG_ASM(STA_W, 0x0, 0xffffffff)
                                                                                                                                                                                                                                 # code seg for bootloader and kernel
                                                                                                                                                                                                                                 # data seg for bootloader and kernel
   84 adtdesc:
                            .word 0x17
.long gdt
                                                                                                                                                                                                                                # sizeof(gdt) - 1
                                                                                                                                                                                                                                 # address gdt
                                                                                                                                                                                                                                     C ~ 制表符宽度: 8 ~ 第85行, 第7列 ~ 插入
```

图 5: GDT 初始化

我们可以看到很有意思的一句代码: .word 0x17

·word 的作用可以理解为设置一个大小为 word 数据,那么这里的 0x17=23,应该是指 GDT 描述表(共 48 位)的后 16 位,后 16 位代表着这个 GDT 表的大小限制(大小为 8\*N-1, N 指的是段描述符的数量),所以对于 Lab1 的 ucore 而言段描述符应该有 3 个 GDT Entry,这一点在后面的代码中正好能够验证。

#### (四) 练习四

通过阅读 bootmain.c, 了解 bootloader 如何加载 ELF 文件。通过分析源代码和通过 qemu 来运行并调试 bootloader & OS, 探究 bootloader 如何读取硬盘扇区的以及是如何加载 ELF 格式 OS 的。

这一部分是 bootloader 的后半部分, 前半部分在完成了从实模式向保护模式的转换之后, 这一步则是加载 ucore 操作系统, 并将指挥权交给操作系统。

话不多说,直接先上源码:

```
for (; va < end_va; va += SECTSIZE, secno ++) {
    readsect((void *)va, secno);</pre>
 81
 82
83 }
 84
 85 /* bootmain - the entry of bootloader */
 88 // read the 1st page off disk
89 readseg((uintptr_t)ELFHDR, SECTSIZE * 8, 0);
             // is this a valid ELF?
            if (ELFHDR->e_magic != ELF_MAGIC) {
   goto bad;
           }
 94
95
96
97
98
99
           struct proghdr *ph, *eph;
           // load each program segment (ignores ph flags)
ph = (struct proghdr *)((uintptr_t)ELFHDR + ELFHDR->e_phoff);
eph = ph + ELFHDR->e_phnum;
for (; ph < eph; ph ++)
    readseg(ph->p_va & 0xFFFFFFF, ph->p_memsz, ph->p_offset);
100
101
102
103
104
105
106
             // call the entry point from the ELF header
            // note: does not return
((void (*)(void))(ELFHDR->e_entry & 0xFFFFFFF))();
107
108
109 bad:
            outw(0x8A00, 0x8A00);
outw(0x8A00, 0x8E00);
110
111
112
113
                 do nothina */
114
115 }
             while (1);
116
 在第 101 行找到了括号匹配
                                                                                          C ~ 制表符宽度: 8 ~
                                                                                                                            第103行,第6列 ~
```

图 6: bootmain

对于读取硬盘中的操作系统程序而言,需要先从硬盘中读取程序,实验中将程序放到了硬盘前部。读取硬盘的流程如下:

- 1. 等待磁盘准备好;
- 2. 发出读取扇区的命令;
- 3. 等待磁盘准备好;
- 4. 把磁盘扇区数据读到指定内存;

可以看到 waitdisc 等函数完成了这些工作,接下来通过 readsect 函数读取扇区,本实验为了完整性,源码中直接读取了 8 个扇区(一页)的内容到内存中。(但是不明白为什么 8 个扇区被加载到了 0x10000 处,也没在源代码中看出来这一点...)

接下来就是将 ELF 格式的操作系统文件进行加载,校验 e\_magic 字段,在 ELF header 中读取程序头表的偏移地址,再结合 program header 中的段的入口数目和位置偏移等数值,将段和程序加载到内存中,最后跳转到 entry 处执行操作系统,完成 bootloader 的工作。

#### (五) 练习五

练习 5 主要是补充 kdebug.c 中的 print stack\_frame 函数,在 make qemu 命令后跟踪具体的函数调用栈的相关信息。这里对于函数调用栈的结构就不在赘述了。

我们可以根据 kdebug.c 中的纯英文提示信息,一步一步地完成代码的编写。应当注意的是,上文提示中让我们使用的是 readebp() 函数,该函数的返回值是 uint\_32 类型的变量,所以该变量只是 ebp 的数值而不是指向 ebp 的指针,刚开始使用的是数组寻址的方式,那么就会得到结果如下:

```
zzekun@zzekun-virtual-machine: ~/os_kernel_lab/labcodes/l... Q = - -
zzekun@zzekun-virtual-machine:~/os_kernel_lab/labcodes/lab1$ make qemu
cc kern/debug/kdebug.c
cern/debug/kdebug.c: In function 'print_stackframe':
kern/debug/kdebug.c:314:38: erro
                                r: subscripted value is neither array nor pointe
 nor vector
                   args[j] = (debug_ebp + 2)[j];
kern/debug/kdebug.c:318:30: error: subscripted value is neither array nor pointe
 318 I
               debug_ebp = debug_ebp[0];
ern/debug/kdebug.c:319:30: error: subscripted value is neither array nor pointe
 nor vector
 319 |
               debug_eip = debug_ebp[1];
make: *** [Makefile:137: obj/kern/debug/kdebug.o] 错误 1
```

图 7: 寄

然后可以机智地每次循环设一个 ebp\_addr 指针变量来更新 ebp 和 eip 的地址,来一步步向下寻找调用关系即可。

本次实验的代码纯自己手写了一版,因为直接将 readebp() 的值赋值给 uint\_32\* 类型的变量,还有 warning (看了答案之后,发现这里强制类型转换或者直接全部强制类型转换就 okk 了)。 最终的实现结果如下:

```
zzekun@zzekun-virtual-machine: ~/os_kernel_lab/labcodes/l...
                                                             Q = -
args0: -- 0x00000<u>000</u> --
args1: -- 0x00000000 --
args2: -- 0x00000000 --
args3: -- 0x00000<u>000 -</u>-
    <unknow>: -- 0xf000ff52 --
ebp: -- 0x00000000 --
eip: -- 0x00000000 --
args0: -- 0xf000e2c3 --
args1: -- 0xf000ff53 --
args2: -- 0xf000ff53 --
args3: -- 0xf000ff54 --
    <unknow>: -- 0xffffffff --
ebp: -- 0xf000ff53 --
eip: -- 0xf000ff53 --
args0: -- 0x00000000 --
args1: -- 0x00000000 --
args2: -- 0x00000000 --
args3: -- 0x00000000 --
    <unknow>: -- 0xf000ff52 --
 + setup timer interrupts
```

图 8: stack frame

Github: https://github.com/FZaKK/OS-Work

可以直接点击该超链接 Github

## 二、 总结

本次实验通过五个练习,初步体验了 OS 的实验环境和各实验工具,如 qemu 和 gdb 的使用。了解了操作系统从上电到启用的过程,学习到了不同的细节,如实模式到保护模式的转换以及 BIOS 和 bootloader 的作用等内容,初步感受了 OS 实验级别的代码调试和 debug,也了解到了从 8086 到 80386 的历史过程。