1. **¿Cómo se recupera de la pila un parámetro?**
2. Usando POP
3. Usando direccionamiento indirecto [BX]
4. El parámetro está siempre en AX
5. Nunca se pasan parámetros en la pila
6. **¿Qué dirección es salvada en la pila después de un llamado a subrutina?**
7. La dirección del Call
8. IP+5
9. La dirección de la instrucción que sigue a la llamada
10. 2017H
11. **¿En qué momento del ciclo de instrucción el procesador verifica si hay un pedido de interrupciones por software?**
12. Al final del ciclo de instrucción
13. En el medio del ciclo de instrucción
14. Nunca. Es otra instrucción.
15. Al principio del ciclo
16. **¿Dónde está almacenada la dirección de la rutina de servicio de una interrupción por hardware?**
17. Siempre está en 3000H
18. Está almacenada en el PIC
19. Está almacenada en el PIO
20. Está almacenada en la dirección que se obtiene multiplicando por 4 el valor almacenado en reg INT del PIC
21. **Si llegan varias interrupciones por hardware juntas, ¿cuál se atiende primero? (MSX88)**
22. La del número más bajo de interrupción
23. La del número más alto de inturrupción
24. No se atiende ninguna
25. La del número del medio
26. **Decir cuál de las siguientes afirmaciones es verdadera (una sola es verdadera):**
27. Todo el repertorio de instrucciones pueden hacer operaciones entre mem y e/s
28. Sólo las operaciones aritméticas pueden hacer operaciones entre mem y e/s
29. Sólo 2 instrucciones pueden interactuar con la cpu y e/s.
30. Sólo la instrucción mov puede hacer operaciones entre memoria y e/s.
31. **El espacio de direcciones de e/s (Intel-msx88):**
32. Aislado de las direcciones de memoria (espacio de direcciones separado)
33. Es tratado igual que las direcciones de memoria
34. Está intercalado con las direcciones de memoria.
35. No hay espacio de direcciones de e/s.
36. **¿Qué módulo reconoce al dispositivo que produce una interrupción por hardware?**
37. CPU
38. PIO
39. HAND
40. PIC
41. **¿Qué tarea adicional debe llevarse a cabo cuando conectamos la impresora con el PIO en vez del HAND?**
42. Contar la cantidad de caracteres que restan imprimir.
43. Generar el pulso de strobe.
44. Apuntar al siguiente carácter
45. Ninguna tarea adicional
46. **¿En que etapas de la transferencia DMA interviene la CPU?**
47. Ninguna
48. En la transferencia
49. En la inicialización y finalización
50. En todas las etapas