

UNIVERSIDAD DE CONCEPCIÓN
FACULTAD DE INGENIERÍA
DEPARTAMENTO DE INGENIERÍA ELÉCTRICA



Profesor Guía:
Profesor Guía

Informe de Avance

547325 Proyecto Electrónico

Título del trabajo

Concepción, 29 de junio de 2015

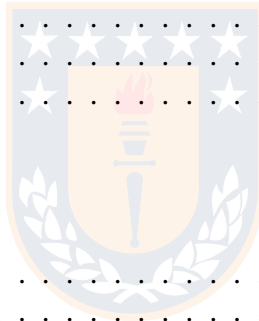
Nombre alumno

Resumen



Índice general

Nomenclatura	III
Abreviaciones	IV
1. Introducción	1
1.1. Introducción general	1
1.2. Trabajos previos	1
1.2.1. Revisión bibliográfica	1
1.2.2. Discusión	1
1.3. Objetivos	1
1.4. Alcances y limitaciones	1
1.5. Metodología	1
2. Estado de avance del trabajo	2
2.1. Introducción	2
2.2. Software	2
2.3. Hardware	2
3. Resultados preliminares	3
4. Carta Gantt	4
4.1. Carta Gantt propuesta	4
4.2. Estado de avance	4
4.3. Ajuste Carta Gantt	4
Bibliografía	5
A. Apéndice	5



Nomenclatura



Abreviaciones

Mayúsculas

ADC	: Analog to Digital Converter.
CI	: Circuito Integrado.
DDS	: Direct Digital Synthesis
DFT	: Discrete Fourier Transform.
DIE	: Departamento de Ingeniería Eléctrica.
IDE	: Entorno de Desarrollo Integrado, del Ingles <i>Integrated Development Environment</i> .
LPF	: Low Pass Filter.
MSPS	: Mega Samples Per Second.
PGA	: Programmable Gain Array.
Pmod™	: Interface eléctrica definida por Digilent Inc®.
TIE	: Tomografía de Impedancia Eléctrica (EIT en Inglés).
USART	: Universal Synchronous/Asynchronous Receiver/Transmitter.

Minúsculas

c.i.	: condiciones iniciales.
l.i.	: linealmente independiente.
l.d.	: linealmente dependiente.
c.c.	: corriente continua (en Inglés es d.c.).
c.a.	: corriente alterna (en Inglés es a.c.).
a.c.a.	: abscisa de convergencia absoluta.



Capítulo 1. Introducción

1.1 Introducción general

1.2 Trabajos previos

1.2.1 Revisión bibliográfica

1.2.2 Discusión

1.3 Objetivos

1.4 Alcances y limitaciones

1.5 Metodología

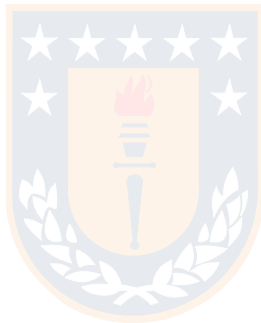


Capítulo 2. Estado de avance del trabajo

2.1 Introducción

2.2 Software

2.3 Hardware



Capítulo 3. Resultados preliminares



Capítulo 4. Carta Gantt

4.1 Carta Gantt propuesta

4.2 Estado de avance

4.3 Ajuste Carta Gantt



Anexo A. Anexo

