## Sistemas Baseados em Microprocessadores

Mestrado Integrado em Engenharia Eletrotécnica e de Computadores



Memórias



João Paulo de Sousa

### Memórias só de leitura

- Não voláteis!...
- ROM: programável apenas pelo fabricante
- PROM (OTP) / EPROM
  - Célula funciona como um fusível
  - PROM: programável uma só vez
  - EPROM: pode ser apagada (UV, 15 min) e programada várias vezes





### Memórias só de leitura

#### EEPROM

- Apaga-se eletricamente (milissegundos)
- Pode apagar-se apenas um byte
- Durabilidade (aprox. 10⁵ ciclos de apagamento/escrita)

#### Flash ROM

- Apaga-se eletricamente (milissegundos)
- Só se apaga uma zona de cada vez (centenas de bytes)
- Durabilidade (aprox. 10<sup>6</sup> ciclos de apagamento/escrita)

#### Memórias de leitura e escrita

- SRAM (RAM estática):
  - Perde o conteúdo quando deixa de ser alimentada
  - Cara: célula de memória é um flip-flop
- DRAM (RAM dinâmica):
  - Perde o conteúdo mesmo estando alimentada
  - Barata: célula de memória é um condensador
  - Obriga a utilizar um controlador de memória especial
- NVRAM: Não volátil é uma SRAM com pilha interna...

# Memórias - aplicação

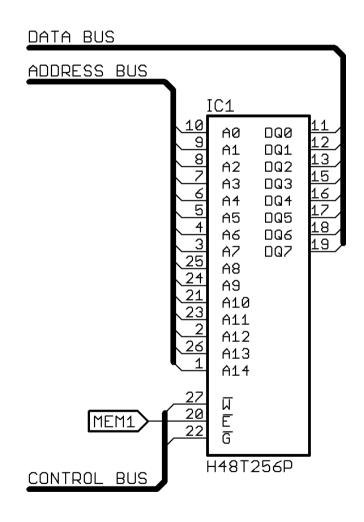
- Em microprocessadores
  - Programas:Flash ROM e DRAM
  - Dados:DRAM e EEPROM
  - Cache:SRAM (rápida)

- Em microcontroladores
  - Programas:Flash ROM
  - Dados:SRAM e EEPROM

A seguir: acesso paralelo e série

## Acesso paralelo

- Barramentos
  - Endereços (unidirecional)
  - Dados (bidirecional)
- Sinais de controlo:
  - Chip Select
  - Read
  - Write
- Muitos pinos...

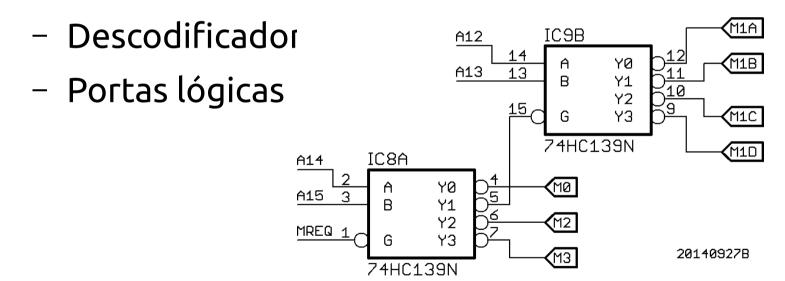


## Acesso paralelo

DATA BUS Barramentos ADDRESS BUS Partilhados IC2 00 Α0 Α0 (saídas 3st) 12 01 A1 DQ1 **A1** 13 02 **A**2 DQ2 **A2** 15 A3 DQ3 03 • Sinais de controlo: **A3** 16 04 **A4** DQ4 **A4** 17 A5 A5 05 005 18 06 A6 DQ6 Aб Partilhados: RD, WR A7 Α2 007 25 Α8 **A8** Α9 Α9 • Individuais e A10 A10 A11 A11 mutuamente A12 A12 A13 exclusivos: CS MEM2 CE A14 Œ PGM UPP MEM1 27C64 GND H48T256P CONTROL BUS

## Acesso paralelo

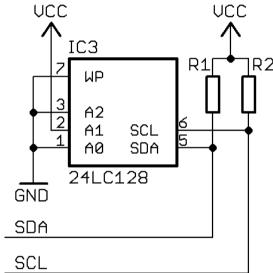
- Necessita de um descodificador de endereços autónomo
- Circuito combinacional



### Acesso série

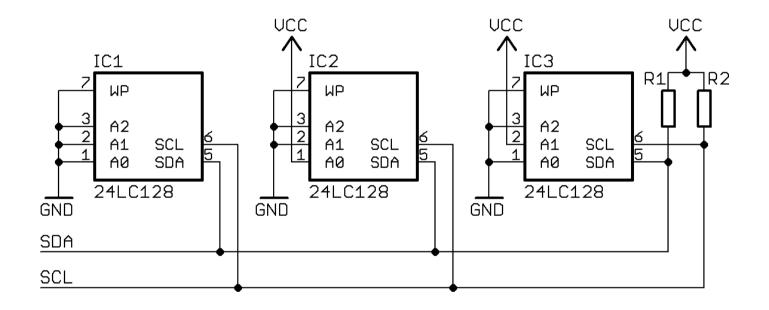
- Poucos pinos...
  - Uma ou duas linhas de dados
  - Clock
  - Enable
- Barramentos:
  - SPI
  - **12C**





#### Acesso série

Maioria dos sinais são comuns



# Dúvidas

