



CCA – COMPETENCE CENTRE

HTL Anichstraße

DIC-serial_crypto

Fabio Plunser

14. April 2021



ZephyrTM

Inhaltsverzeichnis

1	Information	1
2	Aufgabenstellung	1
2.1	Aufgaben und Eigenschaften des Krypto Prozessors	1
3	Theorie und Vorwissen	3
3.1	Zephyr	3
3.1.1	west	3
3.1.1.1	West als Repo Verwalter	3
3.1.1.2	West als Compiler	4
3.1.2	ninja	4
3.1.3	KConfig	4
3.1.4	Device Tree	5
3.1.5	Tinycrypt	6
3.2	Linux Pseudoterminal	6
3.3	Threads	6
3.4	Message-Queue	7
4	Programm Umsetzung	8
4.1	Blockschaltbild	8
4.2	Projekt Konfiguration	9
4.3	Initialisierung	9
4.3.1	Message-Queue	9
4.3.2	UART_0	10
4.3.3	Verschlüsselung	11
4.3.4	Threads	12
4.4	UART-IN-Thread	12
4.5	UART-Out-Thread	14
4.6	Processing Thread	15
4.6.1	Entschlüsselung	16
4.7	Test-Ausführung	17

Abbildungsverzeichnis

1	Statemachine	1
2	Process-Threads	6
3	Message-Queue-Darstellung	7
4	Blockschaltbild	8
5	Test00-01	17
6	Test02	17
7	Test03	17

8	Test04	18
9	Test05	19

Code

1	West Beispiel	3
2	west.yaml	3
3	West Beispiel	5
4	prj.conf	9
5	Message-Queue-Initialisierung	9
6	UART-Initialisierung	10
7	UART-Initialisierung	11
8	UART-Initialisierung	12
9	Statemachine-Enumerations	12
10	UART-IN-Thread	12
11	Statemachine	13
12	uart_message-struct label	14
13	UART-OUT-Thread	14
14	Processing-Thread	15
15	UART-Initialisierung	16

1 Information

Vielen dank an David Reiser, der mir sein Makefile zur Verfügung gestellt hat.

Weiterhin kann das komplette Projekt in folgender GITHUB Repository nachvollzogen werden:
<https://github.com/FabioPlunser/DIC-Lezuo/>

2 Aufgabenstellung

Die Aufgabe ist es, im echtzeit Betriebssystem Zephyr einen Krypto Prozessor zu programmieren, der einen Verschlüsselten Text erhält und mit AES-128 cbc entschlüsselt. Der Prozessor wird mit dem **nativ_posix-Board** programmiert. Dieses kann in eine normal ausführbare Datei kompiliert werden, die man auf einem Linux System ausführen kann. Somit wird ein Mikronroller Board emuliert.

2.1 Aufgaben und Eigenschaften des Krypto Prozessors

Der Krypto Prozessor soll in 4 Threads, **main**, **uart-in**, **uart-out**, **processing** aufgeteilt werden. Weiterhin soll die vorgegebene Statemachine und UART Protokoll implementiert werden. Die Statemachine gibt vor in wann das Programm was machen soll.

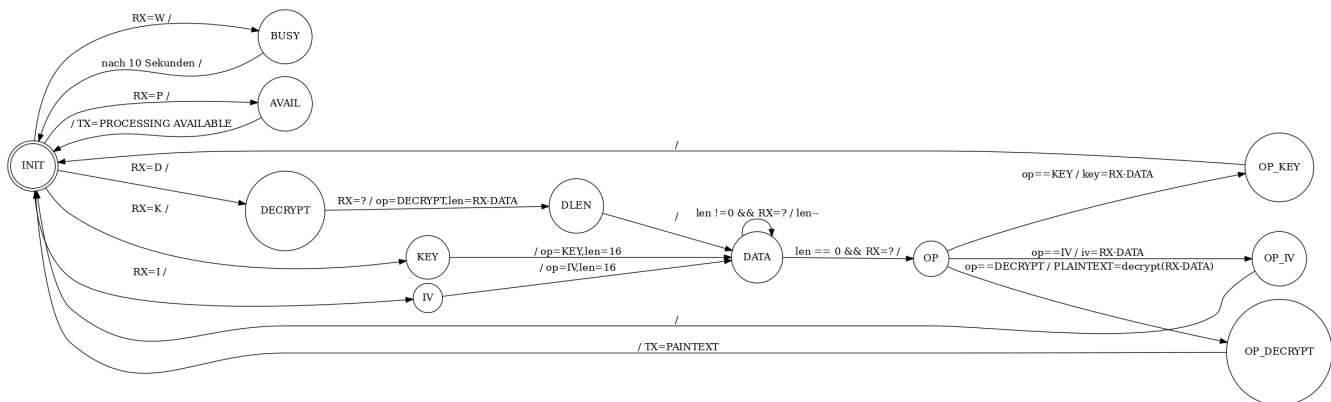


Abbildung 1: Statemachine

Weiterhin wurde ein UART Protokoll vorgegeben:

- alive: Wenn ein ' ' empfangen wird, soll sofort ein ' ' zurückgeschickt werden.
- avail: Wenn ein 'P' empfangen wird, soll vom processing-thread „PROCESSING AVAI“ zurückgeschickt werden.
- key: Wenn ein 'K' empfangen wird, folgen 16 Byte Des AES-128 Schlüssel, dieser empfangene Schlüssel wird in den Kryptoprozessor geladen.
- iv: Wenn ein 'I' empfangen wird, folgen 16 Byte des AES-128 IV, , dieser empfangene IV wird in den Kryptoprozessor geladen.

- Decrypt: Wenn ein 'D' empfangen wird, gefolgt von der Länge des Ciphertextes, gefolgt vom Ciphertext, wird dieser Ciphertext mit dem entsprechenden Key und IV mit AES128-CBC entschlüsselt und als Plaintext an der UART ausgegeben. Wenn der Ciphertext nicht durch 16 Teilbar ist, soll eine Fehlermeldung „XERROR“ zurückgesendet werden.

Das Programm soll alle Tests der vorgegebenen test.py Datei erfolgreich absolvieren. Die Tests, testen ob die Statemachine korrekt implementiert wurde und besteht aus folgende Test:

- Test0: Testung der UART Verbindung, indem ein ' ' Punkt an den Prozessor geschickt wird.
- Test1: Testung der availability, indem ein 'P' an den Prozessor geschickt wird.
- Test2: Testung ob der Processor korrekt blockiert
- Test3: Testung ob ein Error vom Prozessor zurückgeschickt wird, wenn ein absichtlich nicht funktionierender Ciphertext an den Prozessor geschickt wird, da dieser nicht durch 16 Teilbar ist.
- Test4: Testung ob die standard Konfiguration der Entschlüsselt korrekt ist.
- Test5: Testung ob ein anderer Key und IV von dem Prozessor übernommen wird.

3 Theorie und Vorwissen

3.1 Zephyr

Zephyr ist ein Open-Source-Echtzeitbetriebssystem welches von der Linux Foundation.¹ Ein Echtzeitbetriebssystem, real-time operating system **RTOS** ist ein Betriebssystem, das Echtzeit-Anforderungen erfüllen kann. Das bedeutet, dass Anfragen eines Anwendungsprogramms innerhalb einer Voraus bestimmbaren Zeit gesichert verarbeitet werden.²

Zephyr wurde mit dem Getting-Started-GUID Linux Subsystem von Windows installiert. Um ein Zephyr Projekt zu kompilieren wird Zephyr eigenes **West**³ verwendet.

West ist ein Kompilierungs-Tool von Zephyr. Es verwendet Ninja und CMake um das Projekt zu kompilieren. West wird folgendermaßen verwendet, um ein Projekt zu kompilieren:

```
1 west build -p auto -b nativ_posix_64
```

Listing 1: West Beispiel

3.1.1 west

3.1.1.1 West als Repo Verwalter

West ist ein Command-line tool von Zephyr. Es wird unabhängig von Zephyr installiert und wird zur Kompilierung und Flashen verwendet. Das Problem das bei solchen Projekten entsteht ist, dass es sich aus mehreren GIT Repositories mit unterschiedlichen Versionen zusammen setzen kann, somit muss dafür gesorgt werden, dass alle GIT Repositories, mit der korrekter Version im korrekten pfad sich befinden. Diese werden im sogenannten *west manifest* **west.yaml** festgelegt.⁴

```
1 manifest:
2 defaults:
3   remote: upstream
4
5 remotes:
6   - name: upstream
7     url-base: https://github.com/zephyrproject-rtos
8
9 #
10 # Please add items below based on alphabetical order
11 projects:
12   - name: cmsis
13     revision: c3bd2094f92d574377f7af2aec147ae181aa5f8e
14     repo-path: mcuboot
15     path: modules/tee/tfm-mcuboot
16     revision: 1.7.0-rc1
17 ...
```

¹Quelle: [https://de.wikipedia.org/wiki/Zephyr_\(Betriebssystem\)](https://de.wikipedia.org/wiki/Zephyr_(Betriebssystem))

²Quelle: <https://de.wikipedia.org/wiki/Echtzeitbetriebssystem>

³<https://docs.zephyrproject.org/2.4.0/guides/west/index.html>

⁴<https://docs.zephyrproject.org/latest/guides/west/index.html>

```
18 self:
19   path: zephyr
20   west-commands: scripts/west-commands.yml
21
```

Listing 2: west.yaml

Um einen Ordner zu initialisieren wird **west init** und zum downloaden der Daten **west update** verwendet.⁵

3.1.1.2 West als Compiler

West ist der Haupt-Compiler von Zephyr, west ruft cmake, ninja oder make im Hintergrund auf um erfolgreich zu Kompilieren. Im Hintergrund wird hauptsächlich ninja verwendet.⁶

3.1.2 ninja

Ninja ist ein kleines build System mit Fokus auf Geschwindigkeit. Es wird in assembler geschrieben und ist so designend, dass die Input files von einem höheren Build-System erstellt werden (west) und das es so schnell wie möglich buildet.

3.1.3 KConfig

Kernel Configuration File⁷ ist die **prj.conf** Datei in einem Zephyr Projekt. In diesem werden bestimmte Konfigurationen, Funktionen und „Geräte“, wie z.b. *CONFIG_SERIAL=y* aktiviert.

⁵<https://github.com/zephyrproject-rtos/west>

⁶<https://docs.zephyrproject.org/latest/application/index.html?highlight=ninja>

⁷<https://docs.zephyrproject.org/latest/application/index.html?#application-kconfig>

3.1.4 Device Tree

Der Device Tree⁸ ist in einem Zephyr Projekt eine Datei mit der Endung `.dts` dort stehen alle für das ausgewählte Board verfügbare Geräte drinnen. Im Fall des `nativ_posix_64` sieht dieses folgendermaßen aus.

```

1  /dts-v1/;
2
3  / {
4      #address-cells = < 0x1 >;
5      #size-cells = < 0x1 >;
6      model = "Native POSIX Board";
7      compatible = "zephyr,posix";
8      chosen {
9          zephyr,console = &uart0;
10         zephyr,shell-uart = &uart0;
11         zephyr,uart-mcumgr = &uart0;
12         zephyr,flash = &flash0;
13         zephyr,entropy = &rng;
14         zephyr,flash-controller = &flashcontroller0;
15         zephyr,ec-host-interface = &hcp;
16     };
17     aliases {
18         eeeprom-0 = &eeeprom0;
19         i2c-0 = &i2c0;
20         spi-0 = &spi0;
21         led0 = &led0;
22     };
23     leds {
24         compatible = "gpio-leds";
25         led0: led_0 {
26             gpios = < &gpio0 0x0 0x0 >;
27             label = "Green LED";
28         };
29     };
30
31     ...
32
33 };
34 uart0: uart {
35     status = "okay";
36     compatible = "zephyr,native-posix-uart";
37     label = "UART_0";
38     current-speed = < 0x0 >;
39 };
40
41 ...
42
43 };

```

Listing 3: West Beispiel

⁸<https://docs.zephyrproject.org/latest/guides/dts/intro.html>
<https://docs.zephyrproject.org/latest/reference/devicetree/index.html#devicetree>

3.1.5 Tinycrypt

Die TinyCrypt-Bibliothek bietet eine Implementierung für eingeschränkte Geräte von minimalen Standard-Kryptographie-Grundelementen. Die Bibliothek ist von Intel⁹ und wurde in Zephyr mit der implementiert.¹⁰ Innerhalb von Zephyr können die eigenen Crypto API Befehle oder die direkten TinyCrypt Befehle verwendet werden.

3.2 Linux Pseudoterminal

Ein Pseudoterminal ist ein Dienst der eine bidirektionale Pipe, aufbaut. Sie werden verwendet um ein physisches Terminal zu emulieren. Im Fall von Zephyr mit dem `nativ_posix` Board wird ein Pseudoterminal verwendet um mit dem Board zu kommunizieren. Der Pfad dieses Terminals ist `/dev/pts/`.

3.3 Threads

Innerhalb eines Betriebssystems werden Applikationen und Abläufe als Prozesse realisiert. Prozesse werden vom Scheduler verwaltet. Um nun die Abarbeitung dieser Prozesse zu beschleunigen, besteht ein Prozess aus mehreren parallel laufenden Threads. Diese Threads beinhalten einen Teil des Prozesses, dadurch können große Probleme bestehen. Es muss sichergestellt werden, dass Threads nie auf die gleichen Variablen/Ressourcen zugreifen, da ansonsten Race-Conditions entstehen.

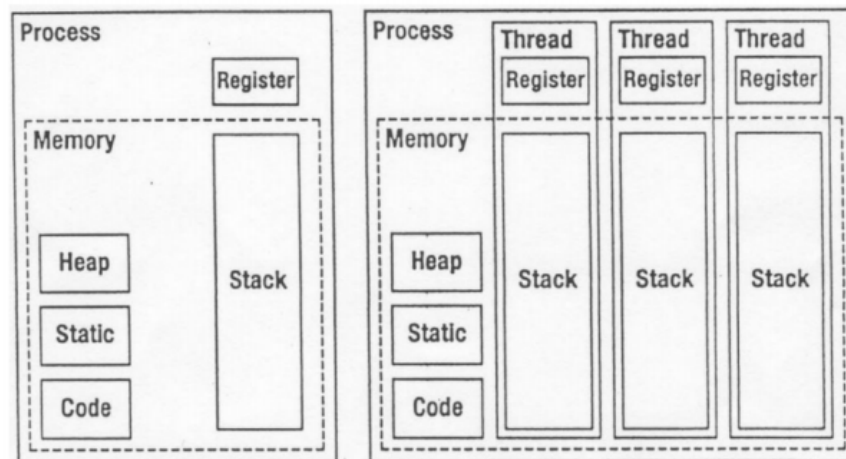


Abbildung 2: Process-Threads

⁹<https://github.com/intel/tinycrypt>

¹⁰<https://docs.zephyrproject.org/2.3.0/guides/crypto/tinycrypt.html?highlight=tinycrypt>

3.4 Message-Queue

Eine Message-Queue ist ein besonderer Buffer, ein FIFO-Buffer (First-In-First-Out-Buffer). Das bedeutet, es werden Nachrichten in einer Reihe in den Buffer geschrieben und es kann nur die erste Nachricht in der Reihe herausgenommen werden, dabei wird diese Nachricht im Buffer gelöscht und die nächste Nachricht rückt nach. Solche Message-Queues werden verwendet, um zwischen Threads die Daten korrekt auszutauschen. Da eine Nachricht beim Auslesen gelöscht wird, können nicht mehrere Threads gleichzeitig auf die Nachricht zugreifen.

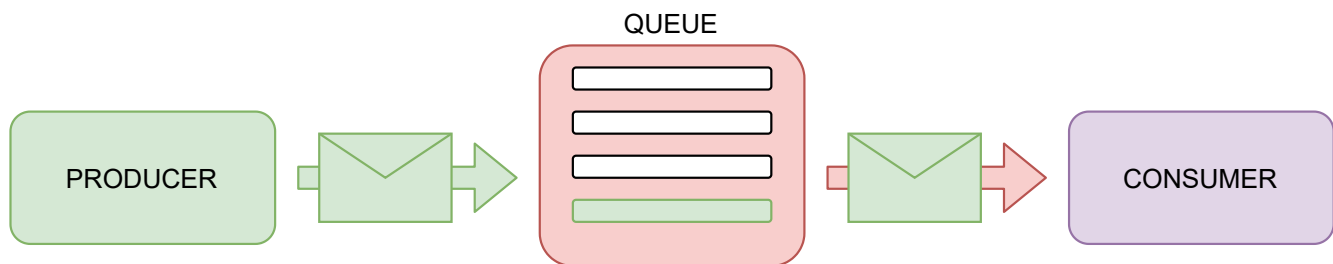


Abbildung 3: Message-Queue-Darstellung

4 Programm Umsetzung

Das Programm wurde wie angegeben in 4 Threads eingeteilt.

- Main-Thread
 - Initialisierung der anderen Threads
 - UART und Crypto Device Initialisierung
 - Validate Hardware Compatibility
 - alle 5 Sekunden ein Lebenszeichen von sich geben.
- UART-IN-Thread
 - Einlesen der UART
 - Statemachine Implementierung
- UART-OUT-Thread
 - Ausgabe der in die Queue geschriebenen Messages
- PROCESS-Thread
 - Verwaltung der Entschlüsselung

4.1 Blockschaftbild

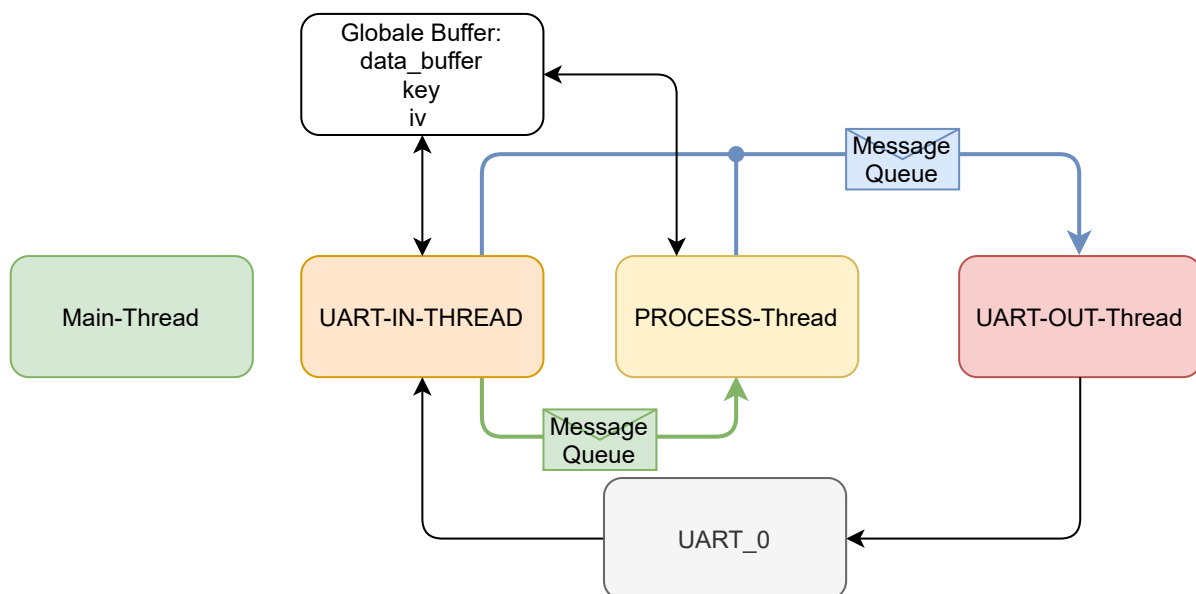


Abbildung 4: Blockschaftbild

4.2 Projekt Konfiguration

Sodass, das `nativ_posix` Board die benötigten Geräte verwenden kann müssen dieser in der `prj.conf` Datei aktivieren werden.

```
1 #Configure Serial-Connection
2 CONFIG_SERIAL=y
3 CONFIG_UART_NATIVE_POSIX=y
4 CONFIG_NATIVE_UART_0_ON_OWN_PTY=y
5
6 #Crypto
7 CONFIG_TINYCRYPT=y
8 CONFIG_TINYCRYPT_AES=y
9 CONFIG_TINYCRYPT_AES_CBC=y
10 CONFIG_CRYPT=y
11 CONFIG_CRYPT_TINYCRYPT_SHIM=y
```

Listing 4: `prj.conf`

4.3 Initialisierung

Es müssen:

- Message-Queue
- UART_0
- Verschlüsselung
- Threads

initialisiert werden.

4.3.1 Message-Queue

Wie in der Zephyr Dokumentation¹¹ beschrieben wird, kann eine Message-Queue mit einem Macro initialisiert werden. Für den Kryptoprozessor werden zwei Message-Queues verwendet, eine um die Nachrichten an der UART auszugeben und eine weitere um Befehle an den Process-Thread weiterzugeben.

```
1 K_MSGQ_DEFINE(uart_queue, sizeof(struct uart_message *), q_max_msgs, q_align);
2 K_MSGQ_DEFINE(crypto_queue, sizeof(char* ), q_max_msgs, q_align);
```

Listing 5: Message-Queue-Initialisierung

¹¹https://docs.zephyrproject.org/2.3.0/reference/kernel/data_passing/message_queues.html?highlight=queue

4.3.2 UART_0

Um die UART verwenden zu können muss zuerst ein Device „erstellt“ werden. Dieses Gerät muss dann zur richtigen UART_0 *gebunden*/verbunden werden. Danach kann die UART wie in der Dokumentation¹² beschrieben konfiguriert werden. Da die UART in diesem Fall nur mit Pseudo-Terminal verwendet wird, ist die Konfiguration der Baudrate etc. nicht notwendig.

```
1  const struct device * uart_dev;  
2  uart_dev = device_get_binding(UART_NAME);  
3  if(!uart_dev){  
4      printk("UART-binding-error\n");  
5  }  
6  const struct uart_config uart_cfg = {  
7      .baudrate = 115200,  
8      .parity = UART_CFG_PARITY_NONE,  
9      .stop_bits = UART_CFG_STOP_BITS_1,  
10     .data_bits = UART_CFG_DATA_BITS_8,  
11     .flow_ctrl = UART_CFG_FLOW_CTRL_NONE  
12 };  
13  
14 if(!uart_configure(uart_dev, &uart_cfg)){  
15     printk("UART-config-error\n");  
16 }
```

Listing 6: UART-Initialisierung

¹²<https://docs.zephyrproject.org/2.3.0/reference/peripherals/uart.html>

4.3.3 Verschlüsselung

Die Initialisierung der Verschlüsselung bzw. des Crypto Device funktioniert sehr ähnlich wie bei der UART. Nur statt eine eigenen Konfiguration wird eine Validate_Hardware_Funktion verwendet um zu Überprüfen wie das Crypto Device verwendet werden kann. Diese Funktion wurde vom CBC Beispiel von Zephyr kopiert.

```
1  const struct device * crypto_dev;
2  static uint32_t cap_flags;
3
4  //bind crypto
5  crypto_dev = device_get_binding(CRYPTO_DRV_NAME);
6  if (!crypto_dev) {
7      printk("Crypto-binding-error\n");
8      return;
9  }
10 //validate hardware for crypto device
11 validate_hw_compatibility();
12
13
14 int validate_hw_compatibility()
15 {
16     uint32_t flags = 0U;
17     flags = cipher_query_hwcaps(crypto_dev);
18     if ((flags & CAP_RAW_KEY) == 0U) {
19         printk("Please provision the key separately "
20             "as the module doesnt support a raw key\n");
21         return -1;
22     }
23
24     if ((flags & CAP_SYNC_OPS) == 0U) {
25         printk("The app assumes sync semantics. "
26             "Please rewrite the app accordingly before proceeding\n");
27         return -1;
28     }
29
30     if ((flags & CAP_SEPARATE_IO_BUFS) == 0U) {
31         printk("The app assumes distinct IO buffers. "
32             "Please rewrite the app accordingly before proceeding\n");
33         return -1;
34     }
35     cap_flags = CAP_RAW_KEY | CAP_SYNC_OPS | CAP_SEPARATE_IO_BUFS;
36     return 0;
37 }
```

Listing 7: UART-Initialisierung

4.3.4 Threads

Die Threads werden innerhalb des Main-Thread initialisiert. Dabei sind die Threads in einem Array und werden nacheinander gestartet.

```
1 pthread_t thread_id[Number_of_threads];
2 init_threads(thread_id);
3
4 void init_threads(pthread_t* thread_id)
5 {
6     //init threads
7     int i, thread_ok;
8     void*(*threads[]) (void*) = {uart_in_thread, uart_out_thread,
9         process_thread};
10    for(i=0; i<Number_of_threads; i++)
11    {
12        thread_ok = pthread_create(&thread_id[i], NULL, threads[i], NULL);
13        if(thread_ok != 0)
14        {
15            printk("Thred creation Error\n");
16        }
17    }
```

Listing 8: UART-Initialisierung

4.4 UART-IN-Thread

Im UART-IN-Thread ist die Statemachine implementiert. Somit steuert dieser Thread alle Vorgänge im Prozessor. Die States werden mittels einer Switch-Case abgefragt und gesetzt. Um die States übersichtlich zu setzen wurde eine Enumeration verwendet.

```
1 enum state{ INIT, ALIVE, AVAIL, KEY, IV, DECRYPT, DLEN, DATA,
2     SELECT_OPERATION};
3 enum op{OP_KEY, OP_IV, OP_DECRYPT};
```

Listing 9: Statemachine-Enumerations

```
1 void* uart_in_thread(void * x){
2     state_machine();
3     return x;
4 }
```

Listing 10: UART-IN-Thread

```

1 void state_machine()
2 {
3     uint8_t i = 0;
4     uint8_t uart_in;
5     uint8_t* data_buffer = "";
6     printk("In State Machine\n");
7     while(1)
8     {
9         switch(st_state){
10             case INIT:
11                 if(!uart_poll_in(uart_dev, &uart_in)){
12                     switch(uart_in){
13                         case 'w':
14                         case 'W':
15                             put_message_in_crypto_queue("W\n");
16                             break;
17                         ...
18                     }
19                     break;
20                     ...
21                     Pseudo-Code
22                     case DECRYPT
23                     //set busy flag, set op=OP_KEY, goto DLEN
24                     case IV
25                     //allocate data_buffer, set op=OP_IV, goto DATA
26                     case KEY
27                     //allocate data_buffer, set op=OP_KEY, goto DATA
28                     case DLEN
29                     //allocate data_buffer for data + iv, copy iv into buffer, move
30                     //pointer from buffer where data should start, goto data
31                     CASE DATA
32                     //get data from uart and put it into data_buffer, goto
33                     SELECT_OPERATION
34                     case SELECT_OPERATION:
35                         switch(operation)
36                         {
37                             case OP_KEY:
38                                 //copy key from data_buffer into global key variable,
39                                 goto state = INIT
40                             case OP_IV:
41                                 //copy iv from data_buffer into global iv variable, goto
42                                 state = INIT
43                             case OP_DECRYPT
44                                 //reset pointer from data_buffer, copy data_buffer into
45                                 a global buffer, goto state = INIT
46                         }
47                     }
48                 }
49             }
50         }
51     }
52 }

```

Listing 11: Statemachine

4.5 UART-Out-Thread

Der UART-OUT-Thread sendet die Daten, die in der UART-Message-Queue stehen. Da die Daten für die finalen Tests teilweise mit Nullterminierung geschickt werden müssen wurde für die UART-Message-Queue ein Struct erstellt um die länge der Message festzulegen, da *strlen()* nur bis zur Nullterminierung zählt.

```

1 struct uart_message{
2     unsigned char* message;
3     uint32_t len;
4 };

```

Listing 12: uart_message-struct label

```

1 //put string into uart queue
2 int put_message_in_uart_queue(unsigned char* str, uint32_t len)
3 {
4     static struct uart_message message;
5     message.message = str;
6     message.len = len;
7     struct uart_message * message_pointer = &message;
8
9     if(k_msgq_put(&uart_queue, &message_pointer, K_FOREVER)!=0){
10         printk("Couldn't put message in queue!!\n");
11     }
12     return 0;
13 }
14 //send uart messages from queue
15 void* uart_out_thread(void * x)
16 {
17     int i=0;
18     uint32_t len;
19     struct uart_message * message;
20     unsigned char* message_temp;
21     while(1)
22     {
23         if(!k_msgq_get(&uart_queue, &message, K_NO_WAIT)) {
24             len = message->len;
25             message_temp = message->message;
26             while(i < len)
27             {
28                 uart_poll_out(uart_dev, message_temp[i++]);
29             }
30             i = 0;
31         }
32     }
33     return x;
34 }

```

Listing 13: UART-OUT-Thread

4.6 Processing Thread

Der Processing-Thread startet die Entschlüsselung und verwaltet, wie in der Angabe beschrieben, das Senden vom "Processing-Available" und Blocken des Threads.

```
1 void * process_thread(void * x)
2 {
3     unsigned char* message;
4     while(1)
5     {
6         if(!k_msgq_get(&crypto_queue, &message, K_NO_WAIT)) {
7
8             switch (message[0])
9             {
10                case 'D':
11                    printk("Process_thread: Decrypting\n");
12                    printk("Ciphertext: %02X\n", cbc_buffer);
13                    processing_busy = true;
14                    if(cbc_mode())
15                    {
16                        format_plaintext_for_comparison(out_buffer);
17                    }
18                    processing_busy = false;
19                    break;
20                case 'P':
21                    if(processing_busy == false){
22                        put_message_in_uart_queue("PROCESSING AVAILABLE\n", strlen("
23                            PROCESSING AVAILABLE\n"));
24                    }
25                    break;
26                case 'W':
27                    processing_busy = true;
28                    sleep(10);
29                    processing_busy = false;
30                    break;
31
32                default:
33                    break;
34            }
35        }
36    }
37    return x;
38 }
```

Listing 14: Processing-Thread

4.6.1 Entschlüsselung

Für die Entschlüsselung sind standard IV und Key und ein Input und Output Buffer nötig. Diese werden global und in der Statemachine entsprechend der Angabe gesetzt.

```

1 //set default ciphertext BBBBBBBBBBBBBBBB
2 static uint8_t iv[AES_IV_LEN] ={
3     0x42,0x42,0x42,0x42,
4     0x42,0x42,0x42,0x42,
5     0x42,0x42,0x42,0x42,
6     0x42,0x42,0x42,0x42,
7 };
8 //set default key, with care so that iv and key are not overwriting each
   other
9 uint8_t* key = iv;
10 static uint8_t* cbc_buffer;
11 static uint8_t* out_buffer;
12
13 int cbc_mode()
14 {
15     uint32_t in_buffer_len = len + AES_IV_LEN;
16     uint32_t out_buffer_len = len;
17     out_buffer = malloc(out_buffer_len);
18     struct cipher_ctx ini = {
19         .keylen = AES_KEY_LEN,
20         .key.bit_stream = key,
21         .flags = cap_flags,
22     };
23     struct cipher_pkt decrypt = {
24         .in_buf = cbc_buffer,
25         .in_len = in_buffer_len,
26         .out_buf = out_buffer,
27         .out_buf_max = out_buffer_len,
28     };
29     if(cipher_begin_session(crypto_dev, &ini, CRYPTO_CIPHER_ALGO_AES,
30         CRYPTO_CIPHER_MODE_CBC, CRYPTO_CIPHER_OP_DECRYPT)){
31         cipher_free_session(crypto_dev, &ini); put_message_in_uart_queue("XERROR
32         \n", strlen("XERROR\n")); return 0;
33     }
34     if (cipher_cbc_op(&ini, &decrypt, cbc_buffer)) {
35         cipher_free_session(crypto_dev, &ini); put_message_in_uart_queue("XERROR
36         \n", strlen("XERROR\n")); return 0;
37     }
38     cipher_free_session(crypto_dev, &ini);
39     return 1;
40 }

```

Listing 15: UART-Initialisierung


```
Buffer 0x4000bb80
Keylen: 16, keybitstream: BBBBBBBBBBBBBBBB@+QeDU , flags 50
Plaintext: Schoene Crypto Welt
Putting into uart-queue: D Schoene Crypto Welt
Message in queue: D Schoene Crypto Welt
State Machine UART_IN: X
Main-Thread is alive
State Machine UART_IN: K
DATA
Data: 0x41
Data: 0x41
Data: 0x41
Data: 0x41
```

ok

Page 18 of 19

Abbildung 9: Test05