

# Exercício 06

## Nome do aluno:

Fabio Volkmann Coelho

## Objetivo

Consolidar o aprendizado da linguagem Assembly RISC-V e compreender como as instruções de desvio condicional são executadas.

## Instruções

1. Abra o simulador de linguagem RISC-V.
2. No editor de texto do simulador, transcreva o código abaixo:

```
# -----  
# Exercício 06 - Versão RISC-V  
# Trecho em C: for (i = 0; i < 3; i++) j++;  
# -----  
  
        .text  
main:  
    addi s0, zero, 0    # i = 0  
Loop:  
    slti t0, s0, 3      # se i < 3 então t0 = 1, senão t0 = 0  
    beq  t0, zero, Exit  # se t0 == 0, pula para Exit  
    addi s1, s1, 1      # j++  
    addi s0, s0, 1      # i++  
    j     Loop          # volta para o início do laço  
Exit:  
    nop                # fim do programa
```

## Montagem e Execução

Clique no botão **Assemble** para montar o programa.

Faça a execução passo-a-passo do programa e, a cada instrução, preencha a tabela abaixo cada vez que o valor de um registrador ou posição da memória de dados for modificado.

file:///home/fabio/PycharmProjects/Mestrado/Arquitetura de Computadores/RARs/tutorial-rars-main/exercicio6.html

Antes da execução da instrução		Depois da execução da instrução		
0x00400008	beq t0, zero, Exit			
0x0040000C	addi s1, s1, 1		0x00000001	
0x00400010	addi s0, s0, 1		0x00000001	0x00000001
0x00400014	j Loop			
0x00400004	slti t0, s0, 3	0x00000001		
0x00400008	beq t0, zero, Exit			
0x0040000C	addi s1, s1, 1		0x00000002	
0x00400010	addi s0, s0, 1		0x00000002	0x00000002
0x00400014	j Loop			
0x00400004	slti t0, s0, 3	0x00000001		
0x00400008	beq t0, zero, Exit			
0x0040000C	addi s1, s1, 1		0x00000003	
0x00400010	addi s0, s0, 1		0x00000003	0x00000003
0x00400014	j Loop			
0x00400004	slti t0, s0, 3	0x00000000		
0x00400018	nop			

**OBS:** Salve o PDF em formato A2 e Paisagem para garantir que todas as informações da página fiquem visíveis

Adicionar linha      Salvar como PDF

Se desejar reiniciar o programa, clique no botão **Reset**.

[← Voltar ao tutorial](#)