ORDINAMENTO

Input: A[1] A[2] ... A[n]
P1 P2 Ph

OUTPUT: cont(P4) < cont(P2) < < cont(Pn)

Diamo un algoritmo test/swap obliovius

elescritto da una sorting hetwork

3

ODD/EVEN sorting network

Esempio con 6 elementi da orolinare: confrontatori pari ACIJ A[4] ACTI A [4] ALGI A C6] Confrontatori olispari

Per la correttezza di ODD/EVEN usiamo il principio 0/1 (knuth '72)

Partiamo dall'esempio

Osservazione
Nel mostro caso ogni 1 deve scendere
di n-e=j (#dizeri) posizioni

Esempio: N-e=2

1º 1 dal basso

2º 1 dal basso

3º 1 dal basso

4º 1 obl basso

Tempo 2 + 1 s ritardo 2 + 2 2 + 3 2 + 4 7 # di uni nell'input

Regola: l'iesemo uno dal basso ie impiega (*) n-e +i passi per posizionarsi correttamente (*) in generale è un "al più" n-e+i passi Dato che ise s'ottiene:

M-e+e=n passi (*) al più n passi

D n passi ol odd/even sono necessari
e sufficienti

Implementazione con codice:

- Sequenziale $T(n) = O(n^2)$

- Parallelo: Haberman 172

n passi paralleli o Round di

Comparatori me implementati con MINMAX (K, K+1)

for i=1 To n

for K E f 2t - (i%2) | 1 ≤ t ≤ ½ 3

Par do

HINMAX (K, K+1)

Tempo: n*4 = O(n)ROUND HINMAX in parallelo

Efficienza: Whogh >0

Osservazione:

Per n processori in un array lineare l'ordin. vuole tempo: $\Delta \left(\frac{N}{2B} \right)$

Riduzione dei proassori.

1º STEP.: ogni processore si prenole 1/p
dati e li ordina
Tempo: 0 (1/p log 1/p)

Algoritmo: MERGE-SPLIT

- · la primitiva merge-split avviene tra blue processori contigui:
 - il processore di sin. spedisce & dati ordinati
 al proc. di des.
 - il processore di des. riceve e fonde in i nuovi up dati con i suoi up dati (ordinati) (MERGE) O(Wp)

- il processore di des Invia i dati più piccoli

(Mp) al processore di sin

(SPLIT)

Ogni singola primitiva merge-split Viene Vipetuta per P ROUND

E ODD-EVEN dove MINMAX & SOSTITUITO COU 12 primit. HERGE-SPLIT

Denominatore di E: P (1/2 log 1/2 + ") =

= 1 log 1/2 + 11 + P

scegliamo P = logh

Efficienza: n logn -> C + 0

OSSERVAZIONE: il tempo è rimasto O(n)

Go si spiega in quanto la rioluzione dei processori agisce sul diametro e non sull'ampiezza di bisezione: B = 1

1

Architetture

Utilizzate per i supercomputer MESH

array biolèmensionale ovuero griglia di processari

Architettura MESH

n processori

Se n non é un quadrate perfetto. ([Wn]+1)2 < 2n per 47,6 Parametri di rete. · P= 4 . S = 2 Nn · B~ Nn se Nn & dispari se Nin è pari

Lower bound per: - MAX - D (Nn) - ORDINAMENTO A(Nh) AFFRONTIANO IL PRIMO PROBLEMA: i dea immediata usiamo la mesh come array lineare

ohi U processori Ma si ottieno

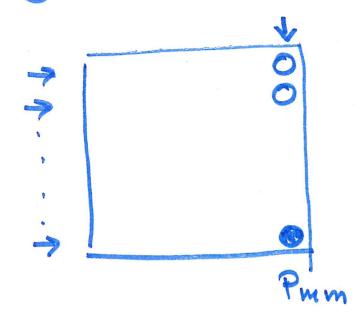
L(n) per il

Tempo di

Soluzione di KAX

contro L(Nn)

Algoritmo RIGHE-COLONNA per MAX



ogni viga e vista come un array lineare di No proces.

l'ultima colomna é un altro array lineare di vu proces.

CODICE

Q Vn [HAX (Pix, Piz, ..., Pim)

HAX (Pm, Pem, ..., Pmm)

= O(VII)

Efficienza: operismo una viduzione dei processori - ogni processore calcola il max Tra 1/2 olaTi Tempo O (%) - Si attiva l'algoritme di prima sulla grighia NPXNP タナ= お+が Tempo O (VP) Denom. di E. = P(\$+1p) = h+p1/3/2

Se fosse n avrei :
$$E = \frac{M}{n} \Rightarrow C \neq 0$$

Richieolo (σ scelgo)

 $P^{\frac{3}{2}} = n \Rightarrow P = \sqrt{n^2} = n^{\frac{3}{3}}$

Tempo ToT: $\frac{M}{P} \Rightarrow \sqrt{n^2} = n^{\frac{1}{3}} = \sqrt{n}$
 $\frac{1}{\sqrt{p}} \Rightarrow \sqrt{n^2} = \sqrt{n}$

Lower bound per HESH

 $\sqrt{p} \Rightarrow \sqrt{n^2} = \sqrt{n}$
 $\sqrt{n} \Rightarrow \sqrt{n^2} = \sqrt{n}$
 $\sqrt{n} \Rightarrow \sqrt{n^2} = \sqrt{n}$