

## Instrucciones del Procesador Elemental

INSTRUCCIÓN	PARÁMETRO	DEFINICIÓN
CAN	NÚMERO	CARGA EN EL ACUMULADOR EL NÚMERO QUE SE DA COMO PARÁMETRO
CAR	DIR MEMORIA	CARGA EN ACUMULADOR LO QUE ESTA ALMACENADO EN LA DIRECCIÓN QUE SE DA COMO PARÁMETRO
ALM	DIR MEMORIA	ALMACENA EN DIR MEMORIA LO QUE ESTA EN EL ACUMULADOR
SUM	DIR MEMORIA	SUMA LO QUE SE ENCUENTRA EN EL ACUMULADOR CONTRA EL CONTENIDO DE LA DIRECCIÓN QUE SE DA COMO PARÁMETRO
MUL	DIR MEMORIA	MULTIPLICA LO QUE SE ENCUENTRA EN EL ACUMULADOR CONTRA EL CONTENIDO DE LA DIRECCIÓN QUE SE DA COMO PARÁMETRO
DIV	DIR MEMORIA	DIVIDE LO QUE SE ENCUENTRA EN EL ACUMULADOR CONTRA EL CONTENIDO DE LA DIRECCIÓN QUE SE DA COMO PARÁMETRO
RES	DIR MEMORIA	RESTA LO QUE SE ENCUENTRA EN EL ACUMULADOR CONTRA EL CONTENIDO DE LA DIRECCIÓN QUE SE DA COMO PARÁMETRO
LEA	DIR PERIFERICO	LEE POR PERIFERICO ENTRADA Y DEJA EL CONTENIDO EN ACUMULADOR
ESA	DIR PERIFERICO	MUESTRA POR SALIDA ESTANDARD LO QUE ESTA EN EL ACUMULADOR
JI	NUM. DE INSTRUCCION	SALTA DE FORMA DIRECTA AL NÚMERO DE INSTRUCCIÓN QUE SE ENCUENTRA COMO PARÁMETRO
JN	NO LLEVA PARÁMETRO	EN CASO DE OBTENER UN NUMERO NEGATIVO (SIEMPRE DESPUÉS DE UNA OPERACIÓN MATEMÁTICA), CONTINUA POR EL VERDADERO, EN CASO DE OBTENER CERO O UN NUMERO POSITIVO CONTINUA POR EL FALSO.
JZ	NO LLEVA PARÁMETRO	EN CASO DE OBTENER EL NUMERO CERO (SIEMPRE DESPUÉS DE UNA OPERACIÓN MATEMÁTICA), CONTINUA POR EL VERDADERO, EN CASO DE OBTENER UN NUMERO POSITIVO O NEGATIVO CONTINUA POR EL FALSO.

## Micro Ordenes del Procesador Elemental

Nº Micro Orden	FETCH	Nº Micro Orden	ALM	Nº Micro Orden	CAR
0	LIP	7	LOP	7	LOP
1	ERDIR	8	ERDIR	8	ERDIR
2	LRDIR	9	LRDIR	9	LRDIR
3	VAL	10	LAC	10	VAL
4	LPM	11	VAL	11	LPM
5	ERI	12	EPM	12	ERE1
6	INCIP			13	LRE1
				14	PASS
				15	EAC

N° Micro Orden	SUM	N° Micro Orden	LEA 3000	N° Micro Orden	ESA 6000
7	LOP	7	LOP	7	LOP
8	ERDIR	8	ERDIR	8	ERDIR
9	LRDIR	9	LRDIR	9	LRDIR
10	VAL	10	VAL	10	LAC
11	LPM	11	LPER	11	VAL
12	ERE1	12	ERE1	12	EPER
13	LAC	13	LRE1		
14	ERE2	14	PASS		
15	LRE1	15	EAC		
16	LRE2				
17	SUM				
18	EAC				

N° Micro Orden	JI	N° Micro Orden	CAN
7	LOP	7	LOP
8	EIP	8	ERE1
		9	LRE1
		10	PASS
		11	EAC

N° Micro Orden	MUL	N° Micro Orden	RES	N° Micro Orden	DIV
7	LOP	7	LOP	7	LOP
8	ERDIR	8	ERDIR	8	ERDIR
9	LRDIR	9	LRDIR	9	LRDIR
10	VAL	10	VAL	10	VAL
11	LPM	11	LPM	11	LPM
12	ERE1	12	ERE1	12	ERE1
13	LAC	13	LAC	13	LAC
14	ERE2	14	ERE2	14	ERE2
15	LRE1	15	LRE1	15	LRE1
16	LRE2	16	LRE2	16	LRE2
17	MUL	17	RES	17	DIV
18	EAC	18	EAC	18	EAC

**EN EL PROCESADOR ELEMENTAL SIEMPRE ANTES DE EJECUTARSE UNA INSTRUCCIÓN SE CARGA EN EL PROCESADOR CON EL FETCH**

