

Síntesis de Redes Activas Trabajo Práctico 2

"Amplificador Operacional real: Errores"

PROFESORES:

Dr. Ing. Ferreyra Pablo.

Ing. Reale Cesar.

ALUMNOS:

Dalla Fontana Facundo.

Gonzalez Bruno.

Lafay Justin.

Antonin, Kulyk.

Analisis Teorico	3
Diseño de circuito:	3
• Vo=f(V1,V2)	4
Errores en DC	5
➤ Error de offset por tensión Vos:	5
➤ Error de offset por corrientes de polarización los	5
> Error por RRMC<	6
➤ Error por AD<	7
➤ Error total de DC	7
Errores AC	8
➤ Ancho de banda de plena potencia para Vp=10V	8
➤ Ancho de banda de pequeña señal	8
➤ Tabla de error relativo de módulo y fase	8
Circuito	10
Diagrama esquemático en simulación	10
Análisis para Ri=50	11
Ganancia Vo=f(V1)	11
Característica entrada-salida	11
Análisis Transient	11
Errores en DC	12
Vos - los	12
Ad<	13
Simulación	
Errores en AC - Slew Rate	14
Simulación	
Errores en AC - Diagrama de Bode	
Análisis teórico	15
Simulación	
Errores en AC	17
Simulación	
Comparación	
Análisis para Ri=100K	
Ganancia Vo=f(V1)	
Característica entrada-salida	
Análisis Transient	
Errores en DC	20
Vos - los	20
Simulación	
Ad<	
Simulación	
Errores en AC - Slew Rate	
Simulación	23

Cátedra de Síntesis de Redes Activas : Trabajo Práctico $N^{\circ}2$

Errores en AC - Diagrama de Bode	24
Análisis teórico	
Simulación	
• Errores en AC - Error relativo de módulo y fase	
Simulación	
Comparación	

Analisis Teorico

Diseño de circuito:

Requerimientos:

- → Amplificador Operacional LM741 o LM324
- → Alimentación Vcc = 10V, Vss = -10V
- → Ganancia en banda media A=Vo/V1 y A=Vo/V2 debe ser igual a 30 veces
- → Zin del amplificador no puede alterar o cargar la fuente de señal, es decir, Ri<<Zi1 y Zi2. (al menos 10 veces)
- → Rf≤1MΩ
- → Las fuentes de tensión V1 y V2 son reales y vamos a estudiar dos casos para el valor
- \rightarrow de su resistencia interna Ri: Ri = 50Ω y Ri = 100ΚΩ

Caso Ri = 50Ω :

Buscamos Ri<<Zi1 y Zi2. Definimos : $Z_{i1}=Z_{i2}=R=1K\Omega$. Para obtener una ganancia de 30 veces, por ser un amplificador en configuración inversora, tenemos la siguiente ganancia ideal:

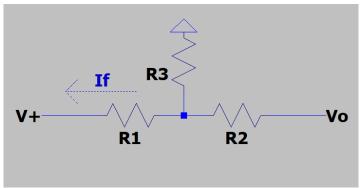
$$\frac{V_o}{V_1} = \frac{V_o}{V_2} = -\frac{R_f}{R} = -30$$

Entonces:

$$R_f = 30R = 30K\Omega$$

Caso Ri = $100k\Omega$:

En este caso, para que Ri sea mucho menor a Zi1 y Zi2, R debería ser por lo menos $1M\Omega$, lo que implica que para obtener una ganancia de 30 veces se necesitaría una Rf = $30M\Omega$, lo cual no cumple la condición de que Rf sea menor o igual a $1M\Omega$. Por lo tanto, debemos colocar un divisor de corriente (red T), para que la corriente de feedback sea la misma que para Rf= $30M\Omega$.



$$\begin{split} R_f &= 30 M \Omega \\ R_1 &= R_2 = 100 k \Omega \\ R_3 &= \frac{R_1 R_2}{R_f - R_1 - R_2} = 335, 6 \Omega \Rightarrow R_3 = 330 \Omega \ (normalizado) \\ R_f &= \frac{R_2 R_1 + R_3 R_2 + R_1 R_3}{R_3} = 30, 5 M \Omega \ (error < 5\%) \end{split}$$

$$\bullet \ \ V_o = f(V_1, V_2)$$

$$\begin{split} \frac{\frac{V_o}{V_1}|_{V_2=0; V_o=0} &= -\frac{R//R_f}{R+R//R_f} A_D \\ \frac{\frac{V_o}{V_2}|_{V_1=0; V_o=0} &= -\frac{R//R_f}{R+R//R_f} A_D \\ T &= \frac{\frac{V_o}{V_o}|_{V_1=0; V_2=0} &= -\frac{\frac{R}{2}}{\frac{R}{2}+R_f} A_D \end{split}$$

$$V_{o} = \frac{\frac{\frac{V_{o}}{V_{1}} \times V_{1} + \frac{V_{o}}{V_{2}} \times V_{2}}{1 - T}}{1 - T}$$

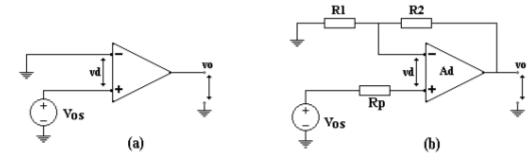
$$V_{o} = \frac{\frac{-\frac{R//R_{f}}{R + R//R_{f}} A_{D} \times V_{1} - \frac{R//R_{f}}{R + R//R_{f}} A_{D} \times V_{2}}{1 + \frac{\frac{R}{2}}{\frac{R}{2} + R_{f}} A_{D}}$$

Para $A_D \rightarrow \infty$

$$V_{o} = -\frac{R_{f}}{R}(V_{1} + V_{2})$$

Errores en DC

> Error de offset por tensión Vos:



Para calcular el error de offset de tensión consideraremos que en V+ se tiene conectada una fuente de tensión Vos. De esta forma, el error queda expresado como:

$$\Delta V_o = \frac{\left(\frac{V_o}{V_{os}}\right)_{V_o = 30} V_{os}}{1 - T}$$

Para $A_D \rightarrow \infty$:

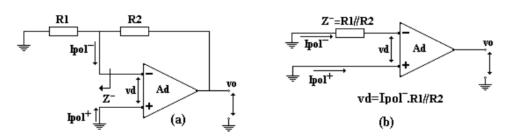
$$\Delta V_o = \left(1 + \frac{R_f}{R/2}\right) V_{os}$$

Del datasheet $V_{os} = 0.6 \, mV$

$$\left| \Delta V_o \right| = 61 V_{os}$$

$$\left| \Delta V_o \right| = 36, 6 \, mV$$

> Error de offset por corrientes de polarización los



Para calcular el offset por corrientes de polarización, pasivamos todas las fuentes de señal, y colocamos 2 fuentes de corriente Ipol- e Ipol+ en los pines de entrada del amplificador.

Cátedra de Síntesis de Redes Activas: Trabajo Práctico Nº2

$$R_{p} = R_{f} / / (R/2)$$

$$\left(\frac{V_{o}}{I_{p}^{-}}\right)_{I_{p}^{+}=0} = -R_{p} A_{D}$$

$$\left(\frac{V_{o}}{I_{p}^{+}}\right)_{I_{p}^{-}=0} = 0$$

$$T = \left(\frac{V_{o}}{V_{o}}\right)_{I_{p}^{+}=I_{p}^{-}=0} = -\frac{R_{p}}{R_{f}} A_{D}$$

Ahora para calcular el error, por superposición:

$$|\Delta V_{o}| = \frac{\left| \frac{\left(\frac{V_{o}}{I_{p}^{-}}\right)_{I_{p}^{+}=0}}{I_{p}^{-} + \left(\frac{V_{o}}{I_{p}^{+}}\right)_{I_{p}^{-}=0}} \right|}{1 - T}$$

$$|\Delta V_{o}| = \frac{R_{p}A_{D}}{1 + \frac{R_{p}}{R_{f}}A_{D}}$$

Para $A_D \rightarrow \infty$

$$\left| \Delta V_o \right| = R_f I_P^{-}$$

Del datasheet $I_{P,typ}^{-} = 35 \, nA \, (I_{BIAS} \, en \, datasheet)$

$$\left|\Delta V_{o}\right| = 1,05 \, mV \, (Caso \, 1)$$

$$\left| \Delta V_o \right| = 1,05 \, V \, (Caso \, 2)$$

> Error por $RRMC < \infty$

Para la configuración inversora es despreciable, ya que el modo común aplicado a la entrada es prácticamente cero debido a que el potencial de ambas entradas es virtualmente el de tierra

$$ightharpoonup$$
 Error por $A_D < \infty$

$$\Delta V_o = \frac{FS}{T_o}$$

$$T_o \simeq \frac{A_D}{|A_{Vfi}|}$$

Consideramos entrada de señal diferencial por pin V+ del amplificador, por lo tanto Avfi=61, y FS=10V:

$$\Delta V_o = \frac{FS}{A_D/|A_{Vfi}|} = \frac{10V}{10^5/61}$$

$$\left| \Delta V_o \right| = 6, 1 \, mV$$

> Error total de DC

Para caso 1, Ri=50Ω:

$$\Delta V_{o} = \Delta V_{o,V_{os}} + \Delta V_{o,I_{os}} + \Delta V_{o,A_{D}}$$

$$\Delta V_{o} = 36,6 \, mV + 1,05 \, mV + 6,1 mV$$

$$\Delta V_o = 43,75 \, mV$$

Para caso 2, Ri=100KΩ:

$$\Delta V_{o} = \Delta V_{o,V_{os}} + \Delta V_{o,I_{os}} + \Delta V_{o,A_{D}}$$

$$\Delta V_{o} = 36,6 \, mV + 1,05 \, V + 6,1 mV$$

$$\Delta V_o = 1.0927 V$$

Errores AC

> Ancho de banda de plena potencia para Vp=10V

Calculamos con SR = 0, 5 V/us (datasheet)

$$f_h(SR) = \frac{SR}{2\pi \times V_{pk}} = \frac{0.5 V/us}{2\pi \times 10V}$$

$$f_h(SR) = 7,96 \, KHz$$

> Ancho de banda de pequeña señal

Calculamos con $f_t = 1 MHz \ y \ A_{D0} = 100 \ dB = 10^5 \ (datasheet)$

$$f_h = K f_t$$

$$K = \frac{R/2}{R/2 + R_f} = \frac{1}{61}$$

$$f_h = \frac{1 MHz}{61}$$

$$f_h = 16,4 \, KHz$$

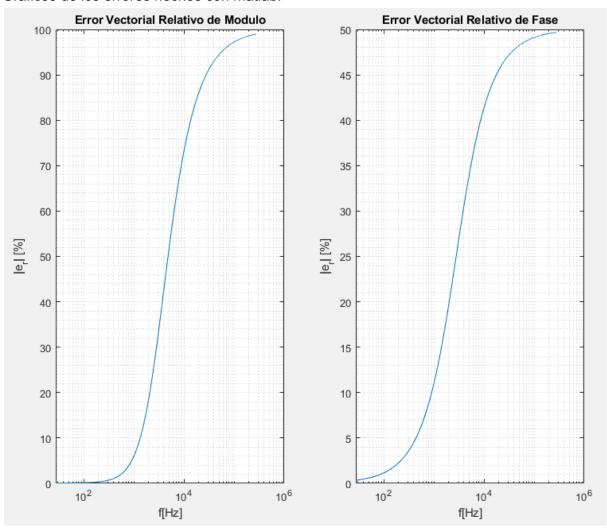
> Tabla de error relativo de módulo y fase

f[KHz]	$\left e_{v}(\omega)\right [\%] = \left \frac{\left A_{vfi}\right - \left A_{vfi}(\omega)\right }{\left A_{vfi}\right }\right \times 100$	$\Phi_{v}(\omega)[\%] = \left \frac{180^{\circ} - \Phi_{vf}(\omega)}{180^{\circ}} \right \times 100$
1,7	1,0634	3,2871
3,4	0,51	6,5056
5,1	2,9766	9,5950
6,8	6,1406	12,5091

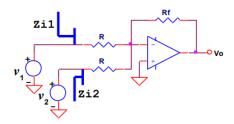
Cátedra de Síntesis de Redes Activas : Trabajo Práctico N°2

8,5	9,7876	15,2180
10,2	13,7163	17,7079
11,9	17,7577	19,9774
13,6	21,7823	22,0344
15,3	25,6990	23,8926
17	29,4490	25,5684

Gráficos de los errores hechos con matlab:



Circuito



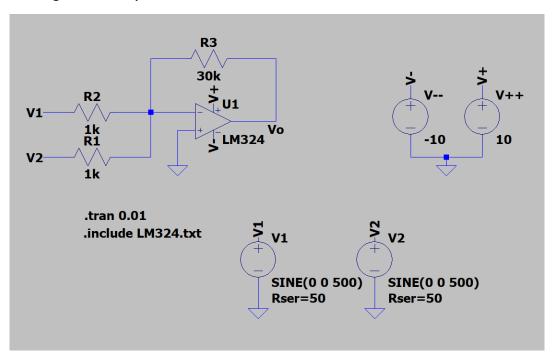
- Amplificador Operacional LM741 o LM324
- Alimentación Vcc = 10V, Vss = -10V
- Ganancia en banda media A=Vo/V1 y A=Vo/V2 debe ser igual a 30 veces.
- Zi del amplificador no puede alterar o cargar la fuente de señal, es decir, Ri << Zi1 y Zi2. (al menos 10 veces)
 - Usar Resistencias <=1MΩ

Las fuentes V1 y V2 deben considerarse en las condiciones 1.A y 1.B

1.A.- Ri =
$$50\Omega$$

1.B.- Ri = $100K\Omega$

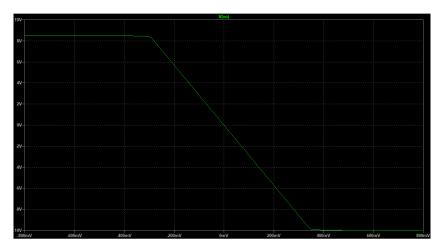
Diagrama esquemático en simulación



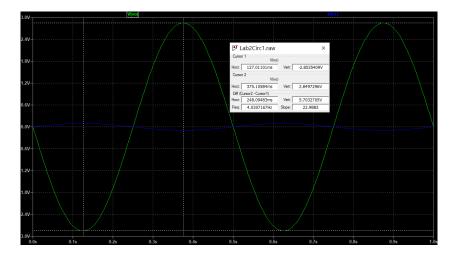
Análisis para $R_i = 50\Omega$

• Ganancia $V_{_{0}} = f(V_{_{1}})$

Característica entrada-salida

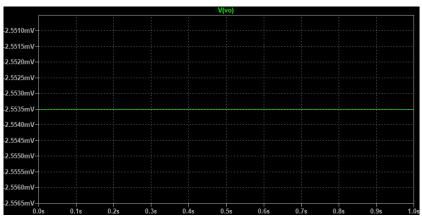


Análisis Transient



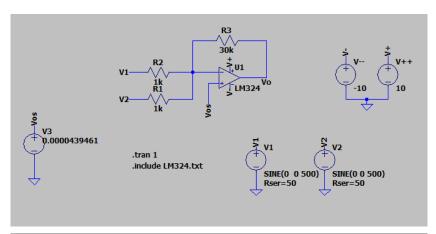
Errores en DC

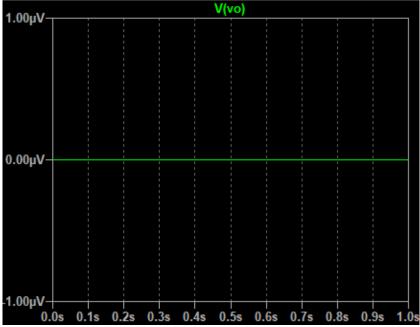
$$V_{os} - I_{os}$$



 Δ Vos+ Δ los=-2,5535mV

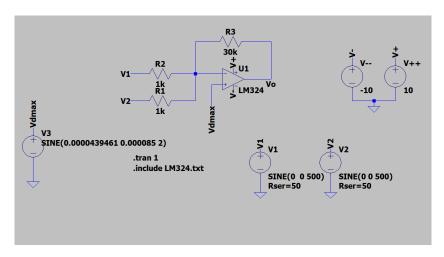
Para eliminar el error de offset se procede a conectar una tensión CC en V+.



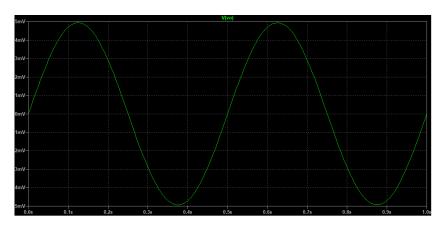


$Ad < \infty$

Simulación



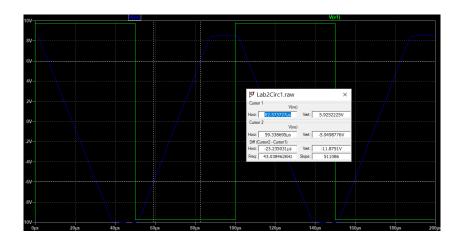
$$V_{Dm\acute{a}x} = \frac{FS}{Ad}$$



• Errores en AC - Slew Rate

Simulación

Inyectamos por V1 (V2 a masa) una señal cuadrada de +-10V, y frecuencia de 10KHZ:



SR = 0,51 V/us(pendiente positiva); 0,497 V/us(pendiente negativa).

$$f_{h1}(SR) = \frac{0.497 V/us}{2\pi \times 10V} = 7,91 KHz$$

$$f_{h1}(SR) = \frac{0.497 V/us}{2\pi \times 10V} = 7,91 KHz$$

$$f_{h2}(SR) = \frac{0.51 V/us}{2\pi \times 10V} = 8.12 KHz$$

• Errores en AC - Diagrama de Bode

Análisis teórico

Datos:

$$f_{t} = 1 MHz$$

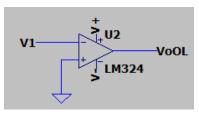
$$A_{d(0)} = 10^{5} = 100 dB$$

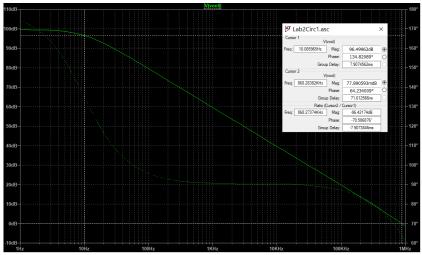
$$f_{h} = \frac{1}{K} \times f_{t} = 16,39 KHz (calculado)$$

$$f_{1} = \frac{f_{t}}{A_{d(0)}} = 10 Hz (calculado)$$

Simulación

→ Característica del dispositivo LM324:



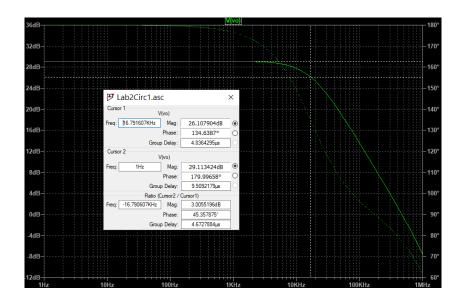


$$f_{t} = 875 \text{ KHz}$$

$$A_{d(0)} = 99,5dB$$

$$f_{1} = \frac{f_{t}}{A_{d(0)}} = 10,0875 \text{ Hz}$$

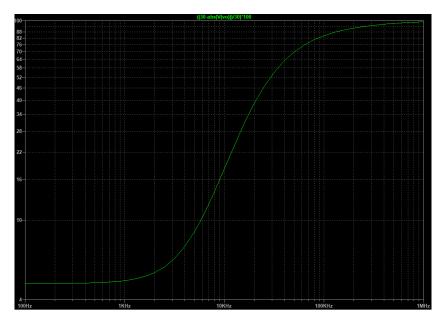
→ Respuesta en frecuencia del circuito propuesto:



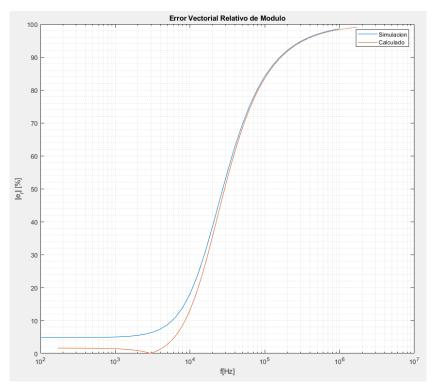
$$\begin{split} A_{vf(0)} &= 29,11~dB~=~28,54~V/V~(es~distinto~de~30~debido~que~no~tuvimos~en~cuenta~Ri~de~la~fuente)\\ A_{vf(0)}(R_i) &= \frac{R_f}{R_i + R_{1,2}} = \frac{30k\Omega}{50\Omega + 1k\Omega} = 28,57~V/V~(Te\'orico,~m\'as~cerca~del~simulado)\\ f_h &= 16,79~KHz)\\ f_{t~cal} &= K~\times f_h = 958~KHz \end{split}$$

• Errores en AC

Simulación



Comparación



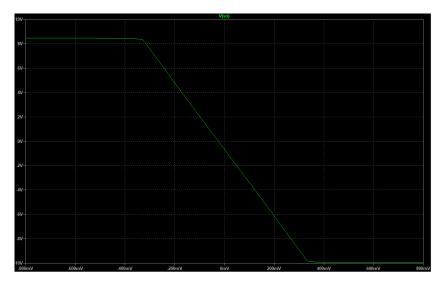
Cátedra de Síntesis de Redes Activas : Trabajo Práctico Nº2

Como podemos ver en la simulación tenemos un error cercano al 5% en baja frecuencia, esto se debe que como ya observamos en lugar de una ganancia de 30(ideal), tenemos una ganancia de 28,54.

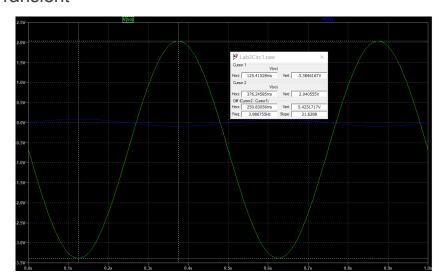
Análisis para $R_i = 100 K\Omega$

• Ganancia $V_o = f(V_1)$

Característica entrada-salida



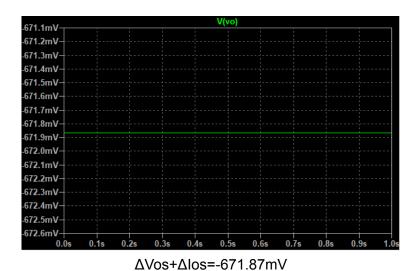
Análisis Transient



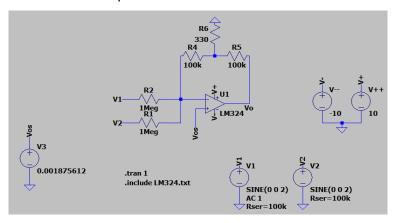
Errores en DC

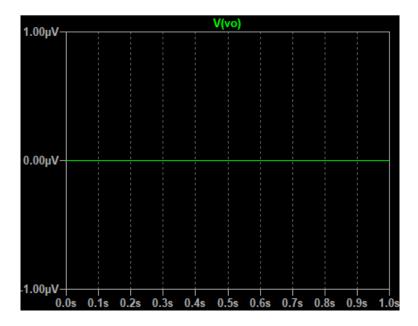
$$V_{os} - I_{os}$$

Simulación



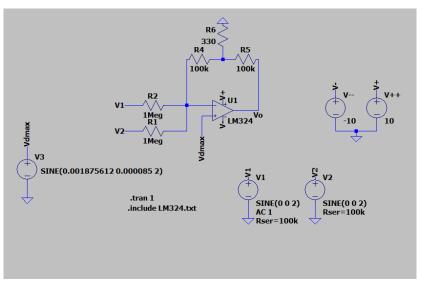
Para eliminar el error de offset se procede a conectar una tensión CC en V+.





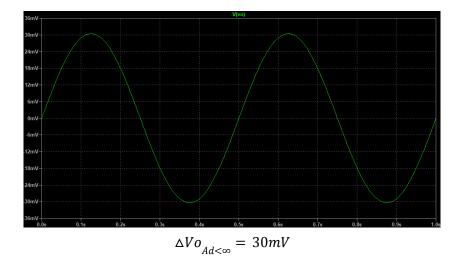
$Ad < \infty$

Simulación



$$V_{Dm\acute{a}x} = \frac{FS}{Ad}$$

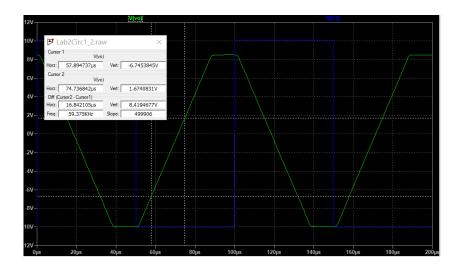
Cátedra de Síntesis de Redes Activas : Trabajo Práctico $N^{\circ}2$



• Errores en AC - Slew Rate

Simulación

Inyectamos por V1 (V2 a masa) una señal cuadrada de +-10V, y frecuencia de 10KHZ:



 $SR = 0,499 \, V/us(pendiente\ positiva)$; $0,498\, V/us(pendiente\ negativa)$.

$$f_{h1}(SR) = \frac{0.498 \, V/us}{2\pi \times 10V} = 7,96 \, KHz$$

$$f_{h2}(SR) = \frac{0.499 \, V/us}{2\pi \times 10V} = 7,93 \, KHz$$

• Errores en AC - Diagrama de Bode

Análisis teórico

Datos:

$$f_{t} = 1 MHz$$

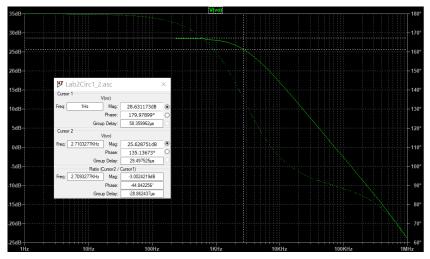
$$A_{d(0)} = 10^{5} = 100 dB$$

$$f_{h} = \frac{1}{K} \times f_{t} = 3,22 KHz \ (calculado)$$

$$f_{1} = \frac{f_{t}}{A_{d(0)}} = 10 Hz (calculado)$$

Simulación

→ Respuesta en frecuencia del circuito propuesto:



 $A_{vf(0)} = 28,63 dB = 27 V/V$ (es distinto de 30 debido que no tuvimos en cuenta Ri de la fuente)

$$A_{vf(0)}(R_i) = \frac{{}^R_f}{{}^R_i + R_{1,2}} = \frac{30M\Omega}{100k\Omega + 1M\Omega} = 27,27 \ V/V \ (Te\'orico, \ m\'as \ cerca \ del \ simulado)$$

 $f_h = 2,71 \text{ KHz}$ (esto se debe a las resistencias internas de las fuentes)

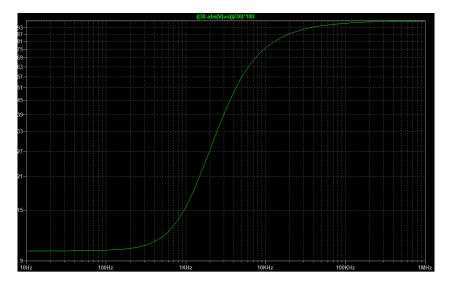
Si tenemos en cuenta las Ri para el cálculo de K:

$$K = 359,5 \; ; \; f_h = K \times f_t = 2,78 \; KHz \; (calculado \; para \; f_t = 1 \; MHz)$$

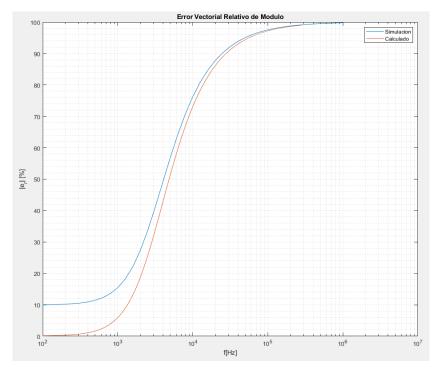
$$f_{t\,cal} = K \times f_h = 974,3 \; KHz \; (calculado)$$

• Errores en AC - Error relativo de módulo y fase

Simulación



Comparación



Como podemos ver en la simulación tenemos un error cercano al 5% en baja frecuencia, esto se debe que como ya observamos en lugar de una ganancia de 30(ideal), tenemos una ganancia de 27.