

2.Timer

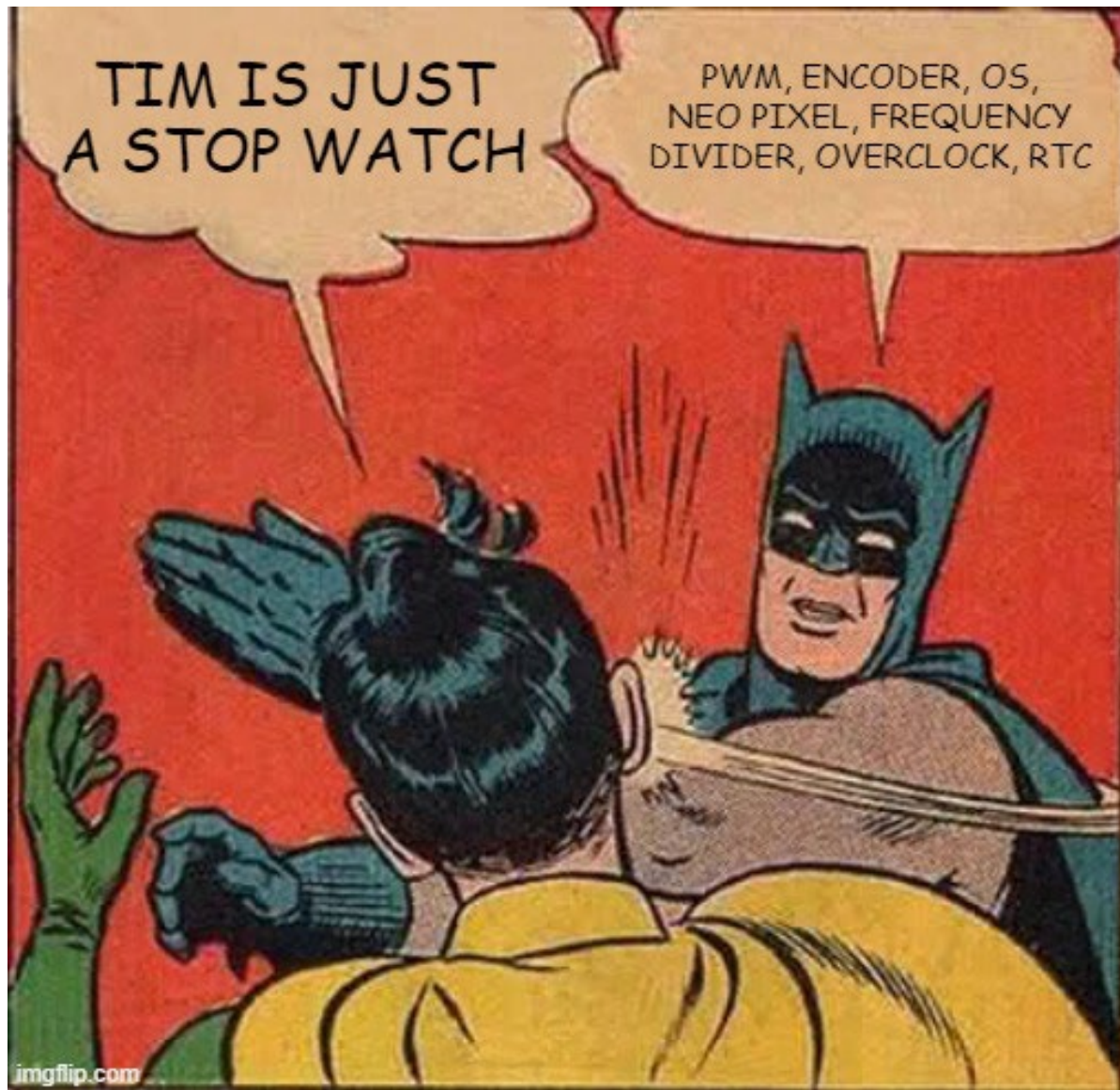
DR.SOMSIN THONGKRAIRAT



life.augmented

TIM IS JUST
A STOP WATCH

PWM, ENCODER, OS,
NEO PIXEL, FREQUENCY
DIVIDER, OVERCLOCK, RTC



What is timer

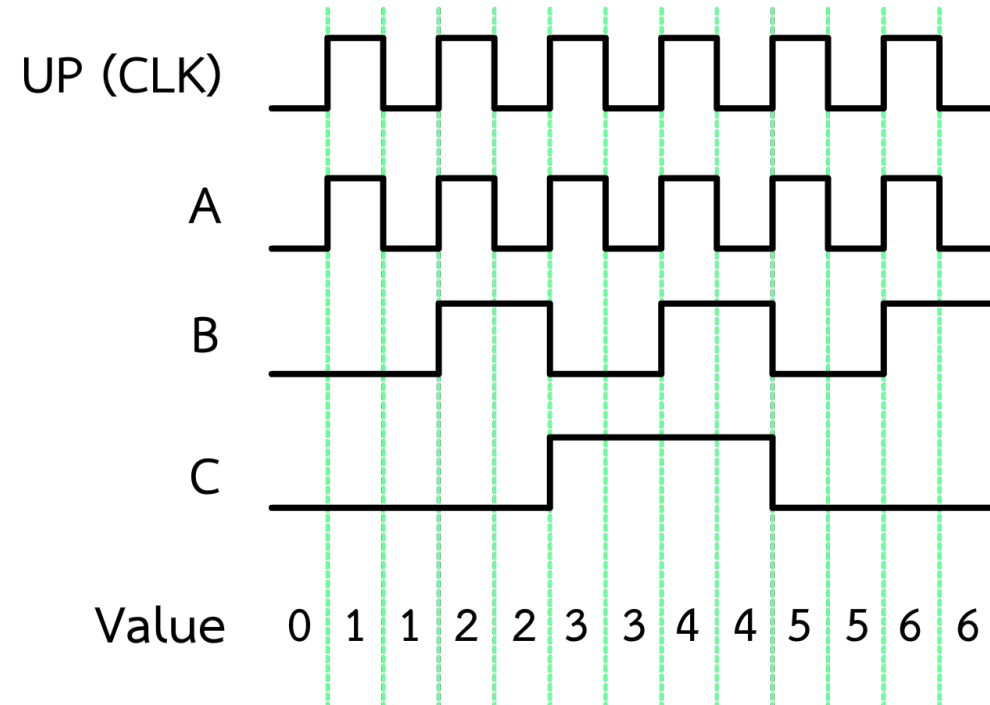
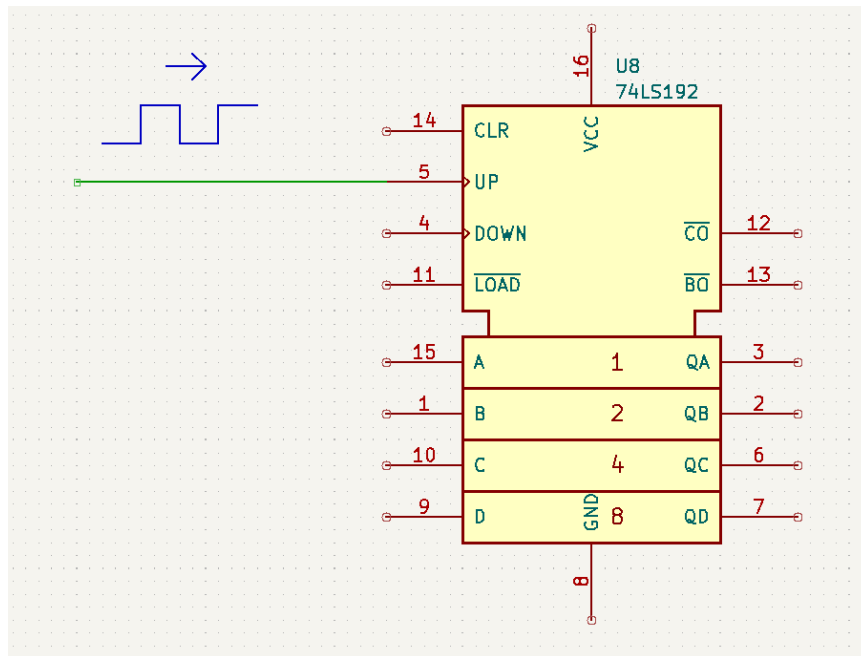
- Programmable counting module (up-down counter)
- Selective clock source (internal clock , external signal, programmatically)
- Signal generator

Application

- Timer Period Trigger
- PWM
- Encoder manager
- Interrupt & Event

Counting meaning

- counting circuit (synchronous counter for example)



UP (CLK)

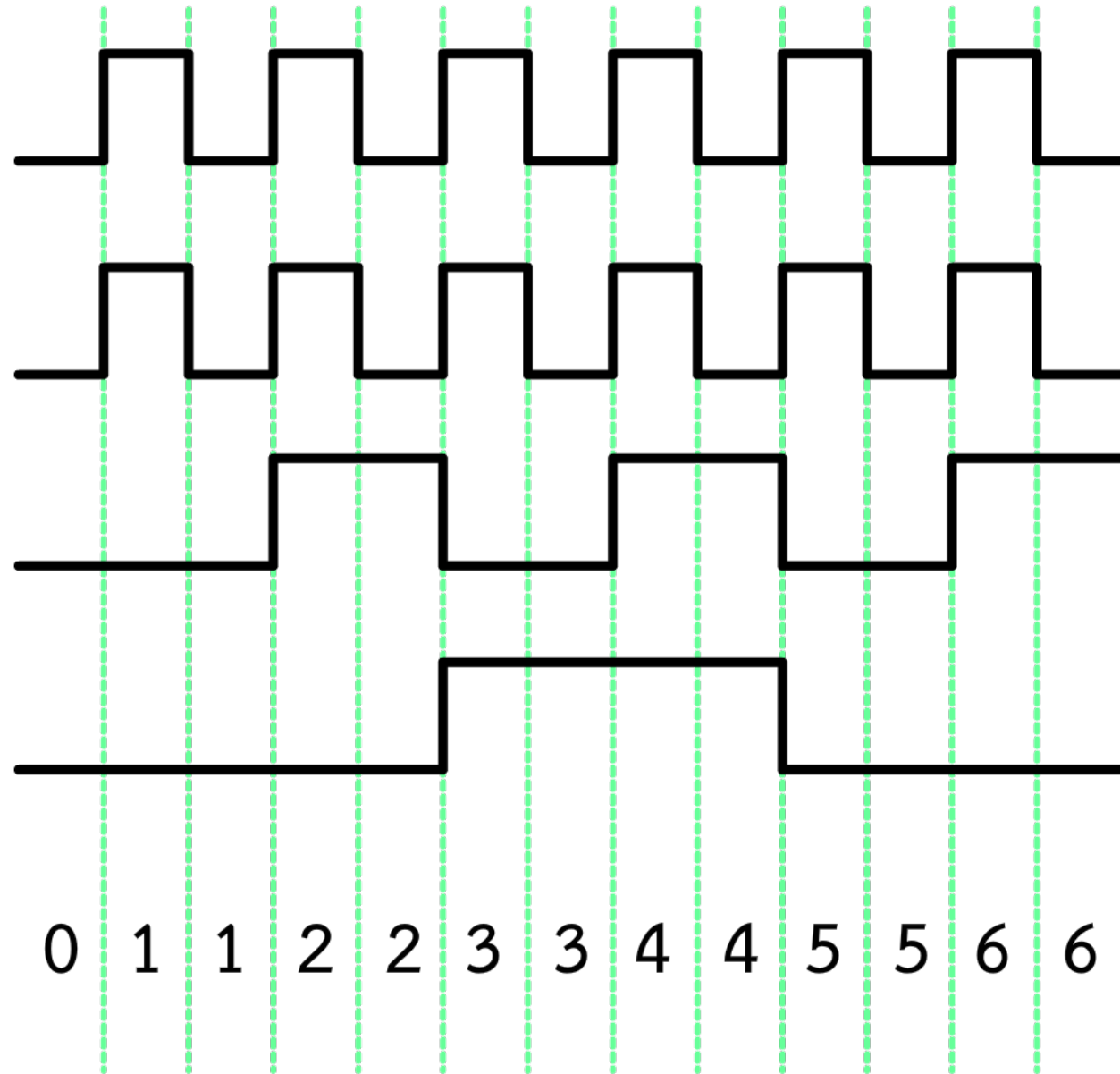
A

B

C

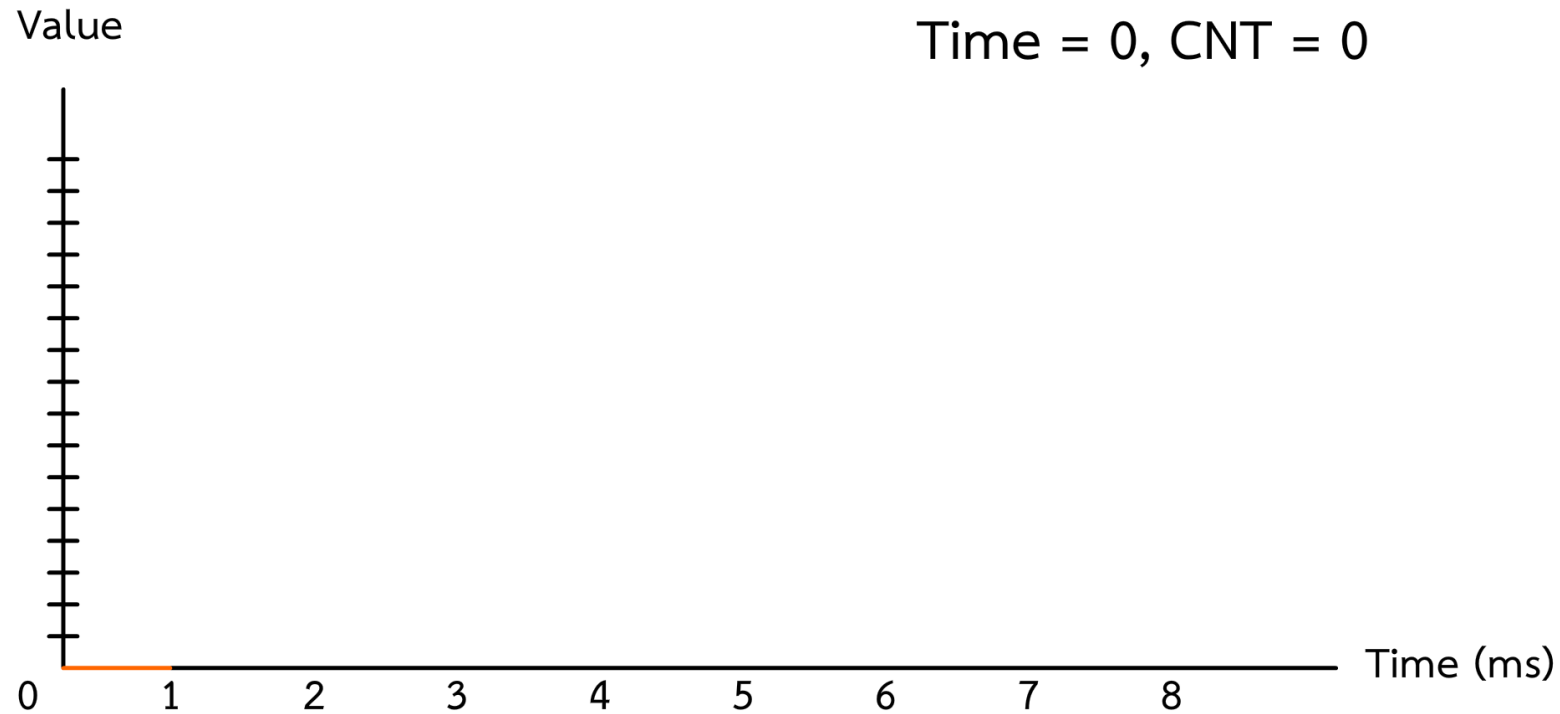
Value

0 1 1 2 2 3 3 4 4 5 5 6 6



Principle of counter module

- assume we continuously increase some variable call CNT 1 unit per 1 ms

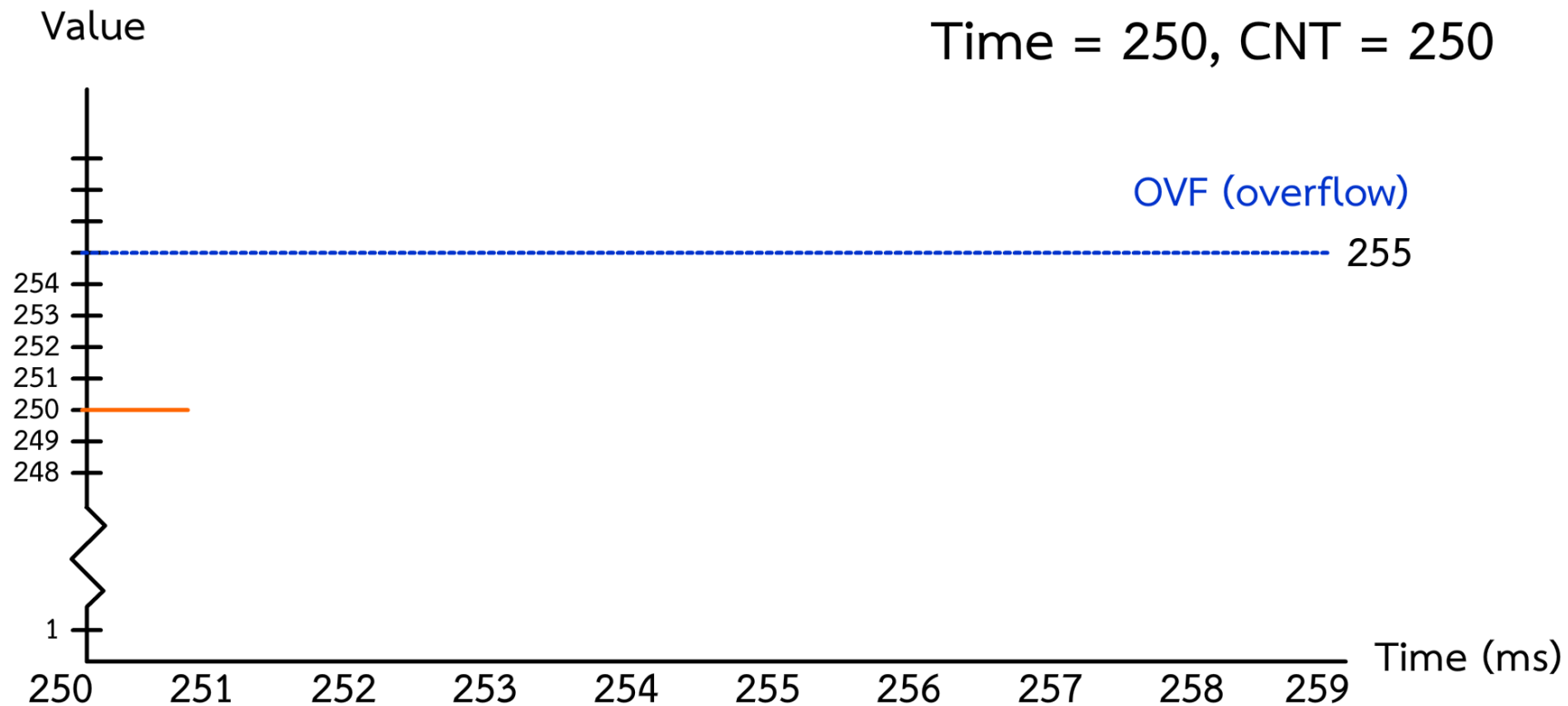


Overflow (OVF)

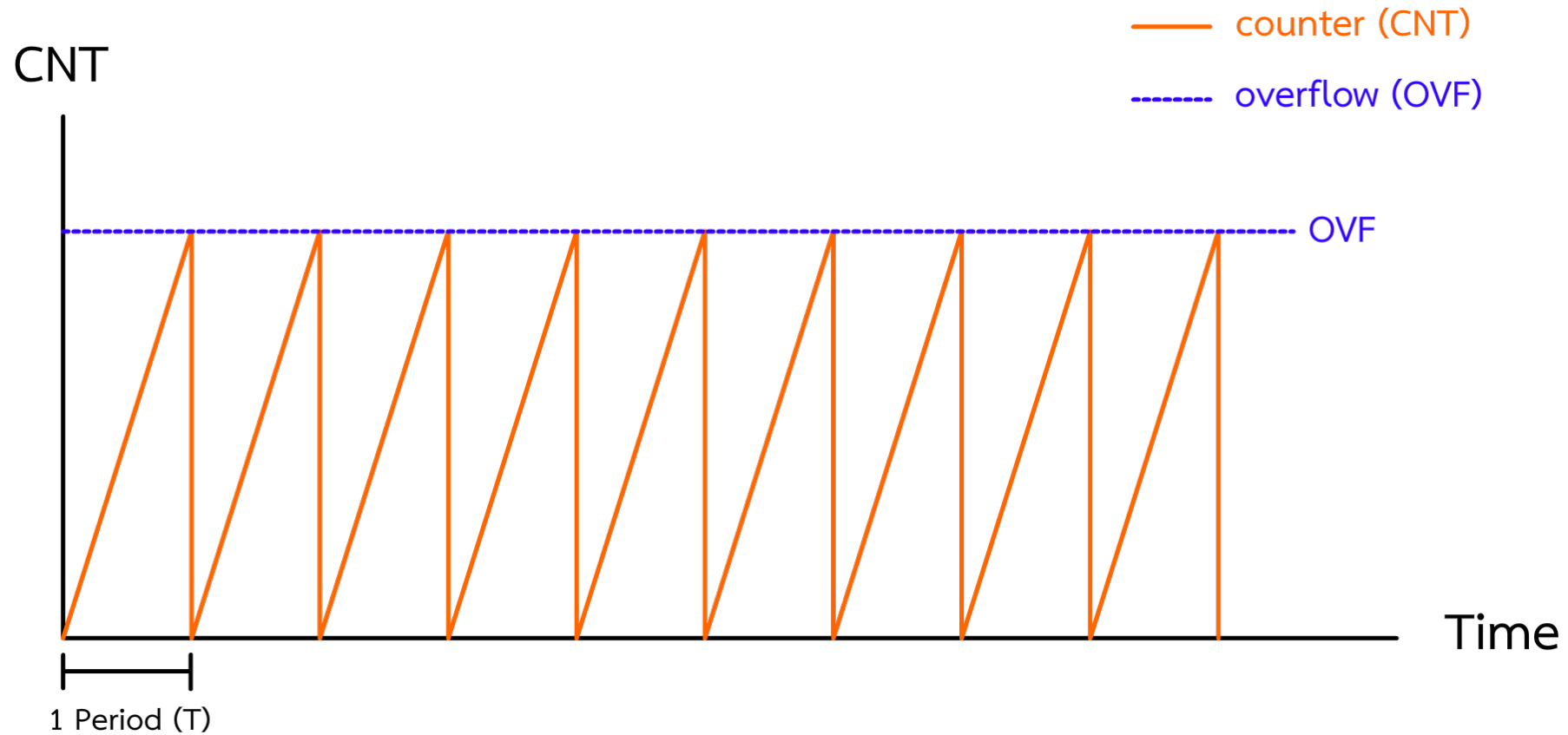
- ตั้วกำหนดค่าสูงสุดของ CNT
- เมื่อ CNT count up ไปเกินกว่า OVF จะทำการ Rest ค่าของ CNT
- ทำให้เกิด overflow (OVF) interrupt

Principle of counter module

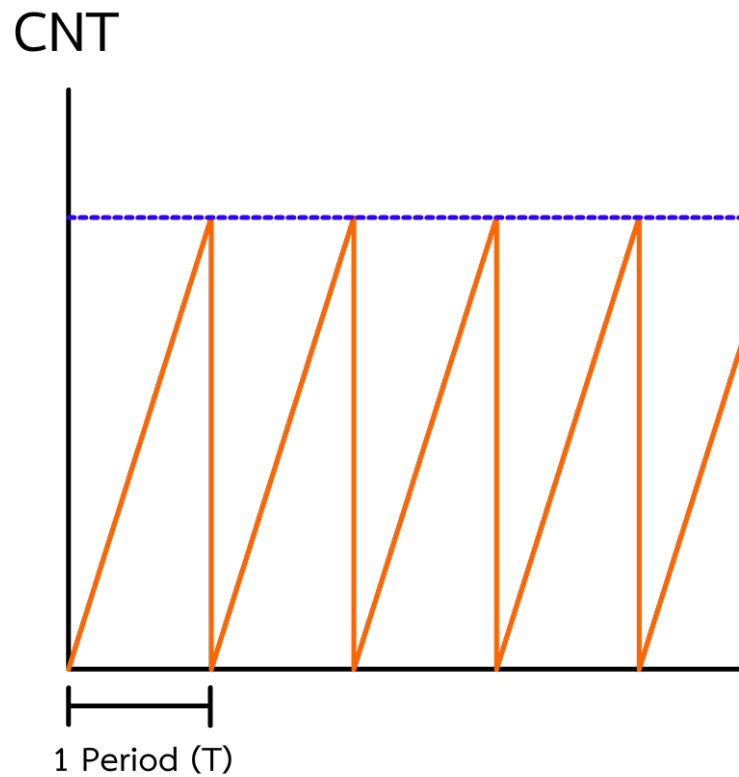
- assume we continuously increase some variable call CNT 1 unit per 1 ms



Principle of counter module



Period



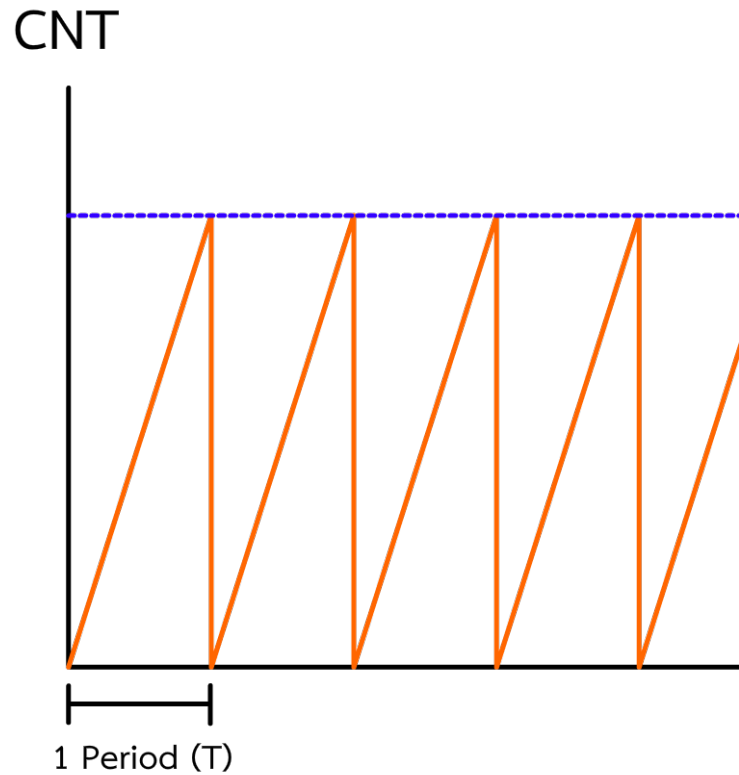
How long for 1 Period ?

1 Period นานเท่าไร ?

Depend on counting rate (counting Frequency)
and OVF

ขึ้นอยู่กับความเร็ว (ความถี่) ของการนับ และ OVF

Period

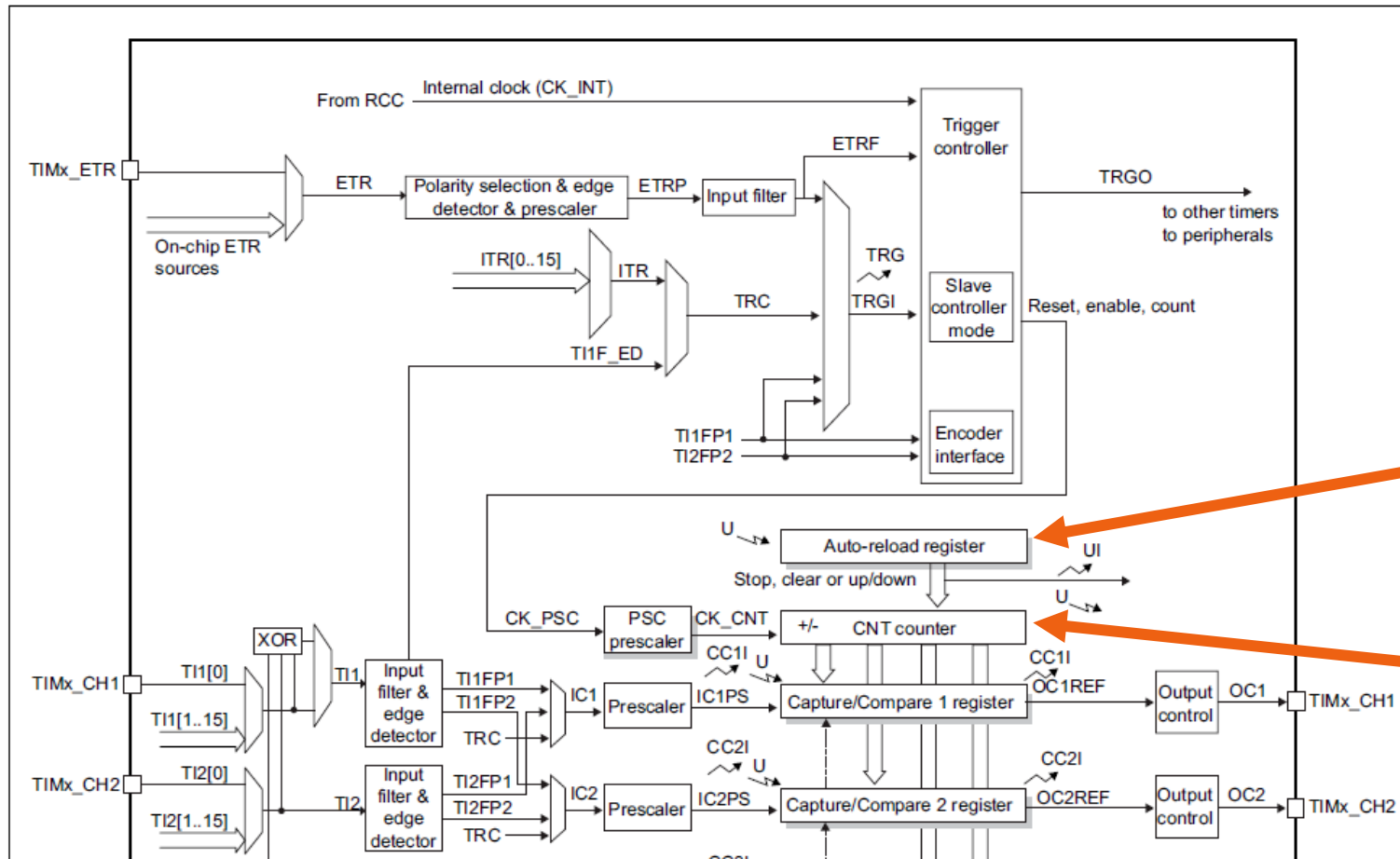


$$1 \text{ T (1 Period)} = \frac{OVF}{\text{Input clock (Hz)}}$$

Ex1. Clock = 1MHz , OVF = 256
 $1 \text{ T} = 0.000256 \text{ sec} = 256\mu\text{S}$

Ex2. Clock = 8MHz , OVF = 10000
 $1 \text{ T} = 0.00125 \text{ sec} = 1.25\text{mS}$

Typical TIM infrastructure

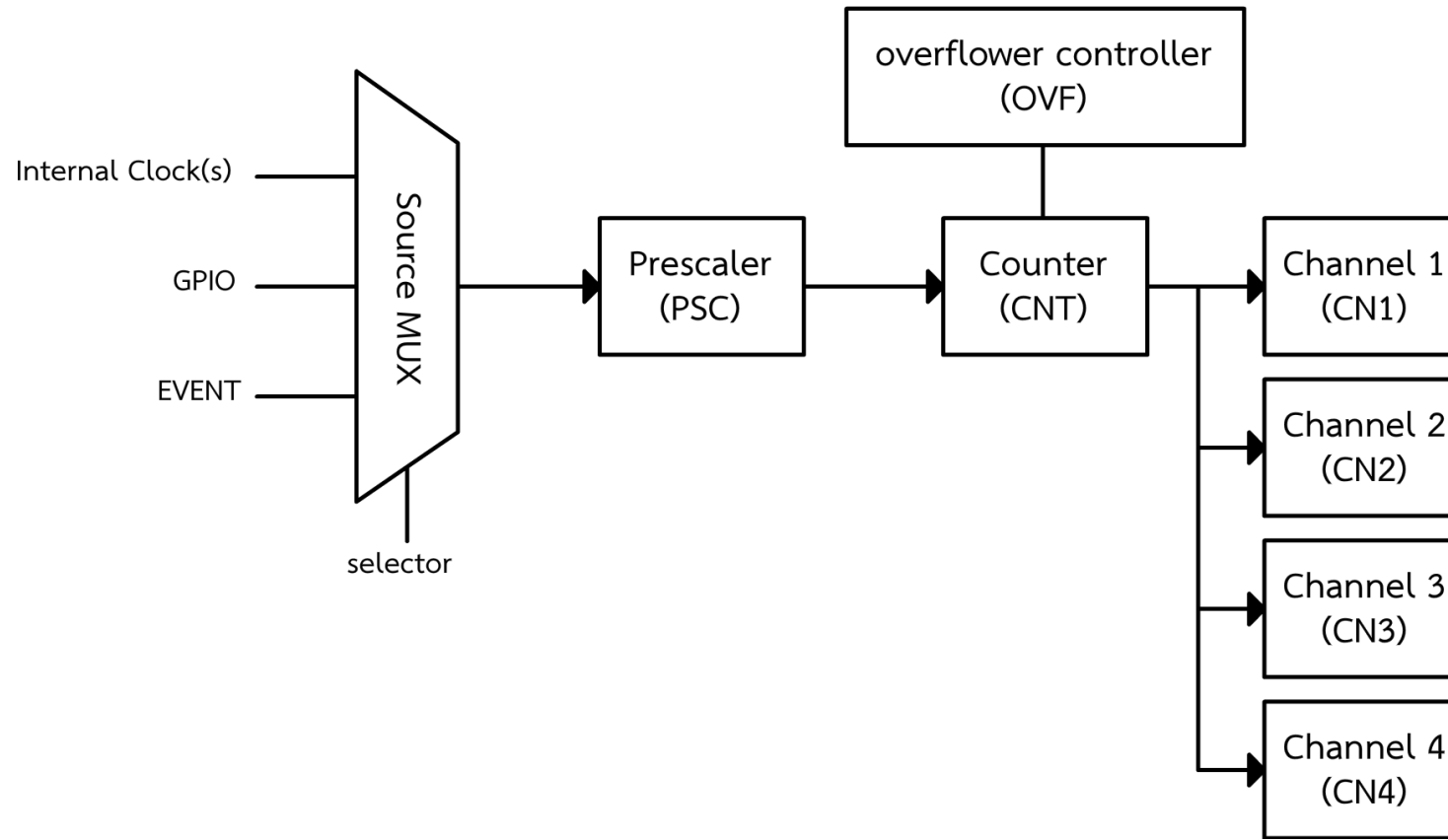


Too complicated ?

OVF

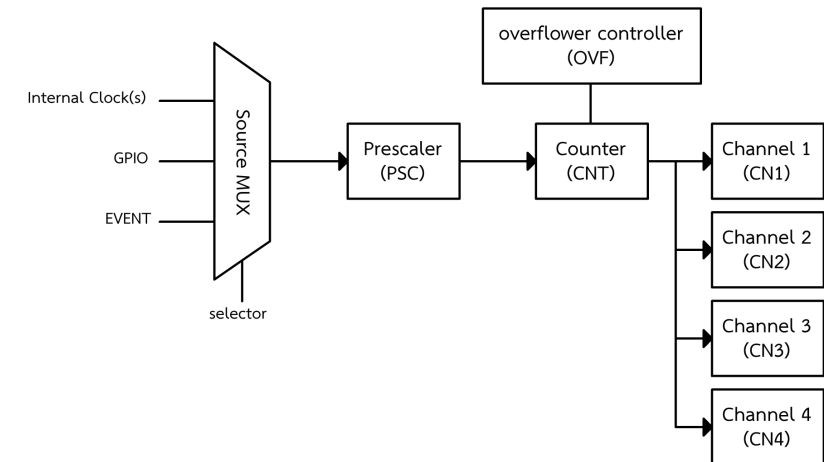
CNT

Typical Clock infrastructure



TIM component

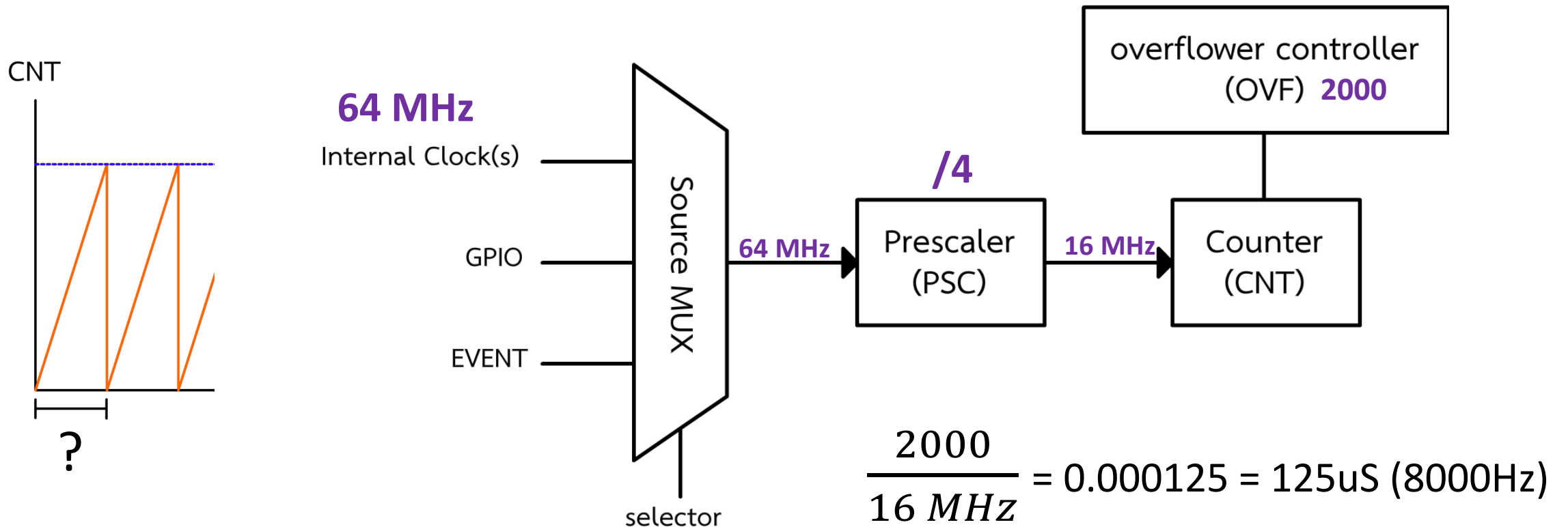
- Source MUX -> MUX เพื่อเลือก clock (สัญญาณ) ที่ใช้นับ
- Prescaler (PSC) -> ตัวหารก่อนเข้า Timer เพื่อให้ความถี่ลดลง
- Counter (CNT) -> ตัวนับ
- Overflow (OVF) -> ตัวเริ่มต้นนับใหม่
- Output channel (TIMx_CHx) -> output



*X can be 1,2,3,4 (selected timer and channel)

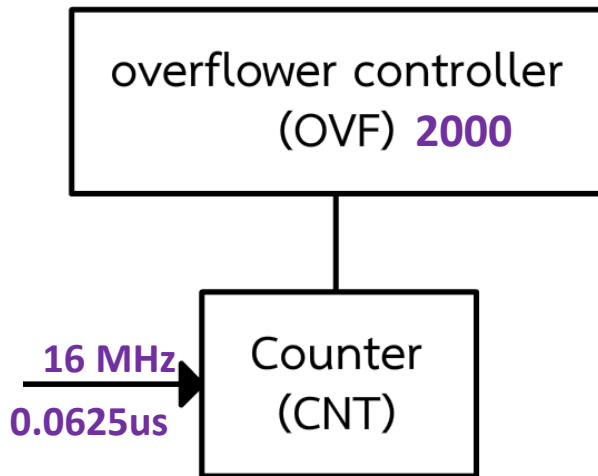
Example

- clock source = PPL clock 64MHz , PSC = 4 , CNT = 32, OVF = 2000

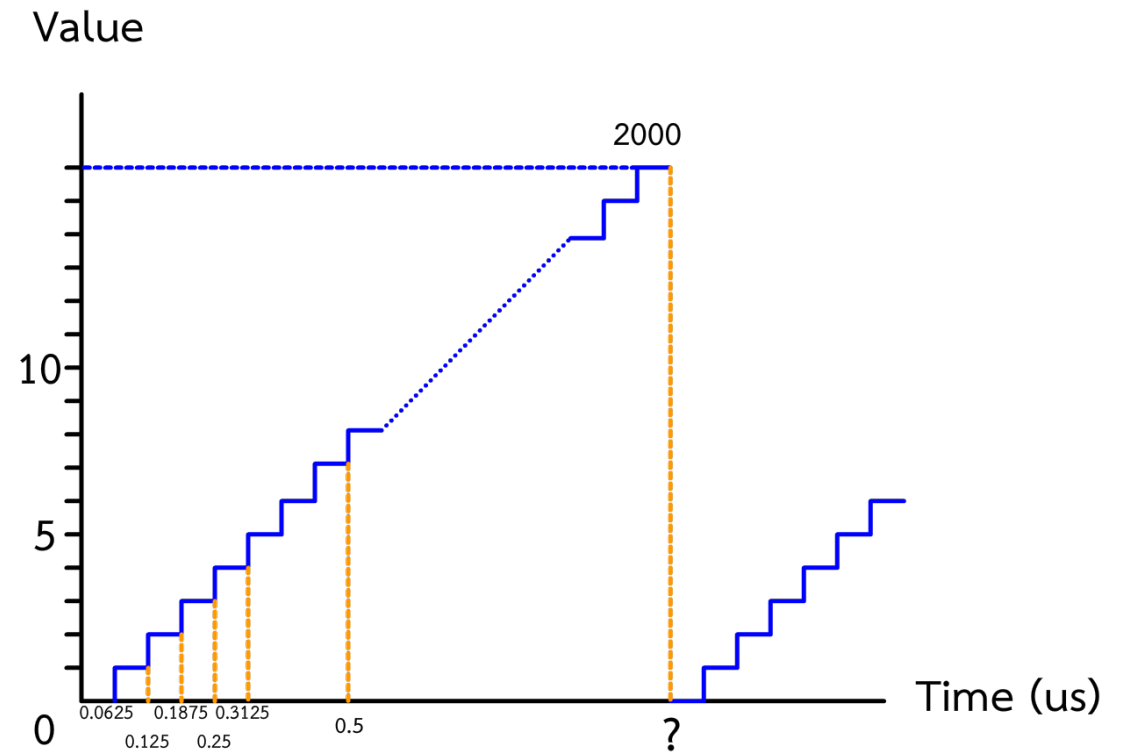


Example

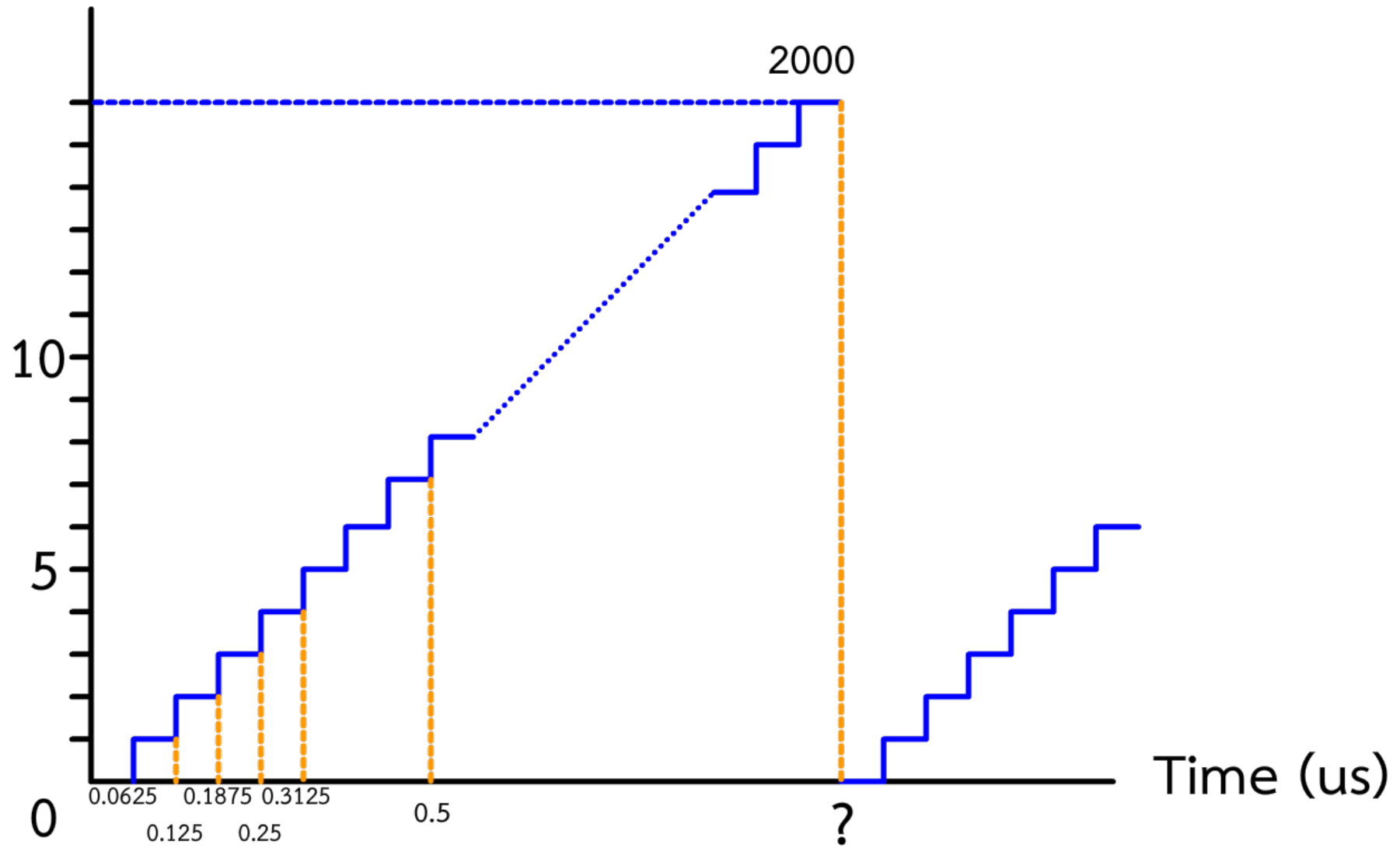
- clock source = PPL clock 64MHz , PSC = 4 , CNT = 32, OVF = 2000



$$\frac{2000}{16 \text{ MHz}} = 0.000125 = 125 \mu\text{S} (8000 \text{Hz})$$

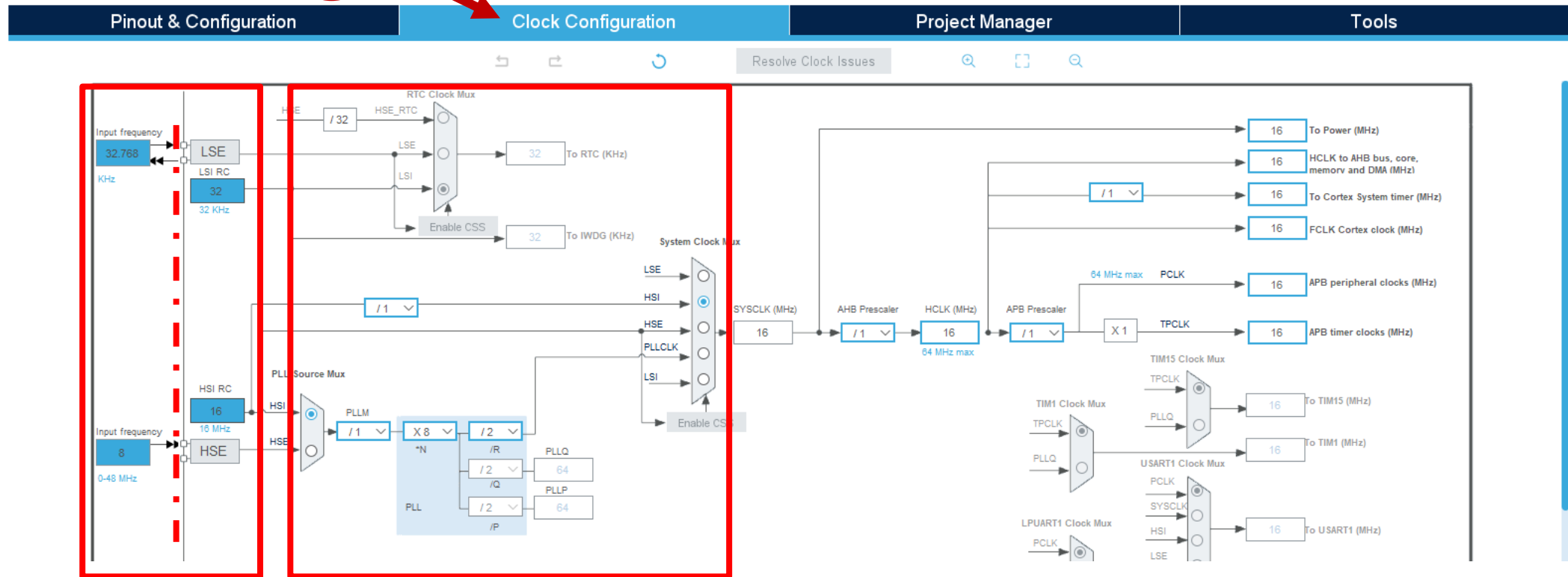


Value



STM32 clock configuration menu

1



Input state

Frequency adjust state
(Phase lock loop)

*Left to right pattern

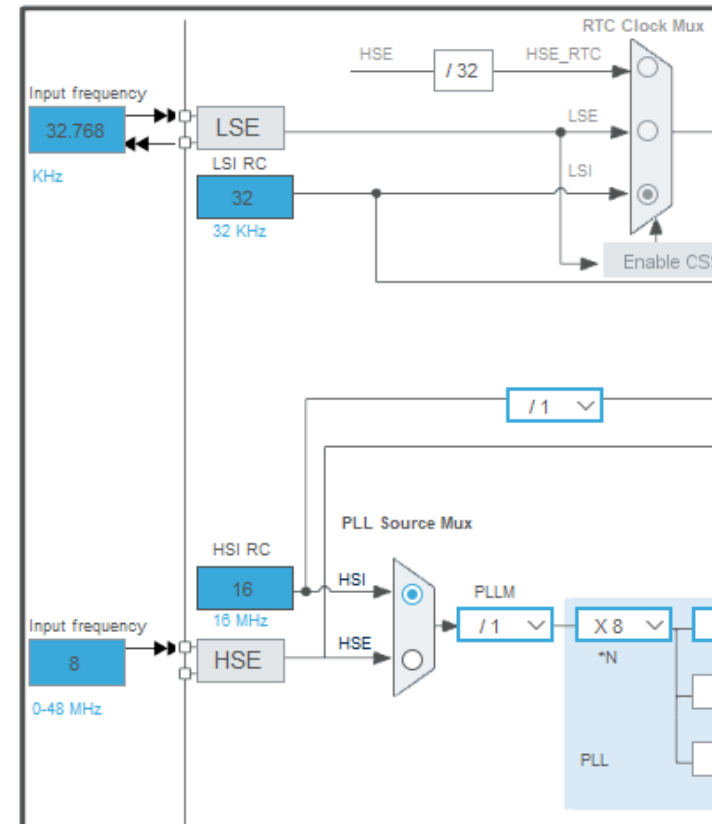
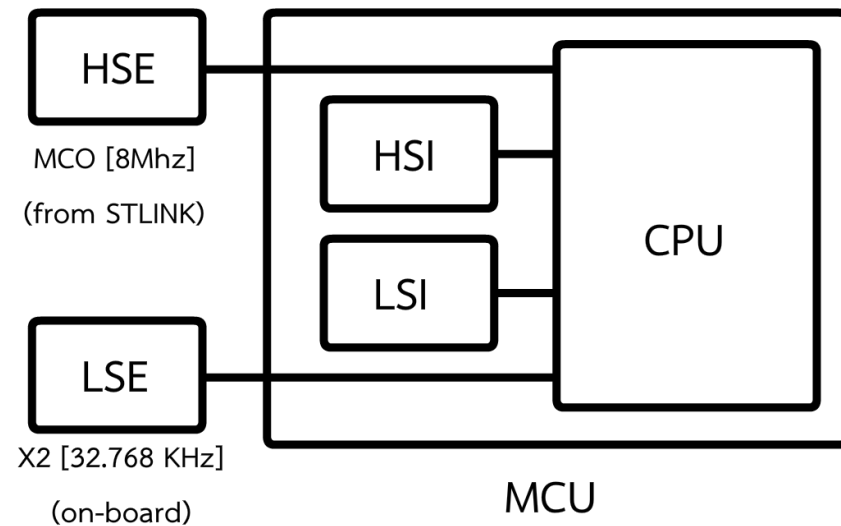
Stm32 Clock input state

LSE : Low Speed Clock (External)

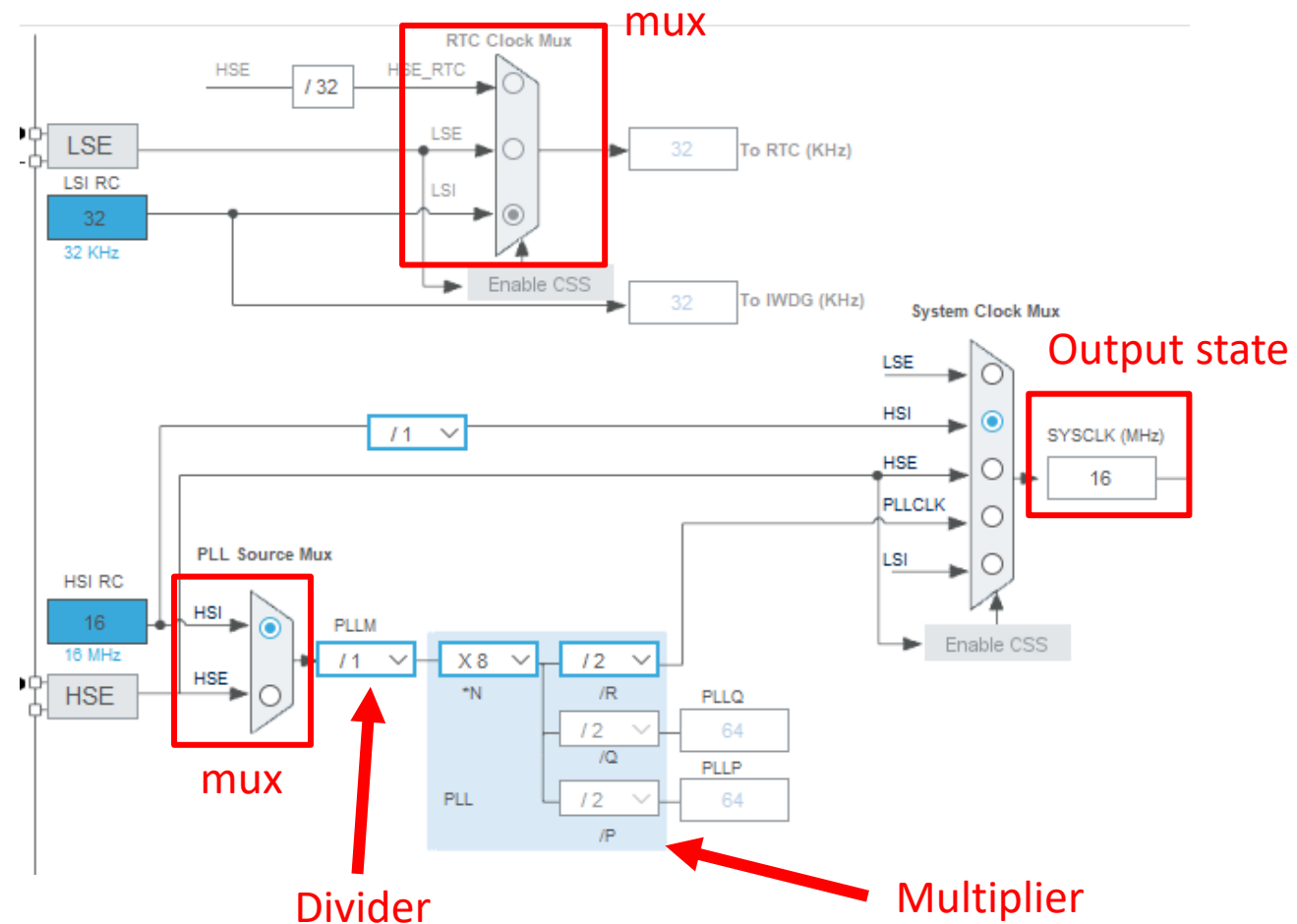
LSI : Low Speed Clock (Internal)

HSE : High Speed Clock (External)

HSE : High Speed Clock (Internal)

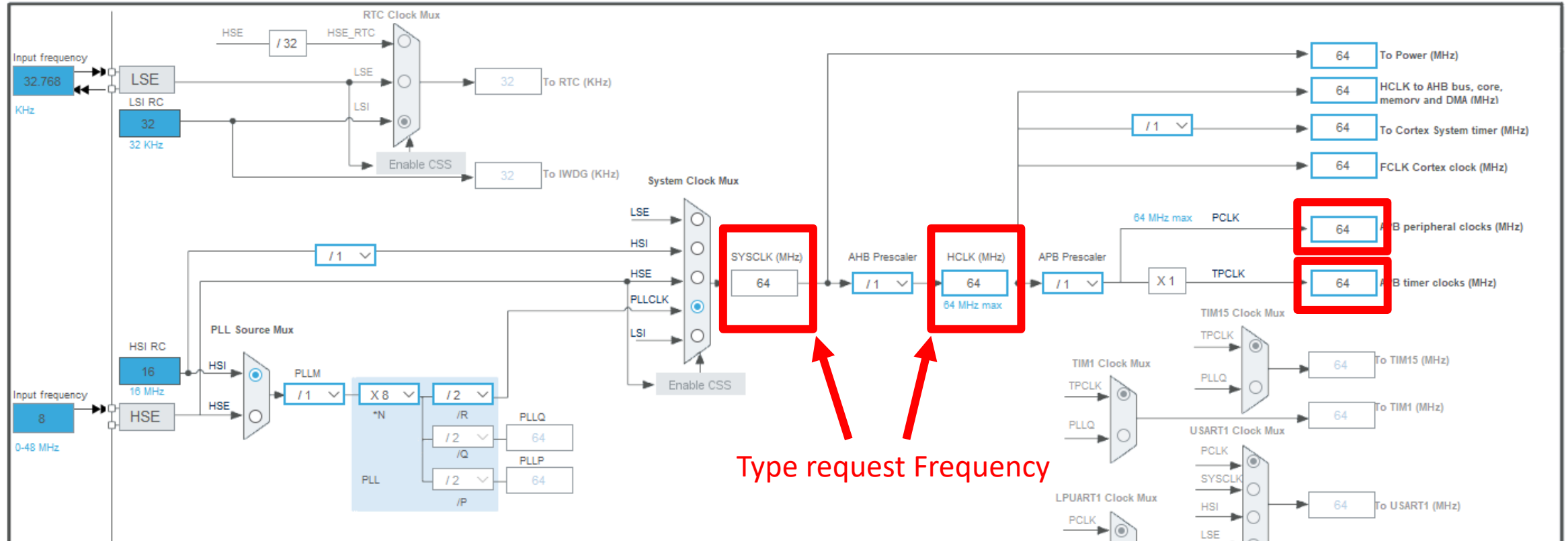


PPL : Phase lock loop



Cube MX setup

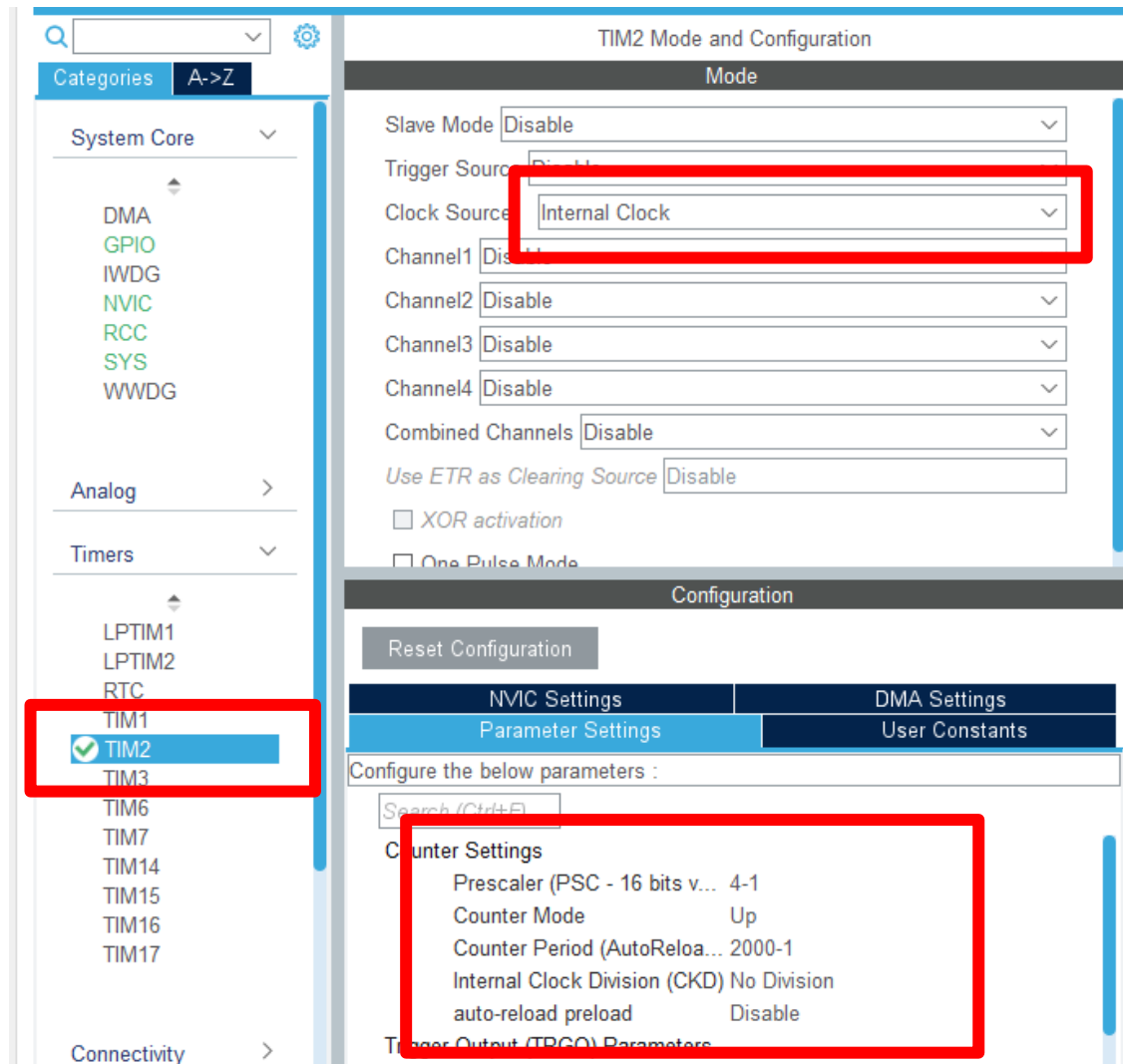
1. setup clock configuration



HCLK = 64MHz, APB timer clocks = 64MHz, APB peripheral clocks = 64MHz

Cube MX setup

2. setup TIM2 peripheral



Parameter TIM2

Clock Source : internal clock'

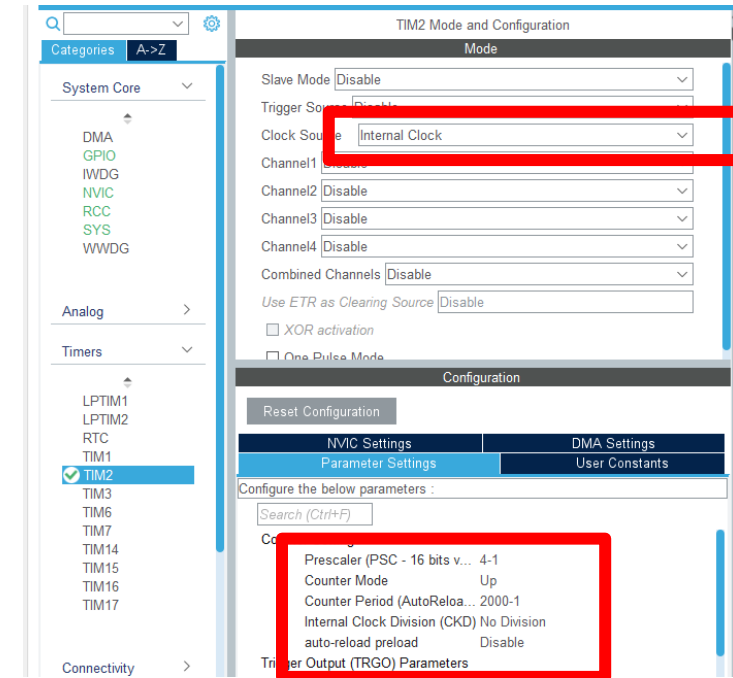
Prescaler : 4 – 1

Counter Period : 2000 - 1

Cube MX setup

2.1 parameter

- Register ที่ตั้งค่าต้องใส่ค่า -1 เสมอ เนื่องจาก utilization of designed
- เช่น หากต้องการหารความถี่ด้วย 6 ต้องตั้งค่า PSC ให้เป็น 5 หรือสามารถใส่ 6 - 1 ในโปรแกรมได้เลย



*- เนื่องจาก register นั้นมีข้อจำกัดคือต้องมีค่าตั้งแต่ 0 - max เท่านั้น เช่น register 8 bit จะมีค่าเป็นได้แค่เพียง 0 - 255 ดังนั้น ผู้พัฒนาต้องการให้ MCU มีความสามารถในการ ตั้งค่าได้ตั้งแต่ 1 - 256 จึงให้ ค่า 0 หมายความว่า 1 , 1 หมายความว่า 2 ,..... เป็นเหตุให้ต้องใส่ค่า - 1 เสมอ

Cube MX setup

3. setup Interrupt

The screenshot displays the STM32CubeMX configuration tool. On the left, the 'Pinout & Configuration' tab is active, showing a list of components under 'Timers'. 'TIM2' is selected and marked with a green checkmark. The right pane shows the 'TIM2 Mode and Configuration' settings. Under the 'Configuration' section, the 'NVIC Interrupt Table' is highlighted with a red box. This table shows that the 'TIM2 global interrupt' is enabled (checked box) and has a 'Preemption Priority' of 0.

TIM2 Mode and Configuration	
Mode	
Slave Mode	Disable
Trigger Source	Disable
Clock Source	Internal Clock
Channel1	Disable

Configuration	
Reset Configuration	
✓ NVIC Settings	✓ DMA Settings
✓ Parameter Settings	✓ User Constants
NVIC Interrupt Table	
Enabled	Preemption Priority
✓	0

Cube MX setup

The image shows the STM32CubeMX IDE interface for the project **STM32_COURSE_SOMSIN_2_1_timer_clock_setup**. The Project Explorer on the left lists various files and folders, including **STM32_COURSE_SOMSIN_2_1_timer_clock_setup**. The main window displays the **Pinout & Configuration** tab. A dialog box titled **IDE Question** is open, asking **Do you want generate Code?** with a **Yes** button highlighted. A file explorer on the right shows the project structure, with **main.c** highlighted.

1. Click (any)

2. Do you want generate Code?

3. main.c

Cube MX setup

4. coding

4.1 start timer IT at section 2

```
96  
97 /* USER CODE BEGIN 2 */  
98 HAL_TIM_Base_Start_IT(&htim2);  
99  
100 /* USER CODE END 2 */  
101
```

```
HAL_TIM_Base_Start_IT(&htim2);
```

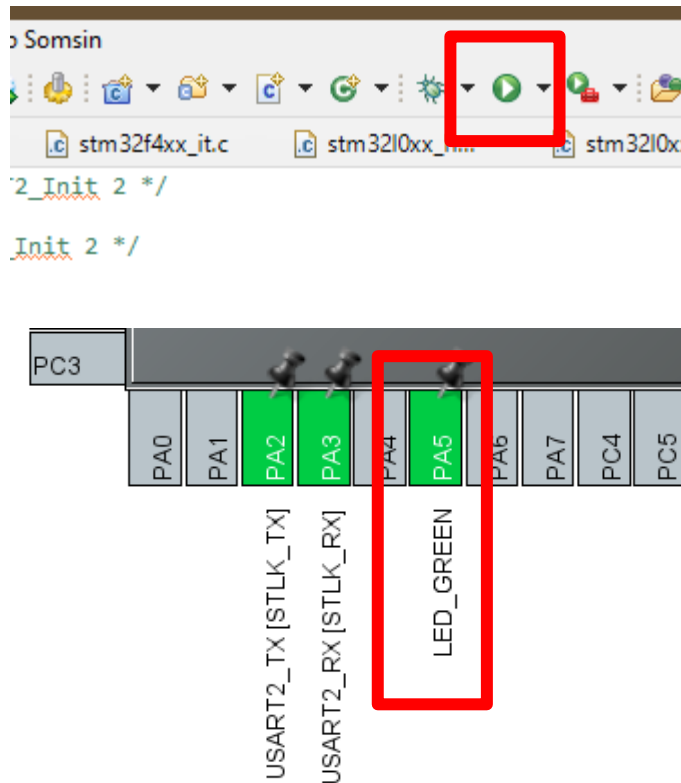
4.2 add timer callback function at section 4

```
293  
294 /* USER CODE BEGIN 4 */  
295 void HAL_TIM_PeriodElapsedCallback(TIM_HandleTypeDef *htim)  
296 {  
297     if (htim == &htim2 )  
298     {  
299         HAL_GPIO_TogglePin(LED_GREEN_GPIO_Port, LED_GREEN_Pin);  
300     }  
301 }  
302 /* USER CODE END 4 */  
303
```

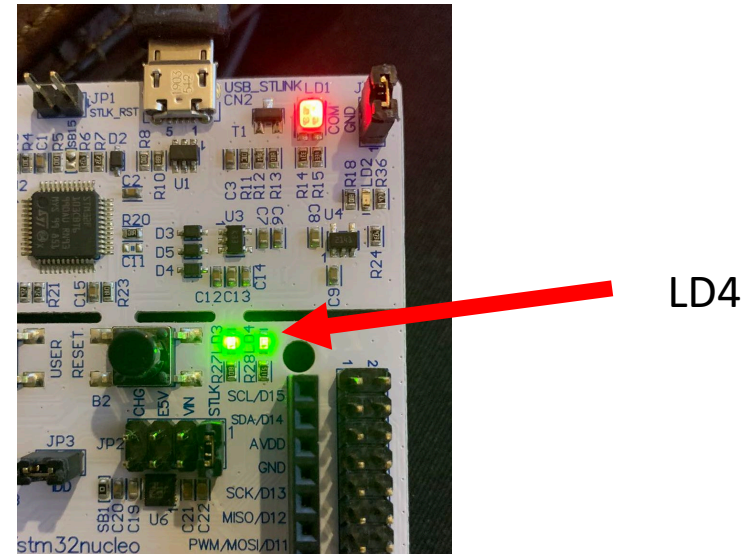
```
void HAL_TIM_PeriodElapsedCallback(TIM_HandleTypeDef *htim)  
{  
    if (htim == &htim2 )  
    {  
        HAL_GPIO_TogglePin(LED_GREEN_GPIO_Port, LED_GREEN_Pin);  
    }  
}
```

Cube MX setup

Run and measure



ให้สังเกตความถี่ LED กระพริบ นับว่าใน 1 วินาที LD4 กระพริบกี่ครั้ง

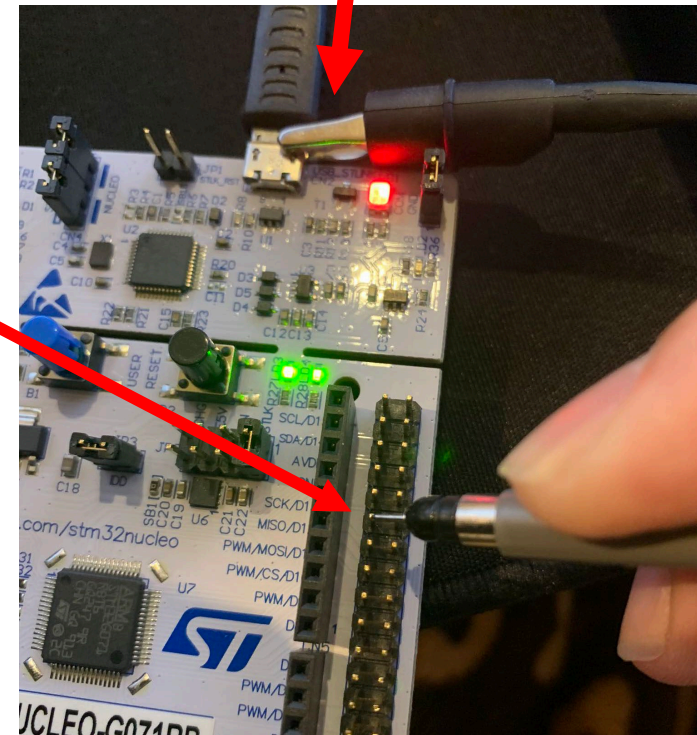
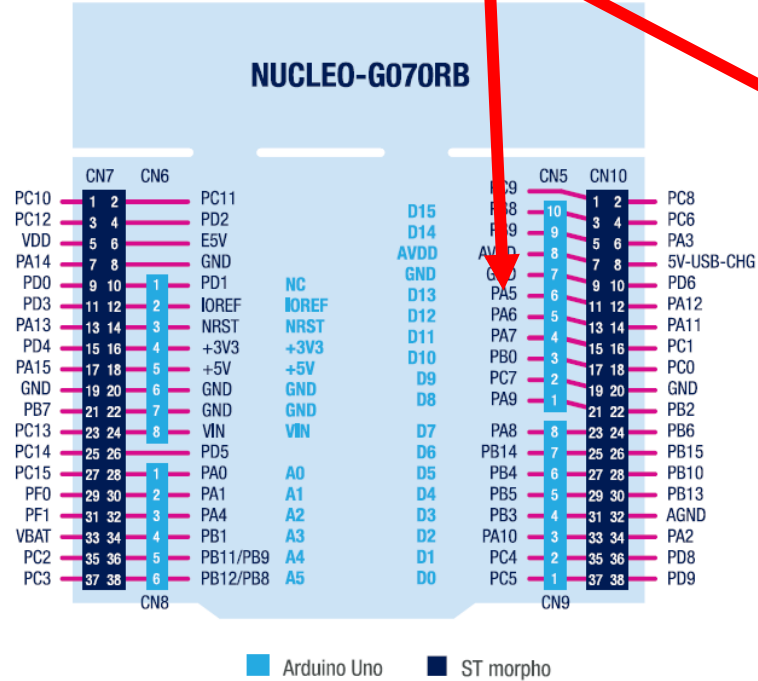


ล้อเล่นนะครับ ต้องใช้เครื่องช่วยวัดครับ นั่นก็คือ oscilloscope

oscilloscope

* Don't forget to tap GND (any GND on Board)

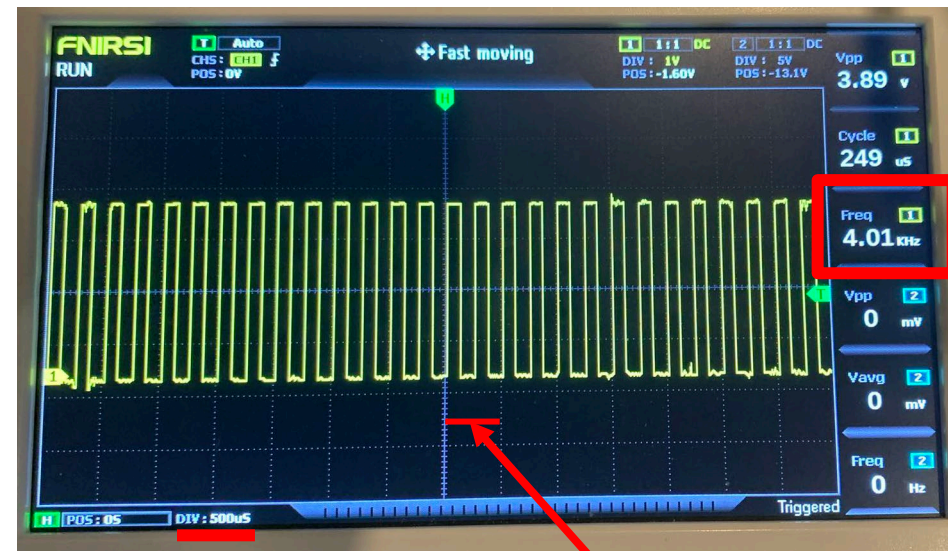
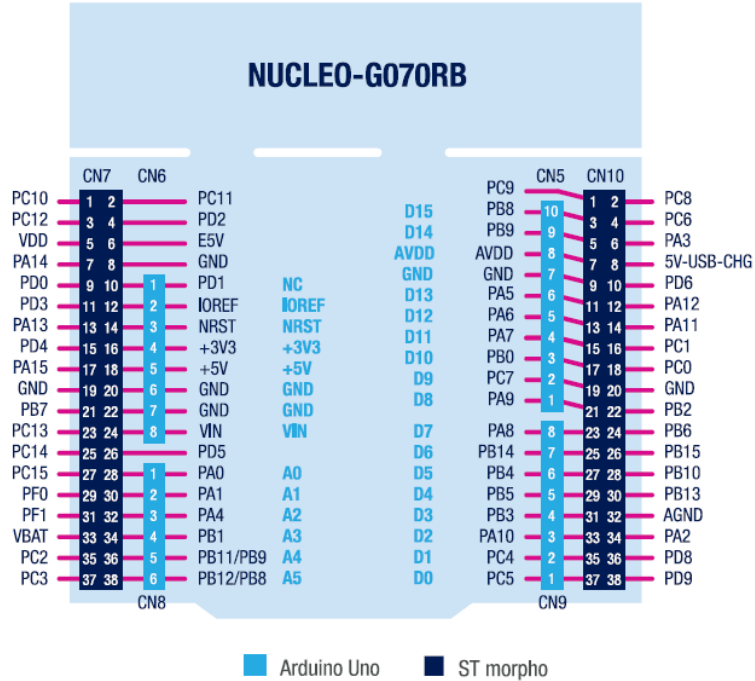
LD4 = PA5



* Taping GND like this picture are highly NOT recommend in further study (but instructor is too lazy to do in proper way)

oscilloscope

LD4 = PA5



Frequency

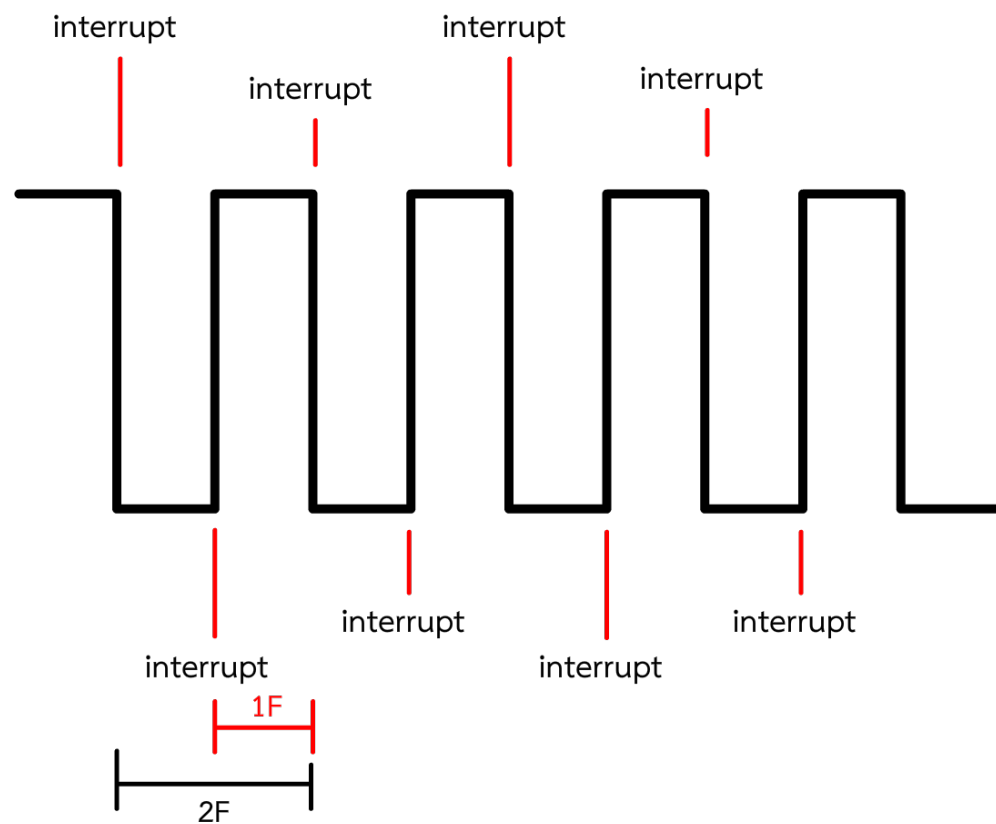
500 μ s

2 cycle in 1 DIV

$T = 500 / 2 = 250 \mu$ s (4000 Hz)

* Instructor don't have enough money to afford better oscilloscope so value may diff a bit

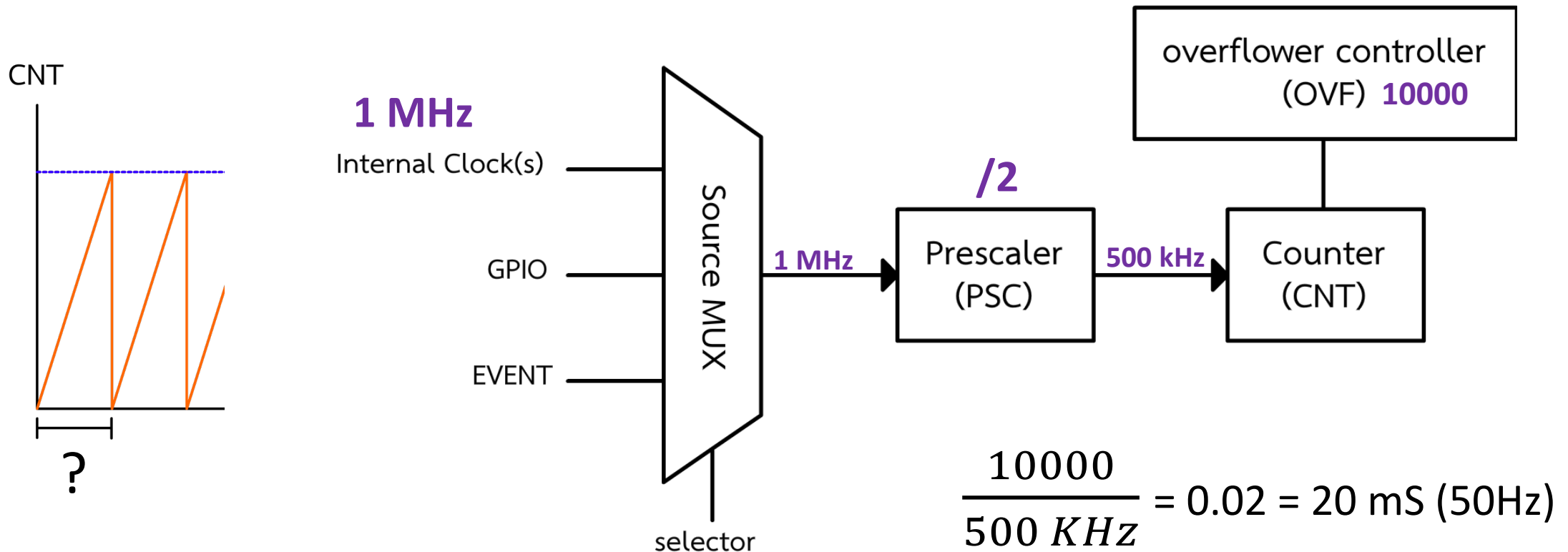
WHY $F/2$



โปรแกรมต้องทำงาน 2 ครั้ง ถึงจะได้
Square wave 1 ลูกคลื่น oscilloscope
เลยวัดได้ความถี่ / 2

Example2

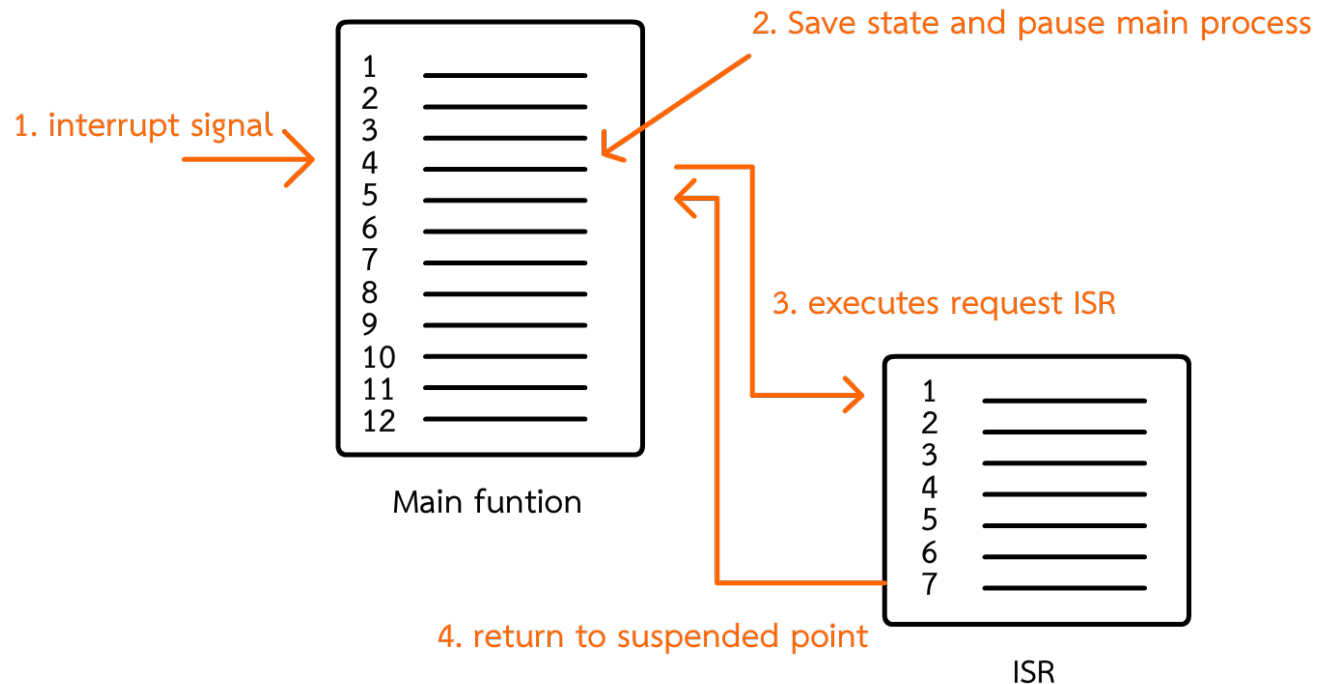
- clock source = PPL clock 1MHz , PSC = 2 , CNT = 900, OVF = 10000



Quiz

Interrupt

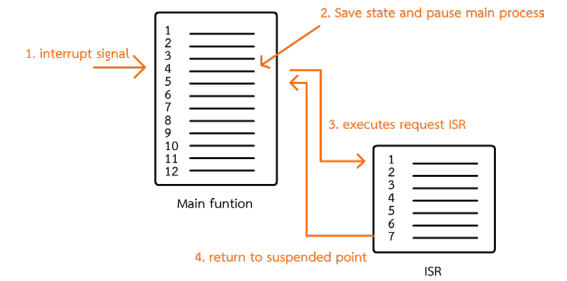
Interrupt คือ event (เหตุการณ์) หรือ signal ที่ส่งเข้ามายังระบบเพื่อ บอกให้ระบบหยุดทำงานหลัก (main function) และเตรียมตัวไปทำงานอื่นที่เตรียมไว้ (ISR : interrupt service routine)



Interrupt สามารถทำให้เกิดได้จากหลาย เหตุการณ์ เช่น timer IO ADC หรือแม้กระทั่ง software

ถ้าเกิดขึ้นพร้อมกันจะเป็นอย่างไร ทับกัน? run แคะอันเดียว? รออีก 3 คาบ นะครับ

Interrupt



Timer ISR

```
293
294 /* USER CODE BEGIN 4 */
295 void HAL_TIM_PeriodElapsedCallback(TIM_HandleTypeDef *htim)
296 {
297     if (htim == &htim2 )
298     {
299         HAL_GPIO_TogglePin(LED_GREEN_GPIO_Port, LED_GREEN_Pin);
300     }
301 }
302 /* USER CODE END 4 */
```

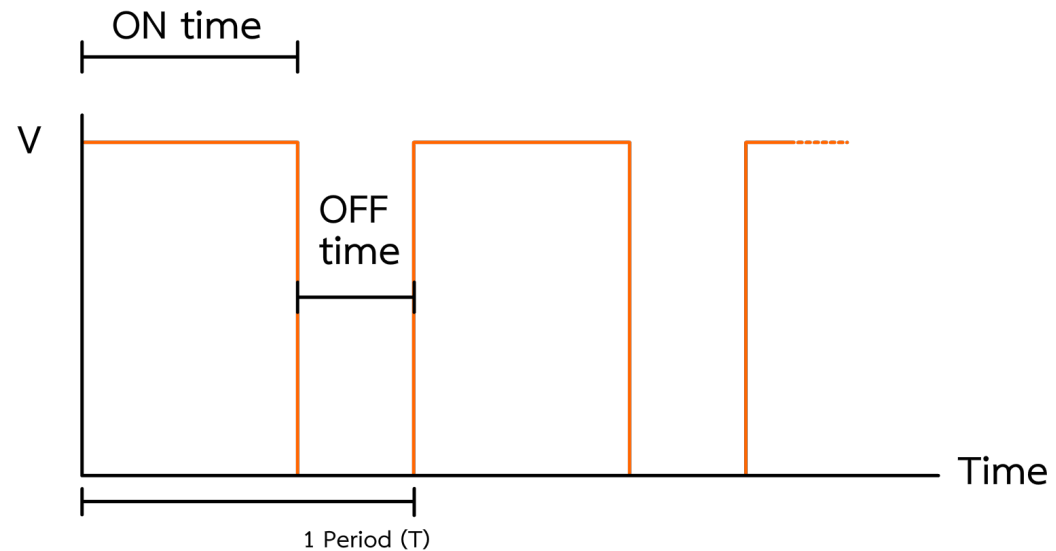
Timer application

- timer (counter)
- RTC (real time clock)
- Periodic interrupt
- pulse counter
- waveform generator
- generate event for another peripheral

Waveform generator

- Generate square wave with specific shape (frequency , duty cycle, phase)
- Our scope -> frequency , duty cycle
- Output compare Mode
- PWM generation Mode

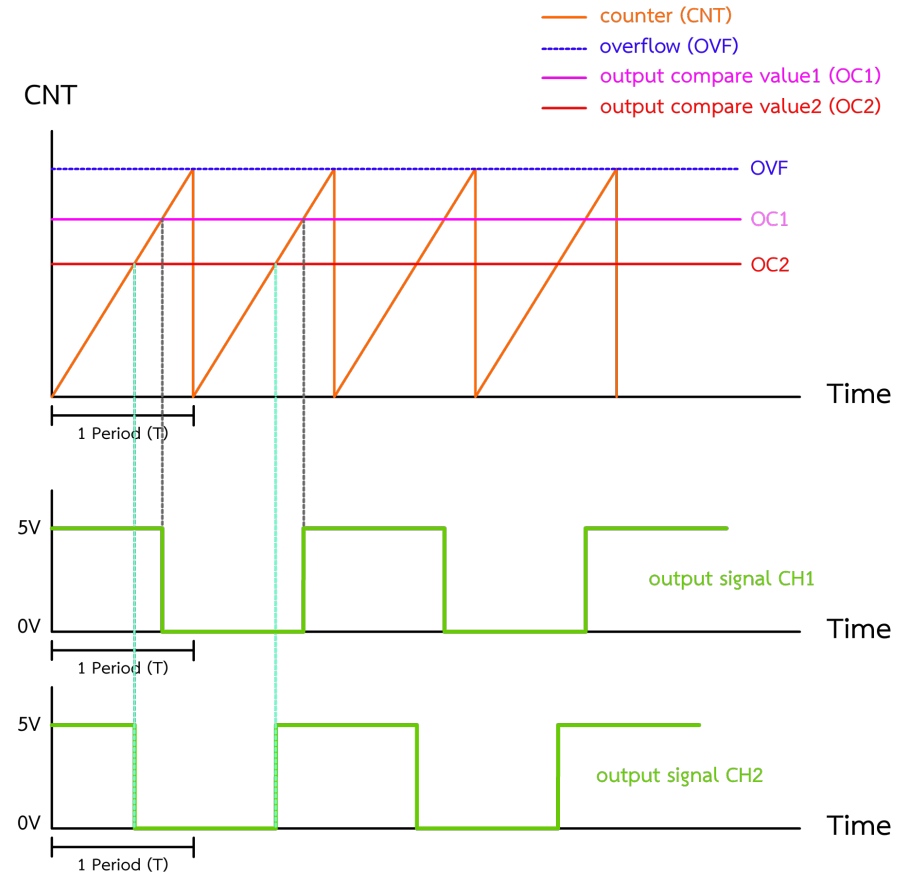
$$Duty\ Cycle = \frac{T_{on}}{Period}$$



Output compare Mode

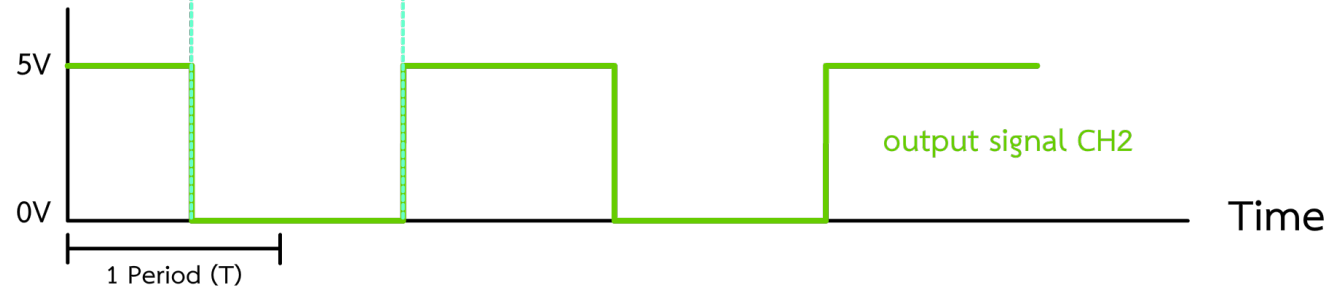
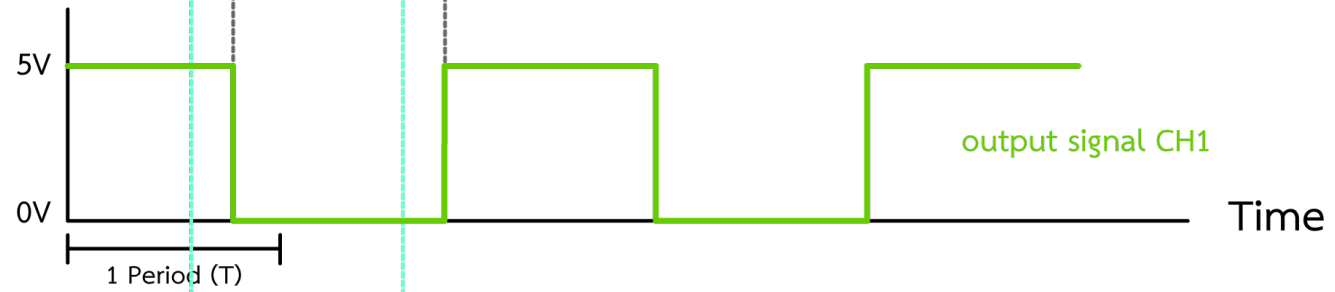
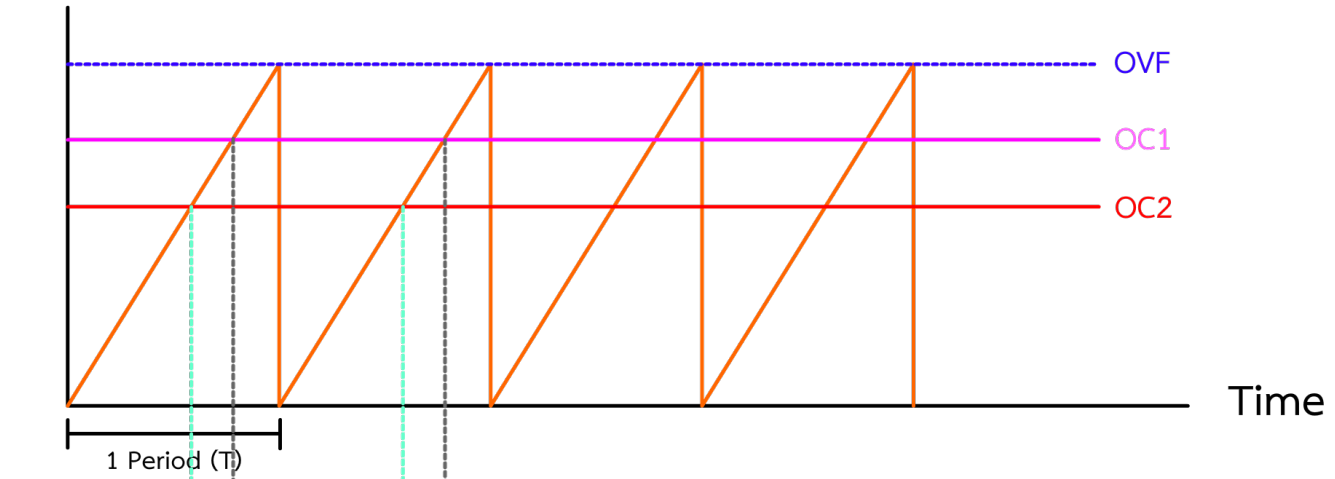
Generate event can be used to toggle signal

- When OC match CNT signal will toggle
- Can enable multi channel simultaneously

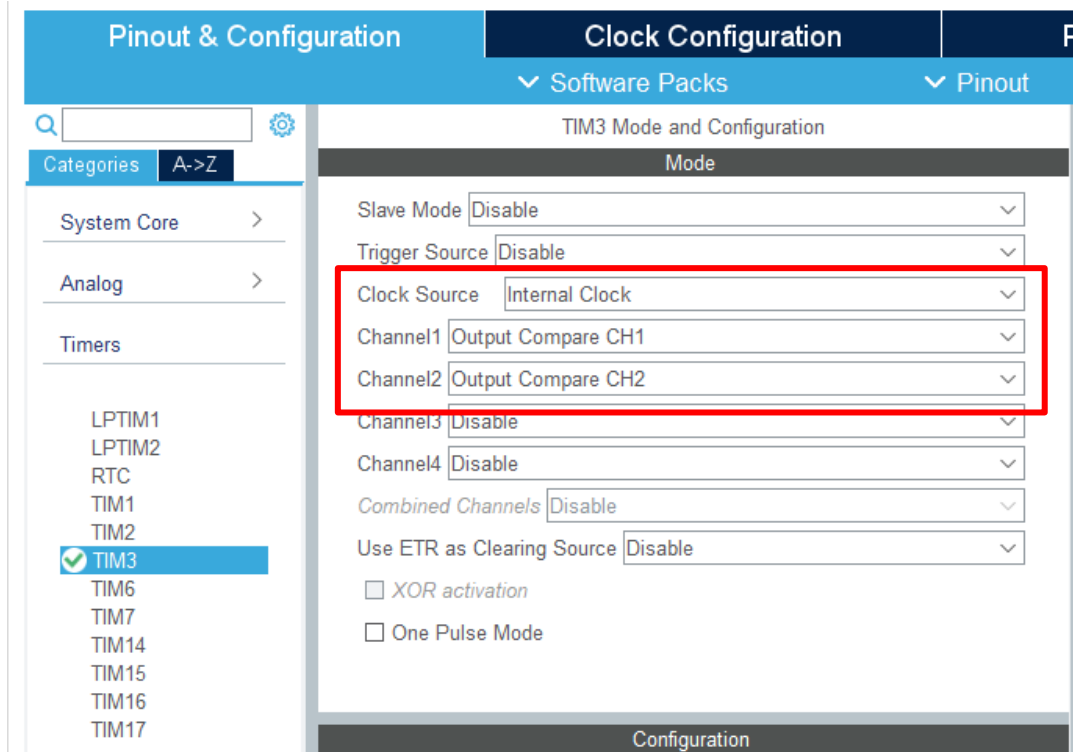


CNT

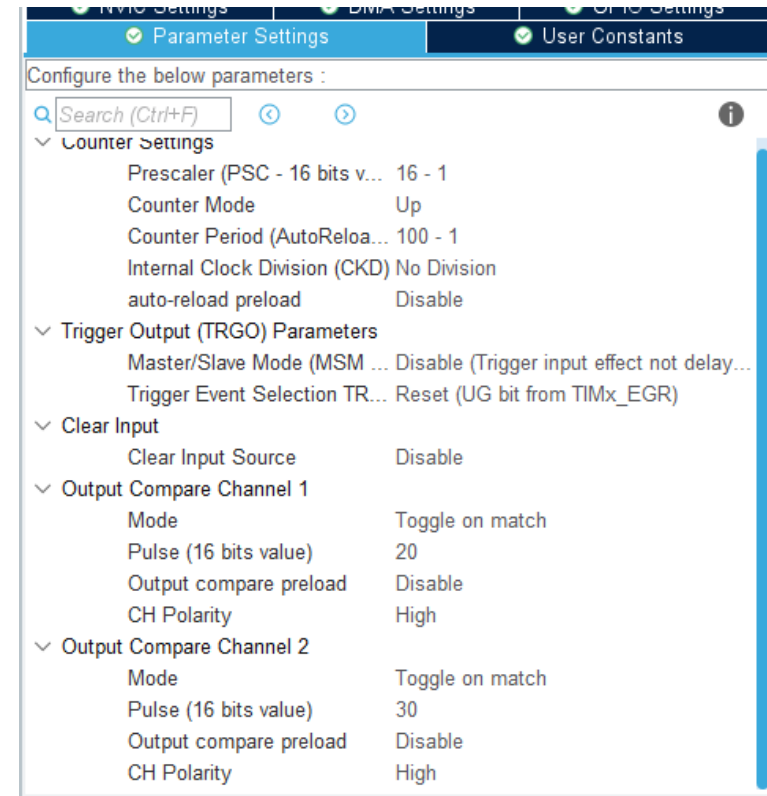
- counter (CNT)
- overflow (OVF)
- output compare value1 (OC1)
- output compare value2 (OC2)



Output compare Mode Setup



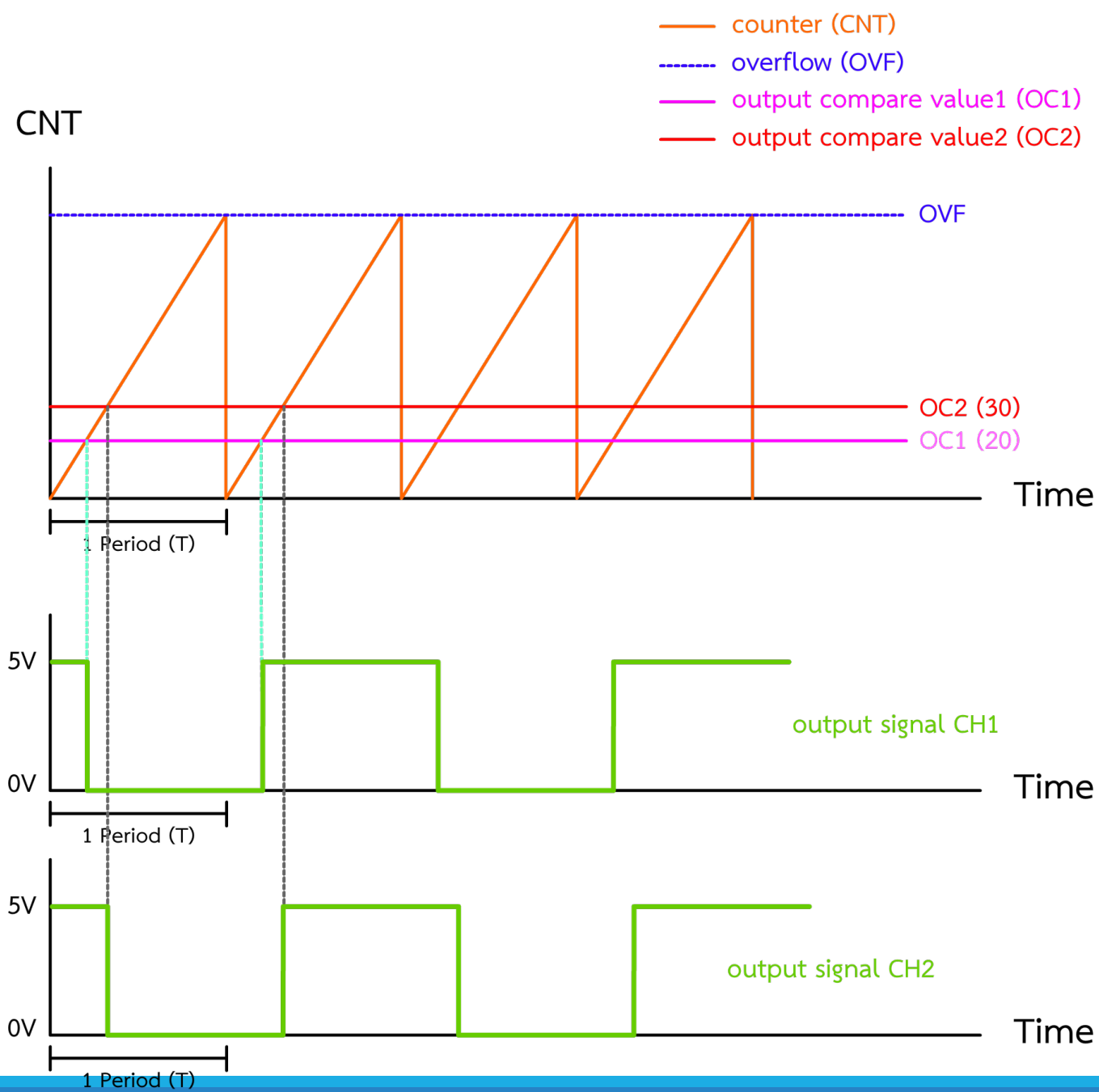
Enable TIM3 CH1, CH2 and Clock Source



Config Parameter

Coding

```
91
92  /* Initialize all configured peripherals */
93  MX_GPIO_Init();
94  MX_USART2_UART_Init();
95  MX_TIM3_Init();
96  /* USER CODE BEGIN 2 */
97  HAL_TIM_OC_Start(&htim3, TIM_CHANNEL_1);
98  HAL_TIM_OC_Start(&htim3, TIM_CHANNEL_2);
99  /* USER CODE END 2 */
100
101  /* Infinite loop */
102  /* USER CODE BEGIN WHILE */
103  while (1)
104  {
105      /* USER CODE END WHILE */
106
```



FNIRSI

RUN

T Auto

CHS: CH1 f

POS: -3.60V

Fast moving

1 1:1 DC

DIV: 2.5V

POS: -5.00V

2 1:1 DC

DIV: 2.5V

POS: 0V

Vpp 1

3.73 v

Cycle 1

199 μ s

Freq 1

5.01 kHz

Vpp 2

3.78 v

Vavg 2

+1.39 v

Freq 2

5.01 kHz



H

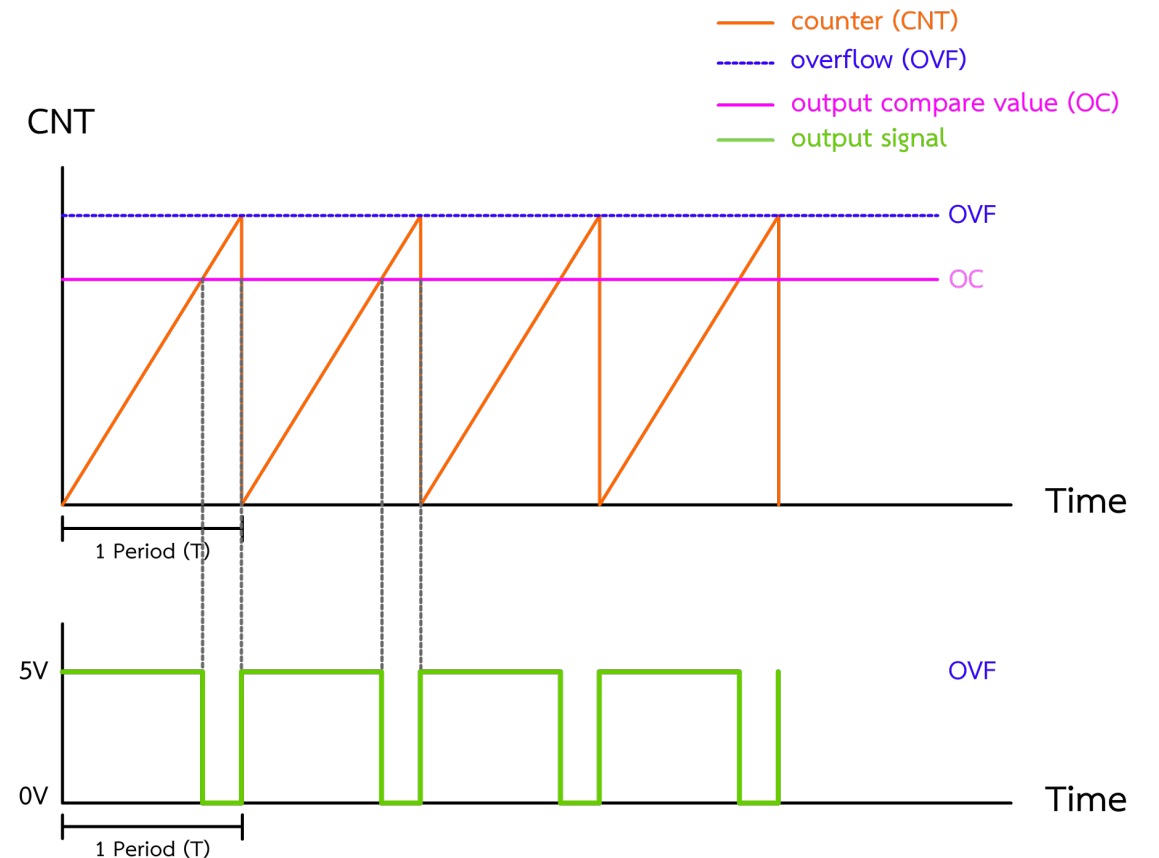
POS: 05

DIV: 50 μ s

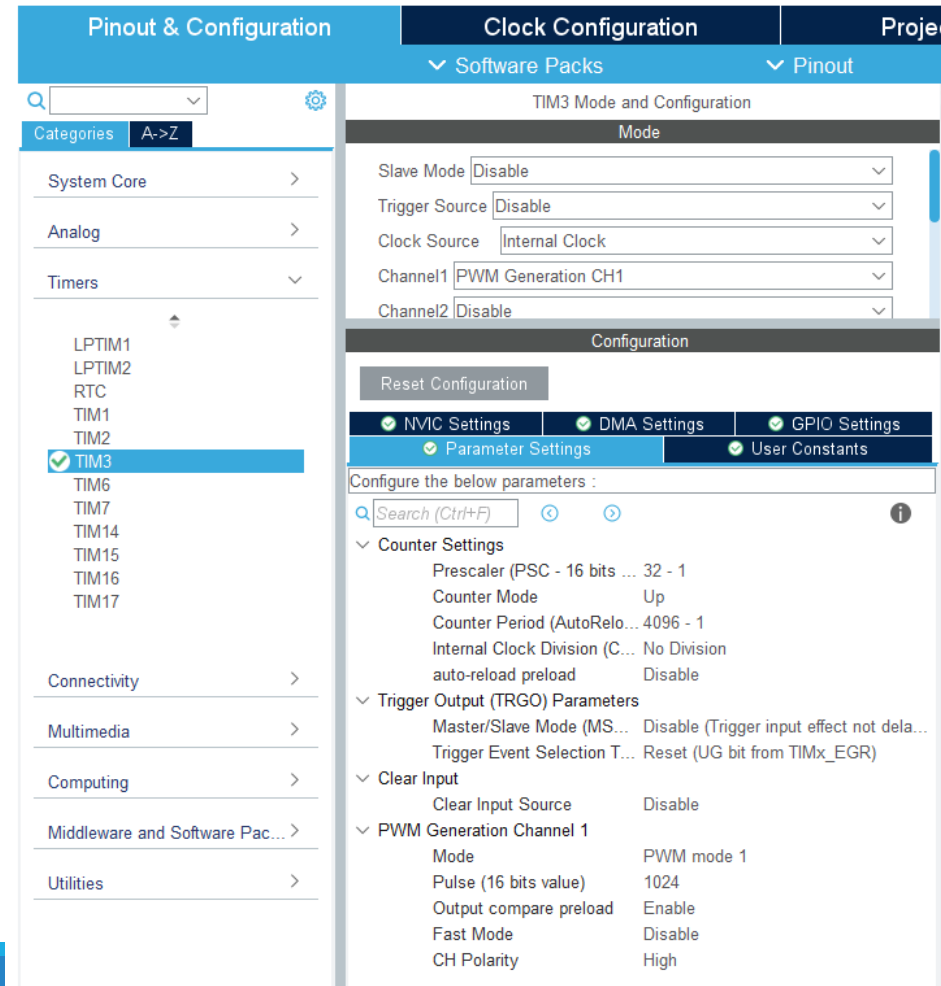
Triggered

PWM generation Mode

- Output compare indicate what output logic
- If $CNT < OC$: output = high
- ELSE : output = low



Example (Output compare Mode)

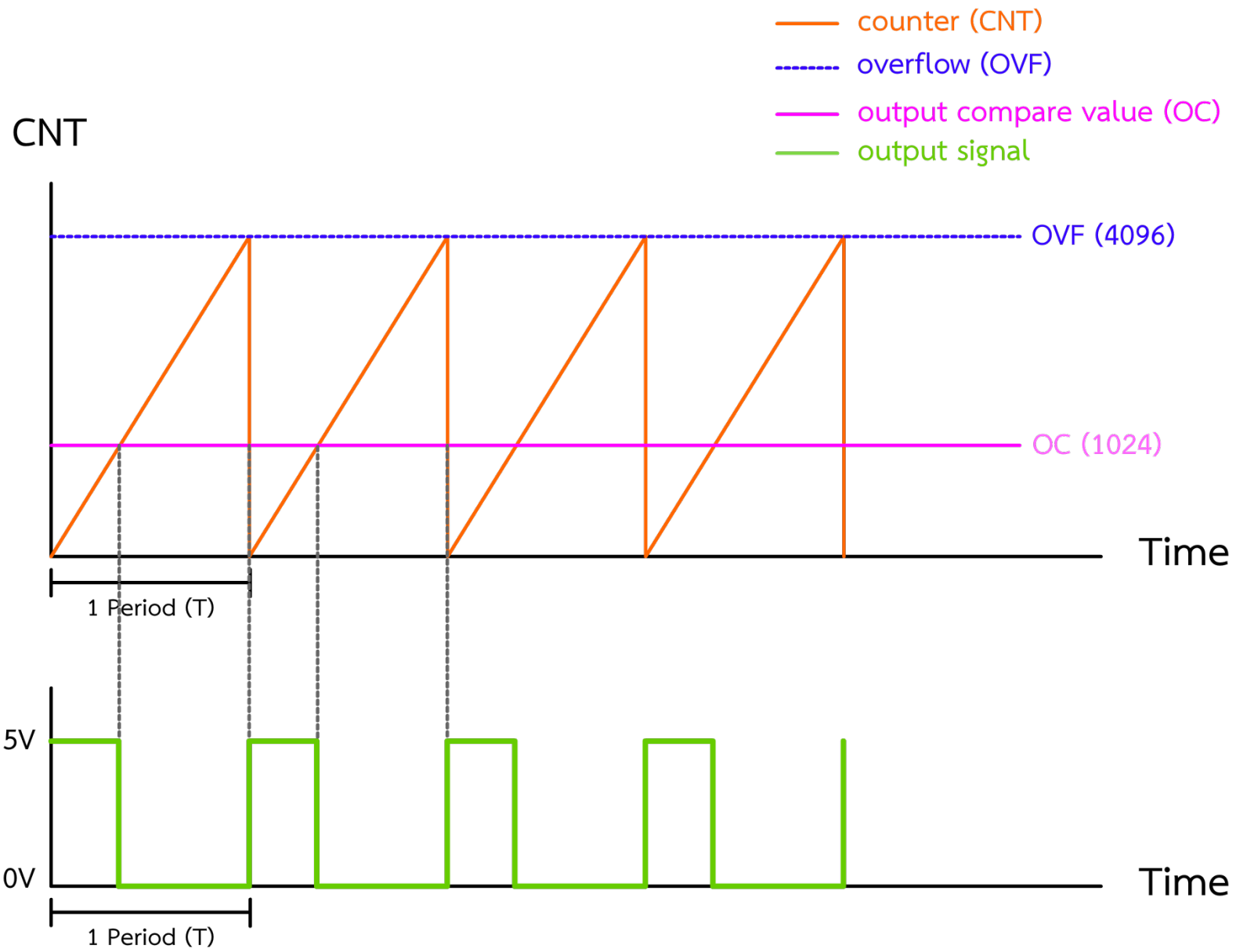


Setup PWM on TIM3 CH1

- OVF -> 4096 (12 bit)
- Pulse (OC) -> 1024 (25%)
- frequency = $(16 \text{ Mhz} / 32) / 4096 = 122.07\text{Hz}$

Coding

```
90  /* USER CODE END SysInit */
91
92  /* Initialize all configured peripherals */
93  MX_GPIO_Init();
94  MX_USART2_UART_Init();
95  MX_TIM3_Init();
96  /* USER CODE BEGIN 2 */
97  HAL_TIM_PWM_Start(&htim3, TIM_CHANNEL_1);
98  /* USER CODE END 2 */
99
100 /* Infinite loop */
101 /* USER CODE BEGIN WHILE */
102 while (1)
103 {
104     /* USER CODE END WHILE */
```



FNIRSI

RUN

T

Auto

CHS: CH1 f
POS: +750mV

Fast moving

1

1:1

DC

DIV: 1V
POS: -2.00V

2

1:1

DC

DIV: 2.5V
POS: 0V

Vpp 1
3.61 V

Cycle 1
8.17 ms

Freq 1
122 Hz

Duty+ 1
25 %

Tim+ 1
2.04 ms

Freq 2
0 mHz



H POS: 0S DIV: 5mS

Triggered

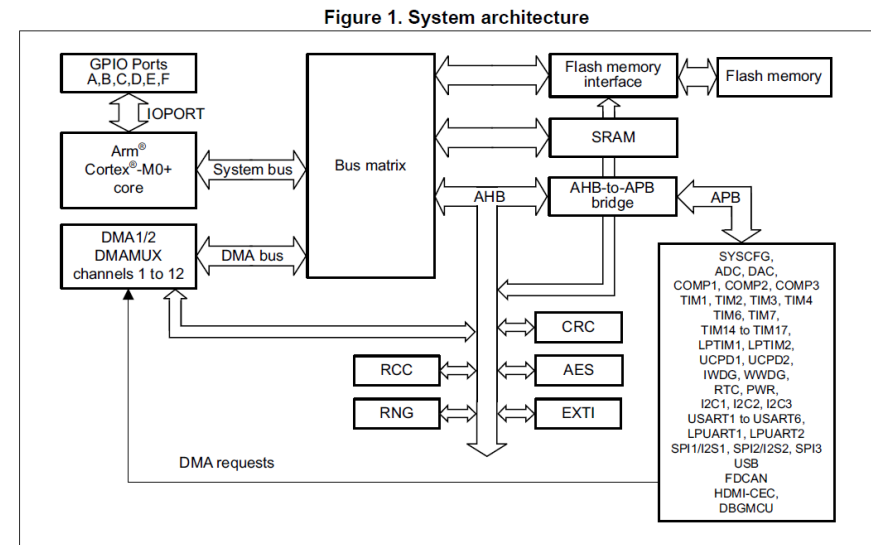
Change OC in run-time ?

```
/* Infinite loop */
/* USER CODE BEGIN WHILE */
while (1)
{
    /* USER CODE END WHILE */
    HAL_Delay(2000);
    __HAL_TIM_SET_COMPARE(&htim3,TIM_CHANNEL_1,2048);
    HAL_Delay(2000);
    __HAL_TIM_SET_COMPARE(&htim3,TIM_CHANNEL_1,1024);
    /* USER CODE BEGIN 3 */
}
/* USER CODE END 3 */
}
```

`__HAL_TIM_SET_COMPARE(HANDLE, CHANNEL, VALUE);`

How about main function?

- จากตัวอย่างที่เรียนในคาบนี้ จะเห็นว่า การใช้งาน peripheral นั้น จะอยู่แยกส่วนกับ CPU และ RAM โดยสิ้นเชิง (ถ้าไม่นับว่า Register คือ memory ที่อยู่ใน CPU)
- การใช้งาน peripheral เยอะๆ นั้นส่งผลกระทบต่อความแรง (speed and latency) ของ CPU และ RAM หรือไม่?



Lab

Create PWM timer output 1 channel

- CH1 create ([student_ID] % 1000) Hz square wave with ([student_ID] % 20) percent of duty cycle

- EX student ID = 60601167

- CH1 -> 167Hz with 7% duty cycle

$$DUTY = \frac{OC}{OVF}$$

Lab con.

- Measure output using oscilloscope
- Explain about parameter value show calculation and fill up diagram