

Лабораторная работа по дисциплине Архитектура ЭВМ на 07.05.20: «Устройство управления с аппаратной логикой»

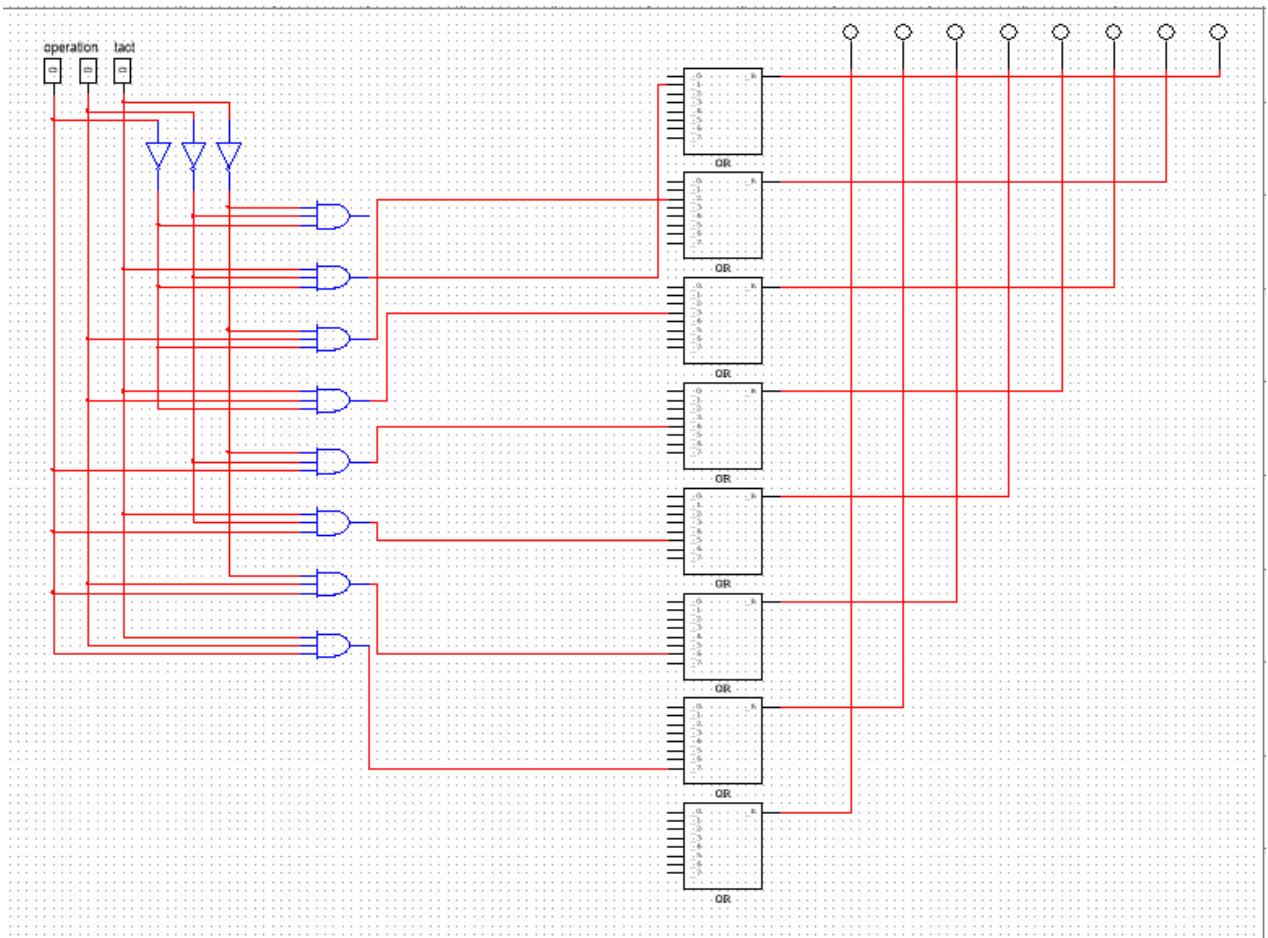
Задание: Разработать принципиальную схему устройства управления с аппаратной логикой работы, способного генерировать 8-и разрядные управляющие слова в соответствии с вариантом.

Условия:

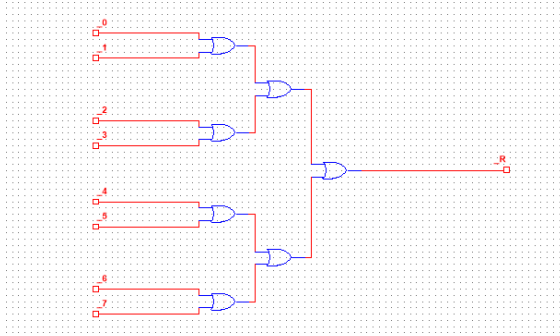
- 1) Управляющее слово зависит от номера такта и кода операции.
- 2) Предполагается, что микропрограмма состоит из двух тактов и в системе имеется 4 операции.
- 3) Ввод значений должен осуществляться при помощи цифровых констант, а вывод при помощи бинарных индикаторов.
- 4) В схеме необходимо обязательно реализовать дешифратор.

Входы			
Операция	Такт		9
0	0	0	11000110
0	0	1	01011001
0	1	0	00001010
0	1	1	11000100
1	0	0	10011000
1	0	1	10010111
1	1	0	00110011
1	1	1	10010001

УУАЛ:



OR:



Ссылка на схему:

<https://github.com/FallenMage/ESM/tree/master/%D0%A3%D0%A3%D0%90%D0%9B>