

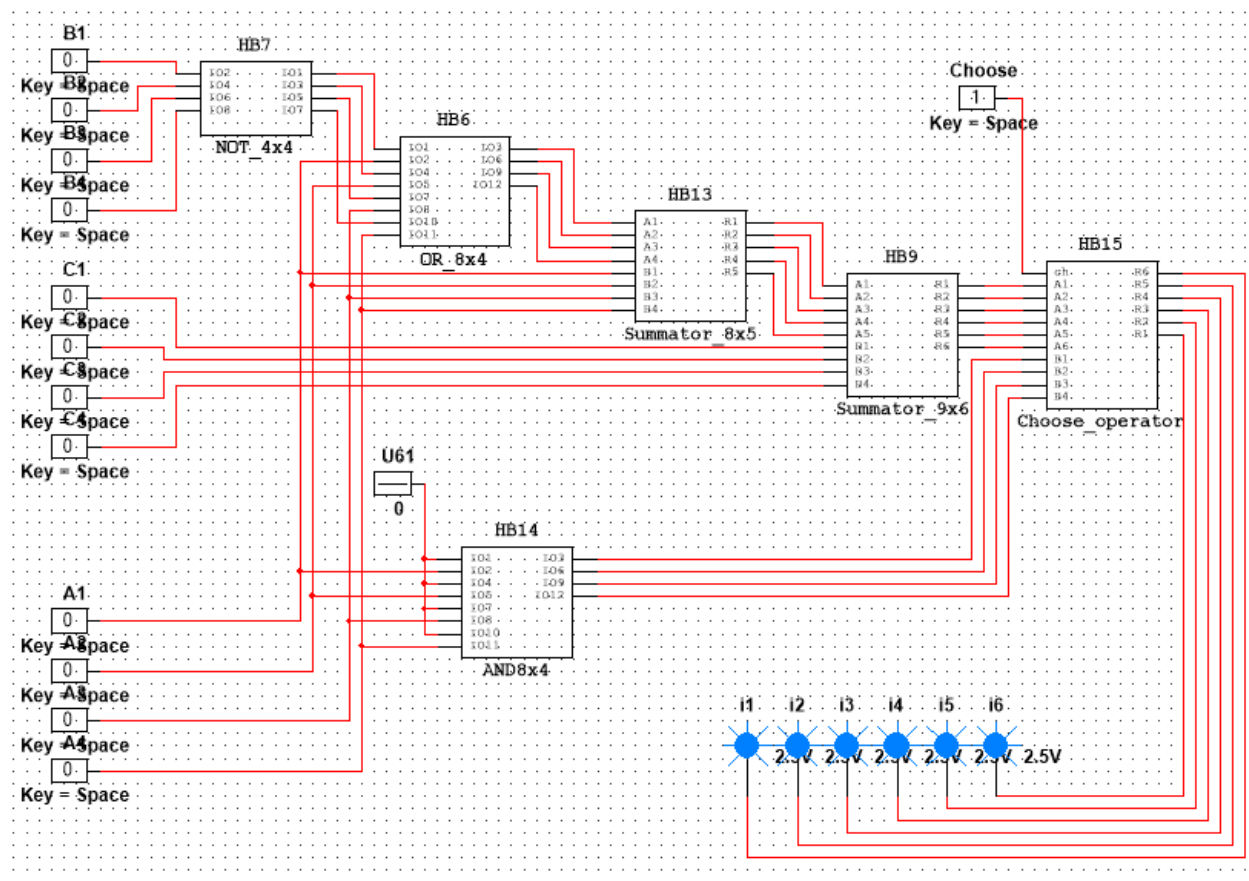
Лабораторная работа по дисциплине Архитектура ЭВМ на 26.03.20:
«Вычислитель арифметико-логического устройства»

Задание: Разработать принципиальную схему вычислительного узла 4-х разрядного Арифметико-логического устройства, реализующего операции в соответствии с вариантом.

Условия:

- 1) Ввод значений должен осуществляться при помощи цифровых констант, а вывод при помощи индикаторов.
- 2) Допускается прямой ввод и вывод информации без регистров.
- 3) Выбор типа операции должен осуществляться при помощи дополнительной константы.
- 4) Допускается использование любых готовых элементов, кроме АЛУ.
- 5) Операнды принять положительными без знакового разряда.

9	$A \wedge 0$	$A \vee \neg B + A + C$
---	--------------	-------------------------



Ссылка на схему :

<https://github.com/FallenMage/ESM/tree/master/%D0%90%D0%9B%D0%A32>