### UART2DDR3 Test

1. **架构**

**MCB**

**User**

**Port**

**DDR3**

**Data**

**Proceessing**

**Serial port Driver**

**PC**

**Path\_0**

**Path\_1**

**Path\_3**

**Path\_4**

**Memory Ctrl**

**UART2DDR3\_Test**

**FIFO**

**Path\_2**