### 一、填空题

1、在进行出栈操作时，应该先\_\_\_取出数据内容\_\_\_\_\_\_，然后再\_\_\_SP+2\_\_\_\_\_\_。

2、存储器中存储单元的物理地址有两部分组成，一部分是\_\_\_\_段地址\_\_\_\_\_，另一部分是\_\_\_\_偏移地址\_\_\_\_\_。

3、如果指令中指定的寄存器是SI，则操作数必定在\_\_\_数据段\_\_\_\_\_\_中;如果指令中指定的寄存器是BP，则操作数必定在\_\_\_堆栈段\_\_\_\_\_\_。

### 二、判断分析题

每小题列出的语句在语法上可能是正确的，也可能是错误的，请判断各小题所给语句在语法上是否正确，如果是错误的，则需要分析其错误原因。

1. MOV CS，0918H

错，不能使用MOV指令对CS段寄存器进行赋值，对CS寄存器的修改只能通过段内无条件转移指令、段间调用、段间返回等指令实现

1. MOV 6，CX

错，立即数不能作为目的操作数

### 三、名词解释题

1、物理地址

由20位二进制数构成，逻辑地址转化为物理地址的方法是：将16位段基址左移4位，形成20位的段基址，再与16位偏移量相加，产生20位的物理地址。CPU与存储器之间交换使用物理地址

1. 逻辑段  
   8086/8088CPU组织内存空间的基本方式，把数据、代码所占用的内存空间划分为一块块连续空间的形式，这样的一块地址连续的空间就称为段，段的最大长度由偏移量的变化范围决定，即64K
2. 补码

一种二进制的机器编码形式，用于表达带符号数，是实现带符号运算的一种基本编码

### 四、写出下列指令的寻址方式

1、MOV AL，[78H] 直接寻址方式

2、MOV CX，ALPHA[BX][SI] 相对基址变址寻址方式

3、AND BYTE PTR GAMMA[DI]，11011001B 立即数寻址方式

4、SBB SI，DAT[SI] 寄存器相对寻址方式

5、MOV AL，[BX] 寄存器间接寻址方式