### 一、单项选择题

1、为了便于实现多级中断，保存现场信息最有效的方式是采用( B )。

A、通用寄存器 B、堆栈 C、存储器 D、寄存器

2、8086CPU中有4个数据寄存器，其中AX除用作通用寄存器外，还可用作( A )。

A、累加器 B、计数器

C、基址寄存器 D、段寄存器

3、如果(AL)=11111111B，执行INC AL指令后，CF= ( D )。

A、1 B、0

C、2 D、和执行INC AL指令之前的取值保持一致

4、以下指令中，执行后要影响标志位的指令为( C )。

A、MOV AL，BL B、LAHF

C、CLC D、PUSHF

5、在机器内部操作中，CPU与存储器之间的任何信息交换使用的都是( B )。

A、逻辑地址 B、物理地址

C、有效地址 D、相对地址

6、用来表示堆栈指针的寄存器是( C )。

A、IP B、BP C、SP D、SS

7、8086CPU在基址加变址的寻址方式中，变址寄存器可以为( D )。

A、BX或CX B、CX或SI

C、DX或SI D、SI或DI

8、如果当前(SP)=0058H，执行POP AX指令后，(SP)=( D )。

A、60H B、56H C、59H D、5AH

9、设DS=27FCH，某一数据存储单元的偏移地址为8640H，则数据存储单元的物理地址正确的是( D )。

A、27FCH B、27FC0H C、8640H D、30600H

10、PSW寄存器中共有( A )位条件状态位，有( )位控制状态位。

A、6、3 B、3、6 C、8、4 D、4、8

11、“与非”门中的某一个输入值为“0”，那么它的输出值( B )。

A、为“0” B、为“1”

C、取决于正逻辑还是负逻辑 D、取决于其他输入端的值

12、在段内寻址时，可以提供偏移地址的寄存器组是( C )。

A、AX、BX、CX、DX B、BP、SS、IP、SI

C、BX、BP、SI、DI D、CS、DS、ES、SS

13、为了便于实现多级中断，保存现场信息最有效的方式是采用( B )。

A、通用寄存器 B、堆栈 C、存储器 D、寄存器

14、LEA AX， [10H]

MOV AX， 2210H

执行上述指令序列后，AX寄存器的值是( A )。

A、2210H B、10H C、22H D、都不是

15、下列4条指令中，错误的是( A )。

A、MOV AX， [DX] B、ADD CX， AX

C、SHR AX， CL D、ADD BX， [BP+DI]

16、8086CPU中寄存器BP用作( A )。

A、基址指针寄存器 B、堆栈指针寄存器

C、计数器 D、累加器

17、寄存器间接寻址方式中，操作数存放在( D )中。

A、通用寄存器 B、程序计数器

C、堆栈 D、主存单元

18、目前的计算机，从原理上讲( C )。

A、指令以二进制形式存放，数据以十进制形式存放

B、指令以十进制形式存放，数据以二进制形式存放

C、指令和数据都以二进制形式存放

D、指令和数据都以十进制形式存放

19、在主存和CPU之间增加cache存储器的目的是( C )。

A、增加内存容量 B、提高内存可靠性

C、解决CPU和主存之间的速度匹配问题 D、提高CPU速度

20、指令ADD CX， [SI+10H]中源操作数的寻址方式是( C )。

A、立即寻址 B、寄存器寻址 C、存储器寻址 D、隐含寻址