

دانشگاه تهران پردیس دانشکده های فنی دانشکده مهندسی برق و کامپیوتر



معماري كامپيوتر

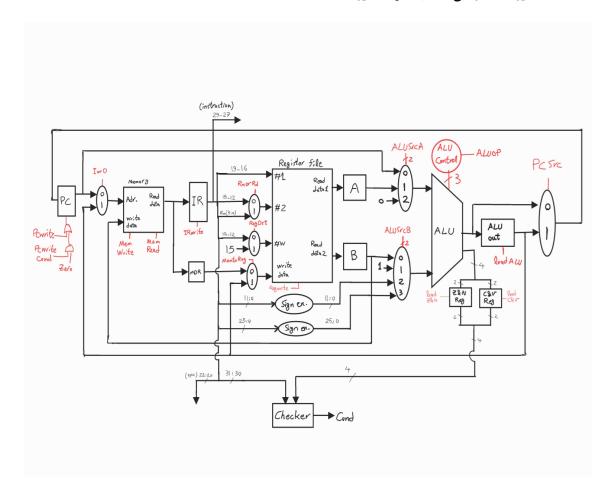
دکتر صفری

تمرین کامپیوتری سوم پیادهسازی چندمرحلهای پردازنده

انجامدهنگان سروش مسفروش مشهد ۱۹۸۴۷۲ م فربد سیاهکلی ۱۹۸۵۱۰ ۸۱۰

Datapath

مسیر داده طراحی شده به صورت زیر است:



در این مسیر داده سیگنالهای مشخص شده به رنگ قرمز توسط کنترلر به ما داده می شوند. همچنین درباره عنصر C باید قید شود که ما پرچمها را از ALU می گیریم و همجنین C را از C می گیریم و به این قطعه می دهیم تا تشخیص دهد دستور قابل انجام است یا خیر، اصولا ساختار بخش اعظم این قطعه همچون یک دیکودر است که در ادامه بیان می کنیم.

با توجه به شروطی که در صورت پروژه مشخص شدهاند داریم:

$$\begin{cases} C = \circ \circ & Cond = Z \\ C = \circ \circ & Cond = \overline{Z}(\overline{N \oplus V}) \\ C = \circ \circ & Cond = N \oplus V \\ C = \circ \circ & Cond = Always \ true \end{cases}$$

لذا برای به دست آوردن cond ابتدا با یک دیکودر ۲ به γ میآییم و γ را به چهار سیم تبدیل کرده سپس به کمک گیتهای پایه γ را تشکیل میدهیم، یعنی با استفاده از پرچمها که از γ میگیریم و با توجه به حالات ذکر شده در بالا به کمک گیتهایی نظیر γ میارت γ میارت γ را میسازیم و به کنترلر میفرستیم.

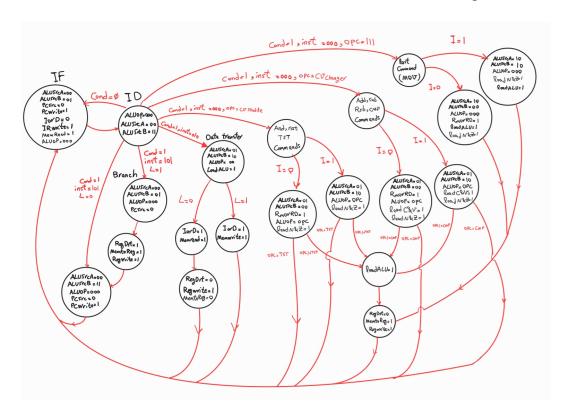
شایان توجه است که میتوانیم این کار را با فرستادن مستقیم پرچمها و C به کنترلر و انجام دادن تصمیمگیری درباره اجرا یا عدم اجرای دستور در کنترلر نیز انجام دهیم.

ALV OP	Inst	Description
000	ADD	Rd= Rn+OP2
Similar in COO!	SUB	R1 = Rn-0P2
changing the thigs 00	RSB	Rd=Rn-OP2
Similar in	AND	Rd-RnAND OP2
means et 00	Not	Rd = -OP2(2°s complement)
the flogs	TST	Set and order on Rd AND OB
110	CMP	Set con codes on Rd-OP2
111	MoV	Rd=OP2

ALUOP	Output
000	A + B
111	
001	
010	A - B
110	
011	А&В
101	
100	two's B

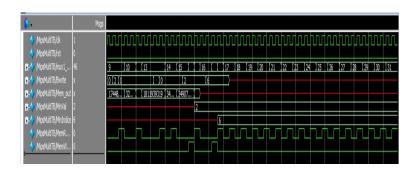
Controller

كنترلر طراحى شده به صورت زير است:



در این کنترلر انواع دستورات مختلف با شروطشان روند کنترلشان بیان شده است همچنین از جدول صفحه گذشته و شباهت بین سبک پیادهسازی دستورات الهام گرفته شده است.

Simulation Results



بابان