



COMPROBACIÓN DE TABLAS DE VERDAD



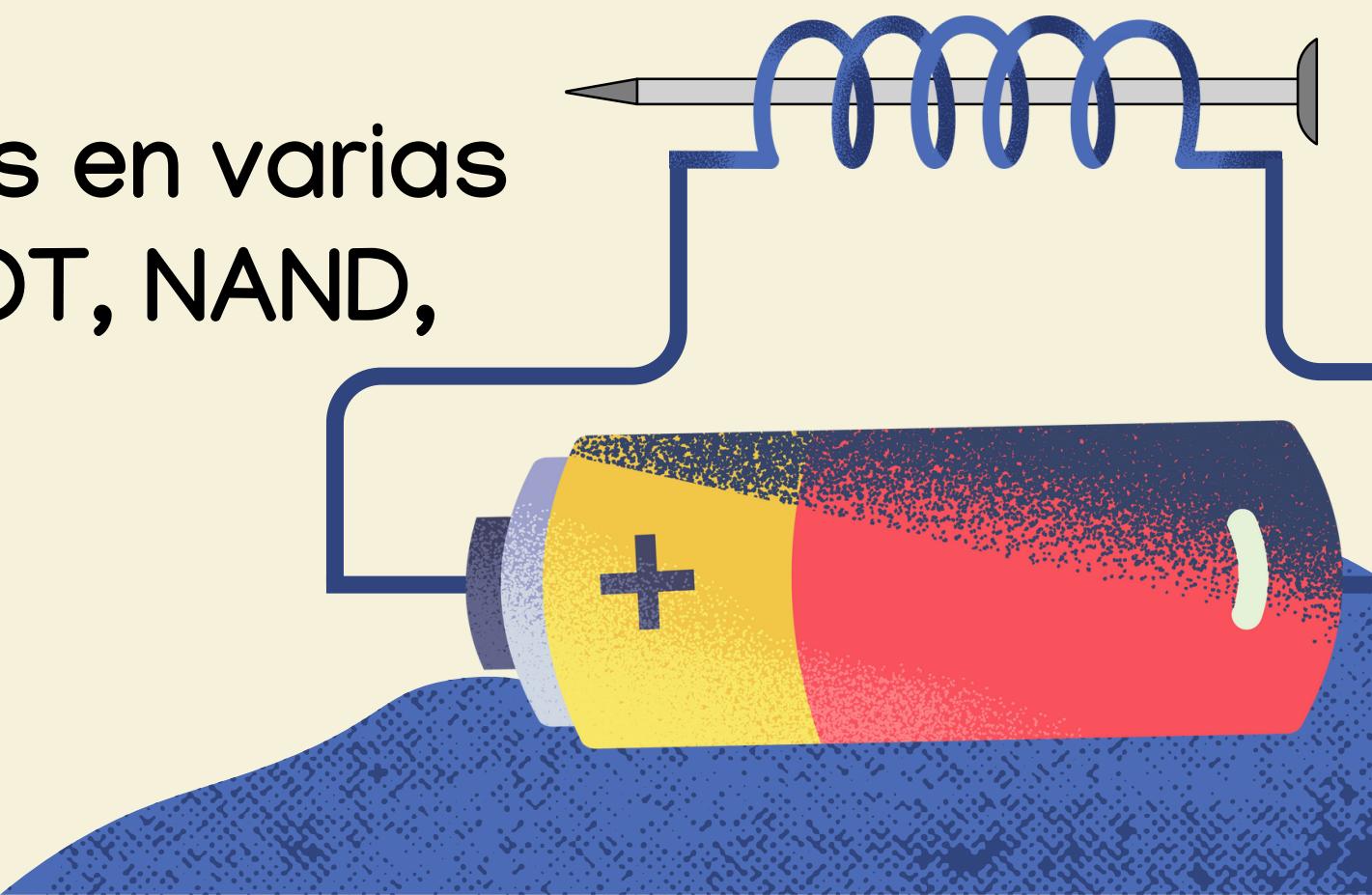
**FARID CAMILO ROJAS VARGAS - 2220051
DANIEL SANTIAGO CONVERS - 2221120
JEFERSON JAIR ACEVEDO SARMIENTO - 2221790**



COMPUERTAS LÓGICAS TTL

Las compuertas lógicas TTL (Transistor-Transistor Logic) son un tipo de circuitos integrados utilizados en electrónica digital para realizar operaciones lógicas. Estas compuertas se basan en transistores bipolares y fueron una de las primeras tecnologías de lógica utilizadas en la industria de la electrónica.

Las compuertas lógicas TTL están disponibles en varias variantes, incluyendo compuertas AND, OR, NOT, NAND, NOR, XOR, y XNOR, entre otras.





Compuerta NOT

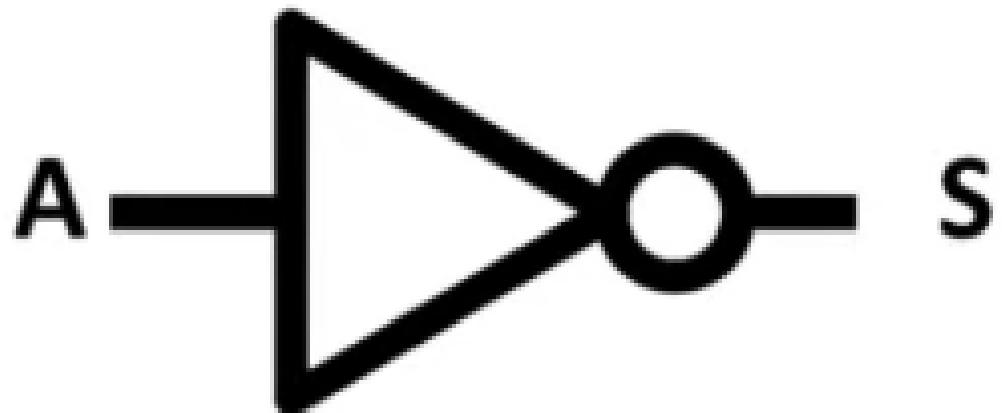


Tabla de verdad

Entradas	Salidas
A	$S = \bar{A}$
0	1
1	0

Compuerta NAND

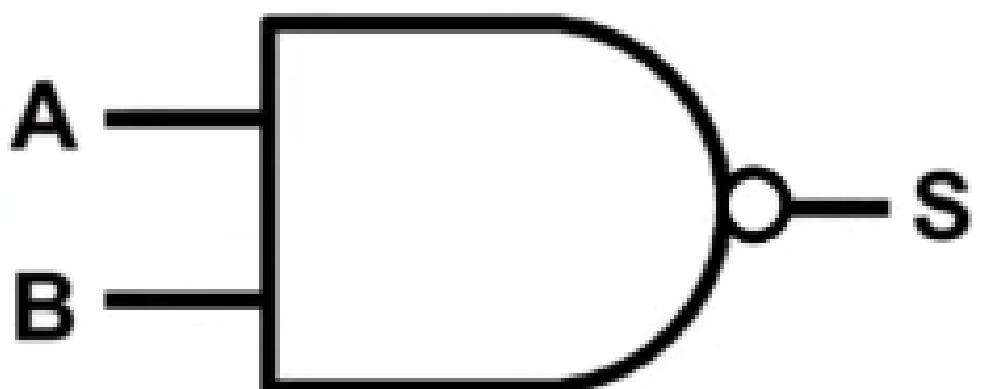
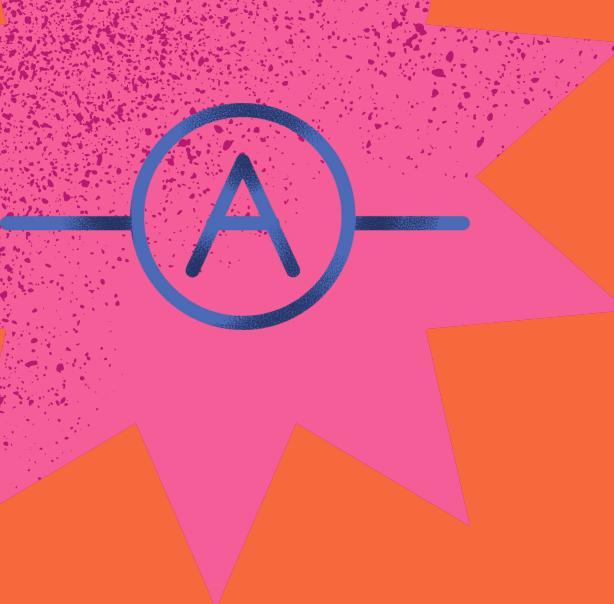


Tabla de verdad

Entradas		Salidas
A	B	$S = \bar{A} \cdot \bar{B}$
0	0	1
0	1	1
1	0	1
1	1	0





Compuerta NOR

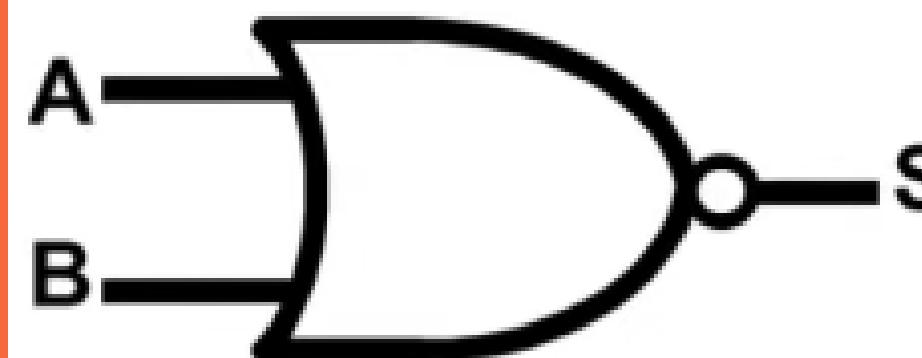


Tabla de verdad

Entradas		Salidas
A	B	$S = \overline{A + B}$
0	0	1
0	1	0
1	0	0
1	1	0

Compuerta AND

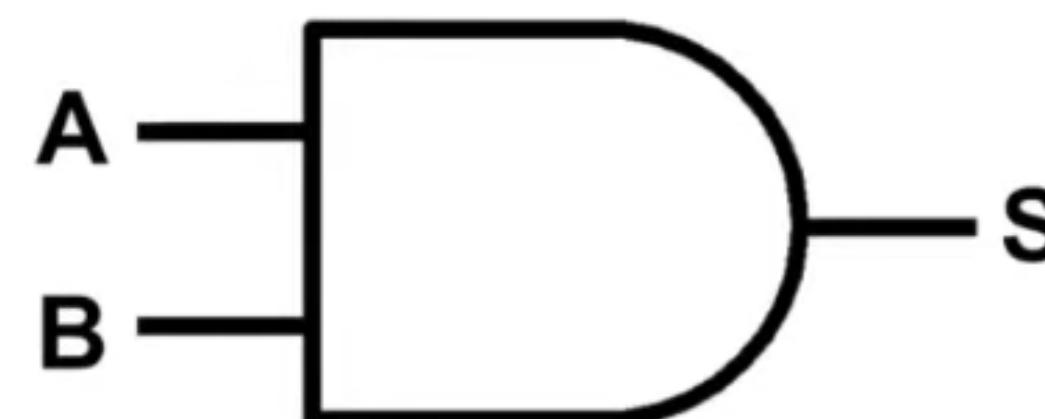


Tabla de verdad

Entradas		Salidas
A	B	$S = A \cdot B$
0	0	0
0	1	0
1	0	0
1	1	1

T = 1,1xRxC

