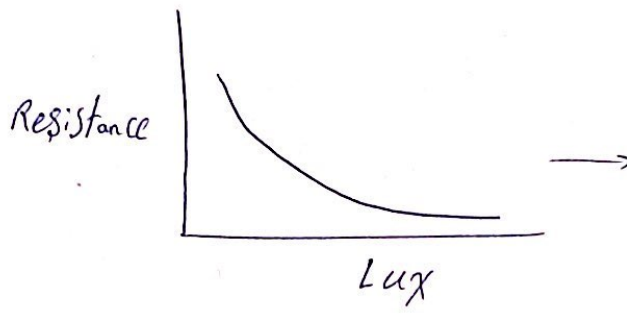
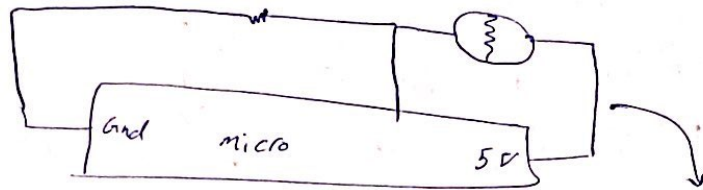


برگشت :



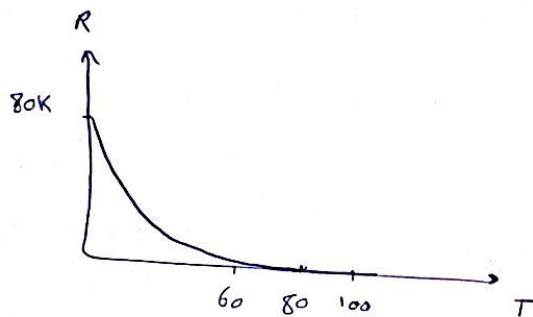
باقی به نمودار میزان مقاومت با افزایش شدت نوری
که حس می‌شود پس شکل زیر:



در صورت نوری پس مقاومت LDR زیادت مقدار و A_0 تقریباً صفات و با افزایش شدت نوری به حرکت نزدیک می‌شود



این حالت برگشت به حالت اول است. با کاهش شدت نوری A_0 و نزدیک می‌شود با افزایش شدت نوری
و نزدیک می‌شود



برگشت : در حال $M35$

1-4-20V
2-out
3-Gnd



باقی به نمودار با افزایش دما
مقاومت کاهش می‌یابد.

۳-۲-۱ داریم. یکی برای انتقال به منبع
یکی برای انتقال به زمین
یکی برای خروجی آنالوگ

برگشت: امکان وجود چند Master در I2C به غیر امکان ندارد. فقط یک Master می‌تواند دانه باسیم و چند Slave
در I2C! TWI می‌تواند چند Master دانه باسیم اما این حالت در خط میانی از Master ها می‌تواند مشکل
باشد و بقیه نمی‌تواند متصل شوند.

پیش full duplex
full duplex یعنی سیمه‌ای از ارتباط که بتواند همزمان فرستنده و گیرنده‌ها را داده‌ها بین یکدیگر رد و بدل کند. SPI یک یک‌طرفه است.
full duplex است. با استفاده از MISO, MOSI می‌توان پیش رفت.

Source Code →

پیش‌زمینه پیش از کد

```
#define PIN_SPI_SS (53)
#define PIN_SPI_MOSI (51)
#define PIN_SPI_MISO (50)
#define PIN_SPI_SCK (52)

static const int SS = PIN_SPI_SS;
static const int MOSI = PIN_SPI_MOSI;
static const int MISO = PIN_SPI_MISO;
static const int SCK = PIN_SPI_SCK;
```

پیش: مقدار پلاک → مقدار پلاک برای هم‌افسار انتقال داده بین master, slave توسط master تعیین می‌شود.
پیش: نحوه ارتفاع slave توسط SS → نحوه‌ها اینجا — slave ها توسط master تعیین می‌شود. master همیشه برای فعال کردن چیزی slave دارد. برای فعال کردن یک slave باید SS برد slave را از High به Low ببرد.
master را هم چنین طوری می‌توان برنامه‌ریزی کرد که فرض NSS به Decade وصل شود، می‌توان تعداد بالاتر از slave به یک master وصل کرد.
پیش: نحوه slave به یک master به یک مقدار مقدار MSTR در SPCR تنظیم کنیم تا به حالت slave برویم.
1 → SPIE
1 → SPEE

پیش: جمع ISR → زمانی که داده‌ها از master می‌آید، slave آن را دریافت می‌کند. وقفه تولید می‌شود که در ISR مربوط به آن وقفه‌ها اجرا شود. داده‌ها صادر می‌شود. SPCR موجود است.

لذا به SPI تنظیم SS, MOSI, SCK روی فوری‌ها به یک کدین SCK → begin() MOSI به یک SS به یک راه‌اندازی می‌شود.

تنظیم کننده ساعت SPI به ساعت سیستم تنظیم می‌شود در بردهای پیشین AVR → SetClockDivider() تنظیم کننده‌ها موجود 2, 4, 8, 16, 32, 64, 128 هستند. تنظیم پیش فرض ساعت SPI 16 می‌باشد. (4 می‌شود برای بردها 16 می‌شود هرگز)

SPI منتظر ارسال دریافت می‌ماند. داده‌ی دریافتی در `receiveVal(16)` `Transfer()` قرار داده می‌شوند در صورت انتقال بافر داده‌ی دریافتی به بافر در کل ذخیره می‌شود (داده‌های قدیمی؛ داده‌های جدید جایگزین می‌شوند)
 اگر SPI داخل یک وقفه استفاده شود این تابع آن وقفه را در کدینشی SPI ثبت `attachInterrupt()` می‌کند. ورودی آن پین است که با `attachInterrupt()` استفاده می‌شود. اگر SPI از یک وقفه متفاوت استفاده کند
 Interrupt Number Interrupt Number

باید 255 باشد.