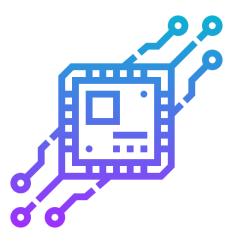
TECNOLÓGICO DE ESTUDIOS SUPERIORES DE CHALCO

Ingeniería en Sistemas Computacionales



Lenguajes y autómatas 2

Multiplexor

Arfaxad Zadot Aguilar Jiménez

Grupo 4701

INTRODUCCIÓN

El universo de los sistemas automatizados, digital, virtual. Cada día absorbe más terreno y forma parte ya de nosotros. Por ejemplo, en el interior de nuestros hogares, encontramos lavadoras, hornos microondas equipos de sonido, video, sistemas de calefacción/aire acondicionado etc.

OBJETIVO

Diseñe un sistema multiplexor de la siguiente tabla de verdad

В	Α	S
0	0	L1
0	1	L2
1	0	L3
1	1	L4

CÓDIGO

```
__CONFIG _CP_OFF & _WDT_OFF & _PWRTE_ON & _XT_OSC
LIST P=16F84A
INCLUDE <P16F84A.INC>

;zona de codigo
ORG 0x0
BSF STATUS,RP0
CLRF TRISA
;L3,L2,L1,L0,A,B
MOVLW b'11111111'
MOVWF TRISB
BCF STATUS, RP0

Principal
```

MOVF PORTB, W

ANDLW b'00000011'

GOTO Tabla

Continuar

MOVWF PORTA

GOTO Principal

Tabla

ADDWF PCL, F

GOTO LO

GOTO L1

GOTO L2

GOTO L3

LO

BTFSS PORTB, 2

MOVLW d'0'

BTFSC PORTB, 2

MOVLW d'1'

GOTO Continuar

L1

BTFSS PORTB, 3

MOVLW d'0'

BTFSC PORTB, 3

MOVLW d'1'

GOTO Continuar

L2

BTFSS PORTB, 4

MOVLW d'0'

BTFSC PORTB, 4

MOVLW d'1'

```
GOTO Continuar

L3

BTFSS PORTB,5

MOVLW d'0'

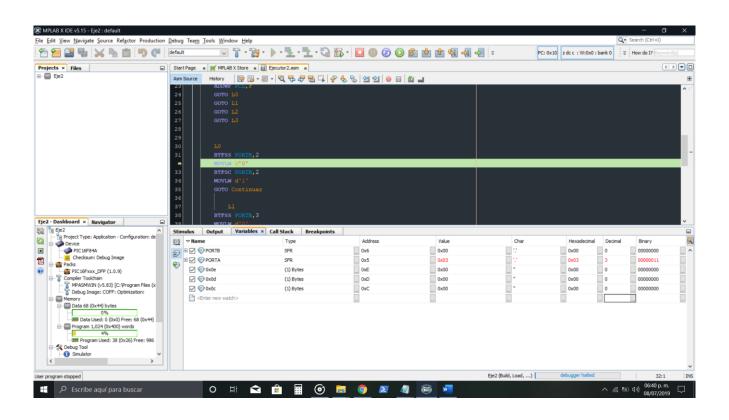
BTFSC PORTB,5

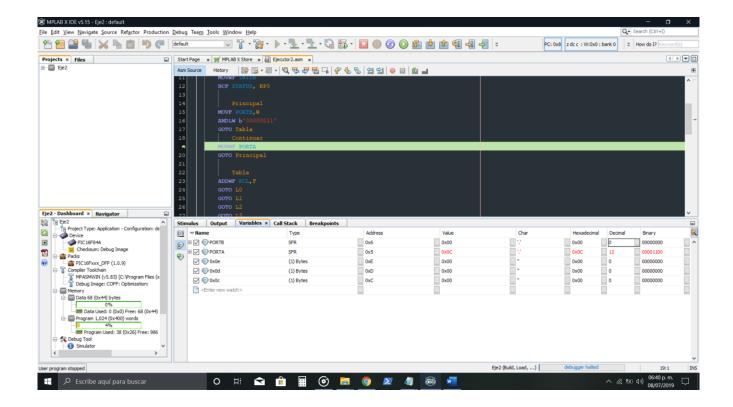
MOVLW d'1'

GOTO Continuar

END
```

SIMULACIÓN





CONCLUSIÓN

Los **multiplexores** son circuitos combinacionales con varias entradas y una única salida de datos. Están dotados de entradas de control capaces de seleccionar una, y solo una, de las entradas de datos para permitir su transmisión desde la entrada seleccionada hacia dicha salida.