

## IF-3-SYS : Contrôle continu 2017–2018

**Q1.** exec et exit

**Q2.** dans le PCB

**Q3.** deux mécanismes nécessaires :

- des interruptions matérielles ; avec un timer matériel on est sûr d'en avoir régulièrement
- la préemption, i.e. la capacité de suspendre une tâche en cours d'exécution, même si celle-ci n'est pas d'accord.

**Q4.**

time	0	60	70	100			
CPU		A		C		B	

**Q5.**  $TT = (TTa + TTb + TTc)/3 = (60-0 + 100-20 + 70-30) / 3 = 180/3 = 60\text{ms}$

**Q6.**  $AMAT = \text{hit time} + \text{miss rate} \times \text{penalty} = 100\text{ns} + 10\% \times 10\mu\text{s} = 1100\text{ ns} = 1.1\mu\text{s}.$

**Q7.**  $VA = 0x55 = 01010101$  donc  $VPN=010=2$  et  $PO=10101$ .  
 $PPN=PT(2)=3 = 011$  donc  $PA = 011\ 10101 = 0x75$

**Q8.** tabB est une variable locale de main. il sera alloué sur la pile, i.e. `.stack`

**Q9.** état final : le 120 et le 70 sont alloués dans le 200 (reste 10 libres), le bloc alloué n'est pas touché, puis le 50 est alloué dans le 100.