

Explicaciones de Práctica en Video.

Arquitectura de Computadoras, UNLP

- **Práctica 1** - Pila y Subrutinas
 - [Facu](#)
 - Gena
 - [Pila y Subrutinas](#)
 - [Pasaje por referencia a través de la pila](#)
- **Práctica 2** - Interrupciones y Entrada/Salida Básica
 - Facu
 - [Software](#)
 - [Hardware](#)
 - Gena
 - [Software](#)
 - [Entrada/Salida básica](#)
 - [Hardware](#)
 - [Ejercicio doble Interrupción](#)
- **Práctica 3** - Entrada/Salida avanzada y Dispositivos
 - [Facu](#)
 - Gena
 - [Impresora con Handshake](#)
 - [Impresora con PIO](#)Segundo Parcial (WinMIPS)
- **Práctica 4** - Arquitectura MIPS y atascos
 - [Facu](#)
 - Gena
 - [Introducción a RISC](#)
 - [Atascos RAW y Forwarding](#)
 - [Atascos por dependencias de control, BTB y Delay Slot](#)
- **Práctica 5** - Punto Flotante, Subrutinas y Convenciones de Registros
 - [Facu](#)
 - Gena
 - [Punto Flotante](#)
 - [Subrutinas y convenciones](#)
- **Práctica 6** - Entrada/Salida con CONTROL/DATA
 - [Facu](#)
 - [Gena](#)
- **Repaso**
 - [Gena](#)