# Trabajo de laboratorio ${\bf N}^{\rm o}1$

Federico Verstraeten Ezequiel Ignacio Pepe

## 20 de Marzo de 2017

# Índice

A) Amplificador de tensión o multiplicador por una constante 1. Obtener el valor de la tensión pico de salida del circuito y su forma				
de variación temporal para una entrada senoidal de $1\mathrm{kHz}$ y $V_{i1}=0.2\mathrm{V}$ , con los siguientes valores de $R_1,R_2:\mathrm{y}R_L=1\mathrm{k}\Omega$ a) $R_1=1\mathrm{k}\Omega$ y $R_2=10\mathrm{k}\Omega$	2 2 4 6 6			
Simulación:	8			
Simulación	11 11 12			
F) Circuitos Rectificadores	12			
Objetivo: Presentar a través de mediciones en laboratorio, la utilización e circuitos integrados analógicos y componentes asociados para la realización e distintas funciones. Observar las limitaciones que presenta el uso de los model representativos del funcionamiento de dichos circuitos integrados para predecsu comportamiento, como así también la influencia de las características distrumental utilizado en la medición, en los valores obtenidos.	$d\epsilon los$			

# A) Amplificador de tensión o multiplicador por una constante

Se comienza el trabajo con la medición de un amplificador en configuración de multiplicador por una constante. Según el caso ideal se espera que  $v_o = \frac{-R_2}{R_1} v_i$ .

1. Obtener el valor de la tensión pico de salida del circuito y su forma de variación temporal para una entrada senoidal de  $1\,\mathrm{kHz}$  y  $V_{i1}=0.2\,\mathrm{V}$ , con los siguientes valores de  $R_1,\ R_2$ : y  $R_L=1\,\mathrm{k}\Omega$ .

**a)** 
$$R_1 = 1 \,\mathrm{k}\Omega \,\, \mathbf{y} \,\, R_2 = 10 \,\mathrm{k}\Omega$$

El calculo teórico nos da que  $\frac{v_o}{v_i}=-10$  por lo que debería tener una salida de  $\hat{V}_o=2\,\mathrm{V}.$ 

#### Simulación

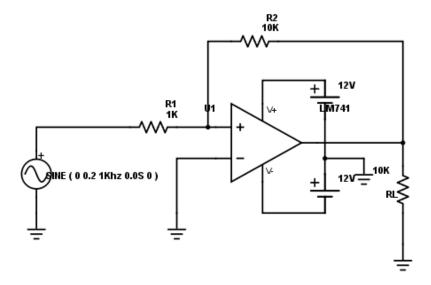


Figura 1: Circuito a simular

En la simulación se ve una salida similar a lo previsto por el modelo ideal. Con una señal de salida 10 veces mayor a la señal de entrada.

#### Medición

Se usaron los 2 canales del osciloscopio para medir simultaneamente la señal de entrada y salida del operacional.

Usando una señal con  $\hat{V}_i = 0.2\,\mathrm{V}$  medimos  $\hat{V}_o = 2\,\mathrm{V}.$ 

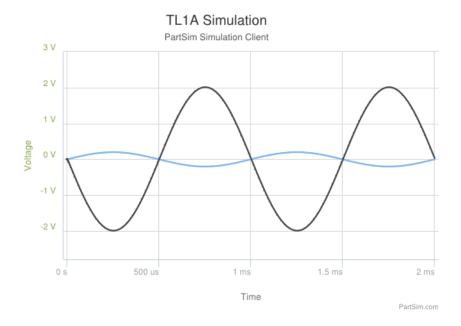


Figura 2: Resultado de la simulación A.1a

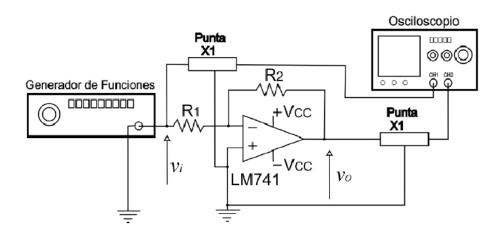


Figura 3: Banco de medición

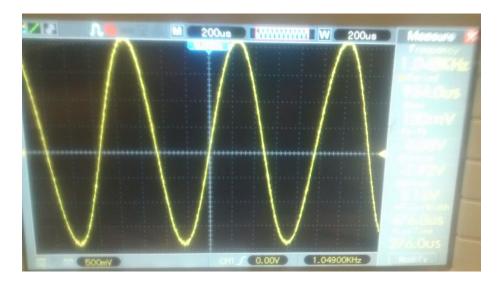


Figura 4: Medición A.1a

Esto es consistente con los simulado. Además las señales de entrada y salida tenían un cambio de fase de  $\pi$  radianes por el cambio de signo del amplificador.

Reemplazar  $R_L$  por una resistencia de  $10\,\Omega$ 

En este caso se ve que la señal se recorta. Viendo la simulación de corriente por la resistencia de carga se ve que circulan por ella  $25\,\mathrm{mA}$  lo cual coincide con  $I_{CS}$ . Se aleja del modelo ideal porque al no poder entregar más corriente que la de cortocircuito se **limita por corriente**.

**b)** 
$$R_1 = 1 \,\mathrm{M}\Omega \,\, \mathbf{y} \,\, R_2 = 10 \,\mathrm{M}\Omega$$

El calculo teórico nos da que  $\frac{v_o}{v_i} = -10$  por lo que  $\hat{V}_o = 2\,\mathrm{V}.$ 

Al simular esta señal el software reportó errores de convergencia.

#### Medición

$$\hat{V}_o = 2 \, \text{V}$$

Se volvió a medir una señal de  $\hat{V}_o = 2 \, \text{V}$ .

Observar que en el caso b) su valor se aparta más que en a) del predicho por el modelo ideal, al comenzar a influir el valor de la R i del AO. Para el caso b), modificar la base de tiempo hasta determinar cuál es la fuen- te de ruido que enmascara el valor útil a medir.



Figura 5: Simulación con  $R_L=10\,\mathrm{A}$ 

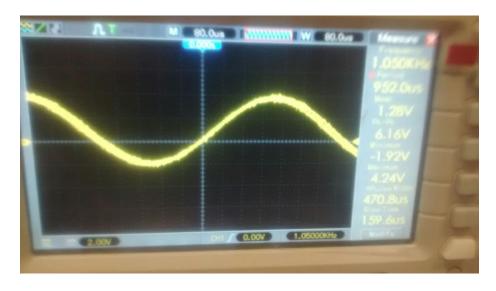


Figura 6: Medición A1b

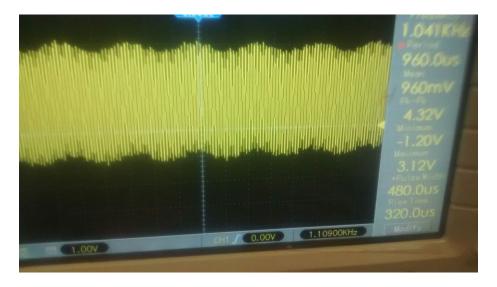


Figura 7: Medición de la señal de ruido

Se vio que la señal medida tiene mucho ruido, incluyendo una gran señal de ruido de 50 Hz. Se especula que esto se debe a que al haber resistencias tan altas a la entrada(comparables con los  $2\,\mathrm{M}\Omega$  de entrada) cualquier fuente de ruido electromagnético se ve amplificada.

c) 
$$R_1 = 1 \,\mathrm{k}\Omega$$
 y  $R_2 = 1 \,\mathrm{M}\Omega$ 

El calculo teórico nos da que  $\frac{v_o}{v_i} = -1000$  por lo que  $\hat{V}_o = 2000\,\mathrm{V}.$ 

Observar que en el caso c) es imposible amplificar la señal a los valores que predice el modelo ideal, al alcanzarse los niveles de tensión máximos de funcionamiento, determinados por los valores de las tensiones de alimentación.

Se ve en este caso que la señal se limita por tensión dado que las fuentes de alimentación entregan sólo hasta  $\pm 12\,\mathrm{V}.$ 

$$\hat{V}_{o} = 10.55 \,\text{V}$$

Tanto la simulación como la medición mostraron lo mismo. un recorte a una tensión límite de  $\pm 10.7\,\mathrm{V}$ . La diferencia con lo que entrega la fuente la atribuimos a caidas de tensión en los elementos que componen el circuito interno del AO.

### 2. Respuesta en frecuencia

#### Simulación:

En la simulación se ve una  $f_c = 93.3\,\mathrm{kHz}.$ 

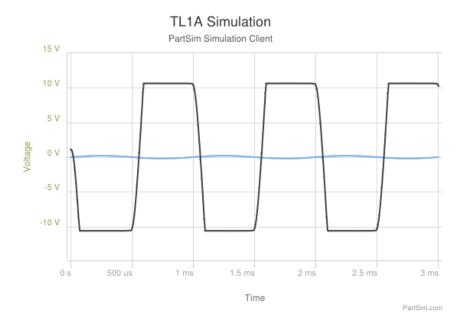


Figura 8: Resultado de la simulación A1c

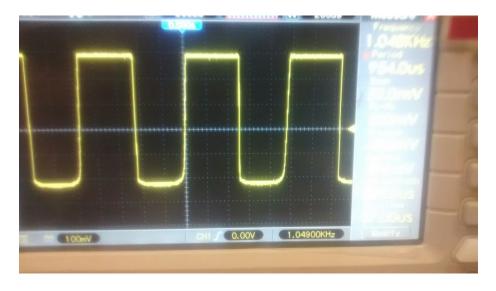


Figura 9: Medición A1c

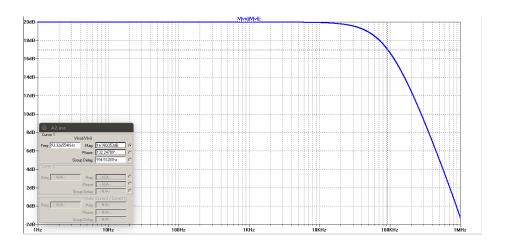


Figura 10: Simulación de la respuesta en frecuencia

#### Medición

Valor de tensión pico en vacío:  $52\,\mathrm{mV}$  ( $R_1=1\,\mathrm{k}\Omega,\,R_2=10\,\mathrm{k}\Omega$  y punta  $10\mathrm{X}$ ).

f	$\hat{V}_O$
1 Hz	$520\mathrm{mV}$
$10\mathrm{Hz}$	$520\mathrm{mV}$
$100\mathrm{Hz}$	$520\mathrm{mV}$
$1\mathrm{kHz}$	$520\mathrm{mV}$
$10\mathrm{kHz}$	$520\mathrm{mV}$
$20\mathrm{kHz}$	$520\mathrm{mV}$
$50\mathrm{kHz}$	$500\mathrm{mV}$
$94\mathrm{kHz}$	$368\mathrm{mV}(V_c)$
$100\mathrm{kHz}$	$348\mathrm{mV}$
$200\mathrm{kHz}$	$188\mathrm{mV}$
$500\mathrm{kHz}$	$80\mathrm{mV}$
$1\mathrm{MHz}$	$48\mathrm{mV}$
$2\mathrm{MHz}$	$20\mathrm{mV}$
$5\mathrm{MHz}$	$4\mathrm{mV}$
$10\mathrm{MHz}$	$1\mathrm{mV}$

Donde se ve que  $f_c = 94\,\mathrm{kHz}$ 

¿Se esperaría medir el mismo valor de  $f_c$ , de utilizar la punta de prueba directa (1X)?. ¿Y si se mide con un tester digital?.

Si se utilizara una punta de medición X1 no se esperarían distorsiones nuevas ya que el filtro que se introduce al conectar la punta tiene un ancho de banda de más de 1 MHz. Si se usara un multimetro digital, debería verificarse que el ancho de banda de operación del instrumento sea adecuado para 100kHz, el cual generalmente no es soportado para mediciones AC. Suponemos que los resultados obtenidos al medir con un tester digital no representarían de manera confiable el comportamiento del circuito medido.

Aumentar la tensión de entrada a más de \$0.4 V. Verificar que a partir de una frecuencia dada, cambia la forma de la señal de salida. Es decir que para esos niveles de tensión de entrada y frecuencia, el modelo del amplificador dejaría de predecir correctamente la forma de la tensión de salida (Slew rate).

Tanto al simular como al medir encontramos que para \$100 kHz la forma de onda de salida se asemeja más a una señal triangular que a la señal senoidal de la entrada.

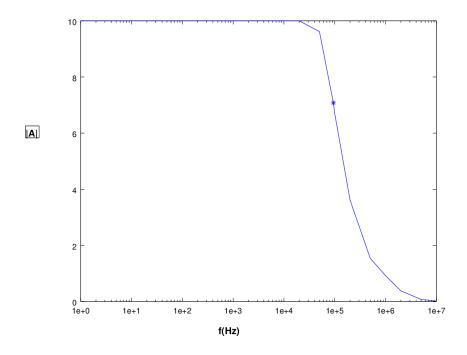


Figura 11: Amplificación de tensión en función de la frecuencia

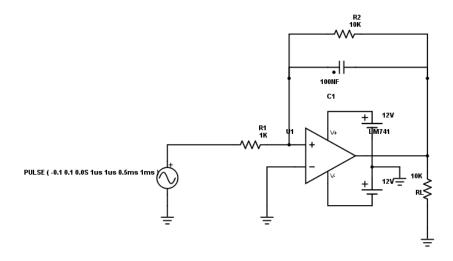


Figura 12: Circuito equivalente al banco de medición

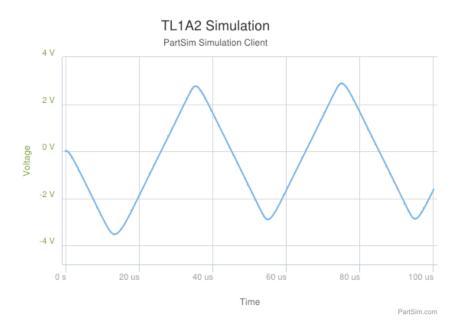


Figura 13: Simulación de la forma de onda distorcionada

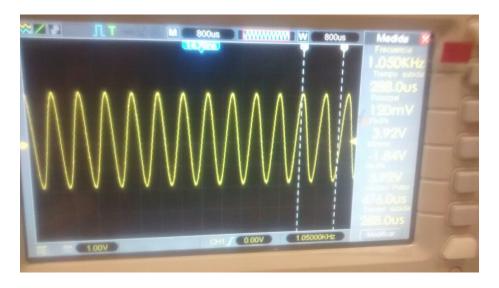


Figura 14: Medición de la forma de onda distorcionada

## B) Circuito Integrador

Circuito a medir

Observar la forma de la señal de salida y medir su tiempo de crecimiento si se aplica una señal de entrada cuadrada de  $f=\frac{1}{10\tau}$  y amplitud de  $0.2\,\mathrm{V}$ , con  $R_1=1\,\mathrm{k}\Omega$  y  $C_1=100\,\mathrm{nF}$ . Comparar con la obtenida al considerar el AO ideal de la expresión:

$$v_o = \frac{-1}{R_1 C_2} \int v_{i1} dt = \frac{-1}{\tau} \int v_{i1} dt$$

Trabajamos con una señal de entrada cuadrada de  $f=\frac{1}{10RC}=1\,\mathrm{kHz}$  de A=0.2 V, con  $R_1=1\,\mathrm{k}\Omega$  y  $C_1=100\,\mathrm{nF}$ 

#### Simulación

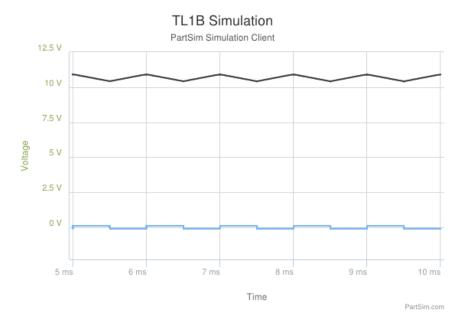


Figura 15: Simulación sin R2

Observar que la integración se ve limitada por los niveles máximos de funcionamiento dados por las tensiones de alimentación. Agregar un resistor  $R_2=10\,\Omega$  en paralelo con  $C_2$  y observar que la descarga de  $C_2$  a través de  $R_2$  permite un funcionamiento cercano al predicho en el modelo ideal, evitando alcanzar los límites de niveles de tensión de funcionamiento.

Se ve que al integrar el valor medio con el circuito la señal crece indefinidamente. Es por esta integración llega a un límite rápidamente al alcanzar la tensión de alimentación.

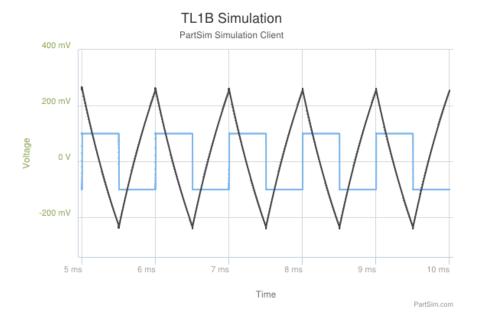


Figura 16: Simulación con  $\mathbf{R}\mathbf{2}$ 

## Medición

# F) Circuitos Rectificadores

 $\{sacar\ foto\ de\ v_o(t)\}$ 

 $\hat{V}_o =$ 

 $\bar{V}_o =$ 

Con un capacitor de 47 µF en paralelo y una señal de  $f=50\,\mathrm{Hz}$  y A=5 V

$R_L(\Omega)$	$V_{ripple(ef)}$	$\bar{V}_o$	\$z % \$
10K			
4,7K			
1K			

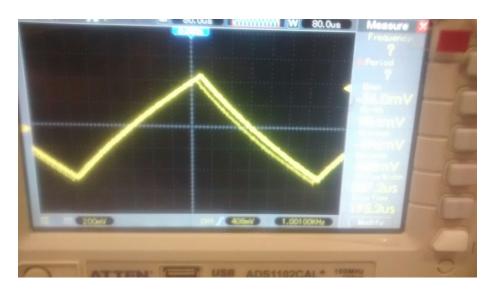


Figura 17: Medición B