

SCRITTURA!

- Il processore interagisce soltanto con la cache L1
- Le cache mantengono *copie* dei dati
- Quando si aggiorna un blocco, è necessario rendere coerenti le altre copie
 - Questo vuol dire che non si può scrivere in memoria se prima non si è caricato in cache il dato!
- Due principali strategie:
 - **Write through**: ad ogni scrittura in L1, le copie nei livelli inferiori vengono aggiornate immediatamente
 - Di facile implementazione
 - Offre delle prestazioni nettamente minori
 - **Write back**: le copie nei livelli inferiori vengono aggiornate solo quando si effettua un rimpiazzo
 - Di più complessa implementazione
 - Le prestazioni sono nettamente superiori

Se la CPU scrive (STORE), l'informazione di scrittura verrà ricevuta solo dalla cache L1!