



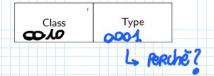
TRADUZIONE ASSEMBLY A LINGUAGGIO MACCHINA



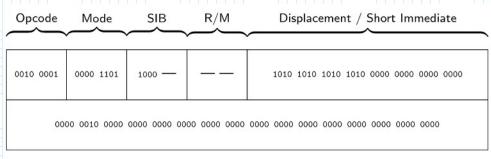
qui e PRESENTE una stinzamento. LA Sub e un'operazione di classe 2 - 0010.

SUBS \$0x2, 0xAAAA //scalo una costante in memoria! Vaglier someron un Byte dal CONTENTO IN memore di INDIRIZZO AAAAA.

OPCODE 1 BYTE.



La ma delinezione è un registro perche un posso avere due operandi un memoria duntra la sessa istruzione.



21 0D 80 02 AA AA 00 00 02 00 00 00 00 00 00 00