

Architettura finale della PU



INCREMENTO di 8, se devo incrementare di 16
INCREMENTO due volte.

Le istruzioni possono essere di 8 o 16 byte, ed ecco perché l'incremento di 8.

ABILITERÒ (nella fase di fetch) questo buffer per scrivere sul database e arriverò a scrivere su main, poi l'indirizzo va sulla memoria.

FINE ☺

LO SPIAZZAMENTO È CONTRARIO DEI 32 BIT MENO SIGNIFICATIVI DELL'IR.
Quindi i bit da 0 a 31 devono essere letti e trasferiti nel
DATABUS INTERNO.

TUTTO QUESTO DIVENTA OVVIO SE INIZIAMO A RAGIONARE IN TERMINI DI MICROOPERAZIONI