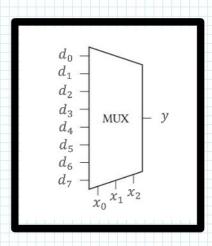


MULTIPLEXER



SOLO UNO DEGLI B BIT IN INGRESSO VIENE FORNITO IN USCITA: TRANITE DEI BIT DI COUTROLLO POSSO SPECIFICARE QUALE, TRA QUESTI INGRESSI, POSD MIVIARE IN USCITA.

Il multiplexer si basa su n segnali di controllo (x), 2^n segnali dati (**d**) e una sola uscita (y).

Il multiplexer è un circuito capace di selezionare uno tra i vari ingressi possibili e di trasferire il dato in esso presente in uscita. E' sempre dotato di uno o più ingressi di selezione: m ingressi di selezione servono per pilotare $n=2^m$ ingressi dati.

L'userra vale di se u segude di antrollo è mopule a i, molto semplice.

x	
0	d_0
1	d_1
2	d_2
3	d_3
4	d_4
	i i
2 ⁿ⁻¹	$d_{2^{n-1}}$

X 5000 1 sequali di controllo scrim un notozione decimale, e > sono le uscre associate ai vovei seguoli di anivollo.

SE il seguale di controllo vale 2, l'oscita sono troppio de. SE IL sequale di controllo vale 3, l'uscita sona proprie de.

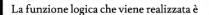
Dunque tra gli n ingressi dati e gli m ingressi di selezione esiste la relazione $n = 2^m \longleftrightarrow m = \lg_2 n$

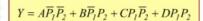
SELEZIONO IL BIT di NEL MOMENTO IN CUI IL MINTERMINE dI QUESTE FUNZIONE COPRISPONDERA AL VALORE X DEL BIT DI CONTROLLO.

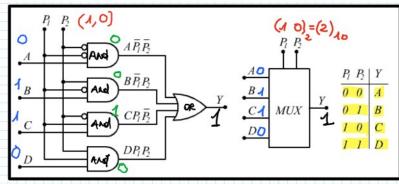


 $di \in \{0, 43\}$

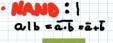
CIRCUITALHENTE QUESTO LO FRACIO COS:

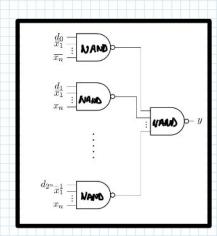


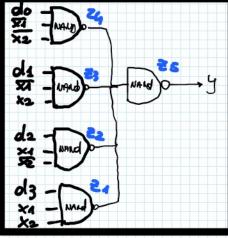




OPPURE COST:







SCRIVIANO LA SUA FUNZIONE CORRISPETTIVA: