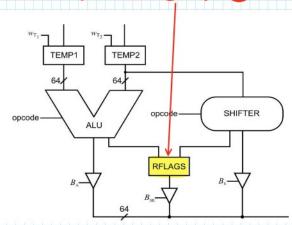
ALV E SHIFTER SOND RETT ITERATIVE. UP ALL EMETTE DET BIT DI STATO (COME PER I COMPARATORI, OSSIA IL CARRY) E CI MANCA UN PEZZO.

COSA AGGIUNGIAMO PER REGISTRARE QUESTI BIT di STATO? UN REGISTRO TAMPONE.

## PER GLI AMICI: REGISTRO FLAGS.



E un registro de alceve in input turi i possibili bit di stato che provengono si e Dalla ALU e della shifter!

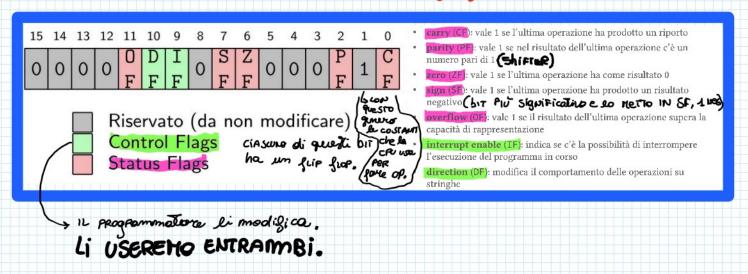
Se en ALU hor colcolote una somma, abilitando in scritiva. RFLAGS, passiamo aggiornado il valore del BIT di caroly.

"ho sommate due numeri, c'é state o no un overflow?" voglés anche leggre da RFVAGS.

BISCONO essere in GRABO: di leggre il BIT d'i convey per l'ultima somme fette!

Accivisco eurore un Buller Three-state che mi permitte di fove usare il contenuto di
quero registro verso il data BUS interno condiviso!

audi bit trovero dentre al registre glags? 46 bet



NEU' IR C'È LA CODIFICA BINARIA DELL'ISTRUZIONE, QUINDI SIGNIFICA CHE DEVO PREVEDERE UNA CODIFICA BINARIA CHE RERMETTO, DA UNA PARTE DI DARE INFORMA ZIONI ALLA CU PER DIRGLI QUALI RISORSE SONO INTERESSATE, QUINDI NEUA MIA CODI JUON BINARIA DECL'ISTRUZIONE DEVO ALMEND AVERE 8 DIT CHE MI IDENTIFICANO DETERMINATE RISORSE CHE L'ISTRUZIONE DEVE ESEGUIRE.

ANCHE UNA COLIZIONE BUMARIA CULLON SOLO ISTRUZIONE CHE VOGLIS CSOSURO.

AVREND ISTRUZIONI DI SOUSTOUMUNTO CLOTI, ISTRUZIONI ALGE BRICHE ...

BISCOLUR STARE ATTENTI AGLI OPCOCIE, É DOBBIANO ANOLIZZONO.

L'UNITÀ DI CONTROLLO, E LO VEDRENO;

PER questo de mostre istruzioni devono Essere organizzate in classi