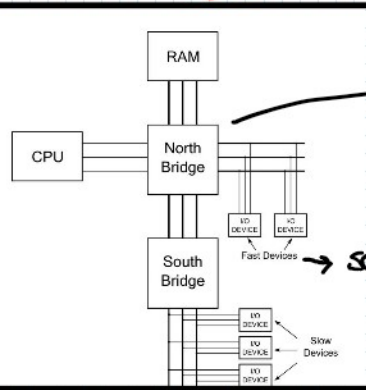


EVOLUZIONE DMAC NEL TEMPO

- I dispositivi vengono organizzati per classi di velocità
- Dispositivi con velocità comparabili sono attestati su uno stesso bus
- I bus sono interconnessi tra loro tramite adattatori di bus
- Questi coprocessori dedicati implementano delle interfacce per effettuare trasferimenti a velocità differenti



→ NORTH perché sta sopra.
È il North Bridge che gestisce.

→ schede grafiche.

È un adattatore di BUS tra la memoria e i dispositivi.

Abbiamo più adattatori di BUS: Vari DMAC vengono inseriti in vari adattatori di BUS che prende il nome di **BRIDGE**.

Ho un ponte fra BUS differenti, e questi BUS differenti viaggiano a velocità differenti.

I dispositivi vengono organizzati per classi di velocità. quelli lenti saranno più lontani dal processore.

Nel frattempo il processore continua la sua attività.