abato 26 novembre 2022 10:57

ANDW % AX, %CX

LE operazioni sono magnali alla ADD, ma mandero un oprade dillerenne alla ALU!

```
• MAR ← RIP

• MDR ← (MAR); RIP ← RIP + 8

• IR ← MDR Fetch

• TEMP1 ← AX

• TEMP2 ← CX

• CX ← ALU OUT[AND]
```





