TRADUZIONE ASSEMBLY A LINGUAGGIO MACCHINA



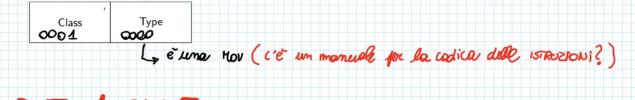
TRADUZIONE ASSEMBLY A LINGUAGGIO MACCHINA



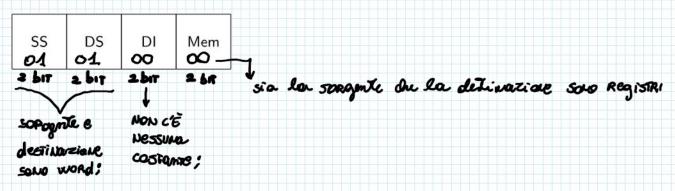
MOVW % ax, % bx

LA MOV È un operazione di spossamento dali, quindi È di CLASSE 1. quindi 1 4 bit più significativi sarammo 0001,

OPCODE 1 BYTE.



MODE 1 BYTE



SIB 1 BYTE

Scala, Indice, BASE!



NON ESSENDIOU ALLUN OPERANDIO IN MEMORIA, IL BYTE SIR E DON'T CARE ORA LICENTIFICHIAMO Quali SONO I REGISTRI.

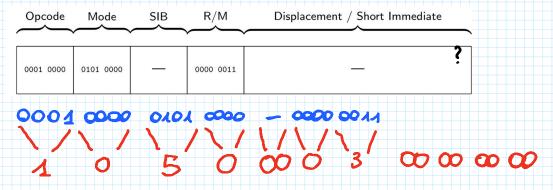
RIM 1 BYTE

7 4	3 0
Source (Base) Register	Destination (Base) Register
0000	0011

Sour Registri, von operandi in memorcia, quindi LOW Li WIERPRETO come Registro Base

4 bit reustro SORGENTE

4 bit registro DESTINAZIONE LA CU leogerai sulla questa codifica per implementare l'esecuzione di questa istruzione; Siccome la rappentazione in Binario e scompola, scipicamente si utilizza la Rappontazione espolecimale.



(10500003) 16 codiciga dell'istruzione nacchina in Esadeunale;