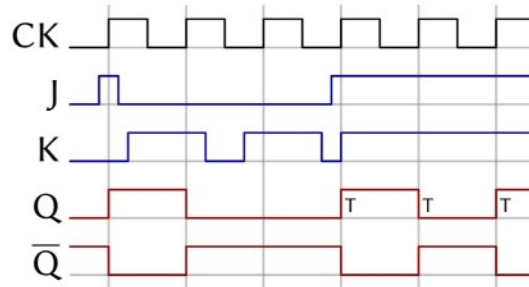


- Per funzionare correttamente, questi flip flop devono avere i segnali di controllo stabili per tutta la durata del periodo di clock
- È utile prevedere circuiti che effettuino la commutazione in finestre temporali precise e di durata più breve
- **Edge-triggered flip flop**: commutano sul fronte di salita o discesa



Rising Edge-Triggered JK Flip-Flop.

- Il comportamento dello stesso flip flop può essere estremamente differente
- In alcuni casi, alcuni segnali potrebbero essere ignorati
- Nella figura, sono riportati i differenti comportamenti per un flip flop SR

