

operazioni sui bit di flags

Tipo	Mnemonico	Operandi	0 S Z P C	Descrizione
0	clc	_	0	Resetta CF
1	\mathtt{clp}^\dagger	_	0 -	Resetta PF
2	\mathtt{clz}^\dagger	_	0	Resetta ZF
3	${\sf cls}^\dagger$	_	- 0	Resetta SF
4	cli	_		Resetta IF
5	cld	_		Resetta DF
6	clo^{\dagger}	_	0	Resetta OF
7	stc	_	1	Imposta CF
8	\mathtt{stp}^\dagger	_	1 -	Imposta PF
9	stz^\dagger	-	1	Imposta ZF
10	sts^\dagger	_	- 1	Imposta SF
11	sti	_		Imposta IF
12	std	_		Imposta DF
13	sto^\dagger	_	1	Imposta OF

^{†:} non esiste un'istruzione corrispondente nell'assembly x86