

# FASI

- Le istruzioni che vogliamo supportare possono essere eseguite in un numero di fasi che varia da 2 a 5
- Su questo concetto era stato pensato il processore multiciclo
  - un'istruzione che ha bisogno di meno microoperazioni termina prima
- Nell'architettura a pipeline abbiamo necessità di svolgere tutte le operazioni in 5 fasi

PORTIAMO TUTTE LE ISTRUZIONI IN 5 FASI.

↳ DI UN SINGOLO STADIO

IL VANTAGGIO È CHE IL CRITICAL PATH DELLA CPU È RIDOTTO DRASTICAMENTE PERCHÉ HO FASI PIÙ PICCOLE, POSSO AUMENTARE LA FREQUENZA DI CLOCK.  
IN OGNI CICLO DI CLOCK CI SONO 5 ISTRUZIONI IN ESECUZIONE PARALLELE.