2.4 基本运算方法

2.4.1 定点数的运算

定点数一般用补码表示;符号位参加运算。

重点:基于补码的加、减乘、除法

1. 补码的加减法

$$(X+Y)_{\dot{\dagger}\dot{\uparrow}} = X_{\dot{\dagger}\dot{\uparrow}} + Y_{\dot{\dagger}\dot{\uparrow}}$$
 (1)

$$(X - Y)_{\dot{k}\dot{k}} = X_{\dot{k}\dot{k}} + (-Y)_{\dot{k}\dot{k}}$$
 (2)

数学依据:

$$(X+Y)_{\dot{\uparrow}\dot{\uparrow}} = X+Y+2^n = X+Y+2^n+2^n = X_{\dot{\uparrow}\dot{\uparrow}} + Y_{\dot{\uparrow}\dot{\uparrow}}$$

$$(X-Y)_{\dot{\uparrow}\dot{\uparrow}} = X-Y+2^n = X-Y+2^n+2^n = X_{\dot{\uparrow}\dot{\uparrow}} + (-Y)_{\dot{\uparrow}\dot{\uparrow}}$$

全过程以2n为模,即除以2n后取余数。

其中,
$$(-Y)_{\stackrel{}{\uparrow}}=[Y_{\stackrel{}{\uparrow}}]_{\stackrel{}{\circ}}$$

Y的符号置反后 再表示成补码 Y_补连同符号一起 变反、末尾+1

【例】 求(X+Y) *\

【例】求(X-Y)**

※补码表示与变补运算的区别

【举例】

```
      10101原
      补码表示
      11011
      符号位不变

      00101原
      补码表示
      00101
      负数尾数改变,正数尾数不变。

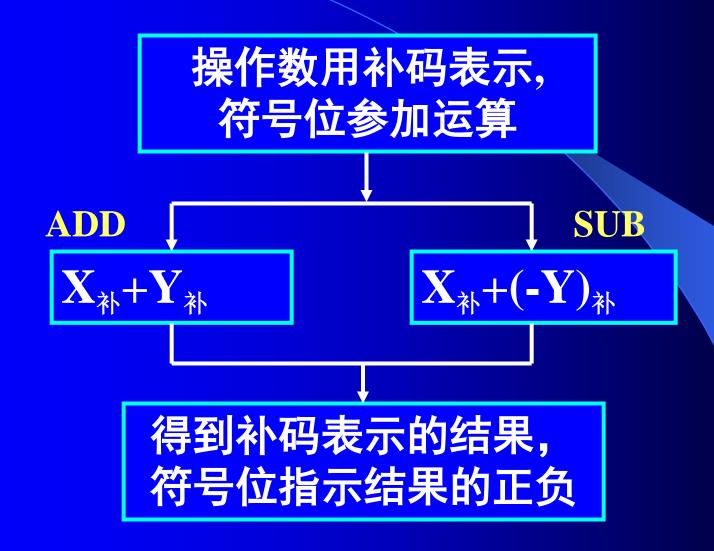
      10011补
      变补运算
      01101
      符号位变反,
```

(-Y)_补也称为Y_补的机器负数。

<u>0</u>00011补 <u>变补运算</u> → <u>1</u>1101

尾数变反、末尾加1

(2) 补码加减运算流程



(3)逻辑实现

#控制信号

加法器输入端:

Sub: 控制MUX和Cin

A: 输入A_补

B: 输入B_补

加法器输出端:

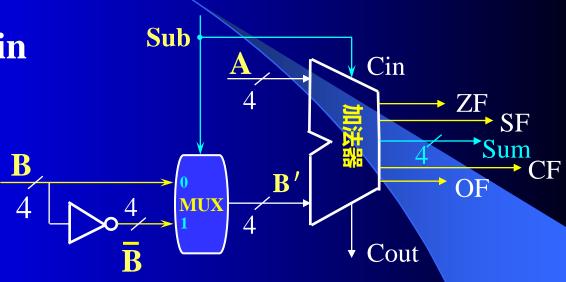
Sum: 加法结果

Cout: 进位信号

ZF: 0标志位; SF: 符号标志; CF:进位/借位标志;

OF:溢出标志。

#补码加减运算器框图



补码加/减运算部件逻辑

(4) 溢出判断

*溢出的判断规则

思考: 在什么情况下可能产生溢出?

[假设] 补码表示的A、B两数做加减运算

A: 4位尾数, 1位符号(S_A)

B: 4位尾数, 1位符号(S_B)

结果的符号,记为S_f 符号位的进位,记为C_f 尾数最高位的进位,记为C 补码,故符号

位也参加运算

3)
$$A = -3$$
, $B = -2$

5)
$$A=6$$
, $B=-4$

2)
$$A=10$$
, $B=7$

4)
$$A = -10$$
, $B = -7$

6)
$$A = -6$$
, $B = 4$

①硬件判断逻辑一(根据S_A、S_B与S_f的关系)

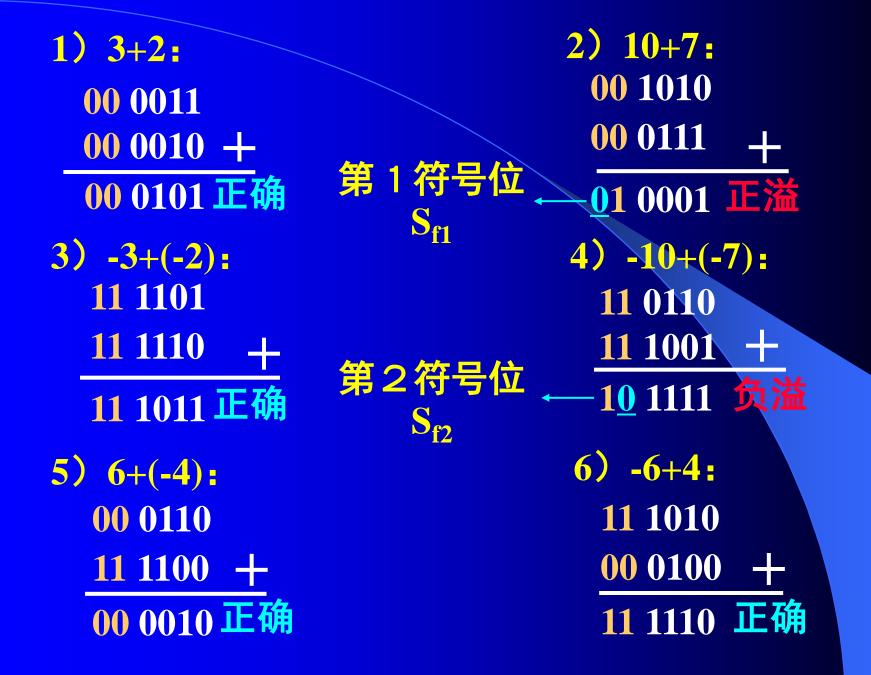
溢出逻辑=
$$\overline{S_A}\overline{S_B}S_f + S_AS_B\overline{S_f}$$

②硬件判断逻辑二(根据C_f与C的关系)

- ①硬件判断逻辑一 $(S_A, S_B = S_f)$ 的关系) 溢出逻辑= $\overline{S_A S_B S_f} + S_A S_B \overline{S_f}$
- ②硬件判断逻辑二(Cf与C的关系)

溢出逻辑= Cf ⊕ C

③硬件判断逻辑三(从双符号位)



- ①硬件判断逻辑一 $(S_A, S_B = S_f)$ 的关系) 溢出逻辑= $\overline{S_A S_B S_f} + S_A S_B \overline{S_f}$
- ②硬件判断逻辑二(Cf与C的关系)

溢出逻辑= Cf ⊕ C

③硬件判断逻辑三(双符号位S_{f1}、S_{f2})

溢出逻辑= S_{f1} ⊕ S_{f2}

00/11-正确; 10-正溢; 01-负溢;

2、原码加减运算

[符号位单独处理、数值位加减]

先比较两数符号:

①加法:同号数值位求和,异号求差; $3_{\mathbb{R}}+2_{\mathbb{R}}$ $3_{\mathbb{R}}+[-2]_{\mathbb{R}}$

②减法:异号数值位求和,同号求差; $3_{\mathbb{R}}$ - $[-2]_{\mathbb{R}}$ $3_{\mathbb{R}}$ - $2_{\mathbb{R}}$

※求和时:数值位相加,和的符号取被加数(被减数)符号

【若最高位产生进位,则结果有溢出。

求和

求差

·<mark>※求差时:</mark>被加数(被减数)与加数(减数)求补后相加。

- ○最高数值位有进位,相加结果为正,数值位正确;符号取被 加数(被减数)的符号。
- ○最高数值位无进位,相加结果为负,得到数值位的补码,需 对结果求补还原为绝对值形式的数值位;符号位与被加数(被减 数)的符号相反。

[例]已知 $[X]_{\bar{R}} = 1.0011$, $[Y]_{\bar{R}} = 1.1010$, 计算 $[X+Y]_{\bar{R}}$

解:由原码加减运算规则知:同号相加,则求和,和的符号同被加数符号。

和的数值位为: 0011 + 1010 = 1101

和的符号位为:1

 $[X+Y]_{\text{\tiny \'e}} = 1.1101$

[例]已知 $[X]_{\bar{B}} = 1.0011$, $[Y]_{\bar{B}} = 1.1010$, 要求计算 $[X-Y]_{\bar{B}}$

解:由原码加减运算规则知:同号相减,则数值位求差

差的数值位为: $0011+(1010)_{xx}=0011+0110=1001$

最高数值位无进位,表明加法结果为负,需对1001求补,还 原为绝对值形式的数值位。即: (1001)_{求补}= 0111

差的符号位为[X]_原的符号位取反,即

$$[X-Y]_{\bar{\mathbb{R}}} = 0.0111$$

3、标准移码的加减

[符号位和数值部分一起处理]

$$[E1]_{8}+[E2]_{8}=2^{n-1}+E1+2^{n-1}+E2=2^{n}+E1+E2$$

$$=[E1+E2]_{4}\pmod{2^{n}}$$

$$[E1]_{8}-[E2]_{8}=2^{n-1}+E1+2^{n}-[E2]_{8} \pmod{2^{n}}$$

$$=2^{n-1}+E1+2^{n}-2^{n-1}-E2$$

$$=2^{n}+E1-E2=[E1-E2]_{4} \pmod{2^{n}}$$

[重要结论]

两数移码的加减等于两数加减后表示成的补码。

※补码和移码:符号位相反、数值位相同

因此,可得到移码的下列加减法则:

- ① 加法: 直接将[E1]_移和[E2]_移进行模2ⁿ加, 结果的符号取反。
- ② 减法: 先将减数[E2]_移求补,然后再与被减数 [E1]₈进行模2ⁿ加,结果的符号取反。

[溢出判断]

进行模2ⁿ相加时,如果两个加数与和数符号全相同,则发生了溢出。

[例] 用4位移码计算 "-7+(-6)"和 "-3+6"的值。

$$[-7]_{8} = 0001$$
 $[-6]_{8} = 0010$

$$[-3]_{8} = 0101$$
 $[6]_{8} = 1110$

$$[-7]_{8} + [-6]_{8} = \underline{0}001 + \underline{0}010 = \underline{0}011_{4}$$

(符号都为0,有溢出)

$$[-3]_{8} + [6]_{8} = \underline{0}101 + \underline{1}110 = \underline{0}011_{4}$$

(符号取反后为1011, 其真值为+3)

思考:
$$[-7+(-6)]_{8}=?$$
 $[-3+(6)]_{8}=?$

[例]用四位移码计算 "-7-(-6)"和 "-3-5"

$$[-7]_{8} = 0001$$
 $[-6]_{8} = 0010$

$$[-3]_8 = 0101$$
 $[5]_8 = 1101$

$$[-7]_{8} - [-6]_{8} = \underline{0}001 + \underline{1}110 = \underline{1}111_{4}$$

符号取反后为0111,其真值为-1。

$$[-3]_{8} - [5]_{8} = \underline{0}101 + \underline{0}011 = \underline{1}000_{4}$$

符号取反后为0000, 其真值为-8

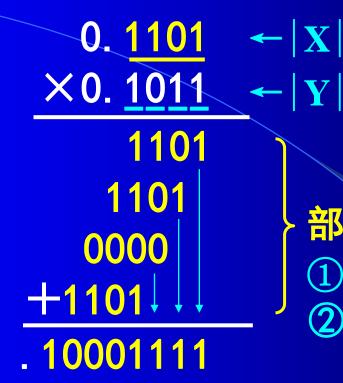
2.3.2 定点数乘法

- √原码一位乘
- √补码一位乘
- √原码两位乘

1、原码一位乘

原码乘法 — 部分积累加、移位。

手工运算



部分积

- ①加数只为 X 或0
- ②个数为 | Y | 的位数

添加符号: 1.10001111

思考: 1)加数的个数增多情况

2) 加数的位数增多的情况

解决办法:可将1次总加改为分步移位累加

● 原码1位乘法

(1) 算法原理[每次将1位乘数所对应的部分积与原部分积的累加和相加,并移位]

设置寄存器:

A: 存放部分积累加和、乘积高位

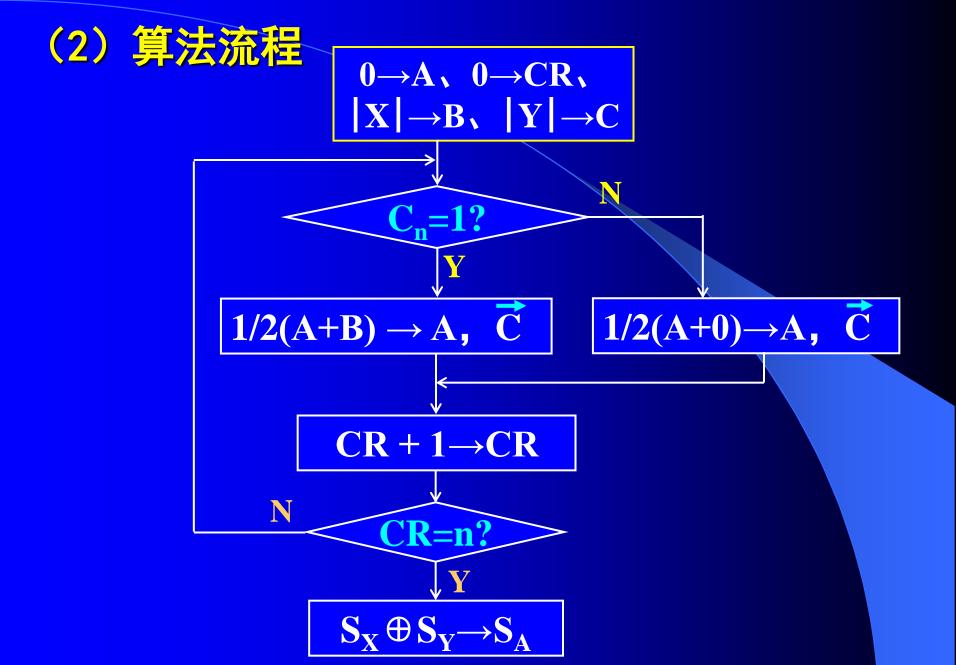
B: 存放被乘数

C: 存放乘数、乘积低位

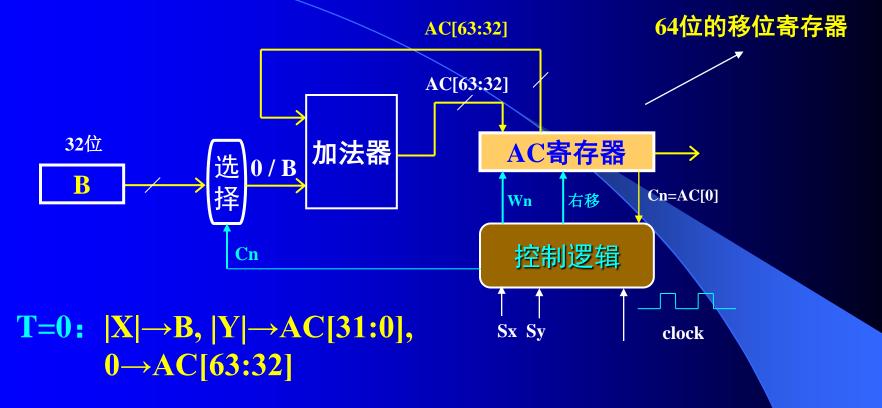
设置初值:

```
A = 00.0000
B = |X| = 00.1101
C = |Y| = .1011
```

步数CR 条件	操作	A	$\mathbf{C} \mathbf{C}_{\mathbf{n}}$
		00.0000	. 101 <u>1</u>
$\mathbf{C_{n}}=1$	+B	+ 00. 1101	4044
		00. 1101	1011
$C_{n}=1$	+B	+ 00. 0110 + 00. 1101	<u>1</u> . 10 <u>1</u>
n-1	-	01. 0011	1101
0. 1101 — _B	-	00. 1001	11. 10
$\begin{array}{c} 0.1101 \\ 2) \times 0.10 \\ \end{array} \begin{array}{c} 0.1101 \\ \end{array} \begin{array}{c} 0.1111 \\ \end{array} \begin{array}{c} 0.1111 \\ \end{array} \begin{array}{c} 0.1111 \\ \end{array} \begin{array}{c} 0.1111 \\ \end{array} $	+0	+ 00.0000	
1101		00. 100 <u>1</u>	1110
		00. 0100	<u> </u>
3) $\frac{110}{0000}$ $\mathbf{c}_{n} = 1$	+B <u>·</u>	+ 00. 1101	
		01. 0001	
<u>+1101</u>	→ V × V	00. 1000	_
0. 10001111	X _原 X Y _原	= <u>1</u> . 10001	



(3) 32位硬件逻辑方案



T=1: AC[63:32]+0/B→AC[63:32], AC右移

T=2:

:

T=n: 同上, 然后置符号。

2. 补码一位乘法

※Booth(比较法)

$$[XY]_{\uparrow\uparrow}=[An]_{\uparrow\uparrow}+(Y_1-Y_0)\times[X]_{\uparrow\uparrow}$$

Y _n (高位)	Y _{n+1} (低位)	运算操作
0	0	$\frac{1}{2} \times A_{\uparrow \uparrow}$
0	1	$\frac{1}{2} \times (\mathbf{A}_{\nmid \mid} + \mathbf{X}_{\nmid \mid})$
1	0	$\frac{1}{2} \times (A_{\uparrow \mid} - X_{\uparrow \mid})$
1	1	$\frac{1}{2} \times A_{\uparrow \uparrow}$

*乘数尾添加 Y_{n+1} ,循环判别 Y_nY_{n+1} ,累加如表情况的的校正值,再整体右移1位(即 $\frac{1}{2}$ ×)。

[例] X=-0.1101, Y=-0.1011, 计算[XY]_补 初始化A=00.0000, B=X_补=11.0011, -B=-X_补=001101 C=Y_补=1.0101

步数 C_nC_{n+1}条件 操作 000000 101010 +001101**-B** 001101 10101 0 右移1位→ 000110 11010 1 $+\mathbf{B}$ +1100112 0 1 111001 110101 右移1位→ 111100 11101 0

```
C<sub>n</sub>C<sub>n+1</sub>条件 操作 111100 11101 0
3 1 0
                 -B + 001101
                          1 001001 11101 0 右移1位→
                           000100 11110 1
 4 0 1
                   +B + 110011
                           110111 11110 1 右移1位→
                           11<sup>1</sup>1011 11111 0
校正 1 0
                    -B + 001101
                          1 001000 11111 0 保持不变!!
                   [XY]_{\dot{k}\dot{k}} = 001000 1111
                         =+0.1000 1111
```

- ※补码1位乘法除了比较法,还有校正法。
- ①乘数Y_补为正,乘以X_补累加,结果不校正;
- ②乘数Y_补为负,乘以X_补累加,结果-X_补校正;

(请参考教材)

2.4.3 定点数的除法

- √补码不恢复余数除法
- √补码恢复余数的除法
- √原码恢复/不恢复余数除法

1. 补码不恢复余数除法

[算法思想](|X|<|Y|)

被除数 X_{i} 、除数 Y_{i} 、余数 r_{i} , i=0、1...

初始化: $\langle r_0 = X_{\lambda h} \rangle$, 比较 $r_0 = Y_{\lambda h}$ 符号,同号上商1,异号上商0

循环: i=1...n, 按下表条件决定每步操作

r _i 、Y _补 数符	商	对应操作
同号	1	$r_{i+1}=2\times[r_i]_{\nmid i}-Y_{\nmid i}$
异号	0	$r_{i+1}=2\times[r_i]_{\nmid h}+Y_{\nmid h}$

[-Y_补]↔ +[Y_补]_{变补} ×2 ↔ 左移1位

商修正:符号位+1,末尾恒置1

余数修正: 左移了n次,则余数=2-n×rn

[例] X÷Y=+0.1000÷(-0.1010)=?

 $R=X_{\frac{1}{4}}=001000$, $B=Y_{\frac{1}{4}}=110110$, B=001010, Q=00000

步数	条件	操作	被除数/余数	商Q
1	$\mathbf{r_0}\mathbf{Y_{h}}$ 异号	上商0	001000	00000
		2r₀/←	010000	00000
		+ B	+ 110110	
			1 000110	$\mathbf{r_1}$
2	r ₁ Y _补 异号	上商0	000110	00000
		2 r ₁ /←	001100	00000
		+ B	+ 110110	
			1 000010	$\mathbf{r_2}$

$R=X_{\frac{1}{2}}=001000$, $B=Y_{\frac{1}{2}}=110110$, -B=001010000010 00000 \mathbf{r}_2 上商0 000010 r_2Y_{i} 异号 00000 3 000100 00000 2r₂/← + 110110 $+\mathbf{B}$ 111010 \mathbf{r}_3 上商1 00001 r₃Y_补同号 111010 4 $2r_3/\leftarrow 110100^{4}$ 00010 +001010 **-B** 置1 +1 **111110** r_{4} 左移了4位 商校正: 1001_{1/2} $2^{-4} \times r_{\scriptscriptstyle A}$ 余数: 数符+1、末尾恒置1

2.4.4 浮点数四则运算

浮点运算的实现:

低档微机,通过子程序

中档微机,通过浮点处理器(协处理器)

高档微机,通过专门的浮点运算部件

[以IEEE754浮点数为例]

浮点数运算→尾数运算、阶码运算



0、IEEE754短浮点数阶码的加减

阶码用非标准移码表示(仅偏移2n-1-1=127)

①Ex和Ey分别是两数阶码, Eb是结果阶码,则:

 $Eb = Ex + Ey + 129 \pmod{2^8}$

原理推导:

```
\begin{aligned} [Ex+Ey]_{8} &= 127 + (Ex+Ey) = (127+Ex) + (127+Ey) - 127 \\ &= [Ex]_{8} + [Ey]_{8} - 127 \\ &= [Ex]_{8} + [Ey]_{8} + 127_{x^{1/4}} = [Ex]_{8} + [Ey]_{8} + (-127)_{1/4} \\ &= [Ex]_{8} + [Ey]_{8} + 10000001 \\ &= [Ex]_{8} + [Ey]_{8} + 129 \pmod{2^{8}} \end{aligned}
```

②Ex和Ey分别是两数阶码, Eb是结果阶码, 则: Eb =Ex-Ey= Ex+[-Ey]₄+127 (mod 2⁸)

原理推导:

$$[Ex-Ey]_{8} = 127 + (Ex-Ey)$$

= 127 + Ex - Ey - 127 + 127

 $= [Ex]_{8} - [Ey]_{8} + 127$

或者 = $[Ex]_{8} + (-[Ey]_{8})_{4} + 011111111$ (mod 28)

mod 28, 等价于忽略最高位的进位。

[例] 若两个阶码分别为10和-5, 求10+(-5)和10-(-5)

```
Ex = 127+10 = 137=1000 1001
```

$$Ey = 127 + (-5) = 122 = 0111 \ 1010$$

$$[-Ey]_{\frac{1}{2}} = 1000\ 0110$$

$$Eb = Ex + Ey + 129$$

 $= 1000\ 1001 + 0111\ 1010 + 1000\ 0001$

 $= 1000 \ 0100 = 132 \ (\text{mod } 2^8)$

= +5 正确

 $\mathbf{Eb} = \mathbf{Ex} + [\mathbf{Ey}]_{\frac{1}{12}} + 127$

= 1000 1001 + 1000 0110 + 0111 1111

 $= 1000 \ 1110 = 142 \ (mod \ 2^8)$

= +15 正确

1000 1001

0111 1010

+ 1000 0001

1 1000 0100

1000 1001 1000 0110 + 0111 1111 1 1000 1110

1、浮点的加减运算

假设: $A=2^{AE} \times A_M$, $B=2^{BE} \times B_M$

调整阶码和尾数: $AE \rightarrow E \leftarrow BE$ 、 A_{M} 、 B_{M}

 $A+B=(A_M+B_M)\times 2^E$

浮点加减法的思路:

浮点数的加减

- →移位操作
- →尾数原码加减

(1) 检测能否简化操作 判操作数是否为0

尾数为0 阶码下溢(归0)

(2) 计算阶差

(3) 对阶

 $2^2 \times 0.1001 \rightarrow 2^3 \times 0.0101$

 $2^3 \times 0.1101 \rightarrow 2^3 \times 0.1101$

[目的]使两数阶码相等(小数点实际位置对齐, 尾数对应权值相同)。

[规则] 小阶向大阶对齐。

- ※对阶操作:小阶的阶码增大,尾数右移。
- [例] AE>BE, 则BE+1→BE, BM, 直到BE=AE
- ※阶码比较:比较线路或减法。
- (4) 尾数加减.

AM±BM→AM

(5)结果规格化

尾数M左右移动, 使:

| 1≤|M|<2

|M|<1 应左移规格化 |M|>2 应右移规格化

溢出判断

以下情况下,可能会导致阶码溢出

- 左规(阶码-1)时
 - 左规时: 先判断阶码是否为全0, 若是,则直接置阶码下溢; 否则,阶码减1后判断阶码是否为全0,若是,则阶码下溢。
- **右规(阶码 +1)时**
 - 右规(+1)时,先判断阶码是否为全1,若是,则直接置阶码上溢;否则,阶码加1后判断阶码是否为全1,若是,则阶码上溢。

```
[例]已知x=0.5, y=-0.4375, 求x+y=?
                                                0111 1110
x=0.5=1/2=(0.100...0)_2=(1.00...0)_2\times 2^{-1}
                                                1000 0011
y=-0.4325=(-0.01110...0)_2=(-1.110..0)_2\times 2^{-2}
                                              + 01 11 1111
[x]浮=0 011111110,000...00
                                              1 1000 0000
[y]浮=<u>1</u> 01111101,110...00
求阶差、对阶: ∆E<sub>8</sub>=0111 1110 - 0111 1101+127 =1000 0000=128
  e=128-127=+1
故对y进行对阶: [y]浮=1 0111 1110 1110...00
尾数真值相加: 01.0000...00 + (10.1110...00)
                                             = 00.00100...00
(原码加法: 异号求差, 加数变补后求和)
                                             < 1
左规: +0.00100...00\times2^{-1}=+1.00...0\times2^{-4}
                                                 1.0000 ...00
         [x+y]浮=0 0111 1011 00...00
                                                +1.0010 ...00
         =+0.0625
                                                1 0.0010 ...00
```

2、浮点数的乘法

设: $A=2^{AE}\times A_M$, $B=2^{BE}\times B_M$

则: $A \times B = (A_M \times B_M) \times 2^{AE+BE}$

浮点乘法→分解成:移码加法、原码乘法;

※运算步骤:

- ①求阶和AE+BE
- ②尾数相乘,
- ③结果规格化。不需左规! 最多右规1次!
- ④其它处理:

如舍入、置0、阶码溢出判断

3、浮点数的除法

设: $A=2^{AE}\times A_{M}$, $B=2^{BE}\times B_{M}$

 \mathbb{I} : $A \div B = (A_M/B_M) \times 2^{AE-BE}$

浮点除法→分解成:移码减法、原码除法

※运算步骤:

- ①求阶差AE-BE
- ②尾数相除,
- ③结果规格化。需右规??
- ④其它处理:

如舍入、置0、阶码溢出判断