

Processeur RISC-V

Assim Farsi Séphora Bennoum Félix Landreau Hugo Dischert

École normale supérieure

27 janvier 2026

Plan

- 1 Introduction
- 2 Instructions supportés par le processeur
- 3 Choix techniques faits
- 4 Simulation d'horloge
- 5 Conclusion

Jeu d'instruction RISC-V

bhoiuvghbkjnohig

Compilateur

Pipeline

Simulation de périphériques

A faire

Conclusion