

Processeur RISC-V

Assim Farsi Séphora Bennaoum Félix Landreau Hugo Dischert

École normale supérieure

27 janvier 2026

Plan

- 1 Introduction
- 2 Architecture du processeur
- 3 Choix techniques faits
- 4 Simulation d'horloge
- 5 Conclusion

Composants du processeur

Le processeur manipule des mots de 32 bits et est petit-boutiste.

- ➊ ALU
- ➋ Décodeur d'instructions
- ➌ 32 registres classiques, plus un registre pour le program counter
- ➍ RAM avec granularité de 4 octets
- ➎ Multiplieur et diviseur

Compilateur

Pipeline

Simulation de périphériques

A faire

Conclusion