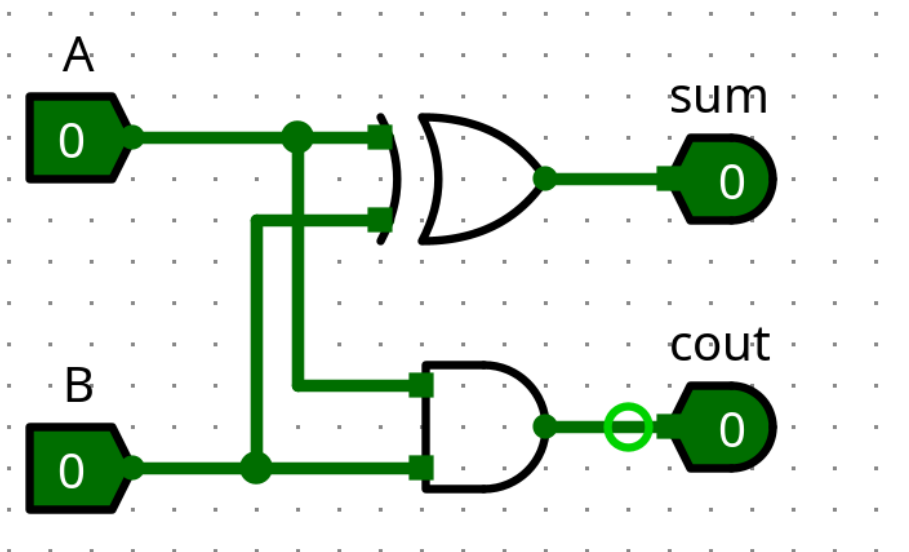
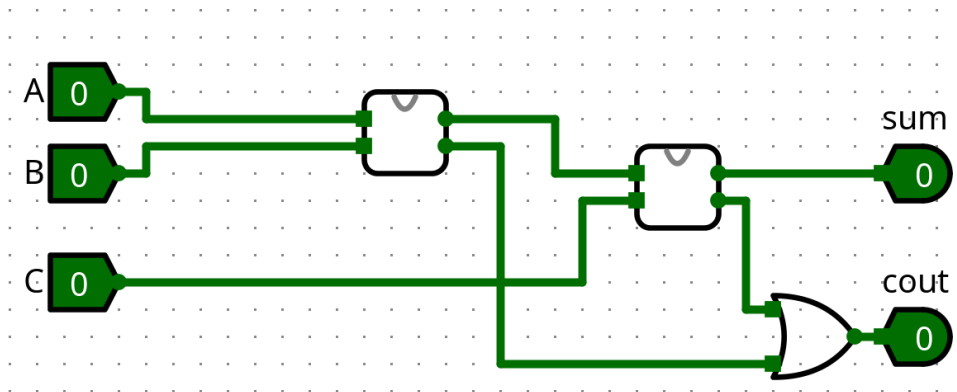


- 1- Caso um dos terminais de entrada de uma porta logica estejam flutuando o resultado será incerto. Isso ocorre pois o sinal de bit 0 é representado por uma corrente baixa, enquanto o sinal de bit 1 é representado por uma corrente alta, se a corrente variar, não tem como saber se é 0 ou 1.
- 2- O maior problema com esse tipo de somador é que o full-adder da frente tem que esperar o resultado do full-adder de trás, então acaba tendo um delay na passagem dos valores.
- 3- Soma – 80ns && vai1 – 90ns
- 4- Seriam necessários 32 somadores de 1 bit.
- 5- 1,53mhz
- 6- Temos que dar um jeito que fazer com que um full-adder não dependa do carry out de outro full-adder, funcionando meio que em paralelo. Fazemos isso por meio do carry look ahead.

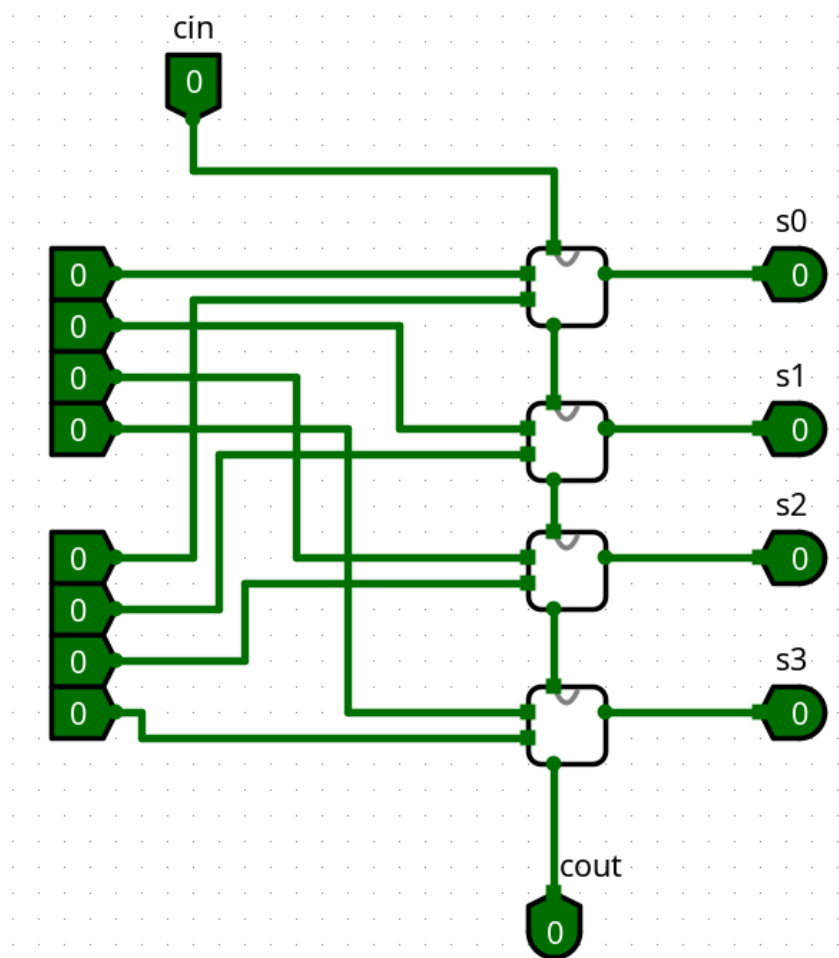


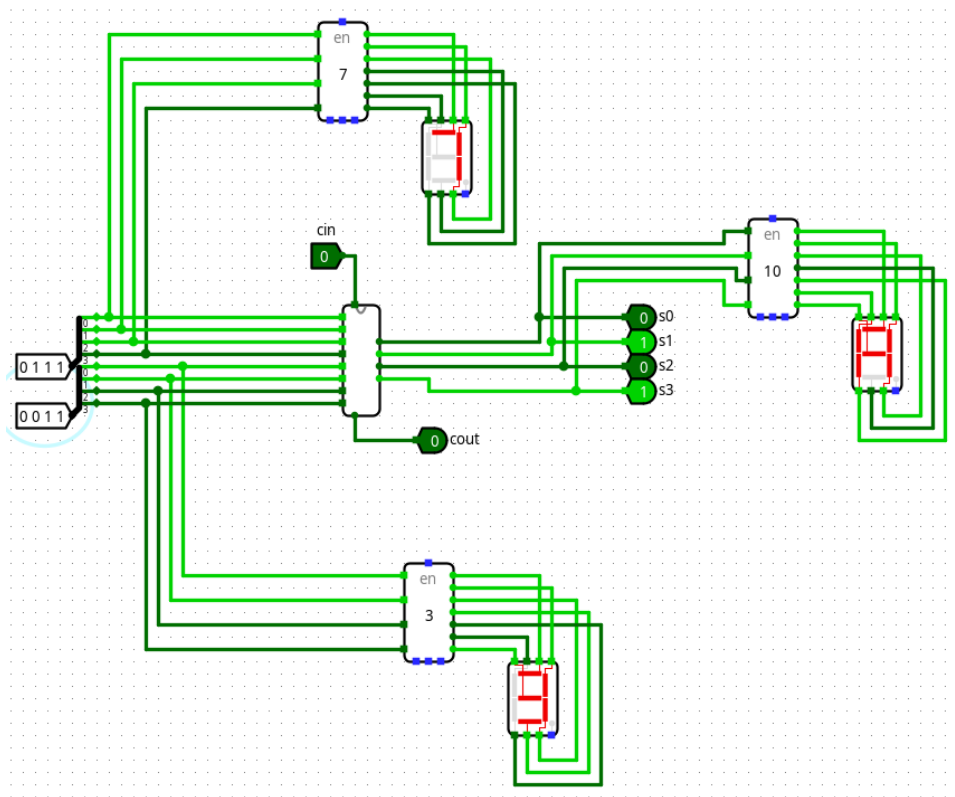
A	B	sum	cout
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1



A	B	C	sum	cout
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

10- o Somador de 4 bits funciona por meio de 4 full adders. Você calcula o resultado de cada full adder e vai passando o cout pro próximo até chegar no resultado final.





Felipe Augusto Morais Silva