



## ACERCA DE MÍ

Ingeniero de telecomunicaciones apasionado por el desarrollo web graduado de la Universidad José Antonio Páez donde he podido desarrollar mi capacidad para resolver problemas con el objetivo de diseñar soluciones prácticas y eficientes en la industria tecnológica

## DATOS DE CONTACTO

**Celular:** 0424-4669763

**Correo:** felixreyna48@gmail.com

**Dirección:** Urb. Campo Alegre, Valencia, Carabobo, Venezuela.

**GitHub:** <https://github.com/Felix7447>

**Portafolio:** <https://felixreynadev.vercel.app/>

## COMPETENCIAS

- Inglés Intermedio-alto B2
- HTML, CSS y JavaScript
- TypeScript
- React.js, Next.js y Tailwind CSS
- Shopify y Liquid
- Bases de datos SQL
- Node.js y Express.js
- Git y GitHub
- Versatilidad
- Trabajo en equipo
- Proactividad

# FELIX REYNA

## DESARROLLADOR WEB

### EXPERIENCIA LABORAL

#### Desarrollador Web FullStack (JavaScript)

Mind Forge X, Sep 2023 - Presente

- Desarrollo Frontend con React.js
- Planificación y organización para desarrollo de bases de datos.
- Trabajo en equipo y control de versiones con GitHub

#### Docente de Ingeniería de Telecomunicaciones

Universidad José Antonio Páez, Mar 2023 - Presente

- Impartir conocimientos y habilidades a estudiantes mediante sesiones de enseñanzas planificadas.
- Liderazgo y trabajo en equipo para lograr un aprendizaje de calidad.

#### Pasantías, Ingeniero de Soporte

Dat-com Services, Jun 2022 - Feb 2023

- Configuración y dirección para instalación de radio-enlaces Ubiquiti.
- Enrutamiento con dispositivo Mikrotik.
- Diagnóstico de problemas para soporte nivel 1.

## EDUCACIÓN

#### Platzi

Desarrollo Web FullStack. 2021-2022

- Creación, manejo y autenticación de API's Restful
- Creación de landing pages y aplicaciones web del lado del servidor.
- Maquetación de páginas web con HTML, CSS y JavaScript.
- Manejo de control de versiones con Git y GitHub

#### Universidad José Antonio Páez

Ingeniería de Telecomunicaciones. 2018-2023

- Simulación de red HFC con Packet Tracer
- Creación y simulación de circuitos lógicos y secuenciales.
- Programación de microcontroladores simulados en Proteus.