Betreuer: Adrian Frischknecht

Julia Grosse	Chip Design			November 2018
Luisa Renz	1	2	3	$\sum$
Lars Wolff				
Felix Lorenz				

Protokoll Nr. 1

(Abgabetermin 15.11.2018)

## Aufgabe 1

Zeichnen Sie anhand der Elementaranweisung (netlist) einen zugehörigen Schaltplan.

## Aufgabe 2

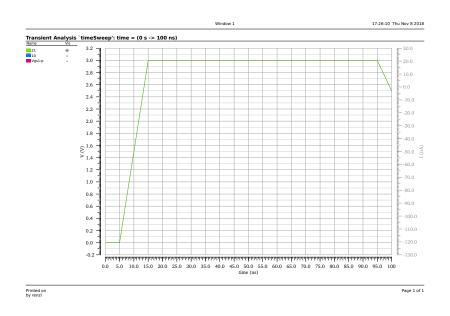


Abbildung 1: Spannungsverlauf der Quelle  $V_{GS1}$ 

## Aufgabe 3

- 1. Wofür steht die Abkürzung des Programmnamens SPICE?
- 2. Erklären Sie kurz in einigen Sätzen was SPICE ist und wofür es verwendet wird.
- 3. Erklären Sie, was die Steueranweisung .tran bewirkt.