

Bitácora del Proyecto Lógica Combinatoria: Calculadora tomógrafo

Curso: Fundamentos de Arquitectura de Computadores

Integrantes: Bryan Stiphen Feng Feng

Fecha de inicio: 11 de marzo de 2025

Repositorio Git: <https://github.com/Feng672/L-gica-Combinatoria-Calculadora-tomografo>

1. Objetivos

- Diseñar un circuito combinatorio que realice una suma de 4 bits
- Mostrar el resultado de la suma en un display de 7 segmentos mediante un decodificador
- Diseñar un actuador que se habilite en dos rangos de valores lógicos no contiguos
- Conectar un arreglo de sensor al circuito combinatorio
- Diseñar un visualizador de LEDs conectado a los sensores

2. Materiales y herramientas

Componentes	Cantidad
DIP switches	1
Compuerta XOR (74LS86)	1
Compuerta AND (74LS08)	1
Decodificador 74LS47	1
Protoboard	1
Arduino (Fuente de 5V)	1
Display 7 segmentos (cátodo común)	1
Vibration motor	1
Transistor TIP120	1
Diodo 1N4007	1
Jumpers	20+
Resistencias 220Ω	5
Resistencias 100Ω	5
Resistencias 2000Ω	4
Resistencia 1000Ω	1
Botón	1

3. Registro diario