近代物理实验报告 10.2: 铁电薄膜铁电性能的表征

xy 学号 匡亚明学院 2019 年 2 月 29 日

1 引言

铁电体是这样一类材料:在一定温度范围内存在自发极化,自发极化具有两个或多个可能的取向,其取向可能随电场而转向。铁电体并不含"铁",只是它与铁磁体具有磁滞回线相类似,具有电滞回线,因而称为铁电体 (Ferroelectrics)。在某一温度以上,它为顺电相,无铁电性,其介电常数服从居里-外斯 (Curie-Weiss) 定律。铁电相与顺电相之间的转变通常称为铁电相变,该温度称为居里温度或居里点 T_c 。铁电体即使在没有外界电场作用下,内部也会出现极化,这种极化称为自发极化。自发极化的出现是与这一类材料的晶体结构有关的。

晶体的对称性可以划分为 32 种点群。在无中心对称的 21 种晶体类型种除 432 点群外其余 20 种都有压电效应,而这 20 种压电晶体中又有 10 种具热释电现象。热释电晶体是具有自发极化的晶体,但因表面电荷的抵偿作用,其极化电矩不能显示出来,只有当温度改变,电矩 (即极化强度) 发生变化,才能显示固有的极化,这可以通过测量一闭合回路中流动的电荷来观测。热释电就是指改变温度才能显示电极化的现象,铁电体又是热释电晶体中的一小类,其特点就是自发极化强度可因电场作用而反向,因而极化强度和电场 E 之间形成电滞回线是铁电体的一个主要特性。

自发极化 P_s 可用矢量来描述,在相变温度,自发极化出现在晶体中造成一个特殊的方向。每个晶胞中原子的构型使正负电荷重心沿这个特殊方向发生相对位移,使电荷正负中心不重合,形成电偶极矩。整个晶体在该方向上呈现极性,一端为正,一端为负,在其正负端分别有一层正和负的束缚电荷,这些表面束缚电荷将产生一退极化场 E_d ,它与 P_s 方向相反。束缚电荷产生的电场在晶体内部与极化方向反向,使静电能升高,在受机械约束时,伴随着自发极化的应变还将使应变能增加,所以均匀极化的状态是不稳定的。晶体将分成若干小区域,每个小区域内部电偶极子沿同一方向,但各个小区域电偶极子方向不同,这些小区域称为铁电畴或畴(domain),畴的间界叫畴壁(domain wall)。铁电畴的出现是为了降低铁电体由顺电相到铁电相相变时所带来的弹性能和静电能。但畴壁的存在引入了畴壁能。施加几十 kV/cm 大于矫顽场 E_c 的外场时,铁电畴将沿着外场方向排齐。总自由能取极小值的条件决定了电畴的稳定性。

铁电薄膜中的畴壁为 1nm~10nm 的数量级。

2 实验目的

- 1. 了解什么是铁电体,什么是电滞回线及其测量原理和方法。
- 2. 了解非挥发铁电随机读取存储器的工作原理及性能表征。

3 实验仪器

电滞回线测量仪。

4 实验原理

4.1 铁电体的特点

4.1.1 电滞回线

铁电体的极化随外电场的变化而变化,但电场较强时,极化与电场之间呈非线性关系。在电场作用下新畴成核长,畴壁移动,导致极化转向,在电场很弱时,极化线性地依赖于电场 (见图 (1)OA 段),此时可逆的畴壁移动成为不可逆的,极化随电场的增加比线性段快。当电场达到相应于 B 点值时,晶体成为单畴,极化趋于饱和。电场进一步增强时,由于感应极化的增加,总极化仍然有所增大 (BC) 段。如果趋于饱和后电场减小,极化将循 CBD 段曲线减小,以致当电场达到零时,晶体仍保留在宏观极化状态,线段 OD 表示的极化称为剩余极化 P_r 。将线段 CB 外推到与极化轴相交于 E,则线段 OE 为饱和自发极化 P_s 。如果电场反向,极化将随之降低并改变方向,直到电场等于某一值时,极化又将趋于饱和。这一过程如曲线 DFG 所示,OF 所代表的电场是使极化等于零的电场,称为矫顽场 E_c 。电场在正负饱和度之间循环一周时,极化与电场的关系如曲线 CBDFGHC 所示此曲线称为电滞回线 (HysteresiSloop)。

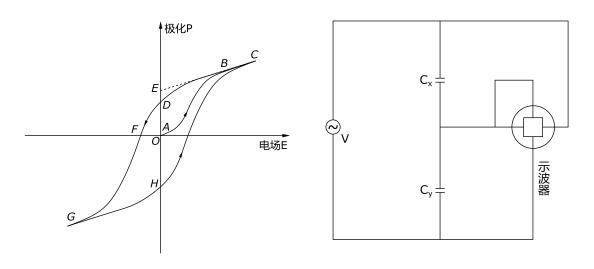


图 1: 铁电体的电滞回线

图 2: 测量电路图

电滞回线可以用图 (2) 装置显示出来 (这就是著名的 Sawyer-Tower 电路),以电晶体作介质的电容 C_x 上的电压 V 是加在示波器的水平电极板上,与 C_x 串联一个恒定电容 C_y (即普通电容), C_y 上的电压 V_y 加在示波器的垂直电极板上,很容易证明 V_y 与铁电体的极化强度 P 成正比,因而示波器显示的图象,纵坐标反映 P 的变化,而横坐标 V_x 与加在铁电体上外电场强成正比,因而就可直接观测到 P-E 的电滞回线。

下面证明 V_{u} 和 P 的正比关系,因:

$$\frac{V_y}{V_x} = \frac{\frac{1}{\omega C_y}}{\frac{1}{\omega C_x}} = \frac{C_x}{C_y} \tag{1}$$

式中 ω 为图中电源 V 的角频率: $C_x = \epsilon \frac{\epsilon_0 S}{d}$, ϵ 为铁电体的介电常数, ϵ_0 为真空的介电常数, S 为 平板电容 C_x 的面积, d 为平行平板间距离, 代入 (1) 式得:

$$V_y = \frac{C_x}{C_y} V_x = \frac{\epsilon \epsilon_0 S}{C_y} \frac{V_x}{d} = \frac{\epsilon \epsilon_0 S}{C_y} E$$
 (2)

根据电磁学:

$$P = \epsilon_0(\epsilon - 1)E \approx \epsilon_0 \epsilon E = \epsilon_0 \xi E \tag{3}$$

对于铁电体 $\epsilon \gg 1$, 故有后一近似等式, 代入 (2) 式

$$V_y = \frac{S}{C_y}P\tag{4}$$

因 S 与 C_y 都是常数,故 V_y 与 P 成正比。

4.1.2 居里点 T_c

当温度高于某一临界温度 T_c 时,晶体的铁电性消失。这一温度称为铁电体的居里点。由于铁电体的消失或出现总是伴随着晶格结构的转变,所以是个相变过程,已发现铁电体存在两种相变:一级相变伴随着潜热的产生,二级相变呈现比热的突变,而无潜热发生,又铁电相中自发极化总是和电致形变联系在一起,所以铁电相的晶格结构的对称性要比非铁电相为低。如果晶体具有两个或多个铁电相时,最高的一个相变温度称为居里点,其它则称为转变温度。

4.1.3 居里-外斯定律

由于极化的非线性,铁电体的介电常数不是常数,而是依赖于外加电场的,一般以 OA 曲线 (图 (1)) 在原点的斜率代表介电常数,即在测量介电常数时,所加外电场很小,铁电体在转变温度附近时,介电常数具有很大的数值,数量级达。当温度高于居里点时,介电常数随温度变化的关系为

$$\epsilon = \frac{C}{T - T_0} + \epsilon_{\infty} \tag{5}$$

4.1.4 铁电体的分类

铁电体的分类方法很多,按其所含的基本单元的不同可划分为一下几种:

- 1. 含氧八面体的铁电体
- 2. 含氢键的铁电体
- 3. 含其它离子基团的铁电体
- 4. 铁电聚合物与铁电液晶

4.2 铁电体的应用

铁电体具有介电、压电、热释电、铁电性质以及与之相关的电致伸缩性质、非线性光学性质、电 光性质、声光性质、光折变性质、铁电记忆存储性能等等,都与其电极化性质相关,特别是电介质 的热释电与铁电性质都与其自发极化相关。由于铁电体具有上述性质,因而在诸多高技术中有着很 重要的应用。 利用其压电性能可制作电声换能器,用于超声波探测,声纳,稳频振谐器,声表面波器件等;利用其热释电性质可制作红外探测器,红外监视器,热成像系统等;利用非线性光学效应可制作激光倍频、三倍频、和频、差频器;利用电光性质可制作激光电光开关、光偏转器、光调制器等;利用声光效应可制作激光声光开关、声光偏转器、声光调制器等;利用光折变效应可制作光存储器件;而铁电材料的铁电性可制作铁电记忆存储器。

4.3 铁电储存应用

铁电记忆存储器 (Ferroelectric Memory) 是利用铁电体所具有的电滞回线性质。如图 (1) 所示,当加到铁电体上电场为零时,铁电体上仍保持有一定的极化强度 P_r (或 $-P_r$),这个极化电荷的符号取决于该电体上原加场的符号。若原来加的正场,则当外场变为零场时,铁电体上为正的剩余极化 $(+P_r)$ 而若是从负场变到零场,则此时剩余极化为负 $(-P_r)$ 。正是利用这无外场时所有的两个稳定极化 P_r 作为计算机编码 $0(+P_r)$ 和 $1(-P_r)$,这就是铁电记忆及逻辑电路的基础。

铁电记忆存储是铁电体极少数利用铁电体的铁电性能去工作,而不是其他性能(如热电、压电、电光等)的应用。在铁电存储器应用中,即使电源突然中断,其储存的信息也可保持,因而通常称为非易失性铁电随机读取存储器(Non-Volatile Ferroelectric Random Access Memory,NV-FeRAM)。铁电体不仅作为一个电容,而且其本身也作为一个存储单元。铁电存储器由于其尺寸小(是通常可擦除随机只读存储器的 20%),抗辐照(特别适用于军用和航天使用),存储读取速度高,容易与硅工艺相容,因而有很好的前景。目前铁电随机存储器已有商品销售,由其为核心的智能卡及作为嵌入式芯片已用于众多家电的控制器如洗衣机、游戏机、电视频道存储记忆器、复印机、收费站刷卡等等方面,随大存储量的产品出现将在数码相机、随身听中使用,市场前景看好。铁电材料的铁电性能最为重要的表征是其电滞回线所反映的铁电性能,包括饱和极化 P_s ,永久极化 P_r ,矫顽场 E_c 等,而对于用于铁电存储器的铁电薄膜来讲,除此之外还有漏电流 I_k ,铁电疲劳性能(永久极化与开关次数关系 R_r-n)及铁电保持性能(永久极化与时间关系 R_r-t)。通常要求永久极化 $P_r>10\mu$ C/cm²,矫顽场 $E_c<100$ kV/cm。好的疲劳特性,在铁电翻转 10^9 次时,永久极化很少变化。在 10^5 秒内可较好的保持电荷,漏电流小于 10^{-7} A/cm²

4.4 铁电薄膜的制备方法

铁电薄膜的制备方法多种多样,常见的大致分为两类,一类属于物理气相沉积 (PVD) 方法,常见的有溅射法 (Sputtering)、脉冲激光沉积法 (Pulsed Laser Deposition)、激光分子束外延 (Laser Molecular Beam Epitaxy) 等。另一类属于化学气相沉积法 (CVD),常见的有金属有机源气相沉积 (MOCVD) 和原子层化学气相沉积 (ALCVD)。此外,还有热蒸发法,湿氧化法等其它制备方法。下面简要介绍集中常见的制备方法。

- 1. 溅射法: 常见的有磁控溅射和离子束溅射。其优点是制备薄膜的成本较低,可以制备供工业应用的大面积薄膜。薄膜的制备不仅可以使用陶瓷靶材,也可在氧气氛围中使用金属或合金靶材进行反应溅射。这种制备方法的缺点是,如果各组元的挥发性差别很大,溅射生长的薄膜成分和靶材成分将会有较大偏差,而且其偏差大小与工艺制备条件有关。
- 2. 脉冲激光沉积法: PLD 方法是 20 世纪 80 年代迅猛发展起来的制备薄膜技术。它利用经过聚焦而具有很高能流密度的紫外脉冲激光束瞬间融溶靶材,产生高压高能的等离子体,最终在衬底上沉积成膜。此方法的最大优点是沉积的薄膜与靶材的成分很接近,因而可以通过调控靶材的成分来严格控制薄膜成分。由于光源为能量较高的紫外脉冲激光,所以 PLD 能制备高熔点、多组分的氧化物薄膜和异质结构。其主要的缺点是不能制备大面积厚度均匀的薄膜。

- 3. 激光分子束外延 (LMBE): 其基本是原理与 PLD 类似。其主要的优点是可在薄膜生长过程中进行原位观测,实现单原子层生长,从而获得高纯度、厚度均匀可控的超薄膜,所以特别适合用于生长外延单晶膜或多层膜。缺点是生长薄膜时需要较高真空度 (<10⁻⁵Pa),所以对仪器的要求很高。
- 4. 化学气相沉积法 (CVD): 该方法的特点是在材料进行化学反应合成的同时成膜,其中以金属有机源气相沉积 (MOCVD) 的用途最广,一般工业生产用此法。这种方法的优点是可以制备大面积均匀的薄膜包括外延单晶膜,而且薄膜沉积速率调控范围很大 (1nm/min~1000nm/min)。此方法的缺点是对于许多的氧化物材料而言,能适用的具有足够高饱和蒸汽压的金属有机源 (简称 MO 源) 难以合成。原子层化学气相沉积 (ALCVD) 能实现单原子层生长从而能制备出高质量的超薄膜,但是其技术的高要求和操作的复杂性使得其应用的普及性受到很大限制。
- 5. 有机金属沉积 (MOD): MOD 沉积是制备铁电薄膜的最方便的技术,同时也是目前实验室使用旋涂 (spin-on) 技术制备铁电薄膜的方法。MOD 和 spin-on 技术结合制备薄膜有很多优点: (1) 成分均匀且易控制; (2) 与 MOCVD 相比,退火处理后薄膜中的含碳量低; (3) 工艺简单。但同时也有些不利之处,比如只能在平面上沉积薄膜、为达到所需薄膜厚度需通过多次旋涂在层间会造成高缺陷密度,易产生漏电。
- 6. 凝胶法: 是将金属的醇盐或其他有机盐溶解于同一溶剂中,经过水解、聚合反应形成溶胶。通过甩胶在基片上形成薄膜,经过干燥和退火处理,形成铁电薄膜。此方法能够精确控制膜的化学计量比和掺杂,易于制备大面积的薄膜,适于大批量生产,设备简单,成本低,可与微电子工艺技术相兼容。但这种方法易有不足之处,如膜的致密性较差,干燥处理过程中薄膜一出现龟裂现象,薄膜结构和生长速率对基片和电极材料很敏感。迄今为止,利用该方法已制备出 PT、PZT、PLZT、BT、ST、BST等多种铁电薄膜。

5 实验内容

1. 通过铁电薄膜的电滞回线测量得到薄膜的永久极化 P_r 、矫顽场 E_c ,漏电流 I_k ,这是铁电薄膜的铁电性能的表征。

6 实验步骤

- 1. 开启计算机。
- 2. 阅读仪器说明书。
- 3. 开启测量仪器。
- 4. 检查探针位置是否正确。
- 5. 测量电滞回线。
- 6. 关闭测量仪。
- 7. 关闭计算机。

7 实验数据

我们得到了如图 (3-4) 所示的电滞回线, 共 15 条, 由于篇幅有限, 仅举 2 例。

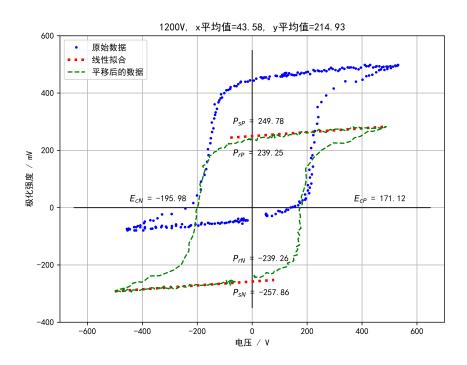


图 3: 电滞回线, V=1200V

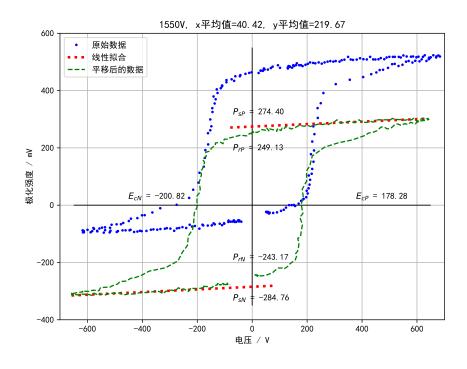


图 4: 电滞回线, V=1550V

其中我们对原始数据做了平移处理。我们可以看到原始数据在纵坐标上漂移较大,考虑到铁电体的电滞回线应该是对称的,我们把横纵坐标的数据都减去了对应的平均值,用修正后的数据计算所需的 3 对数据 E_c 、 P_r 、 P_s 。

- 1. 取电压极大值和极小值后测量的 40 个数据点进行线性拟合,求出拟合直线的纵截距,作为饱和自发极化 P_s ,分别记为 P_{sP} 和 P_{sN} ;
- 2. 取最靠近 y 轴的两个数据点的电压值作为剩余极化 P_r , 分别记为 P_{rP} 和 P_{rN} ;
- 3. 取最靠近 x 轴的两个数据点的电压值作为矫顽场 E_c ,分别记为 E_{cP} 和 E_{cN} 。

得到的数据如表 (1) 所示:

电压 / V	E_{cP} / V	E_{cN} / V	P_{rP} / mV	P_{rN} / mV	P_{sP} / mV	P_{sN} / mV
1200	171.12	-195.98	239.25	-239.26	249.78	-257.86
1225	175.03	-195.47	237.24	-238.57	251.44	-258.85
1250	183.80	-195.10	237.80	-238.70	255.28	-262.90
1275	177.99	-199.31	243.57	-243.03	254.98	-265.29
1300	170.97	-200.03	236.65	-241.87	261.58	-264.60
1325	179.13	-198.47	238.16	-243.09	261.58	-264.08
1350	182.14	-199.56	236.75	-233.20	260.96	-266.12
1375	182.49	-200.21	245.28	-238.02	260.61	-271.41
1400	177.06	-202.44	240.80	-244.54	262.21	-280.98
1425	184.05	-191.65	241.22	-235.33	263.47	-278.23
1450	182.17	-199.13	246.73	-239.24	264.18	-278.05
1475	180.39	-194.61	246.39	-239.49	267.80	-275.90
1500	172.72	-193.98	246.25	-241.24	270.30	-283.16
1525	180.97	-198.53	245.67	-242.39	271.76	-276.95
1550	178.28	-200.82	249.13	-243.17	274.40	-284.76

表 1: 15 条电滞回线的 3 对参数

将表 (1) 中的数据对电压作图,可以得到 3 种参数随电压变化的关系,其中还增加了成对参数的平均数,如图 (5-7) 所示:

从图中可以看出,随电压增大,矫顽场缓慢增大,饱和自发极化和剩余极化都较快增大。

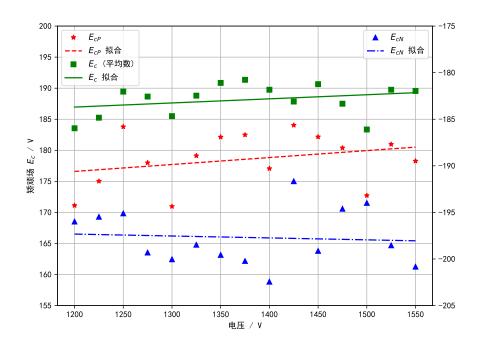


图 5: 矫顽场 E_c 与电压关系

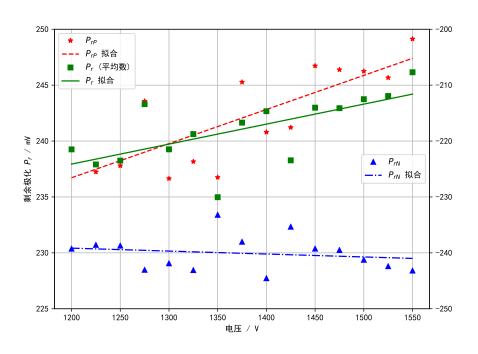


图 6: 剩余极化 P_r 与电压关系

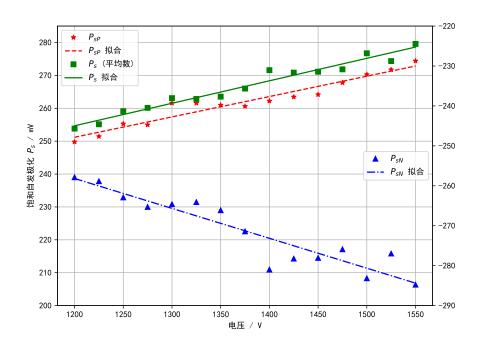


图 7: 饱和自发极化 Ps 与电压关系

8 实验分析和讨论

8.1 讨论 3 种参数与电压的关系

在图 (5) 中我们发现数据点与线性拟合的差距较大,数据的线性不是很好。我们取样的点是电滞回线两端电压达到极值后的 40 个点,一开始我们只取 20 个点,得到的数据的线性程度比图 (5) 所示的更加差。我们认为是实验仪器的记录的电压数量较少、涨落较大造成的。另外在图 (3) 和 (4) 中也发现图象下半段缺少了一块数据,这是实验仪器本身电压范围的限制造成的,使得 P_r 的测量较为不准确。

如果需要改进,可以尝试加密实验仪器的取点数量,提高仪器的探测精确度;使仪器提供的电压能覆盖一整个回线范围。

8.2 试比较铁电体与铁磁体的异同。

- 相同之处:
 - 1. 电滞回线与磁滞回线相对应, 电畴与磁畴有很大类似性。都可以用来做记忆材料。
 - 2. 顺电-铁电相变对应顺磁-铁磁相变,它们都有居里温度的概念,并在顺电(顺磁)的情况下满足居里-外斯定理。

• 不同之处:

1. 铁电畴壁的厚度很薄。大约是几个晶格常数的量级,但铁磁畴壁则很厚,可达到几百个晶格常数的量级 (例如对 Fe, 磁畴壁厚约 1000 Å), 而且在磁畴壁中自发磁化方向可逐步改变方向, 而铁电体则不可能。

2. 铁电体在外电场作用下,自发极化的方向也只能在某几个方向中变化。但是铁磁体在足够强的外磁场作用下能够完全转到外场方向,而不论外场相对于晶轴的角度如何。

8.3 铁电薄膜为什么能用作数据存储器,其优点何在?

铁电记忆存储器是利用铁电体具有的电滞回线的性质:若原来加的正场,当外场变为零的时候,铁电体上为正的剩余极化(+),若原来加的负场,当外场变为零的时候,则剩余极化为负(-)。因而可以进行编码,正为1,负为0。铁电存储器尺寸小、抗辐射、存取速度快且功耗低。

参考文献

[1] 黄润生. 近代物理实验. 南京大学出版社, 2 edition, 2008.