## 山东大学\_\_\_\_\_\_\_\_\_\_\_\_学院

# 计算机组成与设计 课程实验报告

学号: 202200400053 | 姓名: 王宇涵 班级: 2202 实验题目: 时序系统实验 实验学时:2 实验日期: 2024-05-09 实验目的: 掌握计算机实验中时序系统的设计方法。设计一个基本时序系统,该系统具有4个节拍电平及四相 工作脉冲,其时序关系参阅下图中的M0-M3,T0-T3。 实验软件和硬件环境: 软件环境: QuartusII 软件 硬件环境: 1.实验室台式机 2.计算机组成与设计实验箱 实验原理和方法: 实验方案: 指示灯 指示灯 (4个节拍电平) (4个工作脉冲)  $\overline{Y3}$   $\overline{Y2}$   $\overline{Y1}$   $\overline{Y0}$ Qa Qb Qc Qd SL 移位器 3-8译码器 CLK B C D В Q1开关数据 计数器 实验要求:

◆ 开关数据为移位器预置 0001。

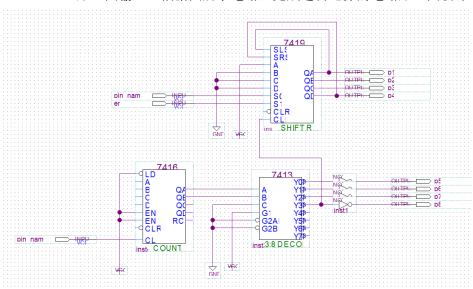
- ◆ 选用适当方案,设计出实验线路图。
- ◆ 设计试验步骤。
- ◆ 利用指示灯观察实验现象,写出实验报告。

#### 参考器件:

计数器可以采用 74LS161;译码器采用 74LS138;移位寄存器采用 74LS194;反相器采用 74LS04。

#### 实验步骤:

(1) 原理图输入:根据图所示电路,完成逻辑运算的电路原理图设计。



(2) 管脚锁定: 完成原理图中输入、输出的管脚锁定。

平台工作于模式 5

将 RST 分配于键 1 上

将 CLK 分配于时钟周期脉冲上

将 p1-p8 依次分配在 LED 指示灯 D1-D8 上

引脚分配如下:

输入:

输出:

- (3)原理图编译、适配和下载:在 Quartus II 环境中选择 EP4CE6/10 器件,进行原理图的编译和适配,无误后完成下载。
  - (4) 功能测试:利用输入开关及发光二极管 LD 测试功能并记录测试结果。

我们将输入接入有合适频率的脉冲信号,则不需要手动进行输入,可自动完成信号输入.

当 RST = 1 时, 可看出 p5~p8 四个灯依次闪烁, 同一时刻只有其中一个灯亮; 循环 1 结束时, 当 p8 亮起, 都会传递一个信号, 让 p1~p4 四个灯按顺序闪烁(从 p1 开始),接着进入 p5~p8 的循环 2, p2 亮起; 循环 3, p3 亮起; 循环 4, p4 亮起.

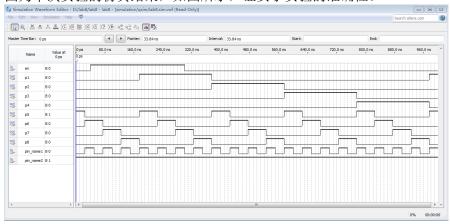
并且当 RST 为 0 时, 还原, 则没有上述现象.

实验现象由于是动态的,不便于以图片形式展示,下以仿真图形式展示.

(5) 生成元件符号。

#### 仿真结果:

图为本次实验的仿真结果,如图所示,证实了实验的准确性。



### 结论分析与体会:

本次实验,我们通过设计了基本时序系统,深刻理解了时序系统的工作流程和器件原理,成功完成了实验. 期间我们也遇到了一些问题:

- 1. 当输入要求频繁时,手动输入繁琐,如何自动化实现输入?
- 答: 将输入端口接入频率端口, 即可实现规定频率输入, 其中频率越高变化速度越快.
- 2. 成功编译也成功选择了 USB-booster, 但是无法点击 start 按钮开始下载电路图?
- 答: 重启 Quartusll 软件, 成功解决.