山东大学 计算机科学与技术 学院

数字逻辑 课程实验报告

|  |  |  |  |
| --- | --- | --- | --- |
| 学号：202200400053 | 姓名： 王宇涵 | | 班级：2班 |
| 实验题目：数据选择器 | | | |
| 实验学时：2 | | 实验日期： 2023 10.24 | |
| 实验目的： | | | |
| 硬件环境： | | | |
| 软件环境：  QuartusII软件 | | | |
| 实验步骤与内容：  **实验步骤**   1. 输入原理图: 2. 定义器件管脚 3. 原理图编译   通过选择EP2C8Q208C8 器件进行编译   1. 原理图下载   开启电源,通过选择USB接口进行下载,将程序传入实际电路中   1. 生成符号图   生成原件符号.  (6)结果调试  (7)关闭电源  **结果预期**  **最终实现结果**  通过严格地执行实验步骤,最终完美地实现了所预期的结果. | | | |
| 结论分析与体会： | | | |