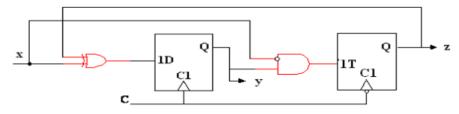
تمرین ششم مدار منطقی

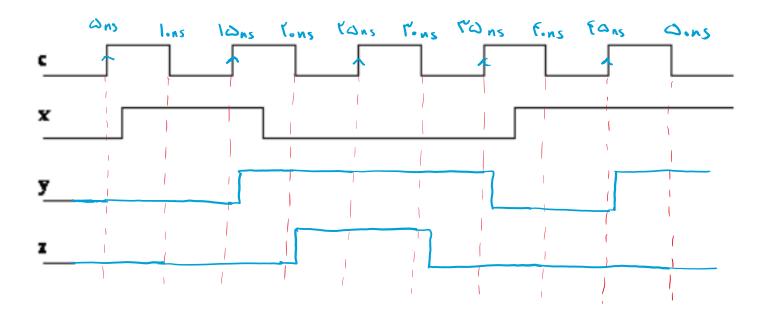


با فرض 1 نانوثانیه تاخیر برای هر گیت ترکیبی، 2 نانوثانیه تاخیر برای هر فلیپفلاپ، 2 نانوثانیه زمان setup به سوالات زیر پاسخ دهید. (توجه کنید که لبه فعال فلیپفلاپها با هم متفاوت است.)

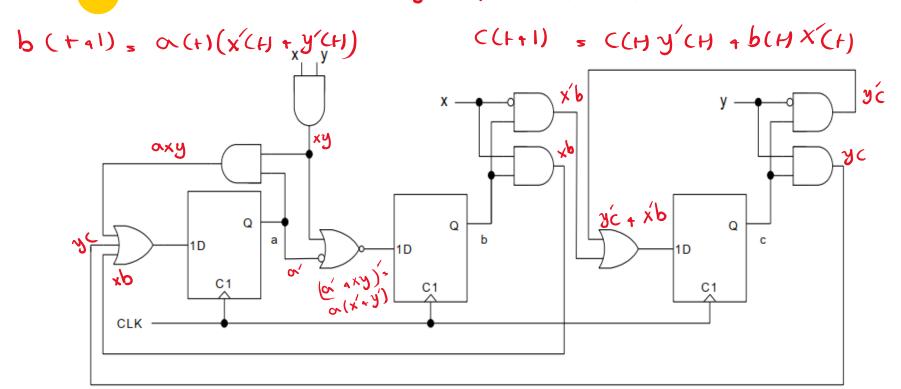
الف) حداكثر فركانس كلاك مدار زير چقدر است؟

ب) دیاگرام زمانی خروجیهای Y و Z را رسم کنید. (40 نمره)

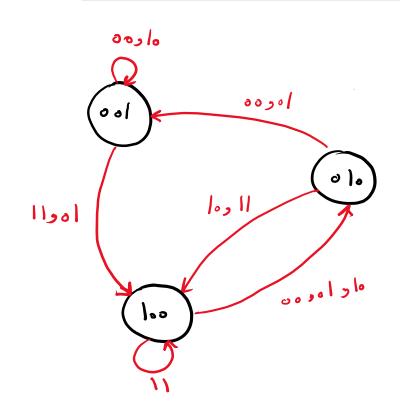




دیاگرام حالت مدار زیر را رسم کنید. (۳۰ نمره)

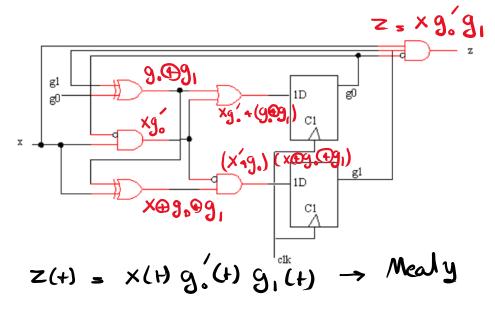


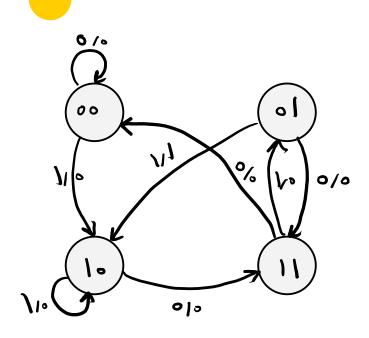
A(t)	B(t)	C(t)	X(t)	Y(t)	A(t+1)	B(t+1)	C(t+1)
0	0	1	0	0	0	0	1
0	0	1	0	1	1	0	0
0	0	1	1	0	0	0	1
0	0	1	1	1	1	0	0
0	1	0	0	0	0	0	1
0	1	0	0	1	0	0	1
0	1	0	1	0	1	0	0
0	1	0	1	1	1	0	0
1	0	0	0	0	0	1	0
1	0	0	0	1	0	1	0
1	0	0	1	0	0	1	0
1	0	0	1	1	1	0	0

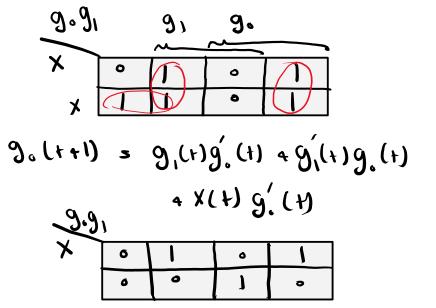


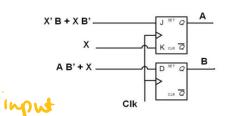
3. جدول حالت، دیاگرام حالت و معادله خروجیهای فلیپفلاپها و خروجی Z را در مدار زیر بدست آورید. نوع این مدار (میلی یا مور) را تعیین کنید. (50 نمره)

entrate		1 nbm	Next State		Owpu
g0(t)	g1(t)	x(t)	g0(t+1)	g1(t+1)	z(t)
0	0	0	0	0	0
0	0	1	1	0	0
0	1	0	1	1	0
0	1	1	1	0	1
1	0	0	1	1	0
1	0	1	1	0	0
1	1	0	0	0	0
1	1	1	0	1	0







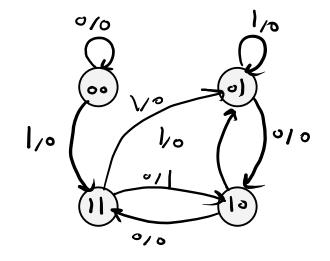


5. نمودار حالت مدار زیر را رسم کنید. (20 نمره)

rext state

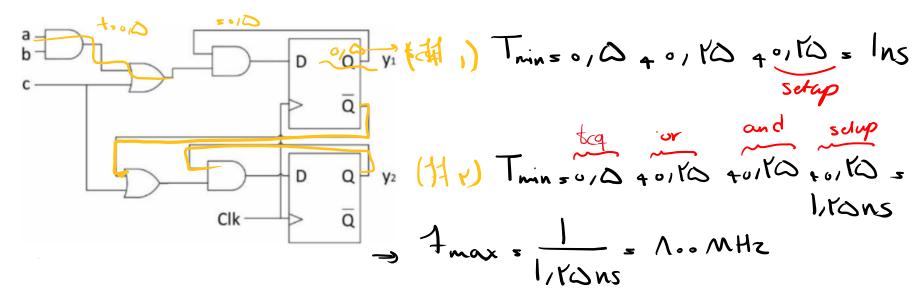
owtput

A(t)	B(t)	X(t)	J1(t)	D(t)	A(t+1)	B(t+1)	Z(t)
0	0	0	0	0	0	0	0
0	0	1	1	1	1	1	0
0	1	0	1	0	1	0	0
0	1	1	0	1	0	1	0
1	0	0	0	1	1	1	0
1	0	1	1	1	0	1	0
1	1	0	1	0	1	0	1
1	1	1	0	1	0	1	0



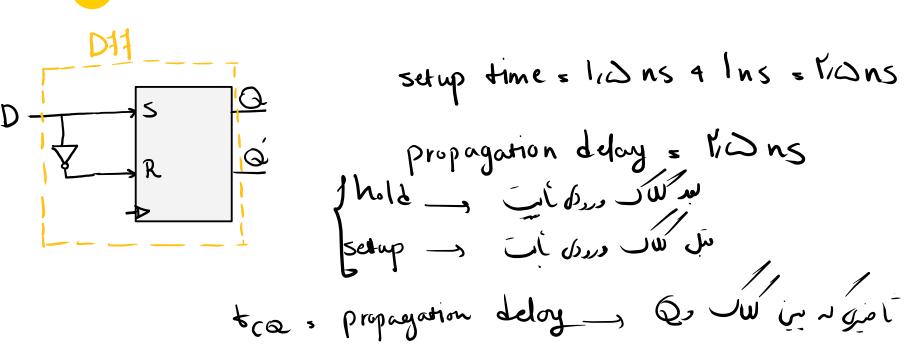
0.25 ماکزیمم فرکانس کلاک برای مدار زیر را پیدا کنید. تاخیر هرکدام از گیتهای AND و OR را 0.25 نانوثانیه و نانوثانیه در نظر بگیرید. همچنین برای فلیپفلاپها زمان تاخیر کلاک به 0.5 را 0.5 نانوثانیه و نانوثانیه و hold و setup را به ترتیب 0.1 نانوثانیه و 0.25 نانوثانیه فرض کنید. (زمان کلاک به 0.25 و کلاک به 0.25 برابرند.)

زمان تاخیر کلاک به Q مقدار زمانی است که طول میکشد تا بعد از لبه کلاک مقدار جدید D در خروجی ظاهر شود. زمان setup بازه زمانی (قبل) از لبه کلاک است که ورودی D در آن بازه نباید تغییر کند. زمان hold بازه زمانی (بعد از لبه کلاک است که ورودی D در آن بازه نباید تغییر کند. (20 نمره)



7. الف) با استفاده از فلیپفلاپ SR و وارون کننده یک فلیپفلاپ D بسازید.

ب)اگر تاخیر propagation و setup time در فلیپفلاپ SR بخش الف به ترتیب برابر 2.5 نانوثانیه و 1.5 نانوثانیه باشد، همچنین تاخیر وارون کننده برابر 1 نانوثانیه باشد تاخیر propagation و setup time در فلیپفلاپ D را محاسبه کنید. (30 نمره)



8. حداقل دوره تناوب سيگنال ساعت مدار سنكرون شكل زير را براى عملكرد صحيح آن بيابيد. (30 نمره)

