

۱- در این آزمایش از تراشه 7400 شامل گیت $nand$ و 7404 شامل گیت not

7408 شامل گیت and ، 7432 شامل گیت or و 7486 شامل گیت xor

در نهایت 4.11 شامل گیت $nand$ می باشد.

۲- پایه VCC برای اتصال تراشه به منبع تغذیه تعبیه شده است و انرژی تراشه از این پایه تأمین می شود. و پایه GND برای اتصال تراشه به زمین تعبیه شده است و از این طریق ولتاژ مرجع در مدار تأمین می شود.

۳- $5V$ حدود 1 منطقی و $0V$ حدود 0 منطقی می باشد اما برای در نظر گرفتن نویز معمولاً بین $0.8V$ تا $0.9V$ منطقی و ولتاژهای بین $2.2V$ تا $0.8V$ را 1 منطقی در نظر می گیریم هرچند در تکنولوژی های مختلف این مقادیر متفاوت هستند اما اگر اینها به همین صورت می باشند.