	HOLDING F	REGISTER												
		de 16 bits se almacenan	consecutivamen	nte CNTR tx. VBAT. VPS										
Numestacion	PTR CTRTX													
1	_		5											
			11											
3			17											
4			23											
5			29											
			-											
6			35											
7			41											
8			47											
9		-	53											
10			59											
11	1 61	63	65											
12	2 67	69	71											
74	74 En el Holding Register 74 se almacena la palabra de 16 bits que activa las consultas en estado Normal y Test de las estaciones													
	B15B14B13B12	En el Holding Register 74 se escriben los bits para hacer una consulta vía Modbus de los esclavos												
				B0 (bit 0 de HR20) corresponde a	la estación 1									
				B1 (bit 1 de HR20) corresponde a	la estación 2									
				B8 (bit 8 de HR20) corresponde a	la estación 9									
				Un cambio de bit a 1L habilita una consulta en modo Test										
				Un cambio a bit0 hace una consulta en modo normal										
	INPUT REG	ISTER												
IRECCION	IN OT ILL	JOILIN												
	1 MSW CNTRTX													
	2 LSW CNTRTX													
	3 N4N3N2N1	N1, N2, N3 y N4 nibbles de 4 bits que almacenan estados de estacion 1, 2,3,4												
	1 N8N7N6N5	Estados estacion 5, 6, 7	•											
		Estado estacion 9,10,11												
	6 S2S1	STAinout de estacion 1,2 En cada registro de 16 bits se almacenan los estados de los registros ADC I2C del Driver Audio de dos estaciones												
	7 S4S3	STAinout de estacion 3,4												
8	3 S6S5	STAinout de estacion 5,6	6	Por ejemplo, el IPR 8(Input Register 8) almacena los estados de la estación 5 en el LSB (byte menos significativo) y los estados de la estación 6 en el MSB (byte									te MSB)	
9	9 S8S7	STAinout de estacion 7,8	3	El registro de 16 bits almacena los estados de los registros ADC del DRIVERAUDIO										
10	S10S9	STAinout de estacion 9,	10	Un 0 en un bit implica que el valor ADC leído es menor que un valor de referencia que se configura en el RadioBridge,										
11	1 S12S11	STAinout de estacion 11	,12	mientras que un 1 en un bit implica que el valor ADC leído es mayot que el valor de referencia configurado										
12	ULTIMA CONSU	LTA DE ESTACION												
				En los bytes que almacenan el es	tado de los registros	ADC del [RIVERAU	DIO, los es	stados se	codifican er	n las siguientes	posiciones:		
			1	B4 Estado ADC0 (Voltaje de entrada del DRVAUDIO)										
				B5 Estado ADC1	atura)									
				B6 Estado ADC2	(Corriente Salida B									
				B7 Estado ADC3	(Corriente Salida A	·								
21	1 B15B14B13B12	 		En el registro de entrada 21 se es	,	,	imeout en l	a rx de da	itos de los	esclavos (3600 segundos	por defecto)		
21		5 5 . 0D0D0D1 D0D0D1		Un bit 0 indica estado normal y ur	•				40 100	. 23014 703 (oceanidos	ps. dolotto)		

PTRS STATUS											
Numestacion											
1	1 3	0	1	6	0						
2			2								
3			3								
4			4								
5		0	5								
6		4	6								
7	7 4	8	7	9							
8		12	8								
9	5	0	9	10	0						
10	5	4	10	10	8						
11	1 5	8	11	11	0						
12			12								
	-				_						