

	HOLDIN REGISTER															
	En dos registros de 16 bits se almacenan consecutivamente CNTR tx, VBAT, VPS															
Numestacion	PTR_CTRTX	PTR_VBAT	PTR_VPS													
1	1	3	5													
2	7	9	11													
3	13	15	17													
4	19	21	23													
5	25	27	29													
6	31	33	35													
7	37	39	41													
8	43	45	47													
9	49	51	53													
10	55	57	59													
11	61	63	65													
12	67	69	71													
	INPUT REGISTER							PTRS STATUS								
DIRECCION								Numestacion								
0	MSW CNTRTX							1	3	0		1	6	0		
1	LSW CNTRTX							2	3	4		2	6	8		
2	N4N3N2N1	N1, N2, N3 y N4 nibbles de 4 bits que almacenan estados de estacion 1, 2,3,4						3	3	8		3	7	0		
3	N8N7N6N5	Estados estacion 5, 6, 7 y 8						4	3	12		4	7	8		
4	N12N11N10N9	Estado estacion 9,10,11,12						5	4	0		5	8	0		
5	S2S1	STAINout de estacion 1,2						6	4	4		6	8	8		
6	S4S3	STAINout de estacion 3,4						7	4	8		7	9	0		
7	S6S5	STAINout de estacion 5,6						8	4	12		8	9	8		
8	S8S7	STAINout de estacion 7,8						9	5	0		9	10	0		
9	S10S9	STAINout de estacion 9,10						10	5	4		10	10	8		
10	S12S11	STAINout de estacion 11,12						11	5	8		11	11	0		
								12	5	12		12	11	8		