	HOLDING F	REGISTER														
		de 16 bits se almacenan o	consecutivame	ente CNTR tx. VBAT. VPS												
Numestacion	PTR_ CTRTX															
1	_		5													
2			11													
3			17													
4	-		23													
5			29													
6			35													
7			41													
8	-		41													
9			53													
10			59													
11			65													
12	2 67	69	71													
	INPUT REG	ISTER														
DIRECCION																
1	MSW CNTRTX															
2	LSW CNTRTX															
3	N4N3N2N1	N1, N2, N3 y N4 nibbles	de 4 bits que a	almacenan estados de estacion 1,	2,3,4											
4	N8N7N6N5	Estados estacion 5, 6, 7 y 8														
5	N12N11N10N9	Estado estacion 9,10,11,	12													
6	S2S1	STAinout de estacion 1,2		En cada registro de 16 bits se almacenan los estados de los registros ADC I2C del Driver Audio de dos estaciones												
7	S4S3	STAinout de estacion 3,4		En el registro 6 se almacena los estados de las estaciones 1 y 2, en el registro 7 los estados de las estaciones 3 y 4, y así sucesivamente												
8	S6S5	STAinout de estacion 5,6		Por ejemplo, el IPR 8(Input Register 8) almacena los estados de la estación 5 en el LSB (byte menos significativo) y los estados de la estación 6 en el MSB (byte MSB)												
9	S8S7	STAinout de estacion 7,8		El registro de 16 bits almacena los estados de los registros ADC del DRIVERAUDIO												
10	S10S9	STAinout de estacion 9,1	0	Un 0 en un bit implica que el valo	Un 0 en un bit implica que el valor ADC leído es menor que un valor de referencia que se configura en el RadioBridge,											
11	S12S11	STAinout de estacion 11,	12	mientras que un 1 en un bit impli												
12	ULTIMA CONSU	LTA DE ESTACION														
				En los bytes que almacenan el estado de los registros ADC del DRIVERAUDIO, los estados se codifican en las siguientes posiciones:												
				B4 Estado ADC0	(Voltaje de entrad	RVAUDI	0)									
				B5 Estado ADC1	(Sensor de Temp	eratura)										
				B6 Estado ADC2	(Corriente Salida	B)										
				B7 Estado ADC3	(Corriente Salida	A)										
20	B15B14B13B12B	B11B10B9B8B7B6B5B4B3	3B2B1B0	En el registro de entrada 20 se e	scriben los bits para	a hacer u	ina cons	sulta vía N	/lodbus de	los escla	vos					
				B0 (bit 0 de IPR20) corresponde a la estación 1												
					(bit 1 de IPR20) corresponde a la estación 2											
			B8 (bit 8 de IPR20) corresponde													
				,												

PTRS STATUS											
Numestacion											
1	3	0	1	6	0						
2	3	4	2	6	8						
3	3	8	3	7	0						
4	3	12	4	7	8						
5	4	0	5	8	0						
6	4	4	6	8	8						
7	4	8	7	9	0						
8	4	12	8	9	8						
9	5	0	9	10	0						
10	5	4	10	10	8						
11	5	8	11	11	0						
12	5	12	12	11	8						