## Cortez Rojas Juan Daniel Fong Baeza Luis Fernando Yang

## En que difieren los distintos tipos de Flip Flop?

Los RS son dispositivos de almacenamiento temporal de 2 estados (alto y bajo), cuyas entradas principales permiten al ser activadas:

- R: el borrado (reset en inglés), puesta a 0 ó nivel bajo de la salida.
- S: el grabado (set en inglés), puesta a 1 ó nivel alto de la salida

El flip-flop D resulta muy útil cuando se necesita almacenar un único bit de datos (1 o 0). Si se añade un inversor a un flip-flop S-R obtenemos un flip-flop D básico.

El T cambia de estado ("toggle" en inglés) cada vez que la entrada de sincronismo o de reloj se dispara mientras la entrada T está a nivel alto. Si la entrada T está a nivel bajo, el Flip FLop retiene el nivel previo. Puede obtenerse al unir las entradas de control de un JK

El JK es versátil y es uno de los tipos de flip-flop mas usados. Su funcionamiento es idéntico al del flip-flop S-R en las condiciones SET, RESET y de permanencia de estado. La diferencia está en que el flip-flop J-K no tiene condiciones no validas como ocurre en el S-R.

## Si el conteo fuera de Uno a quince como harias el circuito?

De la misma forma, ya que se usa un dispply hexadecimal para la representacion lo unico que se haria seria guitar la condicion de que si se llega al valor de nueve se reinicie el cconteo.

## Como se implementa un registro de dezplazamiento?

Se implementa mediante flip flops de tipo SR basados en que la salida de uno es la entrada del otro y asi sucesivamente.

Para que sea compatible con nuestra ALU solo debemos hacer que el numero a operar recorra todo un bit a la derecha