

Trabajo Práctico de Laboratorio N°1

Informe parcial

Alumno: JOSÉ IRIGOIN

Profesor Titular: DR. ING. PABLO FERREYRA

Profesor Adjunto: ING. CÉSAR REALE

Ayudante alumno: LUCAS HERALDO DUARTE

Facultad de Ciencias Exactas Físicas y Naturales

Universidad Nacional de Córdoba



Universidad
Nacional
de Córdoba

Síntesis de Redes Activas
Ingeniería Electrónica - Agosto 2024

Resumen

RESUMEN .

1. MARCO TEÓRICO

A. Amplificadores Operacionales Ideales

Los amplificadores operacionales (fig. 1) se utilizan con frecuencia para amplificar las señales de los circuitos sensores. También se utilizan a menudo en los filtros que sirven para compensación.

Es una práctica común seleccionar la tierra como 0 Volts y medir los voltajes de entrada V1 y V2 en relación con ella. La entrada V1 hacia la terminal negativa del amplificador esta invertida y la entrada V2 hacia la terminal positiva no lo está. Por consiguiente, la entrada total al amplificador se convierte en V2-V1 (señal diferencial). Entonces la salida es 1. Donde las entradas V1 y V2 pueden ser señales de DC o CA y Ad es la ganancia diferencial o la ganancia de voltaje. La magnitud de Ad es aproximadamente de 10^5 - 10^6 para las señales de DC y de AC que sean de frecuencias menores a 10 Hz. (la ganancia diferencial disminuye con la frecuencia de la señal y se estabiliza alrededor de la unidad para frecuencias de 1MHz - 50MHz.).

Como la ganancia del op amp es muy alta es necesario tener una realimentación negativa de la salida hacia la entrada para hacer estable el amplificador. Para eso la realimentación se lleva cabo de la salida hacia la entrada inversora para que la realimentación sea negativa.

En el opamp ideal no fluyen corrientes en los terminales de entrada y el voltaje de salida no se ve afectado por la carga conectada al terminal de salida. Es decir, su impedancia de entrada es infinita y la impedancia de salida es cero. En uno real, fluye una corriente muy pequeña hacia una terminal de entrada y la salida no se carga demasiado. En el análisis que se hace aquí se supone que los opamp son ideales.

$$V_{out} = A_d * (V_2 - V_1) \quad (1)$$

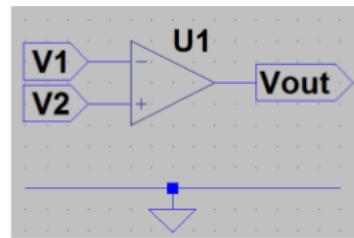


Figura 1: Esquema Genérico de un OPAMP

Figura 2: Caption

(2)

2. CIRCUITO I: AMPLIFICADOR DIFERENCIAL

A. Ecuaciones

La ec

$$V_{o2}(V_1, V_2, V_{o1}) = V_1 \frac{d}{dV_1} V_{o2}(V_1, 0, 0) + V_2 \frac{d}{dV_2} V_{o2}(0, V_2, 0) + V_{o1} \frac{d}{dV_{o1}} V_{o2}(0, 0, V_{o1}) \quad (3)$$