





目录

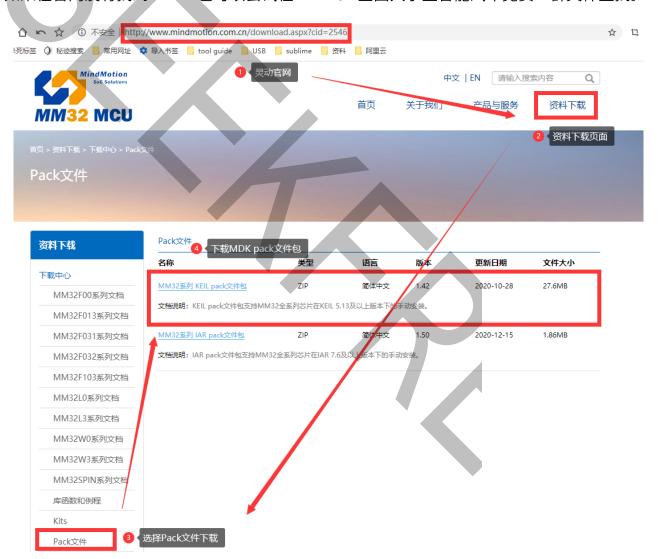
目录	1
1. 使用 MDK 进行 MM32 编程	2
2. 使用 IAR 进行 MM32 编程	4
3. 使用 J-Link 调试/下载的设置	7
3.1. KEIL 的设置方法	7
3.1.1. MM32SPIN27 的 Jlink 调试下载选项	8
3.1.2. MM32F3277 的 Jlink 调试下载选项	10
3.2. IAR 的设置方法	12
3.2.1. MM32SPIN27 的 Jlink 调试下载选项	13
3.2.2. MM32SPIN27 的 Jlink 调试下载选项	14
4. 文档版本	15



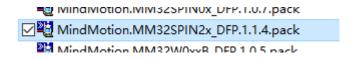
1.使用 MDK 进行 MM32 编程

MDK 推荐使用版本: MDK v5.24 及以上。(5.26 版本后加入了对 DAP 仿真器 V2 版本的支持,可以使用本公司 DAP 仿真器的 WinUSB 模式进行更高速的下载)

确认 MDK 版本后,我们需要安装 MDK 的器件支持包,支持包需要在灵动官网去下载,如果在官网没有找到 PACK 包可以尝试在"MM32 全国大学生智能汽车竞赛"群文件里找。



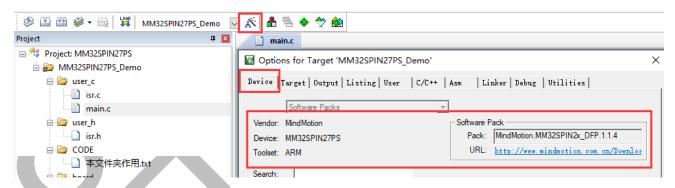
下载完压缩包后,解压,打开解压后的文件夹,找到对应的 pack 文件安装,





安装不需要进行设置,按照默认设置点击下一步完成安装即可。

完成安装后,即可打开开源库内例程,此时工程内 Device 会正确显示器件。



请注意,不要在 MDK 的安装路径中包含中文路径、尽量不要在工程放置路径中使用中

文路径! 防止意料之外的问题出现。



2.使用 IAR 进行 MM32 编程

IAR 推荐使用版本: IAR Embedded Workbench for ARM V8.32.4。(以下简称 IAR)

这里需要特别注意! 低于 8.32.4 版本的 IAR 打开开源库工程后可能会导致工程设置清

空,从而使得重装 8.32.4 版本的 IAR 后打开工程编译会报错!需要重新下载或解压工程!

确认 IAR 版本后,我们需要安装 IAR 的器件支持包,支持包需要在灵动官网去下载,如果在官网没有找到 PACK 包可以尝试在"MM32 全国大学生智能汽车竞赛"群文件里找。

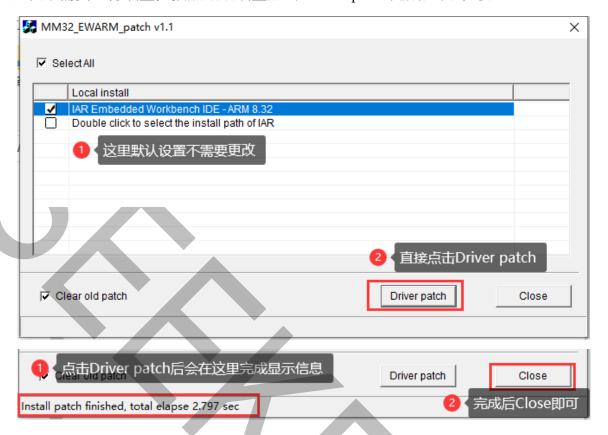


下载压后解压,打开解压后的文件夹,找到 MM32 EWARM patch 文件双击执行,

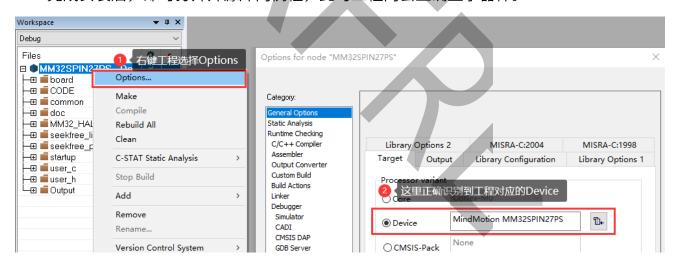




安装不需要进行设置,按照默认设置点击 Drever patch 完成安装即可。



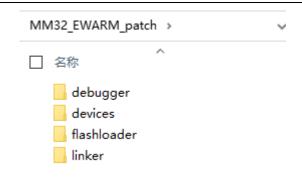
完成安装后,即可打开开源库内例程,此时工程内会正确显示器件。



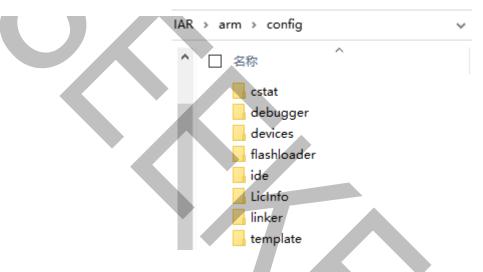
请注意,不要在 IAR 的安装路径中包含中文路径、尽量不要在工程放置路径中使用中文路径! 防止意料之外的问题出现。

此时如果在工程设置中无法找到对应的芯片型号,需要手动将芯片的支持文件复制到 IAR 的按照目录下,随同解压出来的有一个 MM32 EWARN patch 文件夹,文件夹内包含的文件:





复制这四个文件夹,将其粘贴到 IAR 安装路径的 "arm/config" 文件夹下:



复制时可能会提示弹窗:



选择替换文件即可。

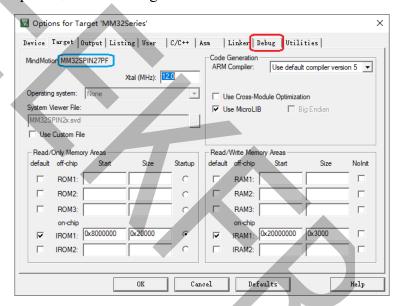


3.使用 J-Link 调试/下载的设置

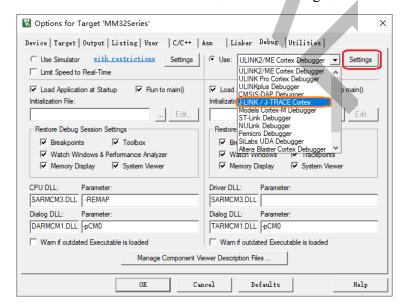
在使用 KEIL 或 IAR 调试 MM32 的系列芯片时,点击选择 JLINK 调试时,会出现要求选择目标芯片的要求,MM32SPIN27PS 芯片,按 KEIL 和 IAR 分步骤介绍合适的设置方法。

3.1.KEIL 的设置方法

打开 KEIL 的"Option",点选"Debug"选项卡。



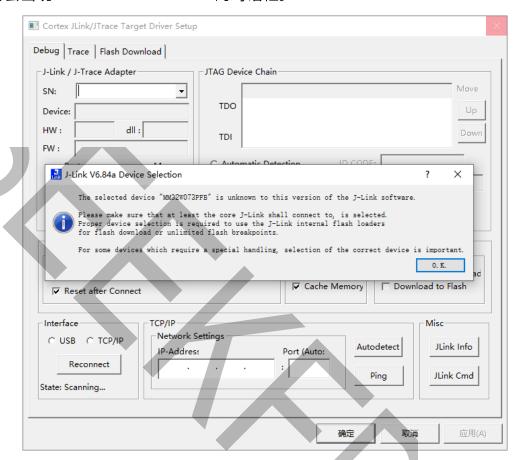
在右侧 Use 下拉框选"J-LINK/J-Trace Cortex",点击"Setting",进行下一步设置。





3.1.1.MM32SPIN27的 Jlink 调试下载选项

此时会出现 J-Link Device Selection 的对话框。

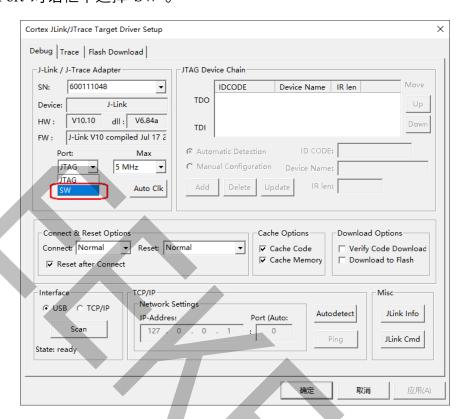


点选"O.K.",出现下拉框选择,由于 MM32SPIN27PS 是 Cortex-M0 内核的 MCU,在 "Manufacturer"中选择"Unspecifid",在"Device"中选择"Cortex-M0", 点击"OK"。

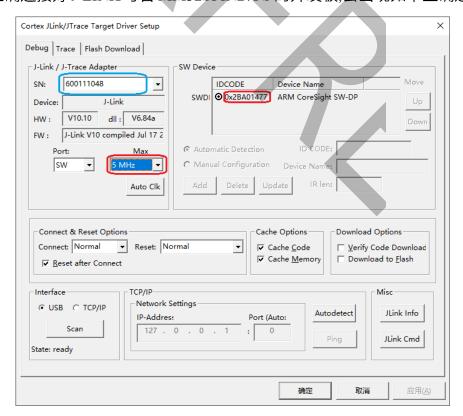
🔜 SEGGER J-Link \	/6.84a - Target	device settings					? ×
Selected Device: Co	rtex-MO			Little Endian ▼	Endian ▼ Core #0 ▼		
Manufacturer	Device	Core	NumCores	Flash Size	RAM Size		
~	Filter	~	Filter	Filter	Filter		
Unspecified	ARM7	ARM7	1	-	0 KB		
Unspecified	ARM9	ARM9	1	-	0 KB		
Unspecified	ARM11	ARM11	1	-	0 KB		
Unspecified	Cortex-A5	Cortex-A5	1	-	0 KB		
Unspecified	Cortex-A7	Cortex-A7	1	-	0 KB		
Unspecified	Cortex-A8	Cortex-A8	1	-	0 KB		
Unspecified	Cortex-A9	Cortex-A9	1	-	0 KB		
Unspecified	Cortex-A12	Cortex-A12	1	-	0 KB		
Unspecified	Cortex-A15	Cortex-A15	1	-	0 KB		
Unspecified	Cortex-A17	Cortex-A17	1	-	0 KB		
Unspecified	Cortex-A53	Cortex-A53	1	-	0 KB		
Unspecified	Cortex-A57	Cortex-A57	1	-	0 KB		
Unspecified	Cortex-A72	Cortex-A72	1	-	0 KB		
Unspecified	Cortex-M0	Cortex-M0			0 KB		
Unspecified	Cortex-MO+	Cortex-MO	1	-	0 KB		
Unspecified	Cortex-M1	Cortex-M1	1	-	0 KB		
Unspecified	Cortex-M3	Cortex-M3	1	-	0 KB		
Unspecified	Cortex-M4	Cortex-M4	1	-	0 KB		
Unspecified	Cortex-M7	Cortex-M7	1	-	0 KB		



出现"Cortex JLink/JTrace Target Driver Setup"对话框,因 MM32SPIN27PS 只支持 SWD 接口调试,在"Port"对话框中选择"SW"。



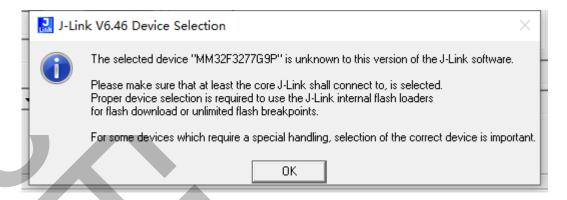
如已经正确连接好J-LINK与含MM32SPIN27PS的开发板,会出现如下正确连接的对话框。



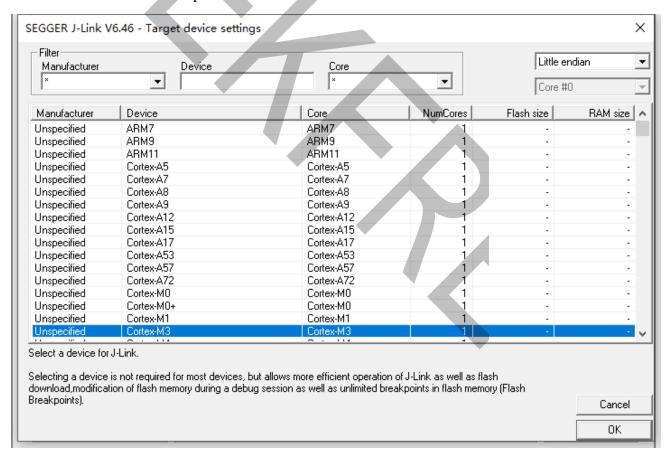


3.1.2.MM32F3277 的 Jlink 调试下载选项

此时会出现 J-Link Device Selection 的对话框。

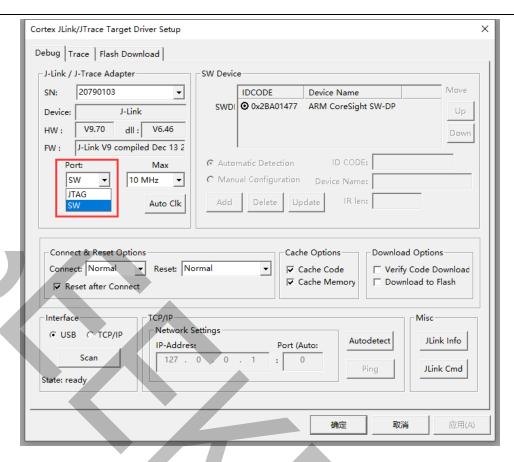


点选"O.K.",出现下拉框选择,由于 MM32F3277 是 Cortex-M3 内核的 MCU, 在 "Manufacturer"中选择"Unspecifid",在"Device"中选择"Cortex-M3", 点击"OK"。

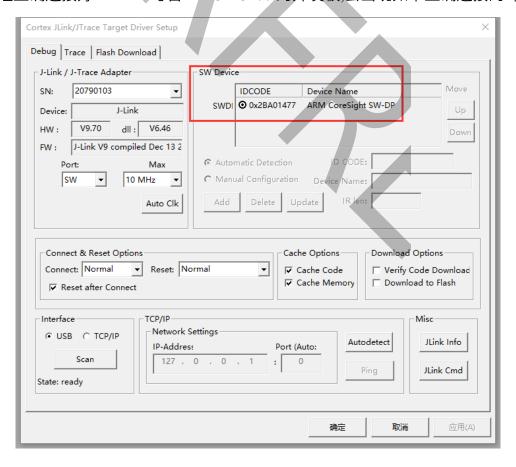


出现"Cortex JLink/JTrace Target Driver Setup"对话框,因 MM32F3277 支持 SWD 以及 JTAG接口调试,但我们的核心板默认使用 SWD 调试接口方式,在"Port"对话框中选择"SW"。





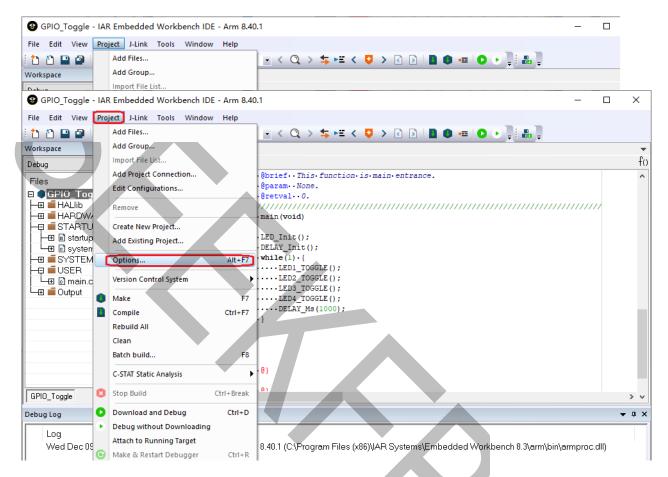
如已经正确连接好 J-LINK 与含 MM32F3277 的开发板,会出现如下正确连接的对话框。





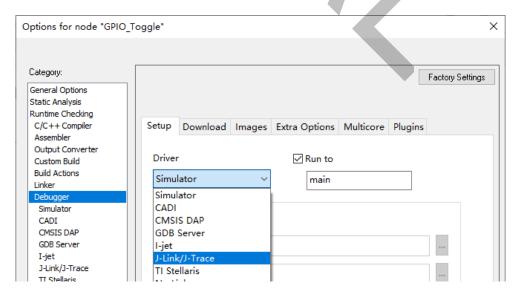
3.2.IAR 的设置方法

在 IAR 的 Project 的下拉框中选择"Option"。



在"Option"对话框中,点击"Debugger"选项,在"Setup"选项卡中,点击"Driver"下拉框, 选

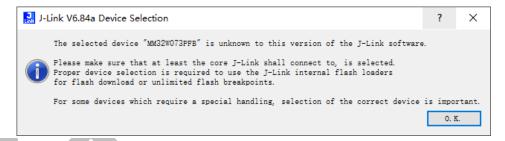
择"J-Link/J-Trace"。





3.2.1.MM32SPIN27 的 Jlink 调试下载选项

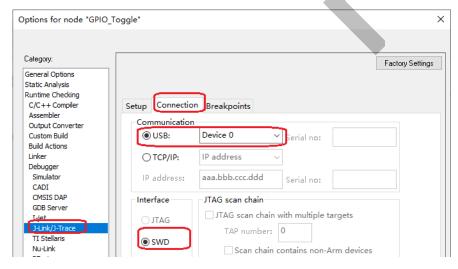
选择后弹出如下对话框。



点选"O.K.",出现下拉框选择,由于 MM32SPIN27PS 是 Cortex-M0 内核的 MCU,在 "Manufacturer"中选择"Unspecifid",在"Device"中选择"Cortex-M0", 点击"OK"。

🔝 SEGGER J-Link	V6.84a - Target de	vice settings			?	×
Selected Device: C	Cortex-MO				Little Endian ▼ C	ore #0
Manufacturer	Device	Core	NumCores	Flash Size	RAM Size	
\	Filter	~	Filter	Filter	Filter	
Unspecified	ARM7	ARM7	1	-	0 KB	
Unspecified	ARM9	ARM9	1	-	0 KB	
Unspecified	ARM11	ARM11	1	-	0 KB	
Unspecified	Cortex-A5	Cortex-A5	1	-	0 KB	
Unspecified	Cortex-A7	Cortex-A7	1	-	0 KB	
Unspecified	Cortex-A8	Cortex-A8	1	-	0 KB	
Unspecified	Cortex-A9	Cortex-A9	1	7	0 KB	
Unspecified	Cortex-A12	Cortex-A12	1	-	0 KB	
Unspecified	Cortex-A15	Cortex-A15	1	-	0 KB	
Unspecified	Cortex-A17	Cortex-A17	1	-	0 KB	
Unspecified	Cortex-A53	Cortex-A53	1	-	0 KB	
Unspecified	Cortex-A57	Cortex-A57	1	-	0 KB	
Unspecified	Cortex-A72	Cortex-A72	1	-	0 KB	
Unspecified	Cortex-MO	Cortex-MO	1	-	0 KB	
Unspecified	Cortex-MO+	Cortex-MO	1	-	0 KB	
Unspecified	Cortex-M1	Cortex-M1	1	-	0 KB	
Unspecified	Cortex-M3	Cortex-M3	1	-	0 KB	
Unspecified	Cortex-M4	Cortex-M4	1	-	0 KB	
Unspecified	Cortex-M7	Cortex-M7	1	-	0 KB	

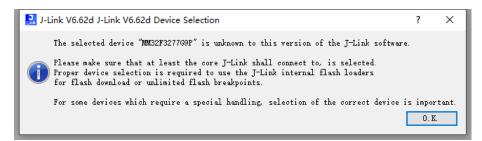
由于在 IAR 中 J-Link 会默认判断 Cortex-M0 的调试接口为 SWD, 至此设置完毕。



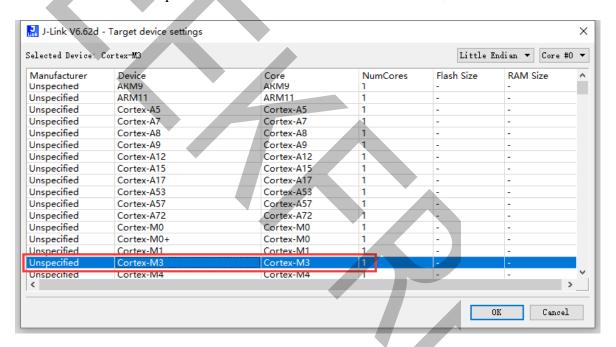


3.2.2.MM32SPIN27 的 Jlink 调试下载选项

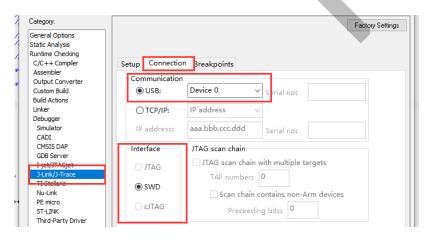
选择后弹出如下对话框。



点选"O.K.",出现下拉框选择,由于 MM32F3277 是 Cortex-M3 内核的 MCU,在 "Manufacturer"中选择"Unspecifid",在"Device"中选择"Cortex-M3", 点击"OK"。



由于在 IAR 中 J-Link 会默认判断 Cortex-M3 的调试接口为 SWD,至此设置完毕。





4.文档版本

版本号	日期	内容变更
V1.0	2020-12-19	初始版本。
V1.1	2021-04-10	添加 IAR 文件添加部分 新增 3277 部分