Oefensessie 4: Combinatorische schakelingen

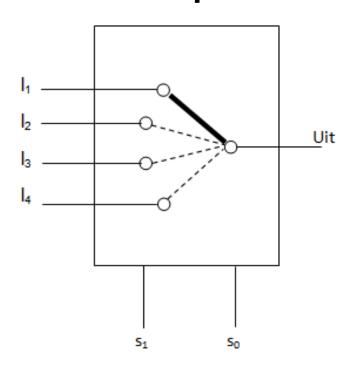
Multiplexer en demultiplexer

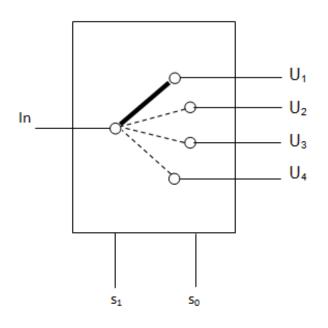
Multiplexer - demultiplexer

Principiële voorstelling
(herhaling theorie – dit is geen IEC-symbool!)

Multiplexer

Demultiplexer

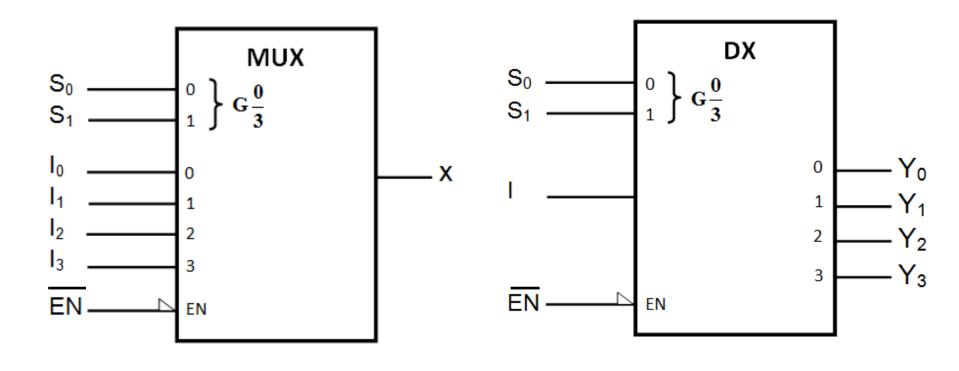




IEC-symbool

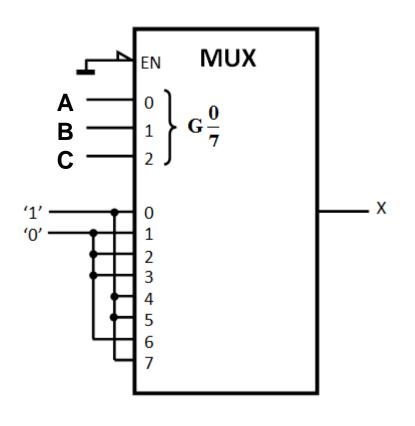
MUX

DX of DMUX



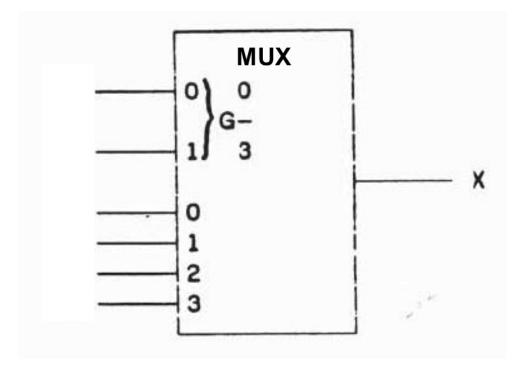
Logische functies met multiplexers 3 variabelen → Mux met 3 selectielijnen

#				
	С	В	Α	X
	0	0	0	1
	0	0	1	0
	0	1	0	0
	0	1	1	0
	1	0	0	1
	1	0	1	1
	1	1	0	0
	1	1	1	1



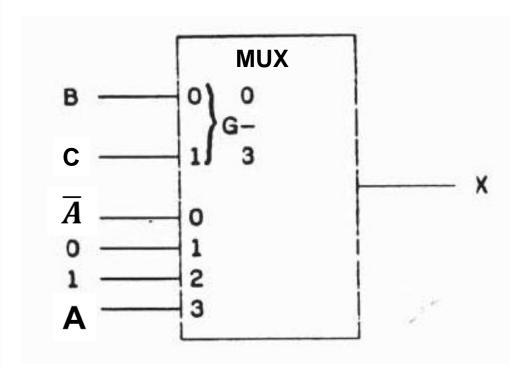
Logische functies met multiplexers 3 variabelen → Mux met 2 selectielijnen (en eventueel een inverter)

С	В	A	х	X
0 0	0	0	1 0	
0	1	0	0	
1	0	0	1	
1	1	0	0	



Logische functies met multiplexers 3 variabelen → Mux met 2 selectielijnen (en eventueel een inverter)

Α		X	X
0	T	1	\overline{A}
0		0	0
0		1	1
0	*	0	A



OEF! eningen?

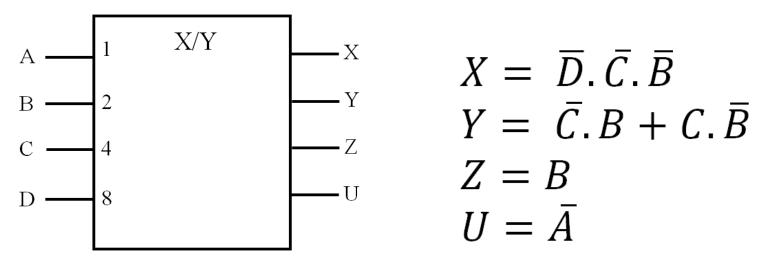
Oefeningen multiplexer

1) Los op met multiplexer met 2 selectielijnen (3 variabelen). Teken het IEC-schema.

+					
	С	В	Α	Х	X
	0	0	0	1	
	0	0	1	1	
	0	1	0	0	-
	0	1	1	0	
	1	0	0	0	
	1	0	1	1	
	1	1	0	1	
	1	1	1	1	

Oefeningen multiplexer

2) Van de volgende codeomvormer zijn de vergelijkingen tussen de in- en uitgangsvariabelen bekend (zie ook oefensessie 3 — oefening 1):



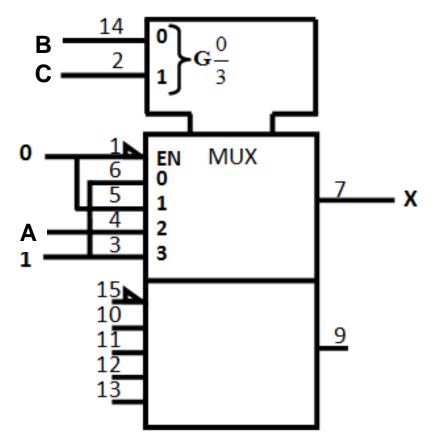
- a) Realiseer deze codeomvormer met behulp van multiplexers met 4 selectielijnen (= teken het complete IEC-symbool).
- b) Realiseer deze codeomvormer met behulp van multiplexers met 3 selectielijnen en eventuele NOT poorten.

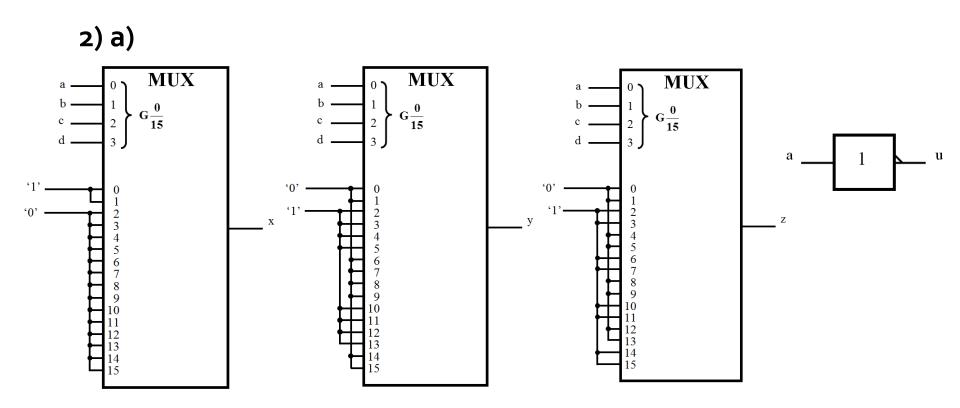
Oefening demultiplexer

- 3) a) Teken het IEC-symbool van een demultiplexer met 3 selectielijnen.
 - b) Implementeer deze demultiplexer met fundamentele poorten (je mag poorten gebruiken met meer dan 2 ingangen).

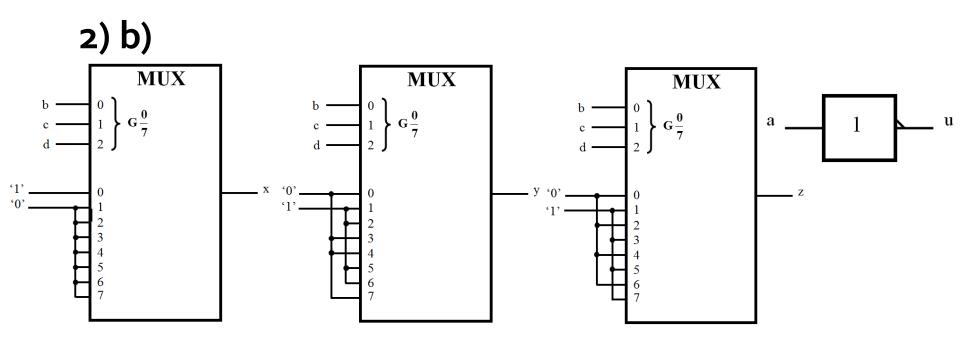
1) Los op met multiplexer met 2 selectielijnen (3 variabelen). Teken het IEC-schema.

+					
	С	В	Α	Х	X
	0	0	0	1	4
	0	0	1	1	'
	0	1	0	0	0
	0	1	1	0	U
	1	0	0	0	٨
	1	0	1	1	Α
	1	1	0	1	4
	1	1	1	1	•





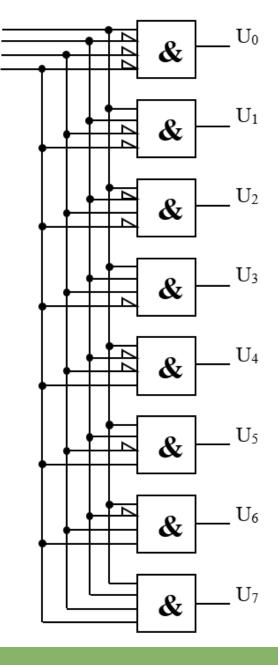
Bemerk dat uitgang u uitgevoerd wordt met een NOT-poort. Dit kan ook gebeuren met een MUX!



IEC-symbool DX0 U_0 S_2 U_1 2 U_2 3 U_3 4 U_4 5 U_5 6 U_6

7

 U_7



I S₀ S₁ S₂