

**(Subgrupos A) CUESTIONARIO PREVIO PARA ENTREGAR ANTES DE LA SESIÓN**  
**SESIÓN PRÁCTICA 4: MIPS IV – Ejercicios de Procesador**

Apellidos	Nombre	DNI	Fecha (dd/mm/aaaa)	Hora	Grupo

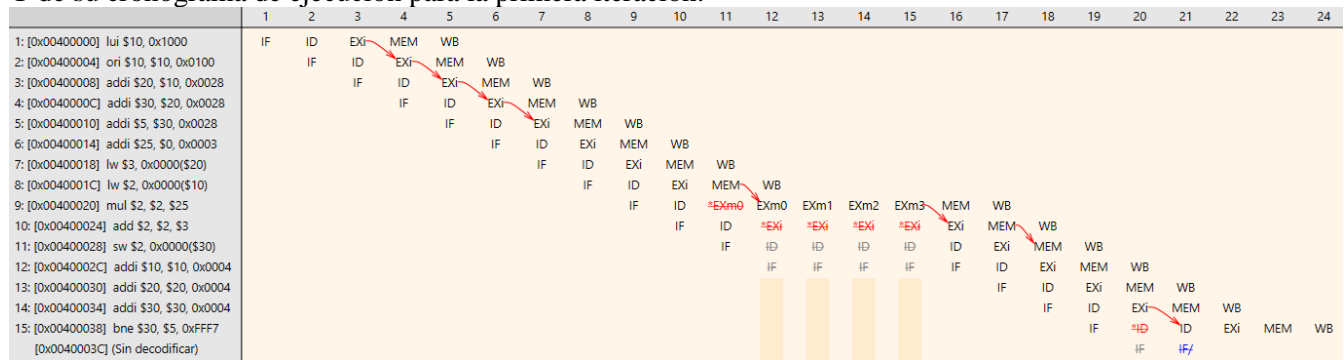
Partiendo de este código para un procesador MIPS con bypasses activos:

```

li $t0, 0x10000100 ; dir. inicial de "x"
addi $t2, $t0, 40 ; dir. inicial de "y"
addi $t3, $t2, 40 ; dir. inicial de "z"
addi $t5, $t3, 40 ; final de "z"
addi $t25, $t0, 3

for:
lw $t3, 0($t2)
lw $t2, 0($t10)
mul $t2, $t2, $t25
add $t2, $t2, $t3
sw $t2, 0($t30)
addi $t10, $t10, 4
addi $t20, $t20, 4
addi $t30, $t30, 4
bne $t30, $t5, for
    
```

Y de su cronograma de ejecución para la primera iteración:



- Reescriba el código reordenado hasta eliminar los bloqueos de datos. Indique el resultado a continuación:

- Calcule la aceleración de la versión reordenada respecto a la original. Muestre los cálculos realizados.