江苏芯丰集成电路封装压焊图						图-	号:314	BD01	5	版本	A. 0	
			传输进料方向 个孔为椭圆孔			备注及特殊要求(Remark&Special Instruction) 框架到芯片最高点的线弧高度<550um 居中装片						
0.43 VDD 1 VDD 1 7												
						请仔细核对焊线位置,以及材料选择。 如无误请签字回传,谢谢! 客户回签:						
顶针 单顶针 多顶针	点胶 点胶 • HS26P10	で方式 画胶 /	如选择UV膜 请确认 产品是否可以照 射紫外线, 如不能请讲明 线 材 直 (Wire Diame	■ 蓝膜	风险监控 低风险 银合金线(芯片减薄厚	度)±10um		
芯片名称 (Die Name)	HS5085		压焊点尺寸 (Pad Opening)		60X60um		装片胶 Epoxy	首选	9246LI	35(导电	胶)	
芯片尺寸 (Die Size)	1. 195X0. 755mm		最小压焊间距 (Min Pitch)		86um		(二选一)	备选	/			
封装形式 (Package Type)	SOP14(8.65X3.9X1.4 e=1.27)		先 焊 线 (Wire Bond Start)		PIN14		塑封料 Molding	首选	EMC-GI	R710F G	·N	
引线框 (Lead Frame)	ead Frame) SUP14L(8UX8U)-12K			焊 线总 数 (Quantity of Wire)			Compound (二选一)	备选	EMG-60	00-2-SP	1	
L/F电镀方式 (L/F Plating Type)	雾 锡		最长线长/总线长 (Length of Wire)		1.67/17.029mm		CUP/BOAC		YE	ES] NO	
晶圆尺寸/切割方式 (Wafer Size/Cutting Mode)	8寸/刀片开槽+刀片切割		顶层铝厚度 (Top aluminum thickness)		1.5um		RF 芯片		YE	ES S	NO	
吸 嘴 (suction nozzle)	IN 1 020 020 1 1			切割道(Cutting Way)		60um		LOW-K芯片		ES	NO	
拟制 Prepared by	顾馨 2024.04.18		审核 Checked by				批准 Approved by					