江苏芯丰集成电路封装压焊图					号:314	BD018	8 版本	A. 0
贴片方向(芯片与片环方		平传输进料方向 一个孔为椭圆孔			备注及特殊要求(Remark&Special Instruction) 框架到芯片最高点的线弧高度<600um 居中装片			
GND 16 9  VDD 1 8								
请签与					核对焊线位置,以及材料选择。 如无误 回传,谢谢! 客户回签:			
顶针       单顶针     多顶针       •     /	点胶方式	射紫外线, 如不能请讲明	E	风险监控: 低风险				
产品型号 (Product Type)	HS0986D	线 材 (Wire Di		银合金线0.8mi	1 芯片减薄厚	度 ickness	$300 \pm 10$ ui	n
芯片名称 (Die Name)	HS0986D		点尺寸	50X50um	装片胶 Epoxy	首选	9246LB5(导	电胶)
芯片尺寸 (Die Size)	尺寸		焊间距	68. 52um	(二选一)	备选	/	
封装形式 SOP16L(9.9×3.9×1.4		×1.4 先 炸	先焊线 (Wire Bond Start)		塑封料 Molding	首选	EMC-GR710F GN	
引线框	SOP16L(12R)(80×80) 焊 线 总 数		16	Compound (二选一)	备选	/		
L/F电镀方式	最长线长/总线长		1.39/17.957m			YES	NO	
	12寸/刀片开槽 顶层铝厚度		厚度	1. 2um(3层)	,			
rrt mkk	+ 7月 り割 (Top atuminum) RT-020 切割道(Cuttin			60um	LOW-K芯片		YES	NO

李佳欣

审核 Checked by

顾馨

2024. 8. 26

拟制 Prepared by

周建军

批准 Approved by