01076113 Digital System Fundamentals 2565/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

การทดลองที่ 6 การออกแบบวงจรดิจิตอลด้วยวิธี Schematic โดยกระบวนการ Top-Down Design วัตถุประสงค์

- 1. เพื่อให้เข้าใจการออกแบบวงจรดิจิตอลด้วยวิธี Schematic
- 2. เพื่อให้สามารถออกแบบวงจรดิจิตอล โดยกระบวนการ Top-Down Design

<u>การทดลอง</u>

- 1. ให้นักศึกษานำเอกสารใบตรวจการทดลองให้อาจารย์ผู้ควบคุมการทดลองเซนรับรองเอกสารก่อนเริ่มทำกา รทดลอง
- 2. ให้นักศึกษาสร้างวงจรลูกเต๋าดิจิตอล โดยมีการทำงานและอินพุทเอ้าท์พุทดังนี้
 - 2.1. อินพุทเป็นสวิทซ์กดติดปล่อยดับจำนวน 1 ตัว
 - 2.2. เอ้าท์พุทเป็น 7 segment ที่แสดงเลข 0-9 จำนวน 2 หลัก (00-99) และ buzzer จำนวน 1 ตัว

 - 2.4. หากเลขทั้งสองหลักมีค่าเท่ากัน ให้ buzzer ดัง
 - 25 ข้อบังคับ
 - 2.5.1. ให้ออกแบบโดยใช้กระบวนการ Top-Down design โดยละเอียดและถูกต้องสมบรูณ์
 - 2.5.2. ให้สร้างวงจรโดยวิธี Schematic
 - 2.5.3. เมื่อกดสวิทซ์ ตัวเลขจะวิ่งไปเรื่อยๆ ตราบเท่าที่ยังกดสวิทซ์อยู่
 - 2.5.4. เมื่อปล่อยสวิทซ์ จะแสดงตัวเลข(กึ่ง)สุ่ม จนกว่าจะกดสวิทซ์ใหม่
- 3. ให้ออกแบบวงจรโดยกระบวนการ Top-down design โดยละเอียดและถูกต้องสมบูรณ์แล้วส่งให้อาจารย์ ผู้ควบคุมการทดลองตรวจ(เขียนใส่กระดาษ A4 สีขาวล้วนเท่านั้น)
- 4. เมื่อผ่านขั้นตอนที่ 3 แล้ว ให้สร้างวงจรโดยวิธี Schematic ตามที่ออกแบบในข้อ 3 แล้วทดสอบการทำงานให้สมบูรณ์ จึงส่งอาจารย์ผู้ควบคุมการทดลองตรวจ
- Hint 1. ควรออกแบบ Block diagram และ วงจรในกระดาษก่อน
 - 2. ควรแบ่งวงจรเป็นส่วนๆ ทั้งในการออกแบบและการสร้าง
 - 3. Counter + Display + Comparator

ใบตรวจการทดลองที่ 6

วัน/เดือน/ปี	กลุ่ม 118 🔲 กลุ่ม	119 🦳 กลุ่ม 120 🦳 กลุ่ม 153
รหัสนักศึกษา	ชื่อ-นามสกุล	
การตรวจการทดล	อง	บันทึกคะแนนแล้ว
การทดลองข้อ 1	ลายเซ็นผู้ควบคุมการทดลอง	
การทดลองข้อ 3	ลายเซ็นอาจารย์ (Top-down)	
การทดลองข้อ 4	ลายเซ็นผ้ควบคมการทดลอง	(Perfect circuit)

หมายเหตุ ตั้งแต่การทดลองนี้เป็นต้นไป ไม่รับ ใบตรวจการทดลอง ที่มีร่องรอยการแก้ไข ขูด ลบ ขีดฆ่า เปลี่ยนแปลงทุกชนิด