

วัตถุดิบประสงค์

- ## การทดลอง

จากสมการบูลีนให้นักศึกษา

[illegible]

1.2 แสดงการลดรูปด้วยวิธีพีชคณิตบูลีน (Boolean Algebra) โดยแสดงวิธีการลดรูปบรรทัดละ 1 ขั้นตอน

[illegible]

1.3 แสดงการลดรูปโดยใช้ K-Map

1.4 วาด Logic Diagram ของวงจรภายหลังการลดรูปพร้อมระบุขา IC และเบอร์ IC ที่ใช้ทุกตัวทุกเกต

2. ให้ต่อวงจรจาก Logic Diagram ในข้อ 1.4 พร้อมอธิบายแนวทางการทดสอบวงจรว่าทำงานได้ถูกต้อง

.....

.....

.....

.....

.....

.....

.....

3. การแก้ไขวงจรเบื้องต้นในกรณีที่วงจรมีปัญหา

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....

.....