#### 01076006 Digital System Fundamentals 2565/1

ภาควิชาวิศวกรรมคอมพิวเตอร์ คณะวิศวกรรมศาสตร์ สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง

# <u>การทดลองที่ 7</u> วงจรจับเวลาโดยใช้วิธี Schematic บนบอร์ด FPGA <u>วัตถุประสงค์</u>

- 1. เพื่อให้นักศึกษาฝึกใช้งานโปรแกรมช่วยการออกแบบวงจรดิจิตอลให้เก่งขึ้น
- 2. เพื่อให้นักศึกษาฝึกการใช้งาน FPGA ให้คล่องตัว
- 3. เพื่อให้นักศึกษาฝึกการออกแบบวงจรดิจิตอลอย่างเป็นระบบ

#### <u>การทดลอง</u>

- 1. ให้นักศึกษานำเอกสารใบตรวจการทดลองให้ผู้ควบคุมการทดลองเซ็นรับรองเอกสารก่อนเริ่มทำการ ทดลองภายใน 30 นาทีแรกของตารางชั่วโมงปฏิบัติของอาทิตย์ที่ทำการทดลองนี้
- 2. ให้นักศึกษาสร้างนาฬิกาจับเวลาโดยมีข้อกำหนดดังนี้
  - 1.1 ให้มีปุ่มกดเพื่อให้เวลาเริ่มเดินเมื่อเริ่มจับเวลา และกดอีกหนึ่งครั้ง(ปุ่มเดิม) เพื่อหยุดเวลาชั่วคราว (กดอีกครั้งเพื่อนับต่อ สลับกันไปเรื่อยๆ)
  - 1.2 ให้มีปุ่มกดเพื่อลบเวลาให้เป็น 00:00 ขณะที่เวลาหยุดเดิน(ขณะกำลังจับเวลาไม่สามารถกดลบ เวลาได้)
  - 1.3 แสดงผลเวลาการนับเป็นหน่วยนาทีและวินาทีบนตัวเลขแสดงผลเจ็ดส่วนจำนวนอย่างละ 2 หลัก (นาที 00 99, วินาที 00 59)
  - 1.4 ให้มีจุดสองจุดตรงกลางระหว่างนาทีและวินาทีกระพริบทุกวินาที (ติดครึ่งวินาที ดับครึ่งวินาที) เหมือนนาฬิกาโดยทั่วไป
- 3. ให้ออกแบบวงจรโดยกระบวนการ Top-down design โดยละเอียดและถูกต้องสมบูรณ์แล้วส่งให้อาจารย์ ผู้ควบคุมการทดลองตรวจ
- 4. เมื่อผ่านขั้นตอนที่ 3 แล้ว จึงทำวงจรนาฬิกาในคอมพิวเตอร์เพื่อ Download ลง FPGA ในส่วนที่เป็น PROM(ปิดเครื่อง เปิดใหม่ วงจรยังอยู่และทำงานได้)

หมายเหตุ กรุณาอ่านหมายเหตุท้ายใบตรวจการทดลองให้ละเอียด

### ใบตรวจการทดลองที่ 7

วัน/เดือน/ปี	🗆 กลุ่ม 118 🗆 กลุ่ม 119 🗆 กลุ่ม 120 🗆 กลุ่ม 153
รหัสนักศึกษา ชื่อ-นามสกุล	
การตรวจการทดลอง	🗌 บันทึกคะแนนแล้ว
ชื่ออาจารย์ประจำวิชา	
การทดลองข้อ 1 ลายเซ็นผู้ควบคุมการทดล	องวัน/เดือน/ปี เวลา
🗆 ไม่หักส่งช้า 🔻 ทักส่งช้า 509	<b>%</b>
การทดลองข้อ 3 ลายเซ็นอาจารย์	(Top-down)
การทดลองข้อ 4 ลายเซ็นผู้ควบคุมการทดล	อง (Perfect circuit)
🗆 หักเพิ่มเป็น 10% 🔲 หักเพิ่มเป็น 2	20% 🛘 หักเพิ่มเป็น 30% 🗖 หักเพิ่มเป็น 40%
🗌 หักเพิ่มเป็น 50% 🔲 หักเพิ่มเป็น (	60% 🛘 หักเพิ่มเป็น 70% 🗖 หักเพิ่มเป็น 80%
🗌 หักเพิ่มเป็น 90%	

## <u>หมายเหตุ</u>

- 1. <u>ตั้งแต่การทดลองที่ 6 เป็นต้นไป ไม่รับใบตรวจการทดลองที่มีร่องรอย</u> การแก้ไข ขูด ลบ ขีด ฆ่า เปลี่ยนแปลงทุกชนิด
- 2. หากไม่ทำตามข้อกำหนดในการทดลองข้อที่ 1 หัก 50%
- 3. หากส่งวงจรตามข้อ 4 ให้ตรวจแล้วผิดพลาด หักเพิ่มครั้งละ 10%
- 4. <u>การทดลองนี้จำกัดการหักคะแนนไม่เกิน 90%</u>