



Proyecto Final – Fase 1

Paralelización de Algoritmos Matriciales Masivos con CUDA: Warshall Lógico (Cerradura Transitiva Booleana)

Asignatura:

Algoritmos Paralelos y Distribuidos

Docente:

Mgt. Ray Dueñas Jiménez

Estudiantes:

Castro Pari, Rayneld Fidel
Mayhuire Chacon, Brenda Lucia
Mendoza Quispe, Jose Daniel
Perez Cahuana, Gabriel
Zevallos Yanqui, Andy Jefferson



Índice

Resumen	4
1. Introducción	5
2. Objetivos	5
2.1. Objetivo general	5
2.2. Objetivos específicos	5
3. Marco teórico	6
3.1. Grafos dirigidos, matriz de adyacencia y alcanzabilidad	6
3.2. Álgebra booleana en matrices	6
3.3. Warshall lógico y relación con otros algoritmos	6
4. Descripción del algoritmo (Warshall lógico)	6
4.1. Nombre del algoritmo y campo de aplicación	6
4.2. Recurrencia	7
4.3. Descripción detallada del funcionamiento (idea e invariante)	7
4.4. Pseudocódigo	8
4.5. Ejemplo controlado	8
5. Representación matricial y costos	8
5.1. Memoria requerida	8
5.2. Representación matricial de entrada y salida	9
5.3. Arreglo lineal en memoria (fila-major) para CPU/GPU	9
5.4. Costo computacional $O(N^3)$ en magnitudes reales	9
5.5. Determinación y justificación formal de la complejidad (Big O)	10
5.6. Dependencias de datos	10
6. Implementación secuencial (CPU) y mejoras básicas	10
6.1. Decisiones de implementación	10
6.2. Optimización local (atajo por A_{ik})	10
6.3. Código C secuencial (medición y verificación para casos pequeños)	11
7. Metodología de pruebas y análisis experimental	23
7.1. Variables controladas	23
7.2. Tamaños de prueba	23
7.3. Compilación y ejecución	23



7.4. Plantilla de resultados (CPU secuencial)	23
7.5. Discusión de resultados	24
8. Conclusiones	24



Índice de figuras

1.	Tiempo del núcleo vs. N (CPU secuencial).	24
----	---	----



Índice de cuadros

1.	Memoria aproximada para A usando 1 byte por celda (sin contar overhead).	9
2.	Resultados de tiempo (CPU secuencial).	23



Resumen

La **cerradura transitiva booleana** (también llamada **Warshall lógico**) es un algoritmo clásico de teoría de grafos y álgebra booleana que determina la **alcanzabilidad** entre todos los pares de vértices de un grafo dirigido. Dada una matriz de adyacencia booleana $A \in \{0,1\}^{N \times N}$, el algoritmo produce (in-place) una matriz T tal que $T_{ij} = 1$ si existe algún camino desde i hasta j . Su estructura es completamente matricial, con costo temporal $O(N^3)$ y costo espacial $O(N^2)$, lo cual lo convierte en un candidato fuerte para demostrar aceleración mediante GPU (CUDA) cuando N es masivo (requisito del proyecto: $N \geq 1024$).

En esta Fase 1 se presenta: (i) fundamento teórico y representación matricial; (ii) pseudocódigo y análisis de complejidad; (iii) una implementación secuencial en C optimizada a nivel básico (memoria contigua y atajo por A_{ik}); (iv) metodología de pruebas (reproducibilidad mediante semilla, densidad controlable p , y medición precisa del núcleo); y (v) el diseño conceptual para la Fase 2 (CUDA), incluyendo la paralelización 2D sobre (i, j) por cada iteración k , y consideraciones de coalescencia, sincronización y *tiling*.

Palabras clave: Cerradura transitiva, Warshall lógico, grafos, matrices booleanas, $O(N^3)$, CUDA, paralelización, rendimiento

Introducción

El cómputo moderno en ingeniería e informática trabaja con **matrices masivas** en múltiples contextos: conectividad de redes, dependencias entre módulos de software, grafos de estados, análisis de rutas, relaciones jerárquicas, entre otros. Cuando N crece (por ejemplo $N \geq 1024$), algoritmos cúbicos $O(N^3)$ se vuelven costosos en CPU, motivando el uso de GPU con CUDA.

En este marco, se propone el algoritmo de **Warshall lógico** para la Fase 1 del proyecto *Paralelización de Algoritmos Matriciales Masivos con CUDA*, debido a que:

- opera directamente sobre una matriz $N \times N$;
- tiene gran carga computacional ($O(N^3)$);
- su salida es verificable por comparación bit a bit;
- presenta paralelismo masivo en cada fase k sobre las celdas (i, j) .

Objetivos

Objetivo general

Diseñar, implementar y evaluar (en Fase 2) la aceleración obtenida al paralelizar en CUDA el algoritmo de **cerradura transitiva booleana** (Warshall lógico) para matrices masivas ($N \geq 1024$), comparando contra una versión secuencial CPU.

Objetivos específicos

- Describir formalmente el problema de alcanzabilidad all-pairs y su modelado mediante matrices booleanas.
- Analizar complejidad temporal $O(N^3)$ y espacial $O(N^2)$, estimando magnitudes reales para $N \geq 1024$.
- Implementar una versión secuencial reproducible y medible, separando correctamente *núcleo* vs *overhead*.
- Establecer una metodología de pruebas: tamaños N , densidad p , semilla, validación para casos pequeños.
- Definir el plan de paralelización CUDA para Fase 2: mapeo de hilos, sincronización por k , y optimizaciones esperadas.



Marco teórico

Grafos dirigidos, matriz de adyacencia y alcanzabilidad

Un grafo dirigido $G = (V, E)$ con $|V| = N$ puede representarse mediante una matriz booleana de adyacencia A :

$$A_{ij} = \begin{cases} 1, & \text{si existe arco directo } i \rightarrow j \\ 0, & \text{caso contrario} \end{cases}$$

La **alcanzabilidad** (reachability) pregunta si existe un camino (de longitud ≥ 1) desde i hasta j . La **cerradura transitiva** T de A es una matriz tal que:

$$T_{ij} = 1 \iff \exists \text{ un camino de } i \text{ a } j.$$

Este problema aparece en bases de datos (consultas recursivas), análisis de dependencias y redes de comunicación.

Álgebra booleana en matrices

Warshall lógico aplica operaciones booleanas:

$$x \vee y \quad (\text{OR}), \quad x \wedge y \quad (\text{AND}),$$

que en implementación pueden codificarse con enteros 0/1, o con operaciones bit a bit si se usan *bitsets*.

La regla central es: “ i llega a j si ya llegaba, o si llega a k y k llega a j ”.

Warshall lógico y relación con otros algoritmos

Warshall (1962) formaliza propiedades sobre matrices booleanas; su algoritmo computa cerradura transitiva. Floyd–Warshall, en cambio, computa distancias mínimas (con suma y mínimo) y comparte estructura triple-anidada. La versión booleana conserva el patrón cúbico, lo cual es útil como base didáctica para paralelización.

Descripción del algoritmo (Warshall lógico)

Nombre del algoritmo y campo de aplicación

El algoritmo estudiado se denomina **Warshall lógico** (o **cerradura transitiva booleana**). Pertenece al campo de **teoría de grafos** y **álgebra booleana**, y se aplica cuando se requiere resolver **alcanzabilidad all-pairs** (reachability) sobre un grafo dirigido representado matricialmente.

Campos de aplicación típicos:

- **Redes y enrutamiento:** determinar si un router/nodo puede comunicarse con otro a través de

rutas multi-salto.

- **Análisis de dependencias en software:** saber si un módulo depende directa o indirectamente de otro (grafos de llamadas).
- **Bases de datos y consultas recursivas:** cierre transitivo en relaciones (por ejemplo, jerarquías o grafos de referencias).
- **Modelado de estados y verificación:** alcanzabilidad entre estados en autómatas/grafos de transición.
- **Procesamiento de imágenes (modelado como grafo):** conectividad entre regiones/píxeles al representar adyacencias como grafo.

En todos estos casos, la salida T resume conectividad global y habilita consultas posteriores en tiempo $O(1)$ por par (i, j) .

Recurrencia

Sea A la matriz booleana. El algoritmo actualiza:

$$A_{ij} \leftarrow A_{ij} \vee (A_{ik} \wedge A_{kj}), \quad k = 0, \dots, N-1.$$

Interpretación: al fijar un k , se permite usar k como vértice intermedio; luego se incorpora a los intermedios permitidos.

Descripción detallada del funcionamiento (idea e invariante)

El algoritmo recorre un conjunto creciente de **vértices intermedios permitidos**. En la iteración k , se “habilita” el vértice k como posible intermedio en caminos de i a j .

Lectura operativa de la actualización:

$$A_{ij} \leftarrow A_{ij} \vee (A_{ik} \wedge A_{kj})$$

- A_{ij} : ya se conocía un camino (directo o descubierto previamente) de i a j .
- $(A_{ik} \wedge A_{kj})$: existe un camino de i a k y de k a j ; por lo tanto existe un camino de i a j usando k como intermedio.
- El OR final acumula conocimiento: si era alcanzable antes o se vuelve alcanzable usando k , queda marcado como alcanzable.

Invariante (base formal de corrección). Sea $A^{(k)}$ la matriz luego de procesar el valor k (o equivalentemente, tras permitir intermedios en $\{0, \dots, k\}$). El invariante es:

$$A_{ij}^{(k)} = 1 \iff \exists \text{ un camino de } i \text{ a } j \text{ cuyos vértices intermedios están en } \{0, \dots, k\}.$$

**Justificación breve:**

- *Base:* para $k = -1$ (antes de iterar), $A^{(-1)}$ representa aristas directas (caminos sin intermedios).
- *Paso inductivo:* al pasar de $k - 1$ a k , se mantiene lo ya alcanzable y se añade lo que se vuelve alcanzable usando al nuevo intermedio k (exactamente el término $A_{ik} \wedge A_{kj}$).

Al finalizar $k = N - 1$, se han permitido todos los vértices como intermedios, obteniendo la cerradura transitiva completa.

Pseudocódigo**Algorithm 1** Cerradura transitiva booleana (Warshall lógico)

Require: Matriz booleana $A \in \{0, 1\}^{N \times N}$

Ensure: A actualizada con su cerradura transitiva

```

1: for  $k = 0$  to  $N - 1$  do
2:   for  $i = 0$  to  $N - 1$  do
3:     for  $j = 0$  to  $N - 1$  do
4:        $A[i][j] \leftarrow A[i][j] \vee (A[i][k] \wedge A[k][j])$ 
5:     end for
6:   end for
7: end for

```

Ejemplo controlado

Para $N = 4$ y:

$$A = \begin{bmatrix} 0 & 1 & 0 & 0 \\ 0 & 0 & 1 & 0 \\ 0 & 0 & 0 & 1 \\ 0 & 0 & 0 & 0 \end{bmatrix}$$

se representa la cadena $0 \rightarrow 1 \rightarrow 2 \rightarrow 3$, y la cerradura esperada es:

$$T = \begin{bmatrix} 0 & 1 & 1 & 1 \\ 0 & 0 & 1 & 1 \\ 0 & 0 & 0 & 1 \\ 0 & 0 & 0 & 0 \end{bmatrix}$$

Representación matricial y costos**Memoria requerida**

Si se almacena cada celda como `uint8_t` (1 byte), la memoria para la matriz es N^2 bytes. La

Tabla 1 resume órdenes típicos.

Cuadro 1: Memoria aproximada para A usando 1 byte por celda (sin contar overhead).

N	N^2	Memoria (bytes)	Aprox.
1024	1,048,576	1,048,576	~ 1 MB
2048	4,194,304	4,194,304	~ 4 MB
4096	16,777,216	16,777,216	~ 16 MB
8192	67,108,864	67,108,864	~ 64 MB

Representación matricial de entrada y salida

Entrada. La entrada es una matriz de adyacencia booleana $A \in \{0,1\}^{N \times N}$ donde cada celda codifica existencia de arco: $A_{ij} = 1$ si hay enlace directo $i \rightarrow j$, y $A_{ij} = 0$ en caso contrario.

Salida. La salida es la **cerradura transitiva** $T \in \{0,1\}^{N \times N}$ (en esta implementación se obtiene *in-place* sobre A), donde:

$$T_{ij} = 1 \iff \exists \text{ un camino (longitud } \geq 1) \text{ desde } i \text{ hasta } j.$$

Nota práctica: dependiendo de la convención, puede incluirse o no la alcanzabilidad reflexiva ($T_{ii} = 1$). En este documento se usa la convención de caminos de longitud ≥ 1 (por eso el ejemplo presenta diagonal cero).

Arreglo lineal en memoria (fila-major) para CPU/GPU

Para rendimiento y para facilitar copia a GPU, la matriz se almacena como un arreglo lineal contiguo (fila-major):

$$A_{ij} \longleftrightarrow A[i \cdot N + j].$$

Esta representación:

- reduce *overhead* de punteros (vs. $A[i][j]$ con doble indirección),
- mejora localidad de caché en CPU,
- y en CUDA favorece accesos coalescentes cuando los hilos contiguos varían j .

Costo computacional $O(N^3)$ en magnitudes reales

El número de iteraciones del núcleo es N^3 . Por ejemplo:

$$1024^3 = 1,073,741,824, \quad 2048^3 = 8,589,934,592, \quad 4096^3 = 68,719,476,736.$$

Esto explica por qué el algoritmo es ideal para evidenciar aceleración en GPU: la carga crece muy rápido con N .



Determinación y justificación formal de la complejidad (Big O)

El núcleo del algoritmo está compuesto por tres bucles anidados sobre k , i y j , cada uno recorriendo N elementos. En el **peor caso** (matriz densa), el cuerpo interno ejecuta un número constante de operaciones booleanas (lecturas, AND, OR y escritura), por lo que el costo total es:

$$T(N) = \sum_{k=0}^{N-1} \sum_{i=0}^{N-1} \sum_{j=0}^{N-1} O(1) = N \cdot N \cdot N \cdot O(1) = O(N^3).$$

Además, como el algoritmo necesariamente visita (en el peor caso) todas las combinaciones (k, i, j) , también se cumple $T(N) = \Omega(N^3)$, y por tanto:

$$T(N) = \Theta(N^3).$$

Efecto del atajo por A_{ik} . La optimización “si $A_{ik} = 0$ continuar” puede reducir trabajo efectivo en matrices dispersas, pero **no cambia** la cota asintótica del peor caso: si la matriz es densa (muchos $A_{ik} = 1$), el algoritmo vuelve a ejecutar esencialmente los N^3 pasos, manteniendo $O(N^3)$.

Complejidad espacial. Se almacena una matriz booleana $N \times N$, por lo que el uso de memoria es:

$$S(N) = O(N^2).$$

Dependencias de datos

Existe una dependencia fuerte entre fases consecutivas k y $k+1$: todas las celdas (i, j) de la fase k deben completarse antes de pasar a $k+1$. Sin embargo, para un k fijo, las celdas (i, j) se actualizan de manera independiente, lo que habilita paralelismo masivo 2D.

Implementación secuencial (CPU) y mejoras básicas

Decisiones de implementación

Para medir correctamente el rendimiento y preparar la Fase 2:

- La matriz se almacena en un bloque contiguo de memoria (`uint8_t*`), facilitando accesos y futura copia a GPU.
- Se usa semilla fija para reproducibilidad, y densidad p para controlar lo disperso/denso del grafo.
- La medición cronometra **sólo el núcleo** (k, i, j) , excluyendo generación e impresión.

Optimización local (atajo por A_{ik})

Una mejora simple y segura: si $A_{ik} = 0$, entonces $(A_{ik} \wedge A_{kj}) = 0$ para todo j , por lo que la fila i no cambia en esa fase k . Esto reduce trabajo cuando la matriz es dispersa.

**Código C secuencial (medición y verificación para casos pequeños)**

Listing 1: warshall_menu.c (CPU) con medición del nucleo y verificacion opcional

```
1 // warshall_menu.c
2 // CPU secuencial: Cerradura transitiva booleana (Warshall logico)
3 // + MENU interactivo:
4 //   (1) ingresar matriz manual + parametros
5 //   (2) ingresar parametros + grafo random
6 //   (3) grafo y parametros random
7 //
8 // Mantiene modo clasico por argumentos:
9 //   ./warshall N p seed repeats verify [print]
10 //
11 // Compilar:
12 //   gcc -O3 -std=c11 warshall_menu.c -o warshall
13 // (si tu Linux requiere):
14 //   gcc -O3 -std=c11 warshall_menu.c -o warshall -lrt
15
16 #define _POSIX_C_SOURCE 200809L
17
18 #include <stdio.h>
19 #include <stdlib.h>
20 #include <stdint.h>
21 #include <string.h>
22 #include <time.h>
23 #include <errno.h>
24 #include <ctype.h>
25
26 static inline double seconds_now(void) {
27     struct timespec ts;
28     #if defined(CLOCK_MONOTONIC)
29         if (clock_gettime(CLOCK_MONOTONIC, &ts) != 0) {
30             perror("clock_gettime");
31             exit(EXIT_FAILURE);
32         }
33     #else
34         if (clock_gettime(CLOCK_REALTIME, &ts) != 0) {
35             perror("clock_gettime");
```



```
36     exit(EXIT_FAILURE);
37 }
38 #endif
39     return (double)ts.tv_sec + (double)ts.tv_nsec * 1e-9;
40 }
41
42 static uint8_t* alloc_matrix(int N) {
43     size_t bytes = (size_t)N * (size_t)N * sizeof(uint8_t);
44     uint8_t* A = (uint8_t*)malloc(bytes);
45     if (!A) {
46         fprintf(stderr, "ERROR: no se pudo asignar %zu bytes para N=%d\n", bytes, N);
47         exit(EXIT_FAILURE);
48     }
49     return A;
50 }
51
52 static void init_random(uint8_t* A, int N, double p, unsigned seed) {
53     srand(seed);
54     for (int i = 0; i < N * N; i++) {
55         double r = (double)rand() / (double)RAND_MAX;
56         A[i] = (r < p) ? 1 : 0;
57     }
58 }
59
60 static void print_matrix(const uint8_t* A, int N, const char* title) {
61     printf("\n=== %s (N=%d) ===\n", title, N);
62
63     printf("_____");
64     for (int j = 0; j < N; j++) printf("%2d", j);
65     printf("\n");
66
67     printf("_____");
68     for (int j = 0; j < N; j++) printf("---");
69     printf("\n");
70
71     for (int i = 0; i < N; i++) {
72         printf("%2d|", i);
```



```
73     const uint8_t* row = &A[i * N];
74     for (int j = 0; j < N; j++) printf("%2d_", (int)row[j]);
75     printf("\n");
76 }
77 }
78
79 // -----
80 // Nucleo: Warshall logico
81 // -----
82 void warshall_logical(uint8_t* A, int N) {
83     // A[i][j] = A[i][j] OR (A[i][k] AND A[k][j])
84     // NO fuerza diagonal a 1.
85     for (int k = 0; k < N; k++) {
86         const uint8_t* row_k = &A[k * N];
87         for (int i = 0; i < N; i++) {
88             uint8_t aik = A[i * N + k];
89             if (!aik) continue;
90             uint8_t* row_i = &A[i * N];
91             for (int j = 0; j < N; j++) {
92                 row_i[j] = (uint8_t)(row_i[j] | (aik & row_k[j]));
93             }
94         }
95     }
96 }
97
98 // -----
99 // Referencia: cerradura transitiva con BFS
100 // -----
101 static void bfs_closure_ref(const uint8_t* Ain, uint8_t* Rref, int N) {
102     int* queue = (int*)malloc((size_t)N * sizeof(int));
103     uint8_t* vis = (uint8_t*)malloc((size_t)N * sizeof(uint8_t));
104     if (!queue || !vis) {
105         fprintf(stderr, "ERROR: _memoria_insuficiente_para_BFS\n");
106         free(queue);
107         free(vis);
108         exit(EXIT_FAILURE);
109     }
110 }
```



```
111     for (int s = 0; s < N; s++) {
112         memset(vis, 0, (size_t)N);
113         int front = 0, back = 0;
114
115         const uint8_t* row_s = &Ain[s * N];
116         for (int v = 0; v < N; v++) {
117             if (row_s[v]) {
118                 vis[v] = 1;
119                 queue[back++] = v;
120             }
121         }
122
123         while (front < back) {
124             int u = queue[front++];
125             const uint8_t* row_u = &Ain[u * N];
126             for (int v = 0; v < N; v++) {
127                 if (row_u[v] && !vis[v]) {
128                     vis[v] = 1;
129                     queue[back++] = v;
130                 }
131             }
132         }
133
134         uint8_t* row_ref = &Rref[s * N];
135         for (int j = 0; j < N; j++) row_ref[j] = vis[j];
136     }
137
138     free(queue);
139     free(vis);
140 }
141
142 static int verify_against_ref(const uint8_t* Rref, const uint8_t* Aout, int N) {
143     for (int i = 0; i < N; i++) {
144         const uint8_t* rr = &Rref[i * N];
145         const uint8_t* ao = &Aout[i * N];
146         for (int j = 0; j < N; j++) {
147             if (rr[j] != ao[j]) {
148                 fprintf(stderr,
```




```
149         "FALLO_verificacion:_fila_i=%d,_col_j=%d|_esperado=%d,_
150         obtenido=%d\n",
151         i, j, (int)rr[j], (int)ao[j]);
152     return 0;
153 }
154 }
155 return 1;
156 }
157
158 // =====
159 // Helpers de input robusto (sin scanf)
160 // =====
161 static void read_line(char* buf, size_t n) {
162     if (!fgets(buf, (int)n, stdin)) {
163         printf("\nEOF_detectado._Saliendo.\n");
164         exit(0);
165     }
166 }
167
168 static long read_long_prompt(const char* prompt, long minv, long maxv) {
169     char line[256];
170     for (;;) {
171         printf("%s", prompt);
172         read_line(line, sizeof(line));
173
174         char* end = NULL;
175         errno = 0;
176         long v = strtol(line, &end, 10);
177         if (errno == 0) {
178             while (end && *end && isspace((unsigned char)*end)) end++;
179             if (end && (*end == '\\0' || *end == '\\n')) {
180                 if (v >= minv && v <= maxv) return v;
181             }
182         }
183         printf("Entrada_invalida._Rango_permitido:_[%ld..%ld]\n", minv, maxv);
184     }
185 }
```



```
186
187 static double read_double_prompt(const char* prompt, double minv, double maxv) {
188     char line[256];
189     for (;;) {
190         printf("%s", prompt);
191         read_line(line, sizeof(line));
192
193         char* end = NULL;
194         errno = 0;
195         double v = strtod(line, &end);
196         if (errno == 0) {
197             while (end && *end && isspace((unsigned char)*end)) end++;
198             if (end && (*end == '\\0' || *end == '\\n')) {
199                 if (v >= minv && v <= maxv) return v;
200             }
201         }
202         printf("Entrada_invalida._Rango_permitido:_[%.3f..%.3f]\\n", minv, maxv);
203     }
204 }
205
206 static int read_int_prompt(const char* prompt, int minv, int maxv) {
207     return (int)read_long_prompt(prompt, (long)minv, (long)maxv);
208 }
209
210 static int read_yesno_prompt(const char* prompt) {
211     char line[64];
212     for (;;) {
213         printf("%s_(1=si,_0=no):_", prompt);
214         read_line(line, sizeof(line));
215         if (line[0] == '1') return 1;
216         if (line[0] == '0') return 0;
217         printf("Entrada_invalida._Escribe_1_o_0.\\n");
218     }
219 }
220
221 static int parse_row_01(const char* line, uint8_t* row, int N) {
222     // Acepta: "0 1 0 1" o "0101..." (con o sin espacios)
223     int count = 0;
```



```
224     for (const char* p = line; *p && count < N; p++) {
225         if (*p == '0' || *p == '1') {
226             row[count++] = (uint8_t)(*p - '0');
227         }
228     }
229     return (count == N);
230 }
231
232 static double density_ones(const uint8_t* A, int N) {
233     long long ones = 0;
234     for (long long i = 0; i < (long long)N * (long long)N; i++) ones += A[i] ? 1 :
235         0;
236     return (double)ones / (double)((long long)N * (long long)N);
237 }
238 // =====
239 // Ejecutar en modo verify/timing (reusa tu logica)
240 // =====
241 static int run_experiment(uint8_t* Ain, int N, double p, unsigned seed, int repeats
242     , int verify, int print) {
243     const int PRINT_LIMIT = 16;
244
245     if (N <= PRINT_LIMIT) { // comportamiento original
246         verify = 1;
247         print = 1;
248     }
249     if (repeats <= 0) repeats = 1;
250
251     uint8_t* A = alloc_matrix(N);
252
253     if (verify) {
254         if (N > 128) {
255             printf("Aviso:_verificacion_activada_con_N=%d;_se_recomienda_N<=128.\n"
256                 , N);
257         }
258
259         memcpy(A, Ain, (size_t)N * (size_t)N);
260     }
```



```
259     double t0 = seconds_now();
260     warshall_logical(A, N);
261     double t1 = seconds_now();
262     double kernel_time = t1 - t0;
263
264     uint8_t* Rref = alloc_matrix(N);
265     bfs_closure_ref(Ain, Rref, N);
266
267     int ok = verify_against_ref(Rref, A, N);
268
269     if (print) {
270         print_matrix(Ain, N, "MATRIZ_DE_ENTRADA_(Grafo/_Adyacencia)");
271         print_matrix(Rref, N, "MATRIZ_DE_VERIFICACION_(Referencia_BFS)");
272         print_matrix(A, N, "MATRIZ_DE_SALIDA_(Warshall_logico)");
273     }
274
275     printf("\nVALIDACION_(BFS)_para_N=%d:_%s\n", N, ok ? "OK" : "FALLIDA");
276     printf("Tiempo_del_nucleo_(warshall_logical):_%.6f_s\n", kernel_time);
277     printf("Resumen_params_|_N=%d_|_p=%.3f_|_seed=%u_|_repeats=%d_|_verify=%d_|_print=%d\n",
278           N, p, seed, repeats, verify, print);
279
280     free(Rref);
281     free(A);
282     return ok ? EXIT_SUCCESS : EXIT_FAILURE;
283 }
284
285 double best = 1e100;
286 for (int r = 0; r < repeats; r++) {
287     memcpy(A, Ain, (size_t)N * (size_t)N);
288     double t0 = seconds_now();
289     warshall_logical(A, N);
290     double t1 = seconds_now();
291     double dt = t1 - t0;
292     if (dt < best) best = dt;
293 }
294
```



```
295     printf("CPU_Warshall_logico_\nN=%d_\np=%.3f_\nseed=%u_\nrepeats=%d_\n\n",
296           best_kernel_time,
297           N, p, seed, repeats, best);
298
299     free(A);
300     return EXIT_SUCCESS;
301 }
302 // =====
303 // Menu
304 // =====
305 static void menu_loop(void) {
306     for (;;) {
307         printf("\n=====\\n");
308         printf("___MENU___Warshall_logico_CPU\\n");
309         printf("=====\\n");
310         printf("1)_Ingresar_MATRIZ_manual_+_parametros\\n");
311         printf("2)_Ingresar_parametros_+_GRAFO_random\\n");
312         printf("3)_Grafo_y_parametros_RANDOM\\n");
313         printf("0)_Salir\\n");
314
315         int opt = read_int_prompt("Opcion: ", 0, 3);
316         if (opt == 0) break;
317
318         int N = 256;
319         double p = 0.05;
320         unsigned seed = 1234;
321         int repeats = 3;
322         int verify = 0;
323         int print = 0;
324
325         uint8_t* Ain = NULL;
326
327         if (opt == 1) {
328             N = read_int_prompt("Ingrese_N_(1..2048_recomendado): ", 1, 4096);
329             Ain = alloc_matrix(N);
330
331             printf("\nIngrese_la_matriz_de_adyacencia_(%dx%d)_con_0/1.\\n", N, N);
```



```
332     printf("Formato_permitido_por_fila:_'0_1_0_1'_o_'0101...'\n\n");
333
334     char line[8192];
335     for (int i = 0; i < N; i++) {
336         for (;;) {
337             printf("Fila_%d:", i);
338             read_line(line, sizeof(line));
339             if (parse_row_01(line, &Ain[i * N], N)) break;
340             printf("Fila_invalida._Debe_contener_%d_valores_0/1.\n", N);
341         }
342     }
343
344     // p se calcula como densidad real (informativo)
345     p = density_ones(Ain, N);
346     seed = 0;
347
348     repeats = read_int_prompt("repeats_(>=1):", 1, 1000);
349     verify = read_yesno_prompt("verify");
350     print = read_yesno_prompt("print");
351
352     printf("\nDensidad_p_calculada_desde_la_matriz:_.3f\n", p);
353 }
354 else if (opt == 2) {
355     N = read_int_prompt("N_(1..4096):", 1, 4096);
356     p = read_double_prompt("p_(0..1):", 0.0, 1.0);
357     seed = (unsigned)read_long_prompt("seed_(0..2^31-1):", 0, 2147483647L);
358     ;
359     repeats = read_int_prompt("repeats_(>=1):", 1, 1000);
360     verify = read_yesno_prompt("verify");
361     print = read_yesno_prompt("print");
362
363     Ain = alloc_matrix(N);
364     init_random(Ain, N, p, seed);
365 }
366 else if (opt == 3) {
367     // Random razonable (puedes ajustar los rangos)
368     unsigned s = (unsigned)time(NULL);
369     srand(s);
```



```
369
370     int choices[] = {8,16,32,64,128,256,512,1024};
371     int idx = rand() % (int)(sizeof(choices)/sizeof(choices[0]));
372     N = choices[idx];
373
374     p = 0.01 + ((double)rand() / (double)RAND_MAX) * 0.19; // [0.01..0.20]
375     seed = (unsigned)rand();
376     repeats = 1 + (rand() % 7); // 1..7
377
378     // si N tiene un size chico, validamos; si no, solo timing
379     verify = (N <= 128) ? 1 : 0;
380     print = (N <= 16) ? 1 : 0;
381
382     Ain = alloc_matrix(N);
383     init_random(Ain, N, p, seed);
384
385     printf("\nParametros_random_generados:\n");
386     printf("N=%d_|_p=%.3f_|_seed=%u_|_repeats=%d_|_verify=%d_|_print=%d\n",
387           N, p, seed, repeats, verify, print);
388 }
389
390 int rc = run_experiment(Ain, N, p, seed, repeats, verify, print);
391 free(Ain);
392
393 if (rc != EXIT_SUCCESS) {
394     printf("Ejecucion_termino_con_error_(validacion_fallida_o_problema).\n"
395           );
396 }
397
398 if (!read_yesno_prompt("\nDeseas_ejecutar_otra_vez?")) break;
399 }
400
401 int main(int argc, char** argv) {
402     // --- Modo por argumentos (tu modo original) ---
403     if (argc >= 2) {
404         int N = 256;
405         double p = 0.05;
```



```
406     unsigned seed = 1234;
407     int repeats = 3;
408     int verify = 0;
409     int print = 0;
410
411     if (argc >= 2) N = atoi(argv[1]);
412     if (argc >= 3) p = atof(argv[2]);
413     if (argc >= 4) seed = (unsigned)atoi(argv[3]);
414     if (argc >= 5) repeats = atoi(argv[4]);
415     if (argc >= 6) verify = atoi(argv[5]);
416     if (argc >= 7) print = atoi(argv[6]);
417
418     if (N <= 0) { fprintf(stderr, "ERROR: _N_debe_ser_>_0\n"); return
        EXIT_FAILURE; }
419     if (p < 0.0 || p > 1.0) { fprintf(stderr, "ERROR: _p_debe_estar_en_[0,1]\n")
        ; return EXIT_FAILURE; }
420     if (repeats <= 0) repeats = 1;
421
422     const int PRINT_LIMIT = 16;
423     if (N <= PRINT_LIMIT) { verify = 1; print = 1; }
424
425     uint8_t* Ain = alloc_matrix(N);
426     init_random(Ain, N, p, seed);
427
428     int rc = run_experiment(Ain, N, p, seed, repeats, verify, print);
429     free(Ain);
430     return rc;
431 }
432
433 // --- Modo menu ---
434 menu_loop();
435 return 0;
436 }
```

Como se puede apreciar, el código incluye una función de verificación, que comprueba la salida de nuestro código usando BFS (búsqueda en anchura) para determinar si hay o no camino los vértices que se indican en la salida de nuestro algoritmo.



Metodología de pruebas y análisis experimental

Variables controladas

Para asegurar comparabilidad:

- **Semilla fija:** garantiza mismos datos en ejecuciones repetidas.
- **Densidad p :** controla la probabilidad de 1 (matriz dispersa vs densa).
- **Medición del núcleo:** sólo el tiempo del triple bucle (excluye generación e I/O).

Tamaños de prueba

Se recomienda ejecutar:

$$N \in \{128, 256, 512, 1024, 2048\}$$

(extendible a 4096 si la memoria/tiempo lo permite). Para esta fase, lo crítico es incluir $N \geq 1024$.

Compilación y ejecución

```
# Compilar (Linux)
gcc -O3 -std=c11 warshall_menu.c -o warshall

# Ejecutar: ./warshall N p seed repeats verify print
./warshall 256 0.05 1234 5 0 0
./warshall 1024 0.02 1234 3 0 0
./warshall 2048 0.02 1234 3 0 0
./warshall 4096 0.005 1234 2 0 0
```

Plantilla de resultados (CPU secuencial)

Cuadro 2: Resultados de tiempo (CPU secuencial).

N	N^2	N^3	p	Tiempo núcleo (s)
128	16,384	2,097,152	0.05	0.000062
256	65,536	16,777,216	0.05	0.000808
512	262,144	134,217,728	0.02	0.008243
1024	1,048,576	1,073,741,824	0.02	0.075686
2048	4,194,304	8,589,934,592	0.02	0.630069
4096	16,777,216	6,719,476,736	0.02	5.269098

En la siguiente imagen se evidencia el crecimiento cúbico del tiempo con respecto a N .

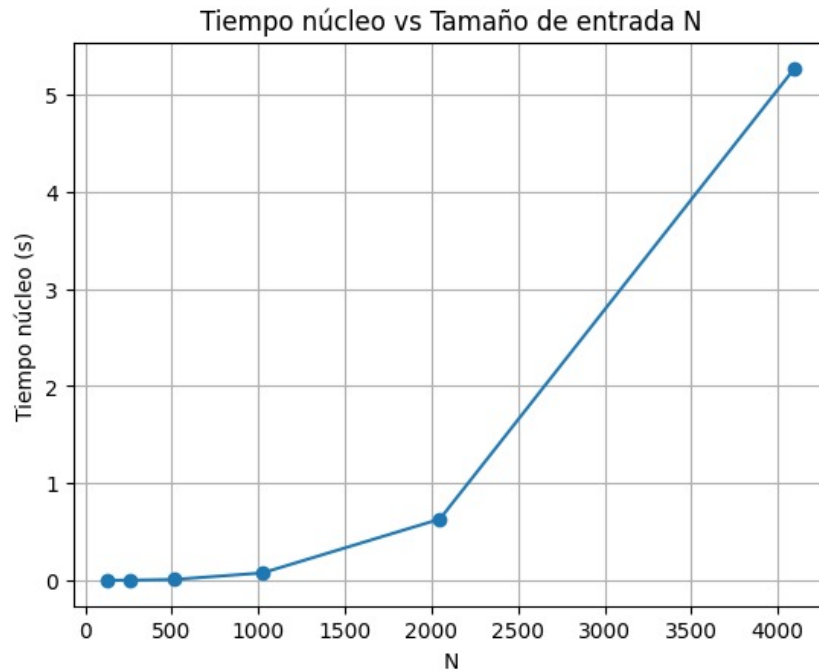


Figura 1: Tiempo del núcleo vs. N (CPU secuencial).

Discusión de resultados

- Al duplicar N , el tiempo tiende a crecer aproximadamente por un factor cercano a 8 (por N^3).
- Para matrices dispersas (p pequeño), el atajo por A_{ik} puede reducir significativamente el trabajo efectivo.
- Para matrices densas (p grande), la mejora por el atajo disminuye y el costo se acerca más al cúbico completo.

Conclusiones

- Warshall lógico computa cerradura transitiva booleana sobre una matriz $N \times N$ y resuelve alcanzabilidad all-pairs.
- Su costo temporal $O(N^3)$ y su estructura matricial lo convierten en un candidato fuerte para aceleración con CUDA cuando $N \geq 1024$.
- La dependencia por fases en k obliga a sincronizar entre iteraciones, pero dentro de cada fase existe paralelismo masivo 2D.
- La implementación secuencial propuesta es reproducible y medible (semilla fija, densidad p , medición del núcleo), permitiendo comparar con la futura versión CUDA de manera confiable.
- Para Fase 2, el diseño recomendado es un kernel por k con grilla 2D, cuidando coalescencia y (opcionalmente) *tiling* para reducir accesos a memoria global.