

## 习题 2 补充题

补充题 1. 80C51 只有循环移位指令，而无逻辑移位和算术移位指令。试给出对累加器 A 进行逻辑右移（高位补零）和算术右移（高位补符号位）的指令序列。

补充题 2. 80C51 的指令系统不支持“DEC DPTR”的用法，试给出实现此功能的指令序列。

补充题 3. 对于 BCD 码的加法，若无 DA 调整指令，如何用其他指令来实现与之相同的功能？