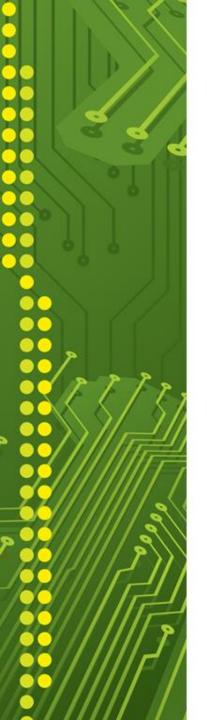


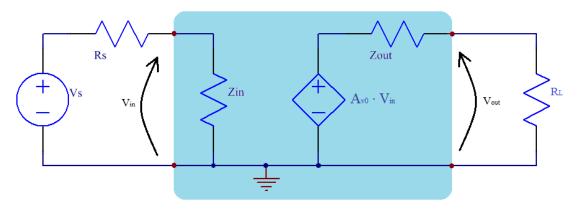
# Postupak analize pojačavačkih kola

- Analiza pojačavačkih kola obavlja se u dva osnovna koraka. Prvi korak podrazumeva rešavanje kola za polarizaciju tranzistora i određivanje mirne radne tačke (tzv. **DC analiza**). Kada je poznata radna tačka, određuju se parametri modela tranzistora za male signale (ulazna otpornost  $r_{\pi}$  za bipolarni tranzistor, odnosno transkonduktansa  $g_m$  za MOSFET).
- Prilikom analize radne tačke (DC režim), kondenzatori se zamenjuju otvorenom vezom, a induktivnosti (kalemovi) kratkim spojem.
- Nakon toga, sledi analiza u režimu malih signala (tzv. AC analiza), kojom se određuju parametri od interesa:
  - $\circ$  Naponsko pojačanje  $A_v$
  - Strujno pojačanje A<sub>i</sub>
  - Pojačanje snage G
  - Ulazna otpornost Z<sub>in</sub>
  - $\circ$  Izlazna otpornost  $Z_{out}$
- Ekvivalentno kolo za režim malih signala dobija se uzimajući u obzir sledeće pretpostavke:
  - Jednosmerni naponski izvori zamenjuju se kratkim spojem, a nezavisni strujni izvori otvorenom vezom.
  - Kondenzatori se zamenjuju kratkim spojem, a kalemovi otvorenom vezom.
  - Tranzistor se zamenjuje modelom za male signale, pri čemu su parametri modela određeni položajem mirne radne tačke.



# Model naponskog pojačavača

- Naponski pojačavač na ulazu i na izlazu ima naponski signal.
- Ekvivalentno kolo koje modeluje naponski pojačavač prikazano je na slici:



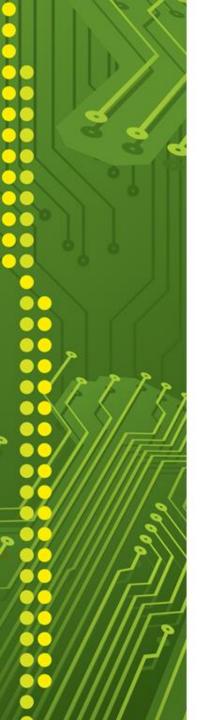
- Naponsko pojačanje neopterećenog potrošača  $(R_L \to \infty)$  ozančeno je sa  $A_{v0}$ .
- Naponsko pojačanje opterećenog pojačavača:

$$A_v = \frac{v_{out}}{v_{in}} = A_{v0} \cdot \frac{R_L}{R_L + Z_{out}}$$

Ukupno naponsko pojačanje od izvora signala do potrošača:

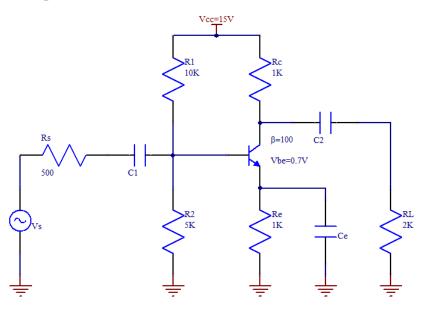
$$\frac{v_{out}}{v_S} = A_{v0} \cdot \frac{Z_{in}}{Z_{in} + R_S} \cdot \frac{R_L}{R_L + Z_{out}}$$

**Zaključak:** Dobar naponski pojačavač treba da ima što veću ulaznu i što manju izlaznu otpornost. Kada  $Z_{in} \to \infty$  i  $Z_{out} \to 0$ , tada je ukupno naponsko pojačanje  $A_{v0}$ .

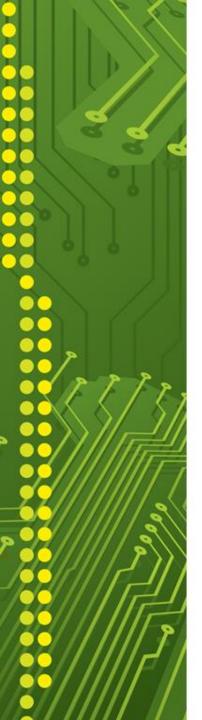


# Analiza pojačavača sa zajedničkim emiterom

 U nastavku će detaljno biti prikazan postupak analize pojačavača sa zajedničkim emiterom na primeru kola prikazanog na slici:

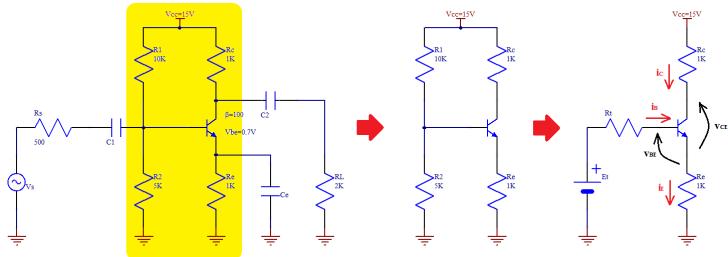


• Otpornici  $R_1, R_2, R_c$  i  $R_e$  čine kolo za polarizaciju, koje određuje mirnu radnu tačku tranzistora. Na bazu se preko sprežnog kondenzatora  $\mathcal{C}_1$  sa ulaznog generatora  $v_s$  dovodi promenljivi signal male amplitude. Pojačavačko kolo na izlazu daje signal koji je istog oblika, ali veće amplitude u odnosu na signal generatora. Izlazni signal preko sprežnog kondenzatora  $\mathcal{C}_2$  stiže do potrošača  $R_L$ .



# DC analiza pojačavača sa zajedničkim emiterom

- Prilikom DC analize (odnosno određivanja mirne radne tačke), kondenzatori se zamenjuju otvorenom vezom, a kalemovi (induktivnosti) se zamenjuju kratkim spojem.
- U pojačavačima sa bipolarnim tranzistorom polazi se od pretpostavke da je tranzistor u aktivnom režimu, dok se u pojačavačima sa MOSFET tranzistorom pretpostavlja režim zasićenja. Ukoliko analiza pokaže da ova pretpostavka nije ispunjena, kolo neće ispoljavati željeno pojačavačko svojstvo.



Tevenenova teorema:

$$E_{T} = V_{CC} \cdot \frac{R_{2}}{R_{1} + R_{2}} = 15V \cdot \frac{5K}{10K + 5K} = 5V$$

$$R_{T} = R_{1} || R_{2} = 3.33K\Omega$$

aktivni 
$$rezim \Rightarrow i_c = \beta \cdot i_B, v_{BE} = 0.7V$$

$$E_T - R_T \cdot i_B - v_{BE} - R_E \cdot i_E = 0$$

$$i_E = i_B + i_C = (1 + \beta) \cdot i_B \Rightarrow i_B = \frac{E_T - v_{BE}}{R_T + (1 + \beta) \cdot R_E} = 41.2 \mu A$$

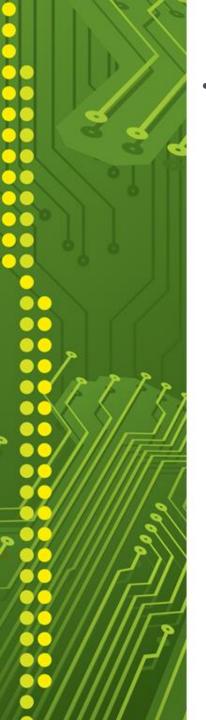
$$i_c = \beta \cdot i_B = 4.12 mA$$

$$V_{CC} - R_C \cdot i_C - v_{CE} - R_E \cdot (1 + \beta) \cdot i_B = 0$$

$$v_{CE} = V_{CC} - R_C \cdot i_C - R_E \cdot (1 + \beta) \cdot i_B = 6.72V$$

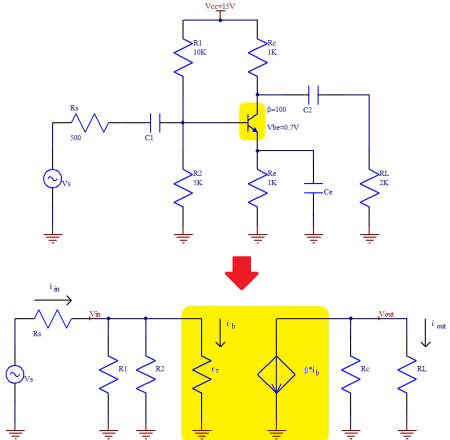
$$\Rightarrow pretpostavka \ je \ ispravna$$

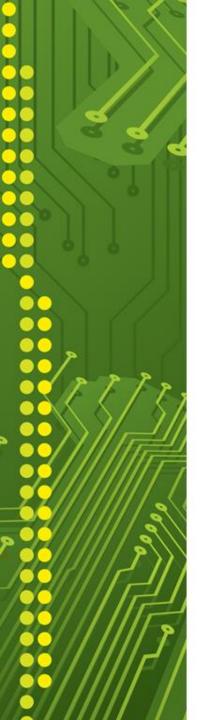
$$r_\pi = \frac{V_T}{i_{BQ}} = \frac{\beta \cdot V_T}{i_{CQ}} = 631\Omega$$



# AC analiza pojačavača sa zajedničkim emiterom(1)

- Prilikom crtanja ekvivalentne šeme kola za male signale, potrebno je poštovati sledeća pravila:
  - o DC naponski izvori se zamenjuju kratkim spojem.
  - o DC strujni izvori se zamenjuju otvorenom vezom.
  - o Ako se zahteva analiza u oblasti srednjih frekvencija, sprežni i premošćujući kondenzatori se zamenjuju kratkom vezom, jer  $|Z_C|=\frac{1}{\omega C}\to 0$
  - o Ako je induktivnost dovoljno velika da ima vrlo visoku impedansu za AC signal (tj.  $|Z_L| = \omega L \to \infty$ ), tad se induktivnost zamenjuje otvorenom vezom u ekvivalentnoj šemi u režimu malih signala.
  - o Tranzistor se zamenjuje ekvivalentnom šemom za male signale.





# AC analiza pojačavača sa zajedničkim emiterom(2)

#### Naponsko pojačanje:

$$A_{v} \stackrel{def}{=} \frac{v_{out}}{v_{in}}$$

$$R_{L}' = R_{L} || R_{C} \approx 667\Omega$$

$$v_{out} = -\beta \cdot i_{B} \cdot R_{L}'$$

$$i_{B} = \frac{v_{in}}{r_{\pi}} \Rightarrow v_{out} = -\beta \cdot \frac{v_{in}}{r_{\pi}} \cdot R_{L}'$$

$$A_{v} = -\frac{\beta \cdot R_{L}'}{r_{\pi}} \approx -106$$

$$kada \ R_{L} \to \infty, R_{L}' \to R_{C} \Rightarrow A_{v} = -\frac{\beta \cdot R_{C}}{r_{\pi}} \approx -158$$

#### Ulazna otpornost:

$$Z_{in} \stackrel{def}{=} \frac{v_{in}}{i_{in}}$$

$$i_{in} = \frac{v_{in}}{R_B} + \frac{v_{in}}{r_{\pi}}$$

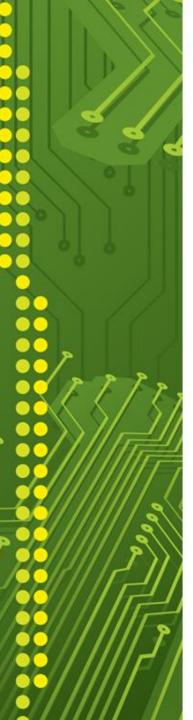
$$\Rightarrow Z_{in} = R_B \parallel r_{\pi} \approx 531\Omega$$

#### Strujno pojačanje:

$$\begin{split} A_i &= \frac{i_{out}}{i_{in}} \\ R_B &= R_1 \parallel R_2 \approx 3.33 k \Omega \\ i_B &= i_{in} \cdot \frac{R_B}{R_B + r_\pi} \\ i_{out} &= -\beta \cdot i_B \cdot \frac{R_C}{R_C + R_L} = -\beta \cdot i_{in} \cdot \frac{R_B}{R_B + r_\pi} \cdot \frac{R_C}{R_C + R_L} \\ A_i &= -\beta \cdot \frac{R_B}{R_B + r_\pi} \cdot \frac{R_C}{R_C + R_L} \approx -28 \end{split}$$

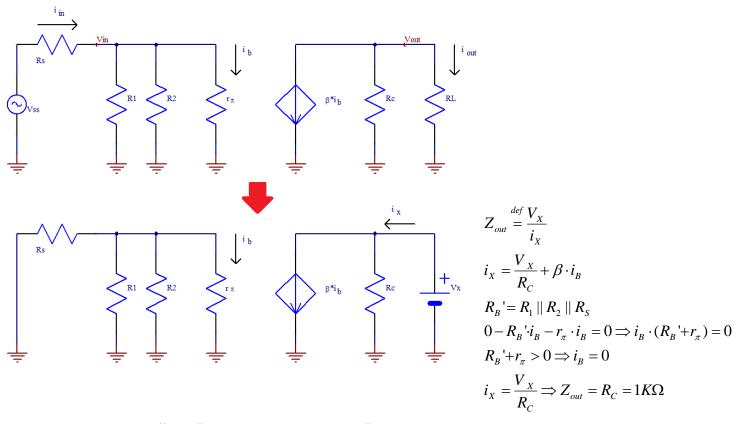
#### Pojačanje snage:

$$G \stackrel{def}{=} \frac{P_{out}}{P_{in}} = \frac{v_{out} \cdot i_{out}}{v_{in} \cdot i_{in}} = A_{v} \cdot A_{i} \approx 2968$$

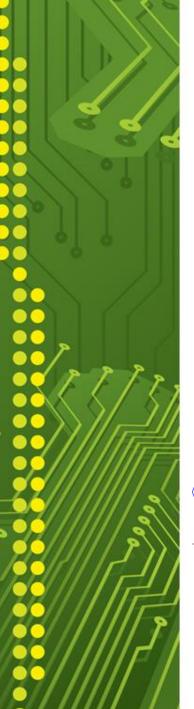


## Određivanje izlazne otporonosti

Prilikom određivanja izlazne otpornosti crta se nova ekvivalentna šema kola, pri čemu se ulazni generator zamenjuje kratkim spojem, a potrošač fiktivnim testgeneratorom:

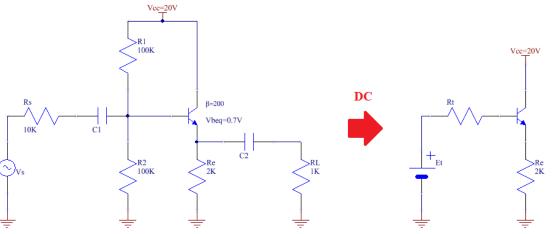


• **Zaključak**: pojačavački stepen sa zajedničkim emiterom ima veliko naponsko i značajno strujno pojačanje. Sa druge strane, ulazna otpornost je relativno mala, a izlazna otpornost je relativno velika pošto je jednaka otporniku koji je vezan na red sa kolektorom. Zbog nepovoljne ulazne otpornosti, ovakav pojačavač se u praksi često vezuje na red (kaskadira) sa drugim pojačavačkim stepenima, koji imaju bolje karakteristike u pogledu ulazne/izlazne otpornosti.

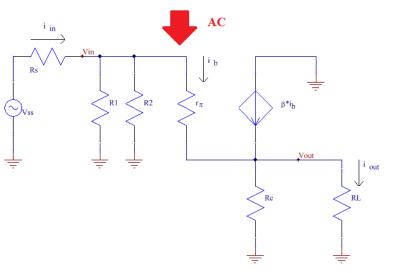


# Analiza pojačavača sa zajedničkim kolektorom

 Kod pojačavača sa zajedničkim kolektorom, ulazni signal se dovodi na bazu, a izlaz je na emiteru:



Pojačavač sa zajedničkim kolektorom



#### DC analiza

$$E_T = V_{CC} \cdot \frac{R_2}{R_1 + R_2} = 20V \cdot \frac{100K}{100K + 100K} = 10V$$

$$R_T = R_1 \mid\mid R_2 = 50K\Omega$$

 $pretpostavka: aktivni \ režim \Rightarrow i_C = \beta \cdot i_B, i_E = (1+\beta) \cdot i_B$ 

$$E_T - R_T \cdot i_B - v_{BE} - R_E \cdot (1 + \beta) \cdot i_B = 0$$

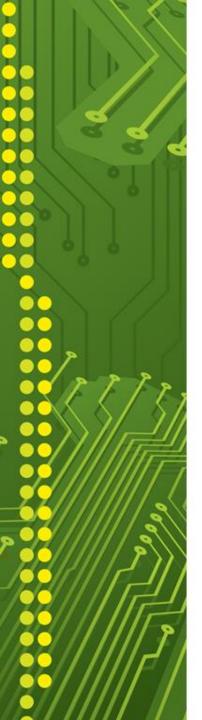
$$i_{B} = \frac{E_{T} - v_{BE}}{R_{T} + R_{E} \cdot (1 + \beta)} = \frac{10V - 0.7V}{50K + 2K \cdot (1 + 200)} = 20.6 \,\mu\text{A}$$

$$i_C = \beta \cdot i_R = 4.1 mA$$

$$V_{CC} - v_{CE} - R_E \cdot (1 + \beta) \cdot i_B = 0$$

$$v_{CE} = V_{CC} - R_E \cdot (1 + \beta) \cdot i_R = 11.73V > v_{CES} = 0.2V$$

$$r_{\pi} = \frac{V_T}{I_{RO}} = \frac{25mV}{20.6\mu\text{A}} = 1215\Omega$$



### Naponsko pojačanje:

$$A_{v} = \frac{v_{out}}{v_{in}}$$

$$1K \cdot 2K$$

$$R_L' = R_L || R_E = \frac{1K \cdot 2K}{1K + 2K} = 667\Omega$$

$$v_{in} - r_{\pi} \cdot i_{B} - v_{out} = 0$$

$$(1+\beta) \cdot i_B = \frac{v_{out}}{R_L} \Rightarrow i_B = \frac{v_{out}}{(1+\beta) \cdot R_L}$$

$$v_{in} = v_{out} \cdot \left( 1 + \frac{r_{\pi}}{(1+\beta) \cdot R_{L}'} \right)$$

$$A_{v} = \frac{v_{out}}{v_{in}} = \frac{(1+\beta) \cdot R_{L}'}{r_{r} + (1+\beta) \cdot R_{L}'} \approx 0.991$$

### Ulazna otpornost:

$$Z_{in} = \frac{v_{in}}{i_{i...}}$$

$$R_R = R_1 || R_2 = 50K\Omega, R_L = R_L || R_F \approx 667\Omega$$

$$i_{in} = \frac{v_{in}}{R} + i_B$$

$$v_{in} - r_{\pi} \cdot i_{B} - R_{L}' \cdot (1+\beta) \cdot i_{B} = 0 \Rightarrow i_{B} = \frac{v_{in}}{r_{\pi} + R_{L}' \cdot (1+\beta)}$$

$$i_{in} = v_{in} \cdot \left( \frac{1}{R_B} + \frac{1}{r_{\pi} + R_L \cdot (1 + \beta)} \right)$$

$$Z_{in} = \frac{v_{in}}{i} = R_B \parallel (r_{\pi} + R_L \cdot (1 + \beta)) \approx 36.5 K\Omega$$

**Zaključak:** stepen sa zajedničkim kolektorom primenjuje se onda kada se zahteva visoka ulazna, ili niska izlazna otpornost

### Strujno pojačanje:

$$A_i = \frac{i_{out}}{i_{in}}$$

$$R_B = R_1 \parallel R_2 = 50K\Omega$$

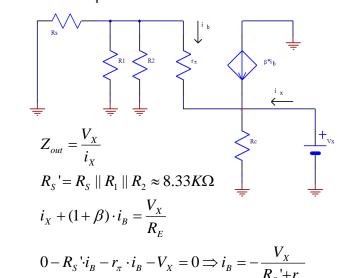
$$i_{out} = (1 + \beta) \cdot i_B \cdot \frac{R_E}{R_L + R_E} \Rightarrow i_B = i_{out} \cdot \frac{R_L + R_E}{(1 + \beta) \cdot R_E}$$

$$R_B \cdot (i_{in} - i_R) - r_{\tau} \cdot i_R - i_{out} \cdot R_I = 0$$

$$i_{in} \cdot R_B = i_{out} \cdot \left( R_L + (R_B + r_{\pi}) \cdot \frac{R_L + R_E}{(1+\beta) \cdot R_E} \right)$$

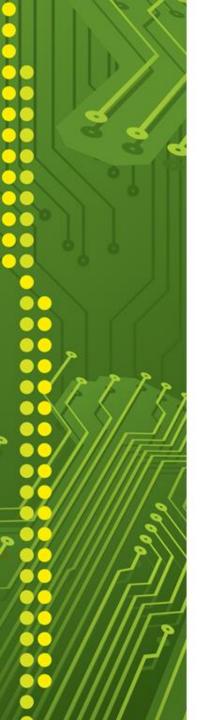
$$A_{i} = \frac{i_{out}}{i_{in}} = \frac{(1+\beta) \cdot R_{E} \cdot R_{B}}{(1+\beta) \cdot R_{E} \cdot R_{L} + (R_{B} + r_{E}) \cdot (R_{L} + R_{E})} \approx 36.2$$

#### Izlazna otpornost:



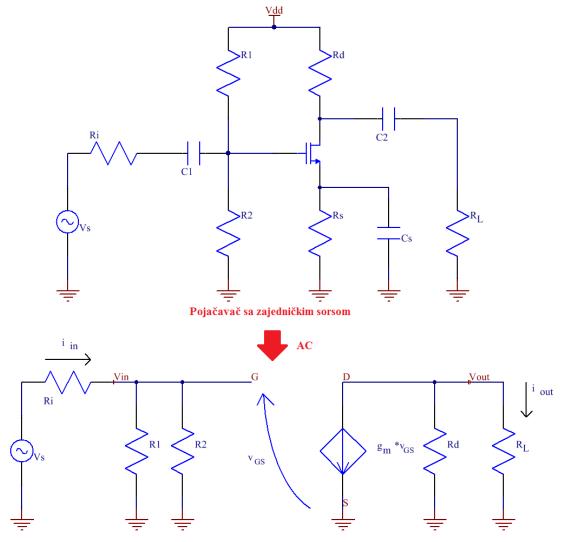
$$i_X = V_X \cdot \left(\frac{1}{R_E} + \frac{(1+\beta)}{R_S' + r_\pi}\right)$$

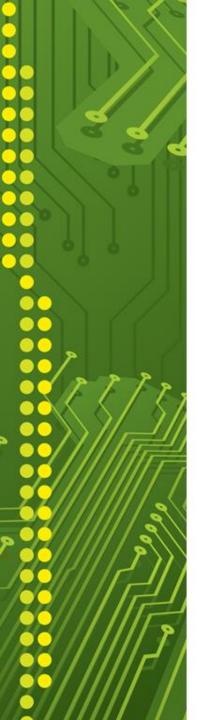
$$Z_{out} = \frac{V_X}{i_X} = R_E \parallel \frac{R_S + r_\pi}{1 + \beta} \approx 47\Omega$$



# Analiza pojačavača sa zajedničkim sorsom

U nastavku sledi analiza MOS pojačavača u spoju sa zajedničkim sorsom. Analiza
je data u opštim brojevima, čime se podrazumeva da je MOSFET polarisan tako da
radi u oblasti zasićenja i da je radna tačka prethodno određena analizom DC
režima.





### Naponsko pojačanje:

$$\begin{split} A_{v} &= \frac{v_{out}}{v_{in}} \\ R_{L}' &= R_{L} \parallel R_{D} = \frac{R_{L} \cdot R_{D}}{R_{L} + R_{D}} \\ v_{in} &= v_{GS} \\ v_{out} &= -g_{m} \cdot v_{GS} \cdot R_{L}' = -g_{m} \cdot v_{in} \cdot R_{L}' \\ A_{v} &= \frac{v_{out}}{v_{in}} = -g_{m} \cdot R_{L}' \end{split}$$

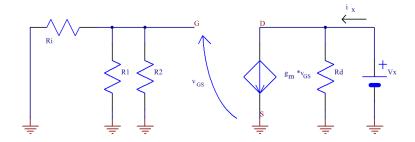
### Ulazna otpornost:

$$Z_{in} = \frac{v_{in}}{i_{in}} = R_1 || R_2 = R_G$$

### Strujno pojačanje:

$$\begin{split} A_i &= \frac{i_{out}}{i_{in}} \\ R_G &= R_1 \parallel R_2 \\ v_{GS} &= R_G \cdot i_{in} \\ i_{out} &= -g_m \cdot v_{GS} \cdot \frac{R_D}{R_L + R_D} = -g_m \cdot R_G \cdot i_{in} \cdot \frac{R_D}{R_L + R_D} \\ A_i &= \frac{i_{out}}{i_{in}} = -g_m \cdot \frac{R_G \cdot R_D}{R_L + R_D} \end{split}$$

#### Izlazna otpornost:

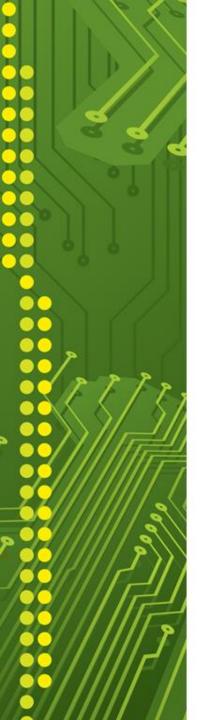


$$Z_{out} = \frac{V_X}{i_Y}$$

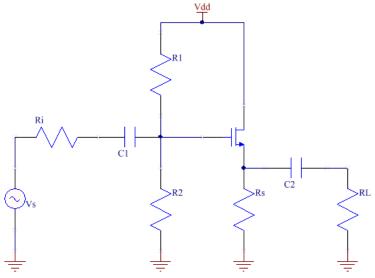
u ulaznom delu nema generatora  $\Rightarrow v_{GS} = 0$ 

$$i_X = \frac{V_X}{R_d} + g_m \cdot v_{GS} = \frac{V_X}{R_d}$$

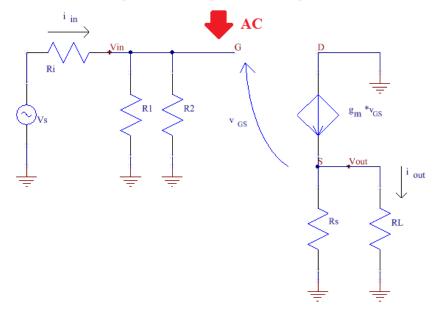
$$Z_{out} = \frac{V_X}{i_Y} = R_d$$

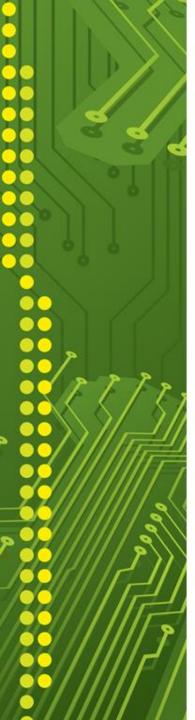


# Analiza pojačavača sa zajedničkim drejnom



Pojačavač sa zajedničkim drejnom





## Naponsko pojačanje:

$$A_{v} = \frac{v_{out}}{v_{in}}$$

$$R_{L}' = R_{L} || R_{S} = \frac{R_{L} \cdot R_{S}}{R_{L} + R_{S}}$$

$$v_{GS} = v_{in} - v_{out}$$

$$v_{out} = g_{m} \cdot v_{GS} \cdot R_{L}' = g_{m} \cdot (v_{in} - v_{out}) \cdot R_{L}'$$

$$v_{out} (1 + g_{m} \cdot R_{L}') = v_{in} \cdot g_{m} \cdot R_{L}'$$

$$A_{v} = \frac{v_{out}}{v_{in}} = \frac{g_{m} \cdot R_{L}'}{1 + g_{m} \cdot R_{L}'}$$

### Ulazna otpornost:

$$Z_{in} = \frac{v_{in}}{i_{in}} = R_1 || R_2 = R_G$$

### Strujno pojačanje:

$$\begin{split} A_{i} &= \frac{i_{out}}{i_{in}} \\ R_{G} &= R_{1} \parallel R_{2} = \frac{R_{1} \cdot R_{2}}{R_{1} + R_{2}} \\ v_{GS} &= v_{in} - v_{out} = i_{in} \cdot R_{G} - i_{out} \cdot R_{L} \\ i_{out} &= g_{m} \cdot v_{GS} \cdot \frac{R_{S}}{R_{L} + R_{S}} = \frac{g_{m} \cdot R_{S}}{R_{L} + R_{S}} \cdot (i_{in} \cdot R_{G} - i_{out} \cdot R_{L}) \\ i_{out} \cdot (R_{L} + R_{S} + g_{m} \cdot R_{S} \cdot R_{L}) = i_{in} \cdot g_{m} \cdot R_{G} \cdot R_{S} \\ A_{i} &= \frac{i_{out}}{i_{in}} = \frac{g_{m} \cdot R_{G} \cdot R_{S}}{R_{L} + R_{S} + g_{m} \cdot R_{S} \cdot R_{L}} \end{split}$$

#### Izlazna otpornost:

