|  |  |  |
| --- | --- | --- |
|  | УНИВЕРЗИТЕТ У НОВОМ САДУ  **ФАКУЛТЕТ ТЕХНИЧКИХ НАУКА У НОВОМ САДУ** |  |

Филип Дутина

**Једно решење програмске подршке за безбедан пренос података путем BroadR-Reach интерфејса**

ДИПЛОМСКИ РАД

- Основне академске студије -

Нови Сад, 2018

|  |  |  |  |
| --- | --- | --- | --- |
| Редни број, **РБР**: | |  | |
| Идентификациони број, **ИБР**: | |  | |
| Тип документације, **ТД**: | | Монографска документација | |
| Тип записа, **ТЗ**: | | Текстуални штампани материјал | |
| Врста рада, **ВР**: | | Завршни (Bachelor) рад | |
| Аутор, **АУ**: | | Филип Дутина | |
| Ментор, **МН**: | | Доц. др Богдан Павковић | |
| Наслов рада, **НР**: | | Једно решење програмске подршке за безбедан пренос података путем BroadR-Reach интерфејса | |
| Језик публикације, **ЈП**: | | Српски / латиница | |
| Језик извода, **ЈИ**: | | Српски | |
| Земља публиковања, **ЗП**: | | Република Србија | |
| Уже географско подручје, **УГП**: | | Војводина | |
| Година, **ГО**: | | 2018 | |
| Издавач, **ИЗ**: | | Ауторски репринт | |
| Место и адреса, **МА**: | | Нови Сад; трг Доситеја Обрадовића 6 | |
| Физички опис рада, **ФО**: (поглавља/страна/ цитата/табела/слика/графика/прилога) | | **<уписати статистику>** | |
| Научна област, **НО**: | | Електротехника и рачунарство | |
| Научна дисциплина, **НД**: | | Рачунарска техника | |
| Предметна одредница/Кqучне речи, **ПО**: | | Безбедан ренос података, енкрипција/декрипција, zFAS развојна плоча | |
| **УДК** | |  | |
| Чува се, **ЧУ**: | | У библиотеци Факултета техничких наука, Нови Сад | |
| Важна напомена, **ВН**: | |  | |
| Извод, **ИЗ**: | | Задатак рада је дизајнирање и имплементација безбедног преноса података са наменске платформе на рачунар. Енкрипција података који се преносе је неопходна како би се осигурала безбедна и сигурна комуникација. Пренос података се врши путем BroadR-Reach интерфјеса и IPv6 протокола. | |
| Датум прихватања теме, **ДП**: | |  | |
| Датум одбране, **ДО**: | |  | |
| Чланови комисије, **КО**: | Председник: | **<име председника комисије>** |
|  | Члан: | **<име члана комисије>** | Потпис ментора |
|  | Члан, ментор: | **<име ментора>** |  |

|  |  |  |  |
| --- | --- | --- | --- |
| Accession number, **ANO**: | |  | |
| Identification number, **INO**: | |  | |
| Document type, **DT**: | | Monographic publication | |
| Type of record, **TR**: | | Textual printed material | |
| Contents code, **CC**: | | Bachelor Thesis | |
| Author, **AU**: | | Filip Dutina | |
| Mentor, **MN**: | | Bogdan Pavković, Phd | |
| Title, **TI**: | | One software solution for safe data transmision via BroadR-Reach interface | |
| Language of text, **LT**: | | Serbian | |
| Language of abstract, **LA**: | | Serbian | |
| Country of publication, **CP**: | | Republic of Serbia | |
| Locality of publication, **LP**: | | Vojvodina | |
| Publication year, **PY**: | | 2018 | |
| Publisher, **PB**: | | Author’s reprint | |
| Publication place, **PP**: | | Novi Sad, Dositeja Obradovica sq. 6 | |
| Physical description, **PD**: (chapters/pages/ref./tables/pictures/graphs/appendixes) | | **<upisati statistiku>** | |
| Scientific field, **SF**: | | Electrical Engineering | |
| Scientific discipline, **SD**: | | Computer Engineering, Engineering of Computer Based Systems | |
| Subject/Key words, **S**/**KW**: | | Safe data transmission, encryption/decription, zFAS embedded board | |
| **UC** | |  | |
| Holding data, **HD**: | | The Library of Faculty of Technical Sciences, Novi Sad, Serbia | |
| Note, **N**: | |  | |
| Abstract, **AB**: | | This paper presents design and implementation of safe data transmission from embedded board to the PC. Data encryption is necessary in order to secure safe communication. Data transmission is done via BroadR-Reach interface and Ipv6 protocol. | |
| Accepted by the Scientific Board on, **ASB**: | |  | |
| Defended on, **DE**: | |  | |
| Defended Board, **DB**: | President: | **<ime predsednika komisije>** |
|  | Member: | **<ime člana komisije>** | Menthor's sign |
|  | Member, Mentor: | **<ime mentora>** |  |

**Zahvalnost**

Srdačno se zahvaljujem mentoru Doc. dr Bogdanu Pavkoviću na stručnoj pomoći tokom izrade ovog rada.

Posebno se zahvaljujem Draganu Radanoviću na stručnoj pomoći, stalnoj podršci, strpljenju, utrošenom vremenu, razumevanju i savetovanju tokom izrade ovog diplomskog rada.

Takođe se zahvaljujem Institutu RT-RK na ukazanoj prilici da se bolje upoznam sa načinom rada u inženjerskom okruženju i na omogućavanju usavršavanja znanja iz ove oblasti.

Na kraju, najveće hvala Tatjani, Milošu, Vjeri, Mirku, Jeleni i svima onima koji su mi bili podrška, potpora i motivacija tokom školovanja.

**Sadržaj**

[1. Uvod 1](#_Toc472220115)

[2. Poglavlje 1](#_Toc472220116)

[3. Zaključak 1](#_Toc472220117)

[4. Literatura 1](#_Toc472220118)

**Spisak slika**

**Error! No table of figures entries found.**

**Spisak tabela**

**Error! No table of figures entries found.**

**Skraćenice**

**FPGA** - *Field Programming Gate Array*, Programabilne sekvencijalne mreže

**CPU** - *Central Processor Unit*, Centralni procesoor

**GND** - Oznaka za signal na nultom potencijalu

# Uvod

Do pre nekoliko desetina godina u automobilima se nalazilo svega par elektronskih komponenti – elektronsko paljenje i ubrizgavanje u skupljim modelima, tempomat i klima uređaji, ali to je sve mahom bila analogna elektronika koja se po današnjim standardima sve ređe svrstava pod elektronikom u pravom smislu te reči. To se sve promenilo kada je digitalna elektronika počela da preuzima primat. Današnji automobili, čak i najosnovniji modeli, u sebi sadrže mnoštvo mikroračunara i mikrokontrolera koji popunjavaju čitav spektar složenosti i snage.

Skoro svaki napredak u automobilskoj indrustiji vredan pomena ima svoje korene u digitalnoj elektronici, a pod tim se najčešće misli na namenske uređaje i na namenske platforme kod kojih je programska podrška od vitalnog značaja. Kada je reč o programskoj podršci kod modernih proizvođača automobila, zaštita intelektualne svojine je veoma značajna. Kada bi svako ko kupi automobil mogao da pristupi izvornom kodu, da ga menja i da ga koristi

# Poglavlje

# Zaključak

# Literatura

1. Vladimir Kovačević: *Logičko projektovanje računarskih sistema I –projektovanje digitalnih sistema*, Univerzitet u Novom Sadu, Fakultet Tehničkih Nauka, 2001