

Formulaire d'inscription au groupe technique de Compétition de Conception de Circuits Imprimés	
<b>Membres de l'équipe</b>	Filip Odainic Personne :( <a href="#">Click or tap here to enter text.</a>
<b>Microcontrôleur ou logique choisi(e)</b>	Logique analogique et digitale
<b>Titre de l'idée</b>	Tomato analogique
<b>Description de l'idée et détails du fonctionnement</b> <ul style="list-style-type: none"> <li>▪ Brève description de votre idée</li> <li>▪ Méthode d'acquisition de données</li> <li>▪ Méthode de communication PCB-ordi</li> </ul>	<p>Un NE555 donnera un clock de <math>T=5\text{min}</math>, un counter activera une DELL rouge(travail) si le counter est entre 0 et 5 et une DELL verte(pause) si le counter est entre 5 et 6 et le counter est reset à 0 lorsqu'il atteint 6. Un deuxième counter compte les impulsions du NE555, il ne fait rien de 0 à 24 et over read le premier counter pour allumer la DELL verte de 25 à 30 et puis se reset à 0. Il y aura aussi un buzzer qui buzz à chaque fois que la période de pause ou de travail se termine. Possibilité de rajouter 1 ou 2 affichage 7 segments pour afficher le temps avant la prochaine période si j'ai le temps.</p>
<b>Référence ou source de l'inspiration, si applicable</b>	<p>[Mettre des liens ou des photos de l'inspiration]</p> <div style="background-color: #e6f2ff; height: 100px; width: 100%;"></div>
<b>Ressources nécessaires, si applicable</b>	Peut etre de l'aide pour le circuit de logique digital (I'm just a 70).
<b>Chronologie du projet</b> Tâches principales et leurs dates d'échéance attendues	Comprendre la logique digitale pour le 8 mars. Finir la conception du pcb pour la commande qui est en fin mars.

*Merci de remettre ce document sous format PDF dans votre dossier GitHub, nommé IDEE\_C3IH25\_[no. équipe].pdf*