

Zadanie implementacja FSM

Realizacja platformy testowej dla automatu Key_FSM_c.

- Wykonaj projekt układu TOP na bazie modułów ze strony kursu (blok Key_FSM własny, multiplekser 'mux' opisz behavioralnie)
- Wykonaj symulację behawioralną zakładając Clk_sys=100MHz, na wejściu BTN zastosuj wymuszenia jak w testbenchu debounceN_tb
- Wykonaj implementację urządzenia dla danych podanych przez prowadzącego
- Wyniki implementacji (zajętość, częstotliwość po syntezie) wraz z kodem TOP.vhd umieść w raporcie PDF

